DELTA

聯 絡 單

DELTA ELECTRONICS, INC.

REV NO. LP-20020005

2002 年 4 月 1 日

收文者	請答覆	請處理	請參考
DEIC			
魏晞如		V	
游德全			V
DCGP			
劉財寶		V	
姜俊杰		V	
殷文東		V	
賴明洲			V
胡紅万			V
劉醇進			V
李紀宏			V
古武明			V
羅登華			V

發文單位	Low Power工程部	發文者	胡恆毅	主管	江有健

主旨: Low Power P/S Hi-Pot Test Reguire.

內容:

為避免生產線之困擾,重新定義 Low Power工程部之 Hi-Pot 測試規格.

The test shall be applied:

(1) PRIMARY TO SECONDARY.

(2) PRIMARY TO SAFETY GROUND.

PARAMETERS	SETTING
Voltage	1800Vac or 2100Vac
	2600Vdc or 3000Vdc
Rise Time	1S
Dwell Time	2S
Fall Time	1S
Arcing Current	7mAmax
Cut-Off Current	12mAmax @ 2100Vac
	10mAmax @ 1800Vac
	0.5mAmax @ 3000Vdc
	0.5mAmax @ 2600Vdc

Note: 1. 此測試條件,是針對客戶無特別 Hi-Pot 規格的機種。

2. 生產線請於文到後十日內全面導入,若目前測試條件與本聯絡單有抵觸之機種不須重工.