



Text
 功能: $V_{in}=12V$
 $V_{out}=16-24V$
 $P_{out}=70W$
 效率: 93%
 调试步骤: 1去同步电感用自管基画出基本功能 $V_{OU}=16-24V$.
 抓波形无大小波, 杂波串扰.
 2加同步整流. 注意总取MOS管GATE电压, 一般取
 $V_{gate}=V_d+6V$.