

3节/4节串联用电池保护IC

S-8254系列

S-8254 系列是内置高精度电压检测电路和延迟电路的 3 节串联或者是 4 节串联用锂离子可充电电池保护用 IC。通过 SEL 端子的切换，可对应 3 节串联或者是 4 节串联用的电池保护。

■ 特点

(1) 针对各节电池的高精度电压检测功能

- 过充电检测电压n (n=1~4) 3.9 V~4.4 V (50 mV级进) 精度±25 mV
- 过充电解除电压n (n=1~4) 3.8 V~4.4 V^{*1} 精度±50 mV
- *1. 过充电滞后电压n (n=1~4)为0 V或者可在0.1 V~0.4 V的范围内以50 mV级进来选择
 (过充电滞后电压=过充电检测电压-过充电解除电压)
- 过放电检测电压n (n=1~4) 2.0 V~3.0 V (100 mV级进) 精度±80 mV
- 过放电解除电压n (n=1~4) 2.0 V~3.4 V^{*2} 精度±100 mV
- *2. 过放电滞后电压n (n=1~4) 为0 V或者可在0.2 V~0.7 V的范围内以100 mV级进来选择
 (过放电滞后电压=过放电解除电压-过放电检测电压)

(2) 3段过电流检测功能

- 过电流检测电压1 0.05 V~0.30 V (50 mV级进) 精度±25 mV
- 过电流检测电压2 0.5 V 精度±100 mV
- 过电流检测电压3 VC1-1.2 V 精度±300 mV

(3) 通过外接部件的容量可设置过充电检测延迟时间、过放电检测延迟时间和过电流检测延迟时间1

(过电流检测延迟时间2、过电流检测延迟时间3为内部固定)

(4) 通过SEL端子可以实现3节串联用/4节串联用的切换

(5) 通过控制端子可以控制充放电

(6) 采用高耐压元件 绝对最大额定值 26 V

(7) 宽工作电压范围 2 V~24 V

(8) 宽工作温度范围 -40~+85°C

(9) 低消耗电流

- 工作时 30 μA 最大值 (+25°C)
- 休眠时 0.1 μA 最大值 (+25°C)

■ 用途

- 锂离子可充电电池电池组

■ 封装

- 16-Pin TSSOP (封装附件: FT016-A)

■ 框图

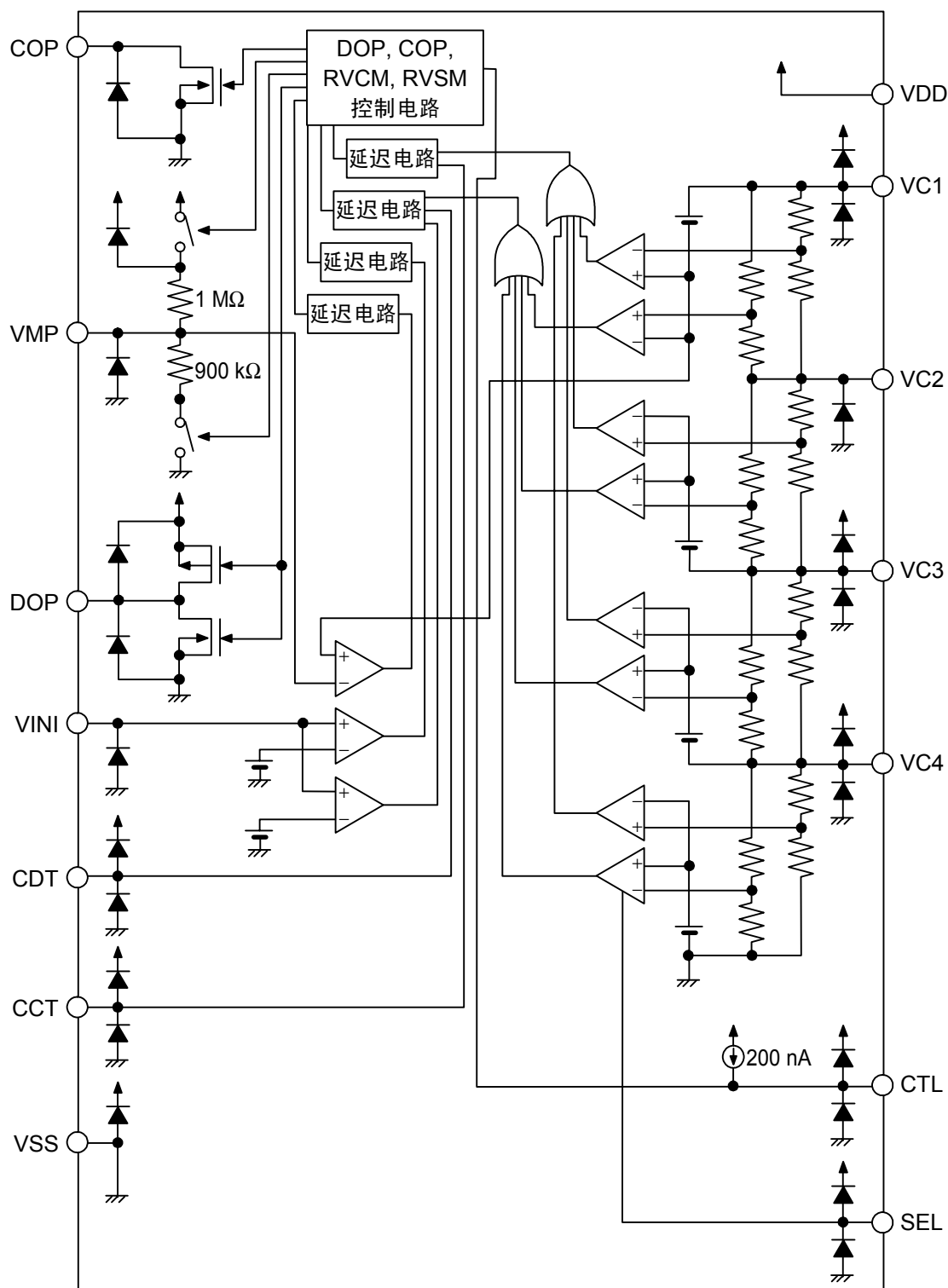
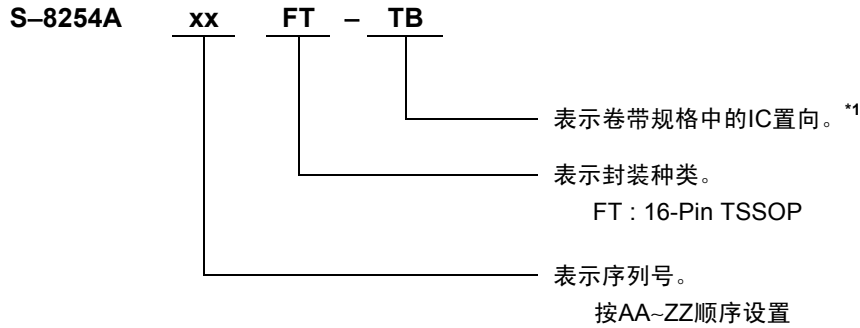


图1

■ 选择指南

1. 产品名选择指南



*1. 请参照带卷图。

2. 产品名目录

表1

型号名称 / 项目	过充电检测电压 V_{CU}	过充电解除电压 V_{CL}	过放电检测电压 V_{DL}	过放电解除电压 V_{DU}	过电流检测电压1 V_{IOV1}	向0 V电池 充电功能
S-8254AAAFT-TB	4.350 ±0.025 V	4.150 ±0.050 V	2.00 ±0.080 V	2.70 ±0.100 V	0.30 ±0.025 V	有
S-8254AABFT-TB	4.250 ±0.025 V	4.250 ±0.025 V	2.00 ±0.080 V	2.70 ±0.100 V	0.30 ±0.025 V	有
S-8254AAEFT-TB	4.350 ±0.025 V	4.150 ±0.050 V	2.00 ±0.080 V	2.70 ±0.100 V	0.20 ±0.025 V	有
S-8254AAFFT-TB	4.350 ±0.025 V	4.150 ±0.050 V	2.40 ±0.080 V	3.00 ±0.100 V	0.20 ±0.025 V	有
S-8254AAGFT-TB	4.275 ±0.025 V	4.075 ±0.050 V	2.30 ±0.080 V	2.70 ±0.100 V	0.13 ±0.025 V	有

备注 用户希望上述产品以外检测电压的产品们的情况下, 请与本公司的营业部门咨询。

■ 引脚排列图

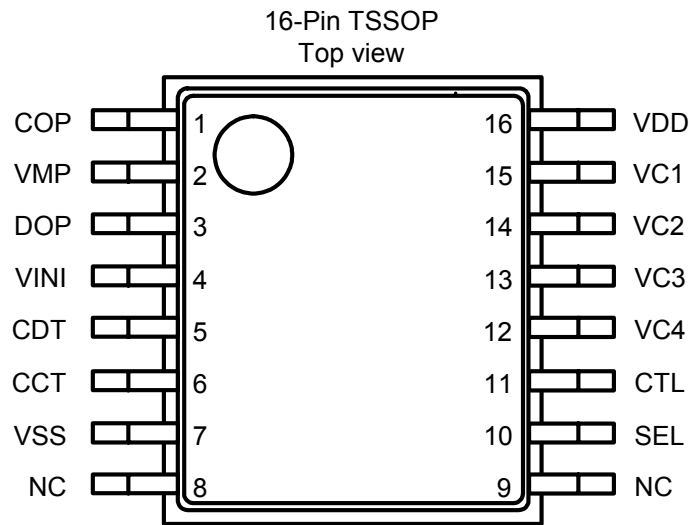


图2

表2

端子编号	端子记号	端子内容
1	COP	充电控制用FET门极连接端子(Nch开路漏极输出)
2	VMP	VC1 ~ VMP间的电压检测端子(过电流3检测端子)
3	DOP	放电控制用FET门极连接端子(CMOS输出)
4	VINI	VSS ~ VINI间的电压检测端子(过电流1, 2检测端子)
5	CDT	过放电检测延迟·过电流检测1延迟用的容量连接端子
6	CCT	过充电检测延迟用的容量连接端子
7	VSS	负电源输入端子、电池4的负电压连接端子
8	NC	无连接 ^{*1}
9	NC	无连接 ^{*1}
10	SEL	3节串联/4节串联的切换端子 VSS电平：3节串联，VDD电平：4节串联
11	CTL	充电用FET以及放电用FET的控制端子
12	VC4	电池3的负电压、电池4的正电压连接端子
13	VC3	电池2的负电压、电池3的正电压连接端子
14	VC2	电池1的负电压、电池2的正电压连接端子
15	VC1	电池1的正电压连接端子
16	VDD	正电源输入端子、电池1的正电压连接端子

*1. NC表示从电气的角度而言处于开放状态。
所以，与VDD或VSS连接均无问题。

■ 绝对最大额定值

表3

(除特殊注明以外: Ta=25°C)

项目	记号	适用端子	绝对最大额定值	单位
VDD ~ VSS间输入电压	V _{DS}	—	V _{SS} -0.3 ~ V _{SS} +26	V
输入端子电压	V _{IN}	VC1, VC2, VC3, VC4, CTL, SEL, CCT, CDT, VINI	V _{SS} -0.3 ~ V _{DD} +0.3	
VMP输入端子电压	V _{VMP}	VMP	V _{SS} -0.3 ~ V _{SS} +26	
DOP输出端子电压	V _{DOP}	DOP	V _{SS} -0.3 ~ V _{DD} +0.3	
COP输出端子电压	V _{COP}	COP	V _{SS} -0.3 ~ V _{SS} +26	
容许功耗	P _D	—	400	mW
工作周围温度	T _{opr}	—	-40 ~ +85	°C
保存周围温度	T _{stg}	—	-40 ~ +125	

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值,有可能造成产品劣化等物理性损伤。

■ 电气特性

表4

(除特殊注明以外: Ta=25°C)

项目	记号	条件	最小值	典型值	最大值	单位	测定电路
检测电压							
过充电检测电压n n=1, 2, 3, 4	V _{CU_n}	3.9 ~ 4.4V, 可调整 50 mV级进	V _{CU_n} - 0.025	V _{CU_n}	V _{CU_n} + 0.025	V	2
过充电解除电压n n=1, 2, 3, 4	V _{CL_n}	3.8 ~ 4.4V, 可调整 50 mV级进	V _{CL} ≠ V _{CU} 的情况下	V _{CL_n} - 0.05	V _{CL_n}	V _{CL_n} + 0.05	V
			V _{CL} = V _{CU} 的情况下	V _{CL_n} - 0.025	V _{CL_n}	V _{CL_n} + 0.025	V
过放电检测电压n n=1, 2, 3, 4	V _{DL_n}	2.0 ~ 3.0V, 可调整 100 mV级进	V _{DL_n} - 0.08	V _{DL_n}	V _{DL_n} + 0.08	V	
过放电解除电压n n=1, 2, 3, 4	V _{DU_n}	2.0 ~ 3.4V, 可调整 100 mV级进	V _{DL} ≠ V _{CU} 的情况下	V _{DU_n} - 0.10	V _{DU_n}	V _{DU_n} + 0.10	V
			V _{DL} = V _{CU} 的情况下	V _{DU_n} - 0.08	V _{DU_n}	V _{DU_n} + 0.08	V
过电流检测电压1	V _{IOV1}	0.05 ~ 0.3 V, 可调整	V _{IOV1} - 0.025	V _{IOV1}	V _{IOV1} + 0.025	V	
过电流检测电压2	V _{IOV2}	—	0.4	0.5	0.6	V	
过电流检测电压3	V _{IOV3}	—	V _{C1} - 1.5	V _{C1} - 1.2	V _{C1} - 0.9	V	
温度系数1	T _{COE1}	Ta = 0 ~ 50°C ⁻¹	-1.0	0	1.0	°C	
温度系数2	T _{COE2}	Ta = 0 ~ 50°C ⁻²	-0.5	0	0.5	°C	
延迟时间							
过充电检测延迟时间	t _{CU}	CCT端子容量 = 0.1 μF	0.5	1.0	1.5	s	3
过放电检测延迟时间	t _{DL}	CDT端子容量 = 0.1 μF	50	100	150	ms	
过电流检测延迟时间1	t _{IOV1}	CDT端子容量 = 0.1 μF	5	10	15	ms	
过电流检测延迟时间2	t _{IOV2}	—	0.4	1	1.6	ms	
过电流检测延迟时间3	t _{IOV3}	FET门极容量 = 2000 pF	100	300	600	μs	
向0 V电池充电功能							
向0 V充电开始充电器电压	V _{0CHA}	向0 V充电 有	—	0.8	1.5	V	4
向0 V充电禁止电池电压	V _{0INH}	向0 V充电 无	0.4	0.7	1.1	V	
内部电阻							
VMP-VDD间电阻	R _{VMD}	—	0.5	1	1.5	MΩ	5
VMP-VSS间电阻	R _{VMS}	—	450	900	1800	kΩ	
输入电压							
VDD-VSS间工作电压	V _{DSOP}	DOP, COP输出电压确定	2	—	24	V	2
CTLn输入H电压	V _{CTLH}	—	V _{DD} × 0.8	—	—	V	
CTLn输入L电压	V _{CTLL}	—	—	—	V _{DD} × 0.2	V	
SEL输入H电压	V _{SELH}	—	V _{DD} × 0.8	—	—	V	
SEL输入L电压	V _{SELL}	—	—	—	V _{DD} × 0.2	V	
输入电流							
消耗电流	I _{OP}	V1 = V2 = V3 = V4 = 3.5 V	—	12	30	μA	1
休眠时消耗电流	I _{PDN}	V1 = V2 = V3 = V4 = 1.5 V	—	—	0.1	μA	
VC1端子电流	I _{VC1}	V1 = V2 = V3 = V4 = 3.5 V	—	1.5	3	μA	5
VC2端子电流	I _{VC2}	V1 = V2 = V3 = V4 = 3.5 V	-0.3	0	0.3	μA	
VC3端子电流	I _{VC3}	V1 = V2 = V3 = V4 = 3.5 V	-0.3	0	0.3	μA	
VC4端子电流	I _{VC4}	V1 = V2 = V3 = V4 = 3.5 V	-0.3	0	0.3	μA	
CTL端子H电流	I _{CTLH}	V1 = V2 = V3 = V4 = 3.5 V V _{CTL} = V _{DD}	—	—	0.1	μA	
CTL端子L电流	I _{CTLL}	V1 = V2 = V3 = V4 = 3.5 V V _{CTL} = V _{SS}	-0.4	-0.2	—	μA	
SEL端子H电流	I _{SELH}	V1 = V2 = V3 = V4 = 3.5 V V _{SEL} = V _{DD}	—	—	0.1	μA	
SEL端子L电流	I _{SELL}	V1 = V2 = V3 = V4 = 3.5 V V _{SEL} = V _{SS}	-0.1	—	—	μA	
输出电流							
COP端子泄漏电流	I _{COH}	V _{COP} = 24 V	—	—	0.1	μA	5
COP端子同步电流	I _{COL}	V _{COP} = V _{SS} + 0.5 V	10	—	—	μA	
DOP端子源极电流	I _{DOH}	V _{DOP} = V _{DD} - 0.5 V	10	—	—	μA	
DOP端子同步电流	I _{DOL}	V _{DOP} = V _{SS} + 0.5 V	10	—	—	μA	

*1. 电压温度系数1表示为过充电检测电压。

*2. 电压温度系数2表示为过电流检测电压1。

■ 测定电路

本章说明在SEL端子=VDD电平时选择4节电池的情况下的S-8254系列的测定方法。在SEL端子=VSS电平时，要选择3节电池的情况下，请将电源V4短路。

1. 消耗电流

(测定电路 1)

在 $V1 = V2 = V3 = V4 = 3.5\text{ V}$ 、 $V_{VMP} = V_{DD}$ 时，VSS端子的电流即为消耗电流(I_{OPE})。

在 $V1 = V2 = V3 = V4 = 1.5\text{ V}$ 、 $V_{VMP} = V_{SS}$ 时，VSS端子的电流即为休眠时的消耗电流(I_{PDN})。

2. 过充电检测电压、过充电解除电压、过放电检测电压、过放电解除电压、过电流检测电压1、过电流检测电压2、过电流检测电压3、CTL输入H电压、CTL输入L电压、SEL输入H电压、SEL输入L电压

(测定电路 2)

在 $V_{VMP} = V_{SEL} = V_{DD}$ 、 $V_{INI} = V_{CTL} = V_{SS}$ 、CDT端子=“开放”、 $V1 = V2 = V3 = V4 = 3.5\text{ V}$ 的前提下，请确认COP端子以及DOP端子为“L”(V_{DD} = 0.1 V以下的电压)(以下记载为初始状态)。

▪ 过充电检测电压(V_{CU1})、过充电解除电压(V_{CL1})

从初始状态开始缓慢提升V1的电压，COP端子的电压变为“H”(V_{DD} × 0.9 V以上的电压)时V1的电压即为过充电检测电压(V_{CU1})。之后，缓慢降低V1的电压，COP端子的电压变为“L”时V1的电压即为过充电解除电压(V_{CL1})。

▪ 过放电检测电压(V_{DL1})、过放电解除电压(V_{DU1})

从初始状态开始缓慢降低V1的电压，DOP端子的电压变为“H”时V1的电压即为过放电检测电压(V_{DL1})。之后，缓慢提升V1的电压，DOP端子的电压变为“L”时V1的电压即为过放电解除电压(V_{DU1})。只要使Vn(n = 2 ~ 4)的电压产生变化，也与n = 1的情况相同可以计算出过充电检测电压(V_{CU_n})、过充电解除电压(V_{CL_n})、过放电检测电压(V_{DL_n})以及过放电解除电压(V_{DU_n})。

▪ 过电流检测电压1(V_{IOV1})

从初始状态开始缓慢提升VINI端子的电压，DOP端子的电压变为“H”时VINI端子的电压即为过电流检测电压1(V_{IOV1})。

▪ 过电流检测电压2(V_{IOV2})

从初始状态开始设置CDT端子的电压为V_{SS}之后，缓慢提升VINI端子的电压，DOP端子的电压变为“H”时VINI端子的电压即为过电流检测电压2(V_{IOV2})。

▪ 过电流检测电压3(V_{IOV3})

从初始状态开始缓慢降低VMP端子的电压，DOP端子的电压变为“H”时V_{DD}与V_{VMP}的电压差(V_{DD} - V_{VMP})即为过电流检测电压3(V_{IOV3})。

- **CTL输入H电压(V_{CTLH})、CTL输入L电压($V_{CTL L}$)**
从初始状态开始缓慢提升CTL端子的电压，COP端子以及DOP端子的电压变为“H”时CTL端子的电压即为CTL输入H电压(V_{CTLH})。之后，缓慢降低CTL端子的电压，COP端子以及DOP端子的电压变为“L”时CTL端子的电压即为CTL输入L电压($V_{CTL L}$)。
- **SEL输入H电压(V_{SELH})、SEL输入L电压(V_{SELL})**
从初始状态开始设置 $V_4 = 0V$ ，确认DOP端子为“H”。之后，缓慢降低SEL端子的电压，DOP端子的电压变为“L”时SEL端子的电压即为SEL输入L电压(V_{SELL})。之后，缓慢提升SEL端子的电压，DOP端子的电压变为“H”时SEL端子的电压即为SEL输入H电压(V_{SELH})。

3. 过充电检测延迟时间、过放电检测延迟时间、过电流检测延迟时间1、过电流检测延迟时间2、过电流检测延迟时间3

(测定电路 3)

在 $V_{VMP} = V_{DD}$ 、 $V_{INI} = V_{SS}$ 、 $V_1 = V_2 = V_3 = V_4 = 3.5V$ 的前提下，请确认COP端子以及DOP端子为“L”(以下记载为初始状态)。

- **过充电检测延迟时间(t_{CU})**
过充电检测延迟时间(t_{CU})是从初始状态开始，使 V_1 的电压在瞬间变化为 $4.5V$ 之后，COP端子的电压从“L”变为“H”为止的时间。
- **过放电检测延迟时间(t_{DL})**
过放电检测延迟时间(t_{DL})是从初始状态开始，使 V_1 的电压在瞬间变化为 $1.5V$ 之后，DOP端子的电压从“L”变为“H”为止的时间。
- **过电流检测延迟时间1(t_{IOV1})**
过电流检测延迟时间1(t_{IOV1})是从初始状态开始，使 V_{INI} 端子的电压在瞬间变化为 $0.4V$ 之后，DOP端子的电压从“L”变为“H”为止的时间。
- **过电流检测延迟时间2(t_{IOV2})**
过电流检测延迟时间2(t_{IOV2})是从初始状态开始，使 V_{INI} 端子的电压在瞬间变化为 V_{IOV2} 最大值+ $0.2V$ 之后，DOP端子的电压从“L”变为“H”为止的时间。
- **过电流检测延迟时间3(t_{IOV3})**
过电流检测延迟时间3(t_{IOV3})是从初始状态开始，使 V_{MP} 端子的电压在瞬间变化为 V_{IOV3} 最小值- $0.2V$ 之后，DOP端子的电压从“L”变为“H”为止的时间。

4. 向0 V充电开始充电器电压、或者向0 V充电禁止电池电压

(测定电路4)

针对0 V电池，可以通过充电功能的选择，向0 V充电开始充电器电压或者向0 V充电禁止电池电压的一方适用于各类产品。

向0 V充电开始充电器电压的情况下，在 $V_1 = V_2 = V_3 = V_4 = 0V$ 、 $V_{VMP} = V_{OCHA}$ 最大值时，COP端子的电压比 V_{OCHA} 最大值- $1V$ 小。

向0 V充电禁止电池电压的情况下，在 $V_1 = V_2 = V_3 = V_4 = V_{OINH}$ 最小值、 $V_{VMP} = 24V$ 时，COP端子的电压比 V_{VMP} - $1V$ 高。

5. VMP-VDD间电阻、VMP-VSS间电阻、VC1端子电流、VC2端子电流、VC3端子电流、VC4端子电流、CTL端子H电流、CTL端子L电流、SEL端子H电流、SEL端子L电流、COP端子泄漏电流、COP端子同步电流、DOP端子源极电流、DOP端子同步电流

(测定电路 5)

在 $V_{VMP} = V_{SEL} = V_{DD}$ 、 $V_{INI} = V_{CTL} = V_{SS}$ 、 $V1 = V2 = V3 = V4 = 3.5\text{ V}$ 、其他为“开”的前提下(以下记载为初始状态)。

VMP-VDD间电阻(R_{VDM})是从初始状态开始, 利用 $V_{VMP} = V_{SS}$ 时的VMP端子的电流(I_{VDM}), 可以从 $R_{VDM} = V_{DD} / I_{VDM}$ 计算出。

VMP-VSS间电阻(R_{VSM})是从初始状态开始, 利用在 $V1 = V2 = V3 = V4 = 1.8\text{ V}$ 时的VMP端子的电流(I_{VSM}), 可以从 $R_{VSM} = V_{DD} / I_{VSM}$ 计算出。

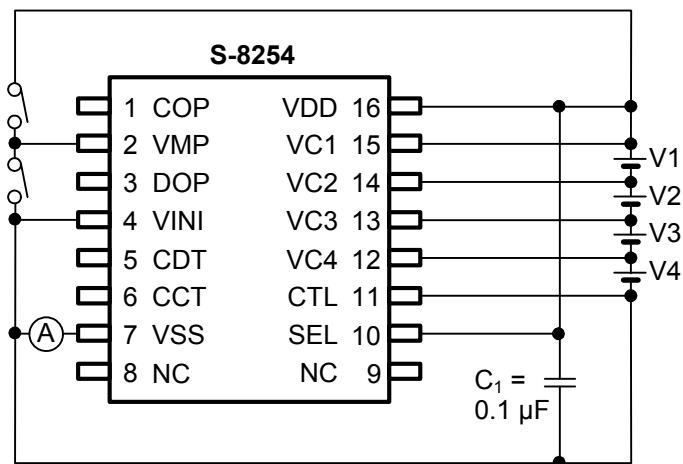
在初始状态下, 流经VC1端子的电流为VC1端子电流(I_{VC1}), 流经VC2端子的电流为VC2端子电流(I_{VC2}), 流经VC3端子的电流为VC3端子电流(I_{VC3}), 流经VC4端子的电流为VC4端子电流(I_{VC4})。

在初始状态下, 流经CTL端子的电流为CTL端子L电流($I_{CTL L}$), 之后, 在 $V_{CTL} = V_{DD}$ 时流经CTL端子的电流为CTL端子H电流($I_{CTL H}$)。

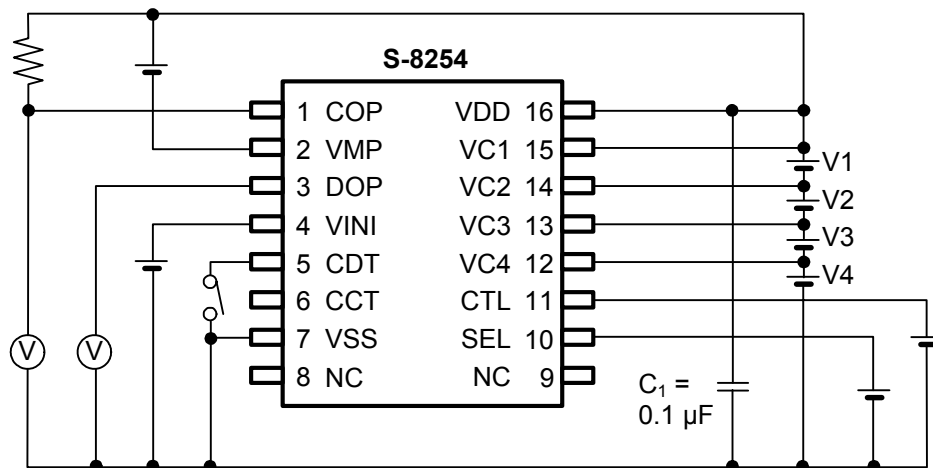
在初始状态下, 流经SEL端子的电流为SEL端子H电流($I_{SEL H}$), 之后, 在 $V_{SEL} = V_{SS}$ 时流经SEL端子的电流为SEL端子L电流($I_{SEL L}$)。

从初始状态开始, 在 $V_{COP} = V_{SS} + 0.5\text{ V}$ 时, 流经COP端子的电流为COP端子同步电流(I_{COL})。之后, 在 $V1 = V2 = V3 = V4 = 6\text{ V}$ 、 $V_{COP} = V_{DD}$ 时流经COP端子的电流为COP端子泄漏电流(I_{COH})。

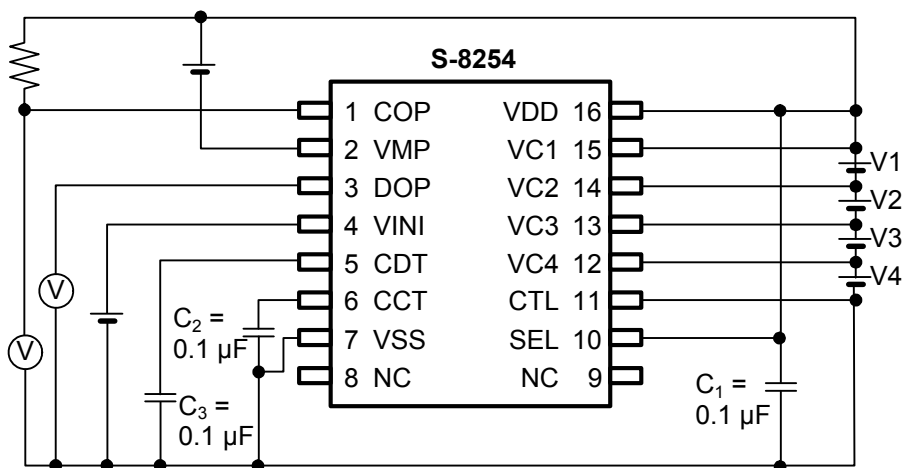
从初始状态开始, 在 $V_{DOP} = V_{SS} + 0.5\text{ V}$ 时, 流经DOP端子的电流为DOP端子同步电流(I_{DOL})。之后, 在 $V_{VMP} = V_{DD} - 2\text{ V}$ 、 $V_{DOP} = V_{DD} - 0.5\text{ V}$ 时流经DOP端子的电流为DOP端子源极电流(I_{DOH})。



测定电路1

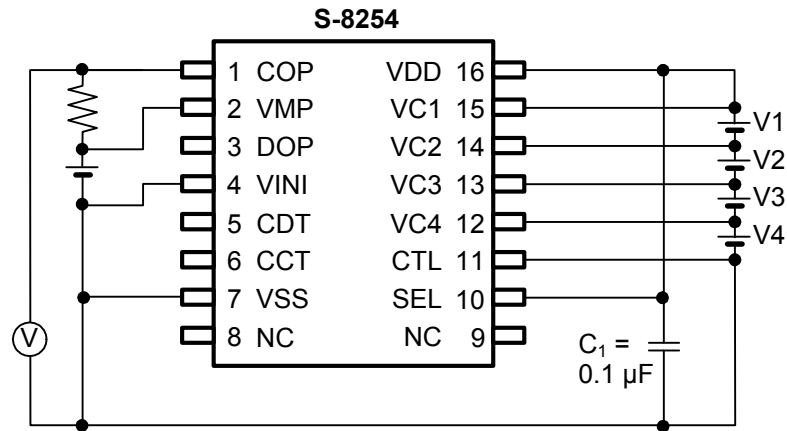


测定电路2

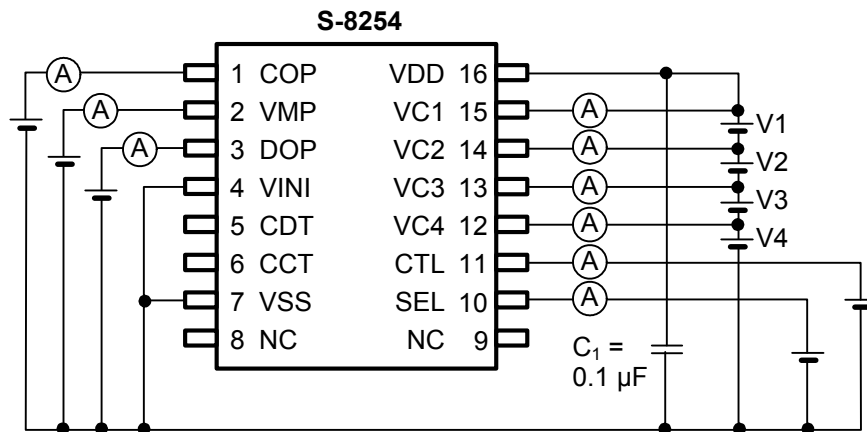


测定电路3

图3 测定电路(1/2)



测定电路4



测定电路5

图3 测定电路(2/2)

■ 工作说明

备注 请参■ 标准电路。

1. 通常状态

全部的电池电压在 V_{DLn} 与 V_{CU_n} 之间，比放电电流的电流值低(V_{INI} 端子电压比 V_{IOV1} 、 V_{IOV2} 低，并且 VMP 端子电压比 V_{IOV3} 高)的情况下，充电用FET以及放电用FET变为ON。

2. 过充电状态

某个电池的电压比 V_{CU_n} 高，这种状态保持在 t_{CU} 以上的情况下，COP端子变为高阻抗。COP端子通过外接电阻上拉为EB+的缘故，充电用FET变为OFF，而停止充电。这种状态称为过充电状态。过充电状态在满足下述的2个条件的一方的情况下被解除。

- a) 全部的电池的电压在 V_{CLn} 以下时
- b) 全部的电池电压在 V_{CU_n} 以下，并且 VMP 端子电压在 $39/40 \times V_{DD}$ 以下时
(负载被连接，通过充电用FET的本身二极管开始放电)

3. 过放电状态

某个电池的电压比 V_{DLn} 低，这种状态保持在 t_{DL} 以上的情况下，DOP端子的电压变为 V_{DD} 电平，放电用FET变为OFF，而停止充电。这种状态称为过放电状态。变为过放电状态后，S-8254转移为休眠状态。

4. 休眠状态

变为过放电状态，停止了放电，由于IC内部的RVMS电阻 VMP 端子被下拉至 V_{SS} ， VMP 端子电压变为 $V_{DD}/2$ 以下时，S-8254进入休眠状态。在休眠状态下S-8254的几乎全部的电路停止工作，消耗电流变为 I_{PDN} 以下。各个输出端子的状态变为如下的状态。

- a) COP Hi-Z
- b) DOP V_{DD}

休眠状态在满足下述的条件时被解除。

- a) VMP 端子电压变为 $V_{DD}/2$ 以上时(连接了充电器)。

5. 过电流状态

S-8254备有对应3种类的过电流检测电平(V_{IOV1} 、 V_{IOV2} 以及 V_{IOV3})以及各自电平的过电流检测延迟时间(t_{IOV1} 、 t_{IOV2} 以及 t_{IOV3})。放电电流比一定值大(V_{SS} 和 V_{INI} 的电压差比 V_{IOV1} 大)的情况下，这种状态保持在 t_{IOV1} 以上时，S-8254进入过电流状态。在过电流状态，DOP端子的电压变为 V_{DD} 电平，放电用FET变为OFF，而停止放电。另外，COP端子变为高阻抗，由于EB+端子的电位被上拉，导致充电用FET变为OFF。 VMP 端子通过内部电阻RVMD被上拉至 V_{DD} 。针对过电流检测电平2(V_{IOV2})以及过电流检测延迟时间(t_{IOV2})的工作与针对 V_{IOV1} 以及 t_{IOV1} 的工作是相同的。

在过电流状态，通过IC内部的RVMD电阻 VMP 端子被上拉至 V_{DD} 。过电流状态在满足下述的条件时被解除。

- a) 通过充电器连接或者负载开放(30 M Ω 以上)， VMP 端子电压在 V_{IOV3} 以上时

6. 向0 V电池充电功能

有关自我放电后电池(0 V电池)的充电, S-8254可以选择2个功能其中的一方。

- a) 允许向0 V电池的充电(可以向0 V电池充电)。
充电器电压比 V_{0CHA} 高的情况下, 0 V电池被充电。
- b) 禁止向0 V电池的充电(不可以向0 V电池充电)。
电池电压在 V_{0INH} 以下的情况下, 不进行充电。

注意 VDD端子的电压比 V_{DSOP} 的最小值低的情况下, 不能保证S-8254系列的工作。

7. 延迟时间的设置

过充电检测延迟时间(t_{CU})可以通过连接在CCT端子的外接电容的容量来设置。过放电检测延迟时间(t_{DL})以及过电流检测延迟时间1(t_{IOV1})可以通过连接在CDT端子的外接电容的容量来设置。各延迟时间由下述的公式来计算出来。过电流检测延迟时间2以及3(t_{IOV2}, t_{IOV3})在内部被固定。

	最小值	典型值	最大值	
t_{CU} [s]	5.00,	10.0,	15.0	$\times C_{CCT}[\mu F]$
t_{DL} [s]	0.50,	1.00,	1.50	$\times C_{CCT}[\mu F]$
t_{IOV1} [s]	0.05,	0.10,	0.15	$\times C_{CCT}[\mu F]$

8. 有关CTL端子

S-8254备有控制端子。CTL端子是用于控制COP端子以及DOP端子的输出电压而准备的。CTL端子优先用于电池保护电路。

表5 通过CTL端子可设置的状态

CTL端子	COP端子	DOP端子
High	Hi-Z	V_{DD}
Open	Hi-Z	V_{DD}
Low	通常状态*1	通常状态*1

*1. 状态由电压检测电路来控制。

9. 有关SEL端子

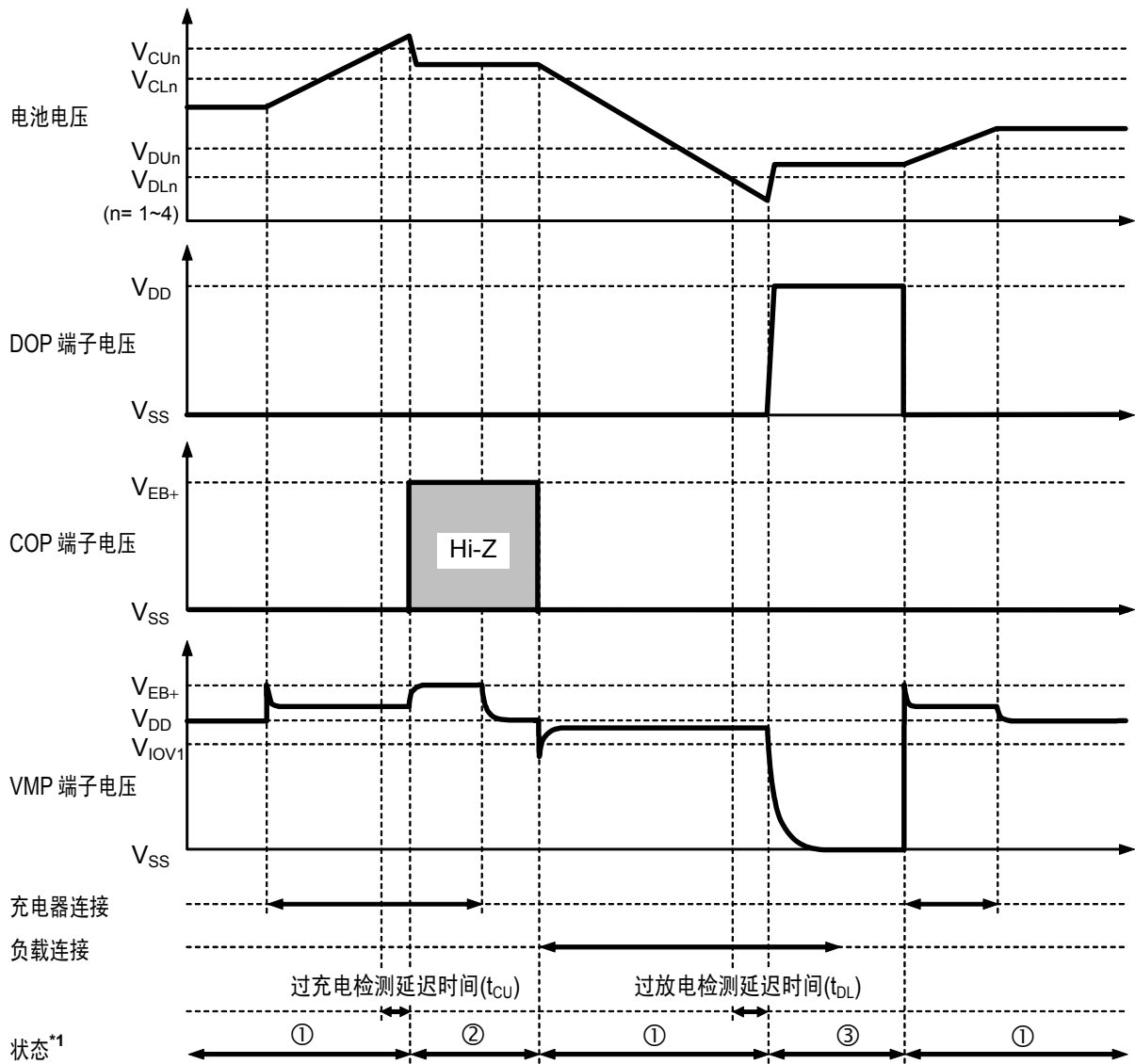
S-8254备有控制端子。SEL端子是用于控制3节或者4节保护的切换而准备的。SEL端子在Low的情况下、由于V4节的过放电检测被禁止, 即使V4节为短路, 过放电检测也可用于3节保护。SEL端子优先用于电池保护电路。SEL端子请务必使用在High或者是Low电位。

表6 通过SEL端子可设置的状态

SEL端子	状态
High	4节保护
Open	未定
Low	3节保护

■ 工作时序图

1. 过充电检测、过放电检测

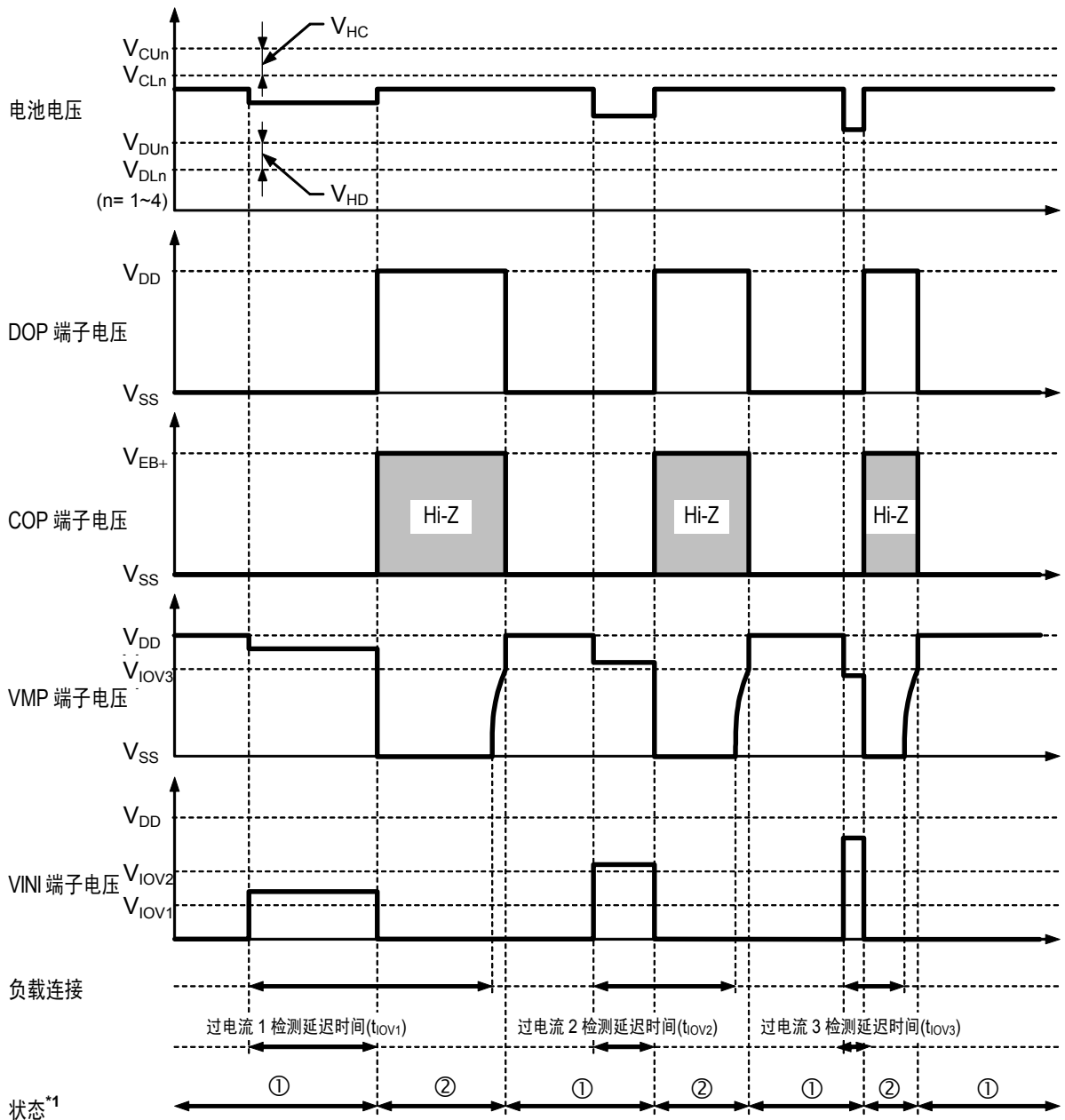


- *1. ①: 通常状态
②: 过充电状态
③: 过放电状态

备注 假设为在定电流时的充电。 V_{EB+} 表示为充电器的开放电压。

图4

2. 过电流检测



*1. ①: 通常状态
②: 过充电状态

备注 假设为在定电流时的充电。 V_{EB+} 表示为充电器的开放电压。

图5

■ 标准电路

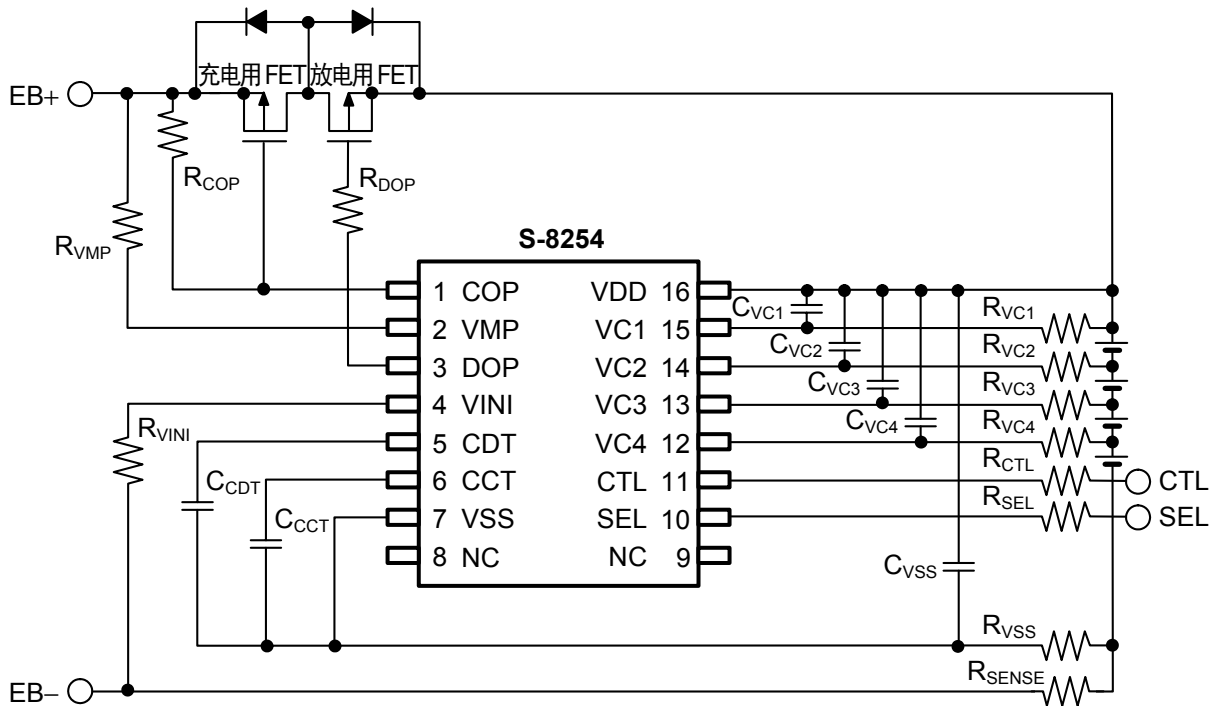


图6

表7 外接部件的推荐值

No.	记号	推荐值	范围	单位
1	R _{VC1}	1	0 ~ 1	kΩ
2	R _{VC2}	1	0 ~ 1	kΩ
3	R _{VC3}	1	0 ~ 1	kΩ
4	R _{VC4}	1	0 ~ 1	kΩ
5	R _{DOP}	5.1	2 ~ 10	kΩ
6	R _{COP}	1	0.1 ~ 1	MΩ
7	R _{VMP}	5.1	1 ~ 10	kΩ
8	R _{CTL}	0	0 ~ 100	kΩ
9	R _{VINI}	0	0 ~ 100	kΩ
10	R _{SEL}	0	0 ~ 100	kΩ
11	R _{SENSE}	—	0 ~	mΩ
12	R _{VSS}	0	0 ~ 51	Ω
13	C _{VC1}	0.1	0 ~ 0.33	μF
14	C _{VC2}	0.1	0 ~ 0.33	μF
15	C _{VC3}	0.1	0 ~ 0.33	μF
16	C _{VC4}	0.1	0 ~ 0.33	μF
17	C _{CCT}	0.1	0.01 ~	μF
18	C _{CDT}	0.1	0.02 ~	μF
19	C _{VSS}	1	0 ~ 10	μF

注意 上述连接图以及参数并不作为保证电路工作的依据，实际的应用电路请在进行充分的实测基础上设定参数。

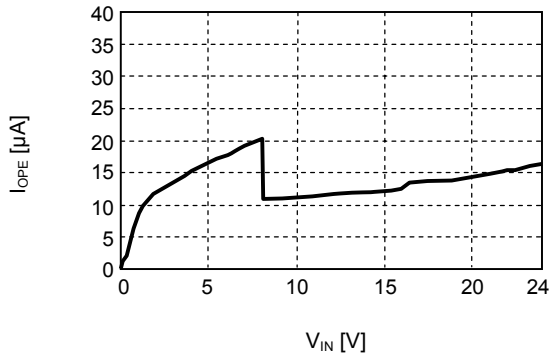
■ 注意事项

- 请注意输入输出电压、负载电流的使用条件，使IC内的功耗不超过封装的容许功耗。
- 电池的连接顺序并无特别要求，连接电池时有可能发生不能放电的情况。在这种情况下，应把VMP端子与VDD端子短路连接，或者连接充电器就可以恢复到通常状态。
- 过充电电池和过放电电池混杂在一起的情况下变为过充电状态与过放电状态，都不可能进行充电和放电。
- 本IC虽内置防静电保护电路，但请不要对IC印加超过保护电路性能的过大静电。
- 使用本公司的IC生产产品时，如在其产品中对该IC的使用方法或产品的规格，或因与所进口国对包括本IC产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

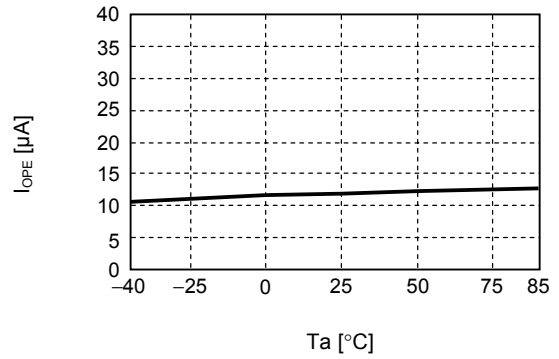
■ 各种特性数据(典型数据)

(1) 消耗电流

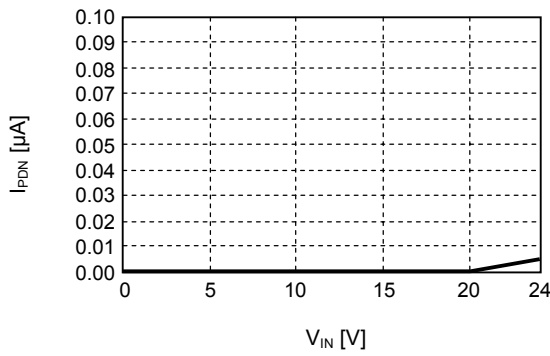
1. $I_{OPE}-V_{IN}$



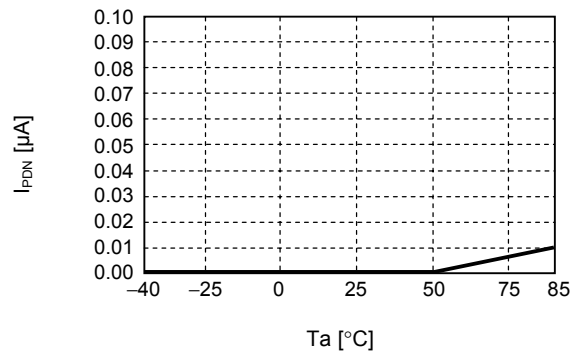
2. $I_{OPE}-T_a$



3. $I_{PDN}-V_{IN}$

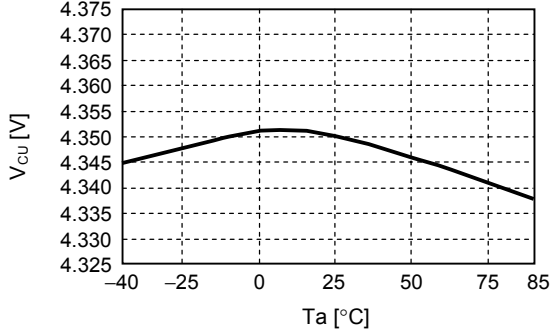


4. $I_{PDN}-T_a$

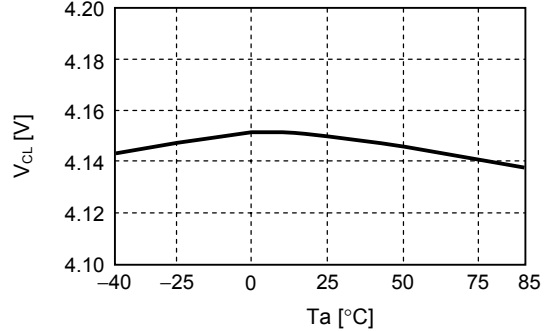


(2) 过充电检测/解除电压、过放电检测/解除电压、过电流检测电压以及各延迟时间

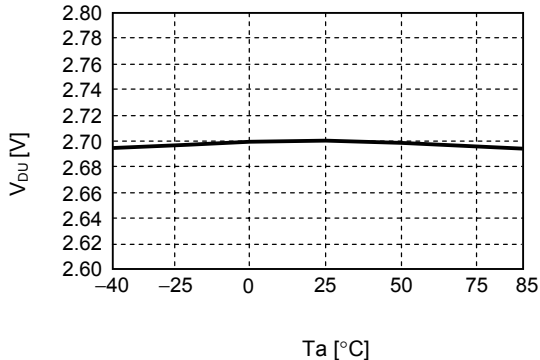
1. $V_{CU}-T_a$



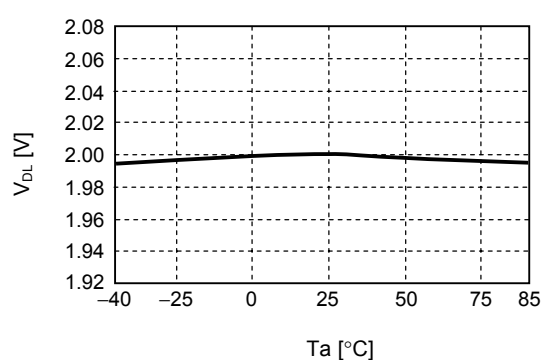
2. $V_{CL}-T_a$



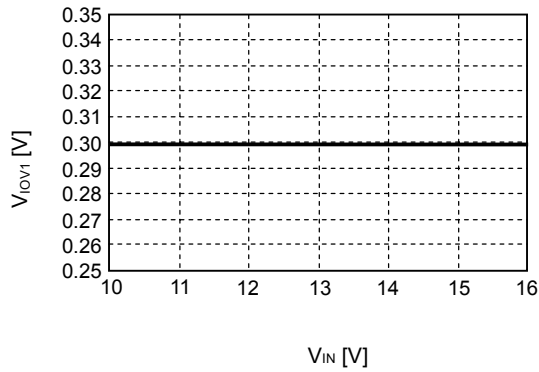
3. $V_{DU}-T_a$



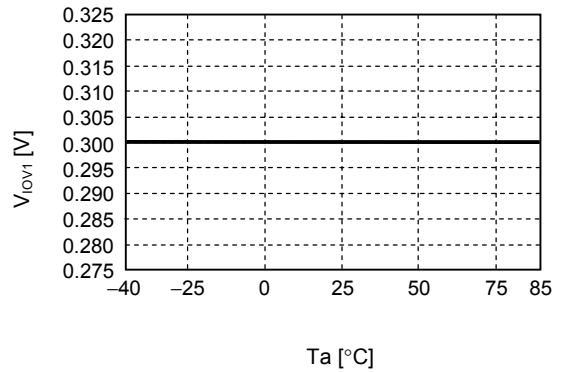
4. $V_{DL}-T_a$



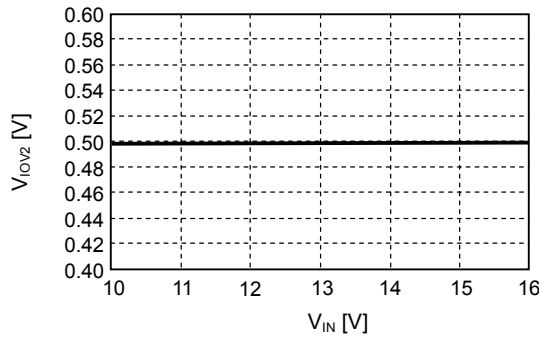
5. $V_{IOV1}-V_{IN}$



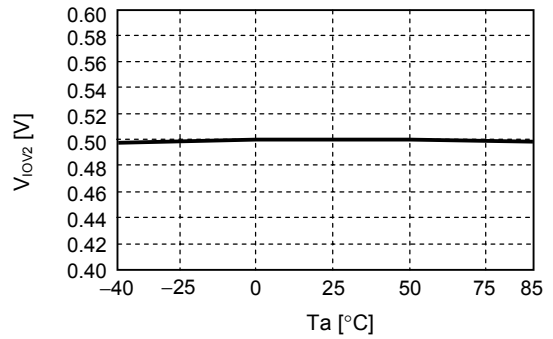
6. $V_{IOV1}-T_a$



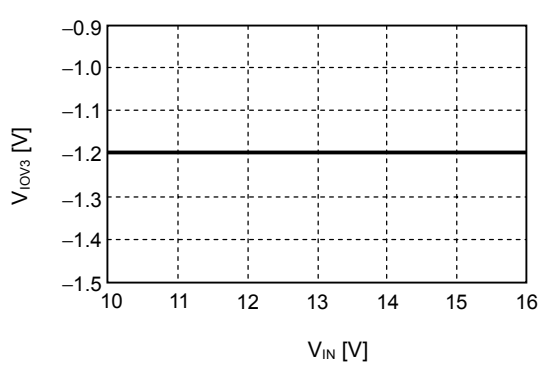
7. $V_{IOV2}-V_{IN}$



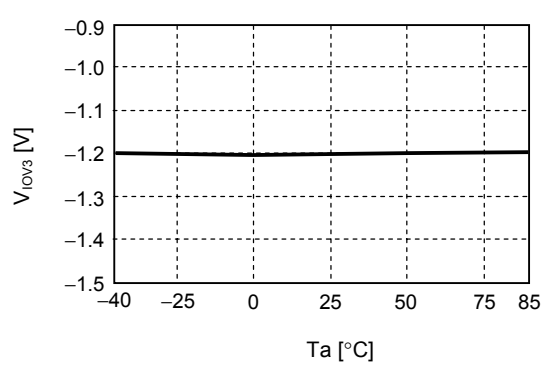
8. $V_{IOV2}-T_a$



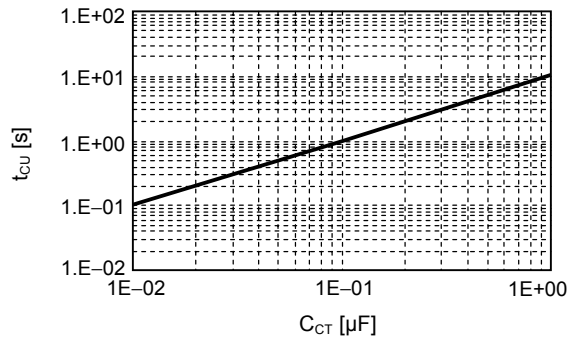
9. $V_{IOV3}-V_{IN}$



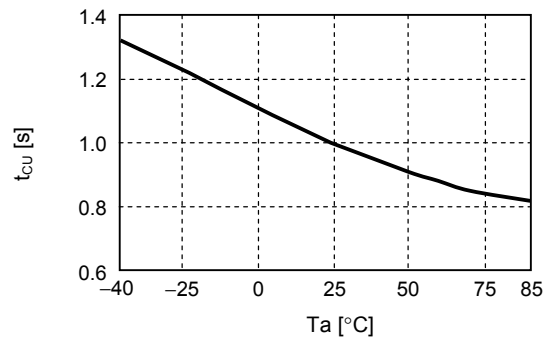
10. $V_{IOV3}-T_a$

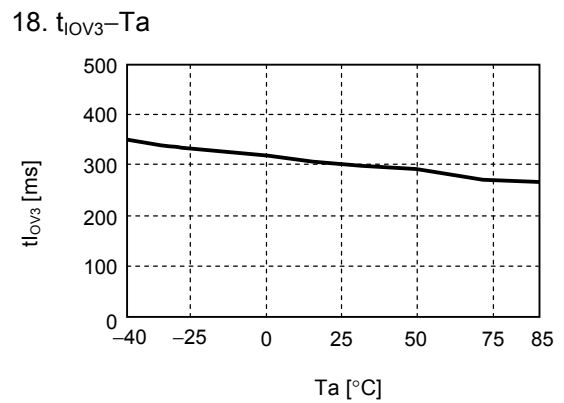
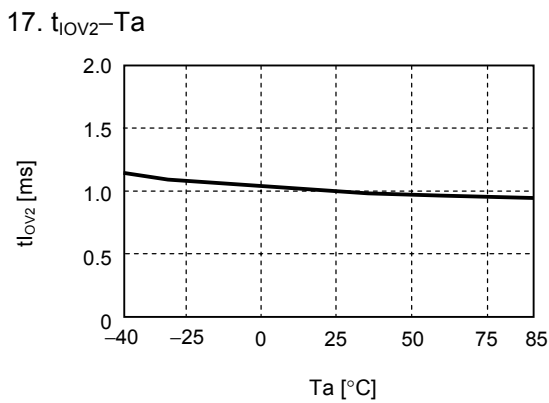
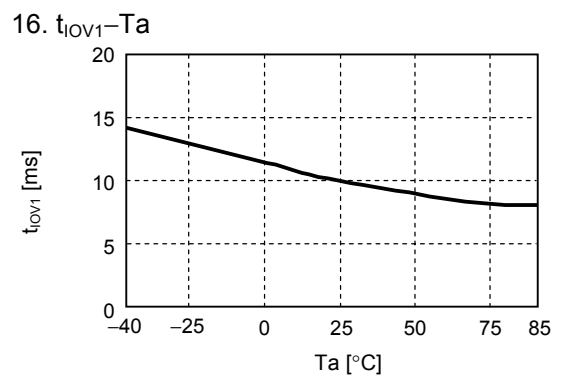
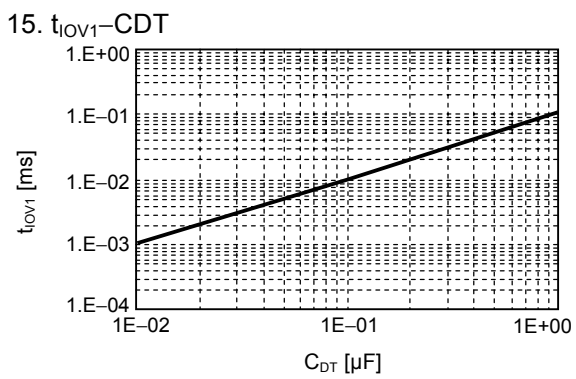
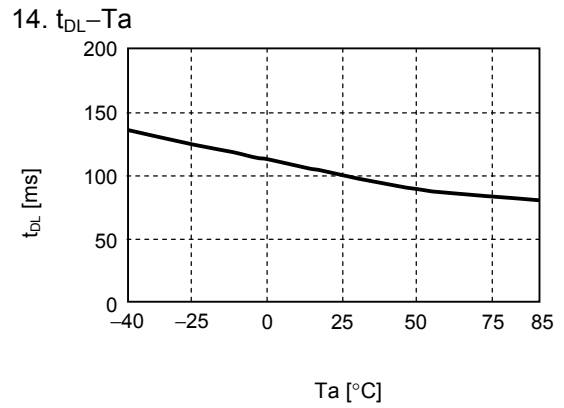
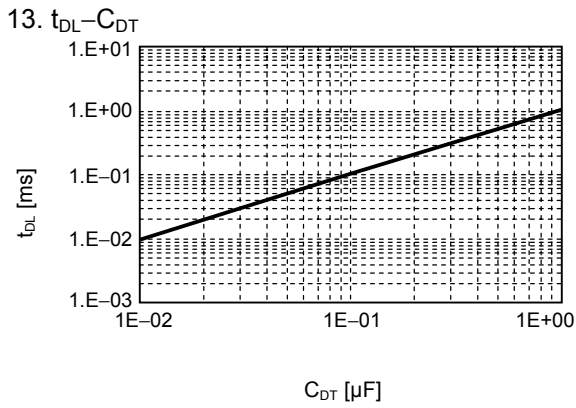


11. $t_{CU}-C_{CT}$

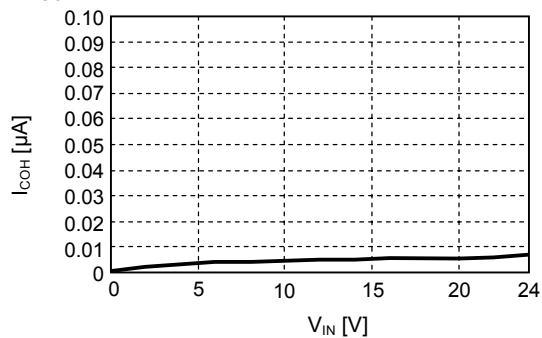
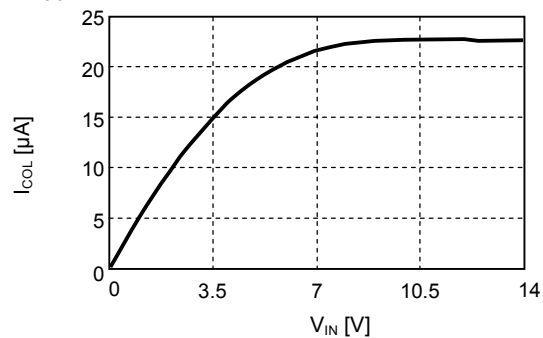
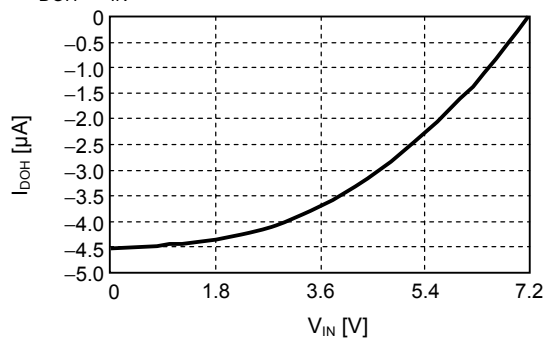
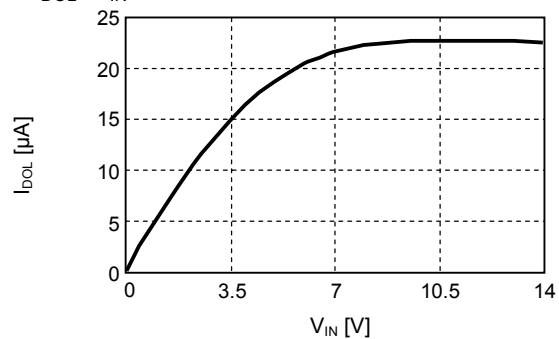


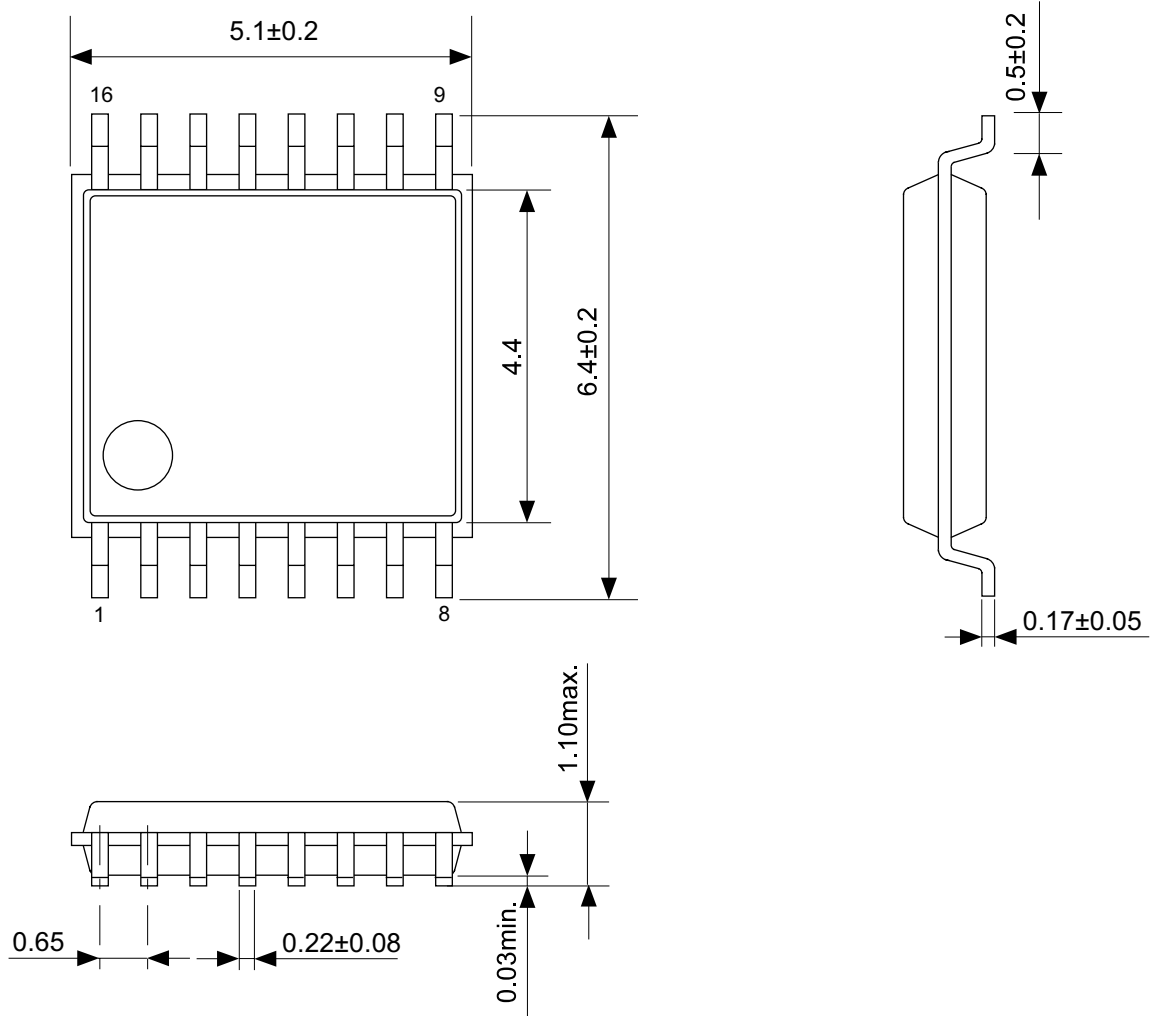
12. $t_{CU}-T_a$





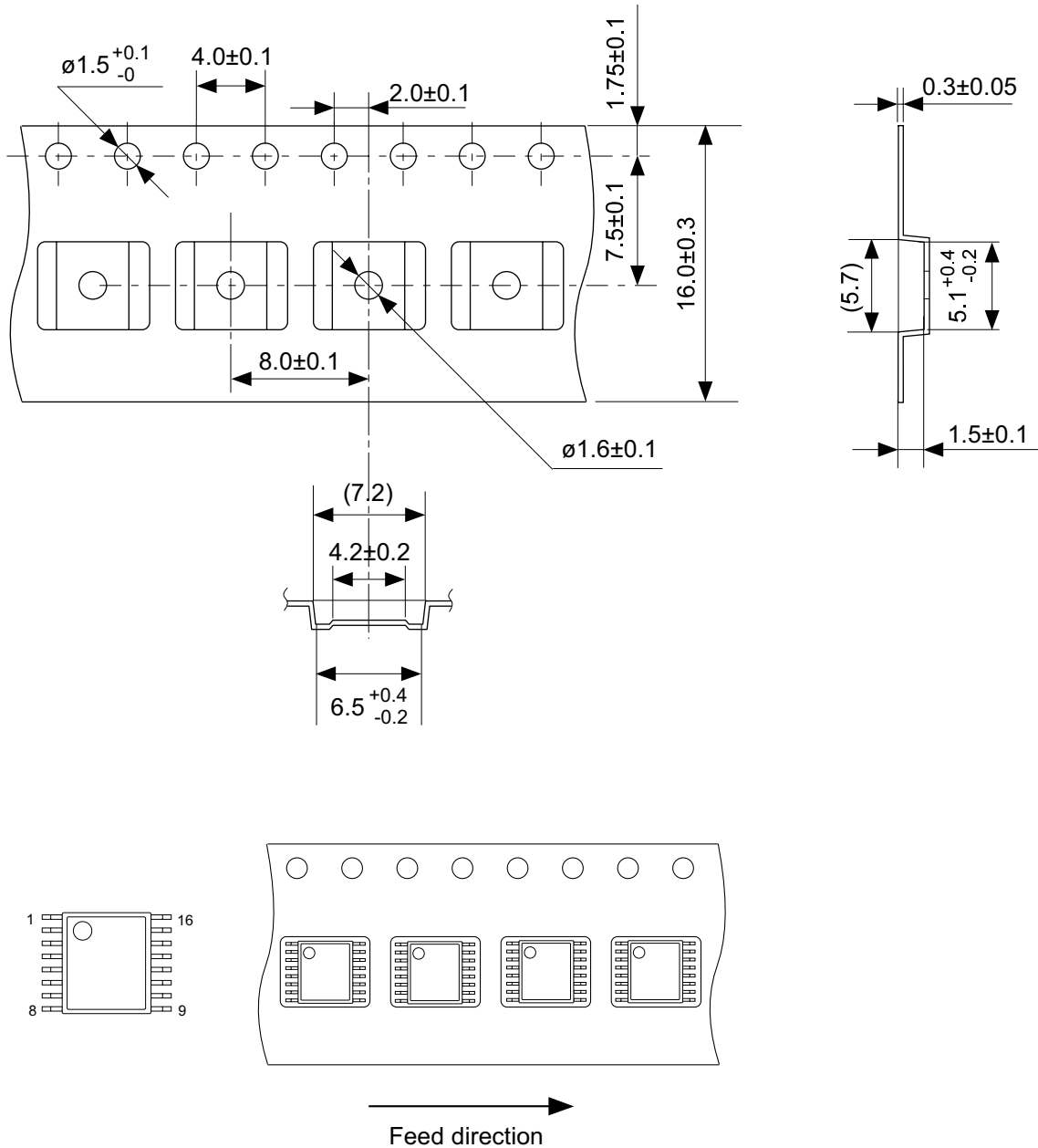
(3) COP/DOP端子

1. $I_{COH}-V_{IN}$ 2. $I_{COL}-V_{IN}$ 3. $I_{DOH}-V_{IN}$ 4. $I_{DOL}-V_{IN}$ 



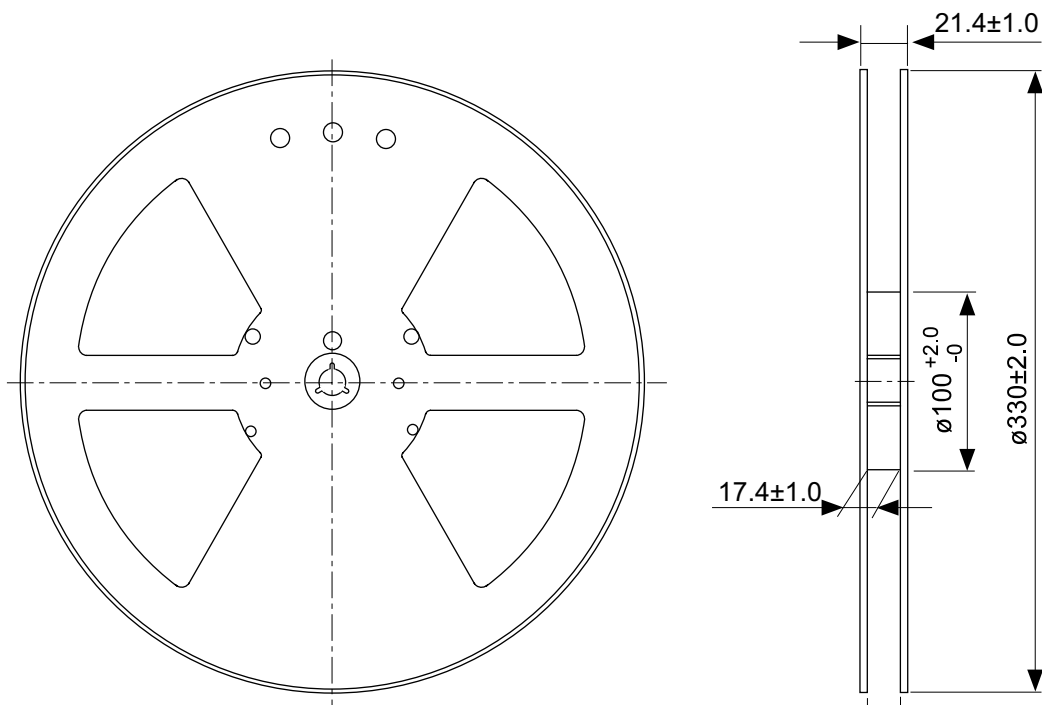
No. FT016-A-P-SD-1.1

TITLE	TSSOP16-A-PKG Dimensions
No.	FT016-A-P-SD-1.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	

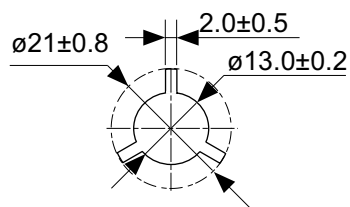


No. FT016-A-C-SD-1.1

TITLE	TSSOP16-A-Carrier Tape
No.	FT016-A-C-SD-1.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	



Enlarged drawing in the central part



No. FT016-A-R-SD-1.1

TITLE	TSSOP16-A- Reel		
No.	FT016-A-R-SD-1.1		
SCALE		QTY.	2,000
UNIT	mm		
Seiko Instruments Inc.			

- The information described herein is subject to change without notice.
- Seiko Instruments Inc. is not responsible for any problems caused by circuits or diagrams described herein whose related industrial properties, patents, or other rights belong to third parties. The application circuit examples explain typical applications of the products, and do not guarantee the success of any specific mass-production design.
- When the products described herein are regulated products subject to the Wassenaar Arrangement or other agreements, they may not be exported without authorization from the appropriate governmental authority.
- Use of the information described herein for other purposes and/or reproduction or copying without the express permission of Seiko Instruments Inc. is strictly prohibited.
- The products described herein cannot be used as part of any device or equipment affecting the human body, such as exercise equipment, medical equipment, security systems, gas equipment, or any apparatus installed in airplanes and other vehicles, without prior written permission of Seiko Instruments Inc.
- Although Seiko Instruments Inc. exerts the greatest possible effort to ensure high quality and reliability, the failure or malfunction of semiconductor products may occur. The user of these products should therefore give thorough consideration to safety design, including redundancy, fire-prevention measures, and malfunction prevention, to prevent any accidents, fires, or community damage that may ensue.