

# 製 品 仕 様 書

品名 : SSC9502S

LF No. -

鉛フリー品  
Pb Free

承認	審査	作成
 Hideki Nakamichi	 Hironobu Soh	 Akira Ichinose
サンケン電気株式会社 技術本部 PCD事業部		
発行年月日		2008/08/22
仕様書番号		SSE-24201

## 1 適用範囲

## Scope

この規格は、スイッチングレギュレータ用モノリシック IC SSC9502S について適用する。

The present specifications shall apply to a Monolithic IC type SSC9502S for switching regulators.

## 2 概要

## Outline

種 別 Type	モノリシック IC Monolithic IC
構 造 Structure	樹脂封止型 (トランスマーモールド) Plastic mold package (Transfer mold)
主 用 途 Applications	スイッチングレギュレータ Switching regulator

3 絶対最大定格 ( $T_a=25^\circ\text{C}$ )Absolute maximum ratings ( $T_a=25^\circ\text{C}$ )

項 目 Parameter	端 子 Terminal	記 号 Symbol	規 格 値 Ratings	単位 Unit	備 考 Note
V <sub>sen</sub> 端子電圧 V <sub>sen</sub> terminal voltage	1-4	V <sub>sen</sub>	-0.3 ~ V <sub>Reg</sub>	V	
制御部電源電圧 Input voltage for control part	2-4	V <sub>CC</sub>	-0.3 ~ +35	V	
F B 端子電圧 FB terminal voltage	3-4	V <sub>FB</sub>	-0.3 ~ +10	V	
C <sub>ss</sub> 端子電圧 C <sub>ss</sub> terminal voltage	5-4	V <sub>Css</sub>	-0.3 ~ +12	V	
R C 端子電圧 RC terminal voltage	7-4	V <sub>RC</sub>	-6 ~ +6	V	
R V 端子電流 RV terminal current	9-4	I <sub>RV</sub>	-2 ~ +2	mA	DC
			-100 ~ +100	mA	パルス 40ns Pulse 40ns
O C 端子電圧 OC terminal voltage	6-4	V <sub>OC</sub>	-6 ~ +6	V	
Reg 端子流出電流 Reg terminal source current	8-4	I <sub>Reg</sub>	-20.0	mA	
V <sub>B</sub> - V <sub>S</sub> 端子間電圧 Voltage between VB and VS terminal	14-15	V <sub>B-VS</sub>	-0.3 ~ +14.0	V	
V S 端子電圧 VS terminal voltage	15-4	V <sub>S</sub>	-1 ~ +600	V	
保 存 温 度 Storage temperature	-	T <sub>stg</sub>	-40 ~ +125	°C	
ジャンクション温度 Junction temperature	-	T <sub>j</sub>	+150	°C	

注 この製品の 14、15、16 番端子のサージ耐量(ヒューマンボディモデル)は、700V 保証と  
なっております。その他の端子は 2000V 保証となります。

Note Surge voltage withstand (Human body model) of terminal No.14, 15, 16 of this IC is guaranteed 700V.  
Other terminals are guaranteed 2000V.

## 4 電気的特性

## Electrical characteristics

4-1 制御部電気的特性 特記なき場合の条件  $V_{CC}=15V$  ( $T_a=25^\circ C$ )Electrical characteristic for control part  $V_{CC}=15V(T_a=25^\circ C)$ , unless otherwise specified.

項目 Parameter	端子 Terminal	記号 Symbol	規格値 Rating			単位 Unit	備考 Remark
			MIN	TYP	MAX		
スタート回路／回路電流 Start / Circuit current							
動作開始電源電圧 Operation start voltage	2-4	$V_{CC}(ON)$	10.2	11.8	13.0	V	
動作停止電源電圧 Operation stop voltage	2-4	$V_{CC}(OFF)$	8.8	9.8	10.9	V	
動作時回路電流 Circuit current in operation	2-4	$I_{CC}(ON)$	—	—	20.0	mA	
非動作時回路電流 Circuit current in non-operation	2-4	$I_{CC}(OFF)$	—	—	1.2	mA	$V_{CC}=9V$
ラッチ動作時回路電流 Circuit current in latch-operation	2-4	$I_{CC}(L)$	—	—	1.2	mA	$V_{CC}=11V$
OLP ラッチ／外部ラッチ OLP latch / Latch from outside							
FB 端子流出電流 FB terminal source current	3-4	$I_{FB}$	-30.5	-25.5	-20.5	$\mu A$	
FB 端子しきい値電圧 FB terminal threshold voltage	3-4	$V_{FB}$	6.55	7.05	7.55	V	
Css 端子しきい値電圧(1) Css terminal threshold voltage(1)	5-4	$V_{CSS}(1)$	7.0	7.8	8.6	V	
ラッチ解除 $V_{CC}$ 電圧 Latch circuit release $V_{CC}$ voltage	2-4	$V_{CC}(La.off)$	6.7	8.2	9.5	V	$V_{CC}(La.off) < V_{CC}(OFF)$
発振器 Oscillator							
最低周波数 Minimum frequency	11-10 16-15	$F_{(MIN)}$	26.2	28.3	31.2	kHz	
最高周波数 Maximum frequency	11-10 16-15	$F_{(MAX)}$	265	300	335	kHz	
最大デットタイム Maximum dead-time	11-10 16-15	$T_d(MAX)$	1.90	2.45	3.00	$\mu s$	
最小デットタイム Minimum dead-time	11-10 16-15	$T_d(MIN)$	0.25	0.50	0.75	$\mu s$	
コントロール Control							
バースト開始 FB 端子電流 Burst mode start FB terminal source current	3-4	$I_{cont}(1)$	-2.9	-2.5	-2.1	mA	
発振出力停止 FB 端子電流 Oscillation stop FB terminal source current	3-4	$I_{cont}(2)$	-3.7	-3.1	-2.5	mA	
ソフトスタート Soft start							
Css 端子チャージ電流 Css terminal charge current	5-4	$I_{CSS}(C)$	-0.21	-0.18	-0.15	mA	
Css 端子リセット電流 Css terminal reset current	5-4	$I_{CSS}(R)$	1.0	1.8	2.4	mA	$V_{CC}=9V$

項目 Parameter	端子 Terminal	記号 Symbol	規格値 Rating			単位 Unit	備考 Remark
			MIN	TYP	MAX		
過電圧保護／過熱保護 Over voltage protection / Thermal protection							
OVP 動作 $V_{CC}$ 電圧 OVP operating $V_{CC}$ voltage	2-4	$V_{OVP}$	28.0	31.0	34.0	V	
熱保護動作温度 Thermal shutdown operating temperature	—	$T_j$ (TSD)	150	—	—	°C	
電流共振検出／過電流保護 Detection of current resonant / Over current protection							
電流共振外れ検出電圧 Uncontrollability detection voltage	7-4	$V_{RC}$	±0.055	±0.155	±0.255	V	
RC 端子しきい値電圧(F ラッチ) RC terminal threshold voltage (Frequency latch)	7-4	$V_{RC}(FL)$	±2.80	±3.05	±3.30	V	
OC 端子しきい値電圧(Low) OC terminal threshold voltage(Low)	6-4	$V_{OC}(L)$	1.42	1.52	1.62	V	
OC 端子しきい値電圧(High) OC terminal threshold voltage (High)	6-4	$V_{OC}(H)$	1.69	1.83	1.97	V	
OC 端子しきい値電圧(F ラッチ) OC terminal threshold voltage (Frequency latch)	6-4	$V_{OC}(FL)$	2.80	3.00	3.25	V	
Css 端子シンク電流 Css terminal sink current	5-4	$I_{CSS}$	(L)	1.0	1.8	2.4	mA
			(H)	12.0	20.0	28.0	
			(FL)	11.0	18.3	25.0	
電圧共振検出 Detection of voltage resonant							
電圧共振検出端子電圧(1) RV terminal voltage detect Resonance voltage(1)	9-4	$V_{RV}(1)$	3.8	4.9	5.4	V	
電圧共振検出端子電圧(2) RV terminal voltage detect Resonance voltage(2)	9-4	$V_{RV}(2)$	1.20	1.77	2.30	V	
スタンバイ Stand by							
バースト周波数 Burst oscillation frequency	5-4	$f_{CSS}$	70	105	130	Hz	
ON/OFF ON/OFF							
Css 端子しきい値電圧(2) Css terminal threshold voltage (2)	5-4	$V_{CSS}(2)$	0.50	0.59	0.68	V	
入力電圧検出機能 Input voltage detect function							
Vsen 端子しきい値電圧(ON) Vsen terminal threshold voltage (ON)	1-4	$V_{SEN}(ON)$	1.26	1.42	1.57	V	
Vsen 端子しきい値電圧(OFF) Vsen terminal threshold voltage (OFF)	1-4	$V_{SEN}(OFF)$	1.06	1.16	1.26	V	
ドライバー電源 Supply of driver circuit							
ドライバー電源電圧 $V_{Reg}$ terminal output voltage	8-4	$V_{Reg}$	9.9	10.5	11.1	V	
080822	SSE-24201					3/19	

項目 Parameter	端子 Terminal	記号 Symbol	規格値 Rating			単位 Unit	備考 Remark
			MIN	TYP	MAX		
<b>ハイサイドドライバー</b> <b>High-side driver</b>							
ハイサイドドライバー動作開始電圧 High-side drive operation start voltage	14-15	V <sub>BUV</sub> (ON)	6.3	7.3	8.3	V	
ハイサイドドライバー動作停止電圧 High-side drive operation stop voltage	14-15	V <sub>BUV</sub> (OFF)	5.3	6.4	7.2	V	
<b>ドライブ回路</b> <b>Drive circuit</b>							
出力ソース電流 1 VGL,VGH terminal out-flow source Current	11-10 16-15	I <sub>G</sub> L <sub>SOURCE1</sub> I <sub>G</sub> H <sub>SOURCE1</sub>	—	500	—	mA	V <sub>Reg</sub> =10.5V V <sub>B</sub> =10.5V VGL=0V VGH=0V
出力シンク電流 1 VGL,VGH terminal in-flow sink Current	11-10 16-15	I <sub>G</sub> L <sub>SINK1</sub> I <sub>G</sub> H <sub>SINK1</sub>	—	-500	—	mA	V <sub>Reg</sub> =10.5V V <sub>B</sub> =10.5V VGL=10.5V VGH=10.5V
出力ソース電流 2 VGL,VGH terminal out-flow source Current	11-10 16-15	I <sub>G</sub> L <sub>SOURCE2</sub> I <sub>G</sub> H <sub>SOURCE2</sub>	50	82	120	mA	V <sub>Reg</sub> =12V V <sub>B</sub> =12V VGL=10.5V VGH=10.5V
出力シンク電流 2 VGL,VGH terminal in-flow sink Current	11-10 16-15	I <sub>G</sub> L <sub>SINK2</sub> I <sub>G</sub> H <sub>SINK2</sub>	-120	-82	-50	mA	V <sub>Reg</sub> =12V V <sub>B</sub> =12V VGL=1.5V VGH=1.5V

## 4-2 熱抵抗

Thermal resistance

項目 Parameter	記号 Symbol	規格値 Rating			単位 Unit	備考 Remarks
		MIN	TYP	MAX		
MIC ジャンクション・エア一間 MIC junction-air	$\theta_{j-a}$	—	—	120	°C/W	

## 4-3 測定条件

Measurement conditions

項目 Parameter	測定回路 Measure -ment circuit	測定条件 Measurement conditions
動作開始電源電圧 Operation start voltage	1	発振動作が開始する V <sub>CC</sub> 電圧値(V <sub>SEN</sub> =3V) V <sub>CC</sub> Voltage to start oscillation operation.(V <sub>SEN</sub> =3V)
動作停止電源電圧 Operation stop voltage		発振動作が停止する V <sub>CC</sub> 電圧値(V <sub>SEN</sub> =3V) V <sub>CC</sub> Voltage to stop oscillation operation.(V <sub>SEN</sub> =3V)
動作時回路電流 Circuit current in operation	2	最高周波数発振動作時、I <sub>CC</sub> 電流値(I <sub>FB</sub> =-2mA) I <sub>CC</sub> current in oscillation at maximum frequency.(I <sub>FB</sub> =-2mA)
非動作時回路電流 Circuit current in non-operation	1	動作開始前の I <sub>CC</sub> 電流値(V <sub>CC</sub> =9V、V <sub>SEN</sub> =3V) Quiescent I <sub>CC</sub> current.(V <sub>CC</sub> =9V、V <sub>SEN</sub> =3V)
ラッチ動作時回路電流 Circuit current in latch-operation	1	OVP 動作後の V <sub>CC</sub> =11V 時の I <sub>CC</sub> 電流値(V <sub>SEN</sub> =3V) In-flow current into V <sub>CC</sub> terminal in latch operating at V <sub>CC</sub> =11V. (V <sub>SEN</sub> =3V)
FB 端子流出電流 FB terminal source current	3	I <sub>FB</sub> 電流値(V <sub>FB</sub> =5V) I <sub>FB</sub> current.(V <sub>FB</sub> =5V)
FB 端子しきい値電圧 FB terminal threshold voltage		発振動作が停止する V <sub>FB</sub> 電圧値 V <sub>FB</sub> voltage to stop oscillation operation.
C <sub>ss</sub> 端子しきい値電圧(1) C <sub>ss</sub> terminal threshold Voltage(1)	4	発振動作が停止する V <sub>C<sub>ss</sub></sub> 電圧値(V <sub>CC</sub> =15V、V <sub>OC</sub> =0V) C <sub>ss</sub> terminal voltage to stop oscillation operating. (V <sub>CC</sub> =15V、V <sub>OC</sub> =0V)
ラッチ解除 V <sub>CC</sub> 電圧 Latch circuit release V <sub>CC</sub> voltage	1	OVP 動作後 V <sub>CC</sub> をある電圧低下させた後 V <sub>CC</sub> =15V になると発振する。この時の低下させた V <sub>CC</sub> 電圧値(V <sub>SEN</sub> =3V) A certain V <sub>CC</sub> Voltage that has once to be reached when decreasing the V <sub>CC</sub> voltage after OVP in order to restart the oscillation at V <sub>CC</sub> =15V when V <sub>CC</sub> is increased again from this certain voltage.(V <sub>SEN</sub> =3V)
最低出力周波数 Minimum frequency		出力周波数(V <sub>CC</sub> =15V、V <sub>SEN</sub> =3V) Oscillation frequency.(V <sub>CC</sub> =15V、V <sub>SEN</sub> =3V)
最高出力周波数 Maximum frequency	2	出力周波数(I <sub>FB</sub> =-2.0mA) Oscillation frequency.(I <sub>FB</sub> =-2.0mA)
最大デッドタイム Maximum dead-time	1	F <sub>(MIN)</sub> 時出力デッドタイム(V <sub>SEN</sub> =3V) Output dead-time at F <sub>(MIN)</sub> (V <sub>SEN</sub> =3V)
最小デッドタイム Minimum dead-time	2	F <sub>(MAX)</sub> 時出力デッドタイム(I <sub>FB</sub> =-2mA) Output dead-time at F <sub>(MAX)</sub> (I <sub>FB</sub> =-2mA)
バースト開始 FB 端子電流 Burst circuit start FB terminal current		I <sub>FB</sub> =-2.0mA から上昇させ、I <sub>C<sub>ss</sub></sub> >0uA になる I <sub>FB</sub> 電流値 FB terminal in-flow current at I <sub>C<sub>ss</sub></sub> >0uA by increase I <sub>FB</sub> from -2.0mA.
発振出力停止 FB 端子電流 Oscillation stop FB terminal current		I <sub>FB</sub> =-2.0mA から上昇させ、発振停止する I <sub>FB</sub> 電流値 FB terminal out-flow current to stop oscillation operation by increase I <sub>FB</sub> from -2.0mA.
C <sub>ss</sub> 端子チャージ電流 C <sub>ss</sub> terminal charge current	4	I <sub>C<sub>ss</sub></sub> 電流値(V <sub>CC</sub> =15V、V <sub>C<sub>ss</sub></sub> =0V、V <sub>OC</sub> =0V) C <sub>ss</sub> terminal in-flow current.(V <sub>CC</sub> =15V、V <sub>C<sub>ss</sub></sub> =0V, V <sub>OC</sub> =0V)
C <sub>ss</sub> 端子リセット電流 C <sub>ss</sub> terminal reset current		I <sub>C<sub>ss</sub></sub> 電流値(V <sub>CC</sub> =9V、V <sub>C<sub>ss</sub></sub> =3V、V <sub>OC</sub> =0V) C <sub>ss</sub> terminal in-flow current.(V <sub>CC</sub> =9V, V <sub>C<sub>ss</sub></sub> =3V, V <sub>OC</sub> =0V)
OVP 動作 V <sub>CC</sub> 電圧 OVP operating V <sub>CC</sub> voltage	1	V <sub>CC</sub> =15V から上昇させ、発振停止する V <sub>CC</sub> 電圧値(V <sub>SEN</sub> =3V) V <sub>CC</sub> voltage to stop oscillation operation by increase V <sub>CC</sub> from 15V.(V <sub>SEN</sub> =3V)

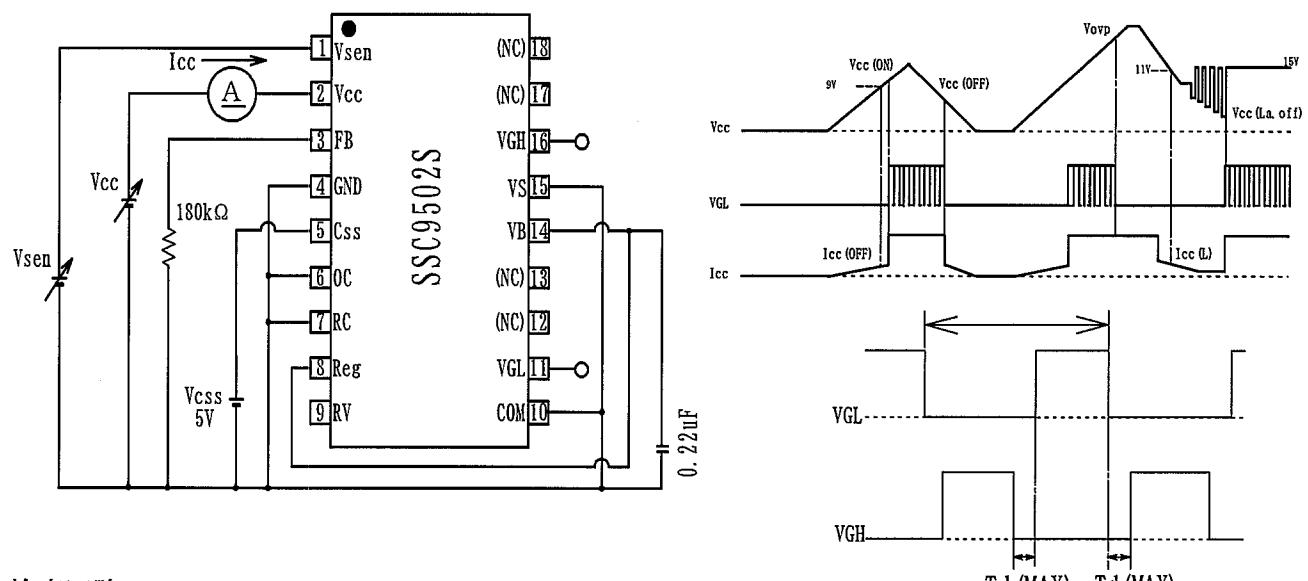
項目 Parameter	測定回路 Measure- ment circuit	測定条件 Measurement conditions
電流共振外れ検出電圧 Uncontrollability detection voltage	6	RC 端子に 150kHz の方形波を印加し、出力周波数 =150kHz±5%以内となる V <sub>RC</sub> 電圧 V <sub>RC</sub> voltage at which oscillation frequency = 150kHz ± 5% by input a Pyramid roof wave of 150kHz on RC terminal.
RC 端子しきい値電圧(F ラッチ) RC terminal threshold voltage (Frequency latch)	7	V <sub>RC</sub> =0 から上昇(下降)させ、I <sub>Css</sub> ≥10mA となる V <sub>RC</sub> 電圧値 V <sub>RC</sub> voltage to make I <sub>Css</sub> ≥ 10mA by increase (decrease) V <sub>RC</sub> from 0V.
OC 端子しきい値電圧(Low) OC terminal threshold voltage (Low)		V <sub>OC</sub> =0 から上昇させ、I <sub>Css</sub> ≥1.0mA となる V <sub>OC</sub> 電圧値 (Vcc=15V、V <sub>Css</sub> =3V) V <sub>OC</sub> Voltage to make I <sub>Css</sub> ≥1.0mA by increase V <sub>OC</sub> from 0V. (Vcc=15V、V <sub>Css</sub> =3V)
OC 端子しきい値電圧(High) OC terminal threshold voltage (High)		V <sub>OC</sub> =0 から上昇させ、I <sub>Css</sub> ≥10mA となる V <sub>OC</sub> 電圧値 (Vcc=15V、V <sub>Css</sub> =3V) V <sub>OC</sub> Voltage to make I <sub>Css</sub> ≥10mA by increase V <sub>OC</sub> from 0V. (Vcc=15V、V <sub>Css</sub> =3V)
OC 端子しきい値電圧(F ラッチ) OC terminal threshold voltage (Frequency Latch)	4	出力周波数≤25kHz となる V <sub>OC</sub> 電圧値 (Vcc=15V、V <sub>Css</sub> =5V) V <sub>OC</sub> voltage to make oscillation frequency ≤25kHz. (Vcc=15V、V <sub>Css</sub> =5V)
Css 端子シンク電流(Low) Css terminal sink current (Low)		I <sub>Css</sub> 電流値(Vcc=15V、V <sub>Css</sub> =3V、Voc=1.65V) Css terminal in-flow current.(Vcc=15V、V <sub>Css</sub> =3V、Voc=1.65V)
Css 端子シンク電流(High) Css terminal sink current (High)		I <sub>Css</sub> 電流値(Vcc=15V、V <sub>Css</sub> =3V、Voc=2V) Css terminal in-flow current.(Vcc=15V、V <sub>Css</sub> =3V、Voc=2V)
Css 端子シンク電流(F ラッチ) Css terminal sink current (Frequency latch)		V <sub>OC</sub> ≥3.3V→0V 時の I <sub>Css</sub> 電流値(Vcc=15V、V <sub>Css</sub> =3V) Css terminal in-flow current, V <sub>OC</sub> decrease 3.3V to 0V. (Vcc=15V、V <sub>Css</sub> =3V)
電圧共振検出端子電圧(1) RV terminal voltage detected Resonance voltage(1)	10	V <sub>RV</sub> =3V から上昇させ、発振動作が停止する V <sub>RV</sub> 電圧値 V <sub>RV</sub> voltage to stop oscillation operation by increase V <sub>RV</sub> from 3V.
電圧共振検出端子電圧(2) RV terminal voltage detected Resonance voltage(2)		V <sub>RV</sub> =3V から降下させ、発振動作が停止する V <sub>RV</sub> 電圧値 V <sub>RV</sub> voltage to stop oscillation operation by decrease V <sub>RV</sub> from 3V.
バースト周波数 Burst oscillation frequency	5	I <sub>FB</sub> =-3.5mA 時の Css 端子発振周波数 Css terminal oscillation frequency at I <sub>FB</sub> =-3.5mA
Css 端子しきい値電圧(2) Css terminal threshold voltage (2)	4	V <sub>OC</sub> >3.3V から 0V に降下させた後、V <sub>Css</sub> ≥3.0V から降下させ、I <sub>Css</sub> ≤300uA となる V <sub>Css</sub> 電圧値(Vcc=15V) V <sub>Css</sub> voltage to make I <sub>Css</sub> ≤300uA by deceasing V <sub>Css</sub> from 3.0V after decrease V <sub>OC</sub> =0V from V <sub>OC</sub> >3.3V.(Vcc=15V)
Vsen 端子しきい値電圧(ON) Vsen terminal threshold voltage (ON)	1	V <sub>SEN</sub> =0V から上昇させ、発振開始する V <sub>SEN</sub> 電圧値 (Vcc=15V) V <sub>SEN</sub> voltage to start oscillation operation.(Vcc=15V)
Vsen 端子しきい値電圧(OFF) Vsen terminal threshold voltage (OFF)		V <sub>SEN</sub> =3V から降下させ、発振停止する V <sub>SEN</sub> 電圧値 (Vcc=15V) V <sub>SEN</sub> voltage to stop oscillation operation.(Vcc=15V)
ドライバー電源電圧 V <sub>Reg</sub> terminal output voltage	2	発振動作時、V <sub>Reg</sub> 電圧値(I <sub>FB</sub> =-2mA) V <sub>Reg</sub> voltage at oscillation operation.(I <sub>FB</sub> =-2mA)
080822	SSE-24201	6/19
		61426-01

項目 Parameter	測定回路 Measure- ment circuit	測定条件 Measurement conditions
ハイサイドドライバー動作開始電圧 High-side drive operation start voltage	8	$V_B=0V$ から上昇させ、 VGH が発振開始する $V_B$ 電圧値 Voltage $V_B$ to start VGH oscillation operation by increase $V_B$ from 0V.
ハイサイドドライバー動作停止電圧 High-side drive operation stop Voltage		$V_B=10V$ から低下させ、 VGH が発振停止する $V_B$ 電圧値 Voltage $V_B$ to stop VGH oscillation operation by decrease $V_B$ from 10V.
出力ソース電流 1 VGL,VGH terminal out-flow source current	9	$V_{Reg}/V_B=10.5V$ , $VGL/VGH=0V$ 時の VGL/VGH 流出電流 VGL/VGH terminal out-flow current at $V_{Reg}/V_B = 10.5V$ , $VGL/VGH = 0V$
出力シンク電流 1 VGL,VGH terminal in-flow sink current		$V_{Reg}/V_B=10.5V$ , $VGL/VGH=10.5V$ 時の VGL/VGH 流入電流 VGL/VGH terminal in-flow current at $V_{Reg}/V_B = 10.5V$ , $VGL/VGH = 10.5V$
出力ソース電流 2 VGL,VGH terminal out-flow source current		$V_{Reg}/V_B=12V$ , $VGL/VGH=10.5V$ 時の VGL/VGH 流出電流 VGL/VGH terminal out-flow current at $V_{Reg}/V_B = 12V$ , $VGL/VGH = 10.5V$
出力シンク電流 2 VGL,VGH terminal in-flow sink current		$V_{Reg}/V_B=12V$ , $VGL/VGH=1.5V$ 時の VGL/VGH 流入電流 VGL/VGH terminal in-flow current at $V_{Reg}/V_B = 12V$ , $VGL/VGH = 1.5V$
080822	SSE-24201	7 / 19
61426-01		

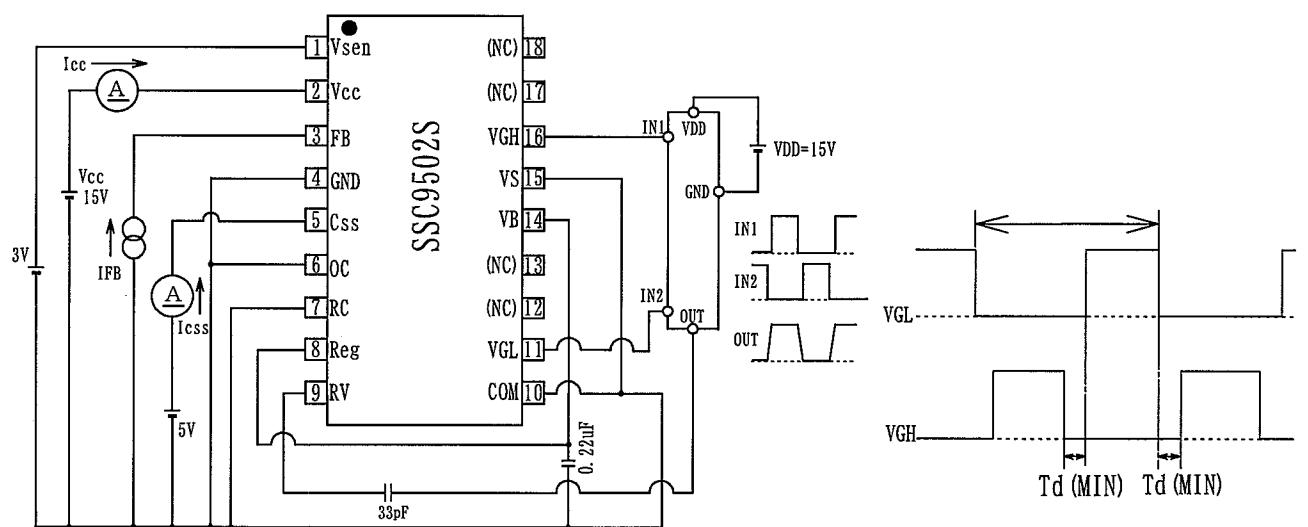
## 4-4 検査回路図

## Measurement Circuit

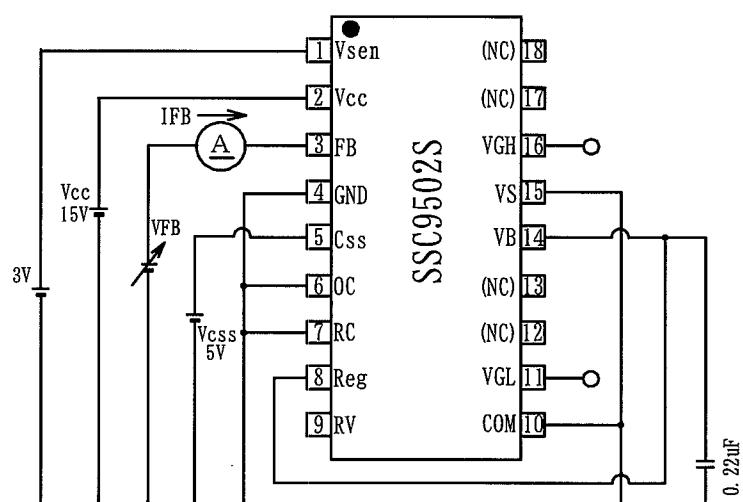
## 検査回路 1 Measurement Circuit 1



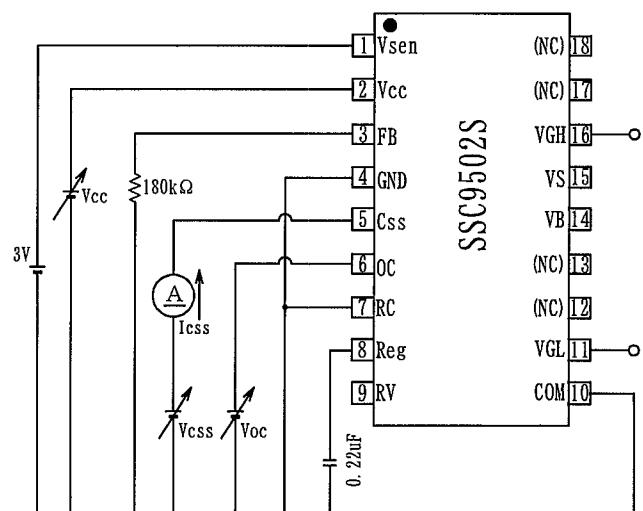
## 検査回路 2 Measurement Circuit 2



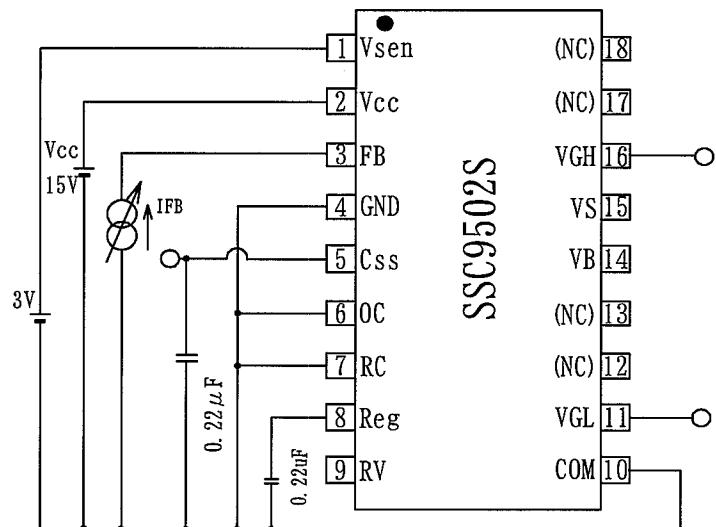
## 検査回路 3 Measurement Circuit 3



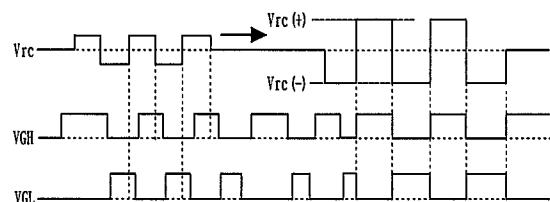
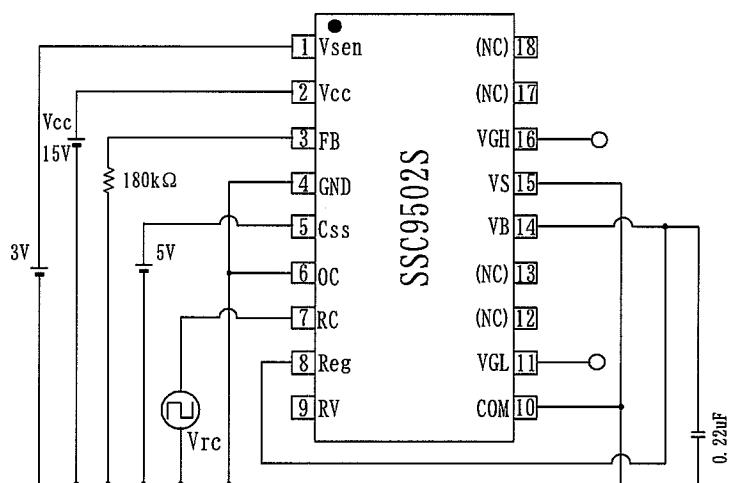
検査回路 4 Measurement Circuit 4



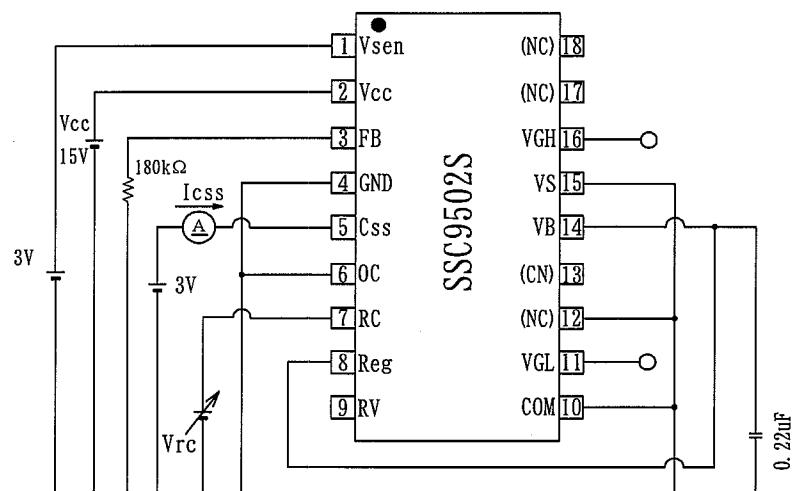
検査回路 5 Measurement Circuit 5



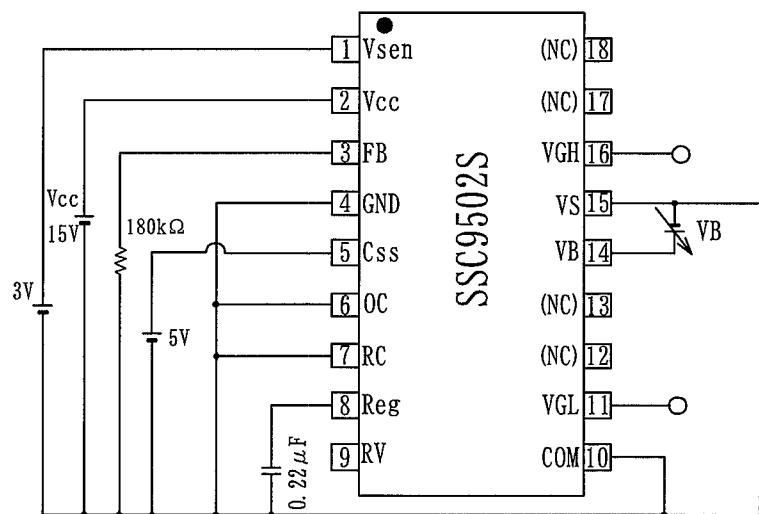
検査回路 6 Measurement Circuit 6



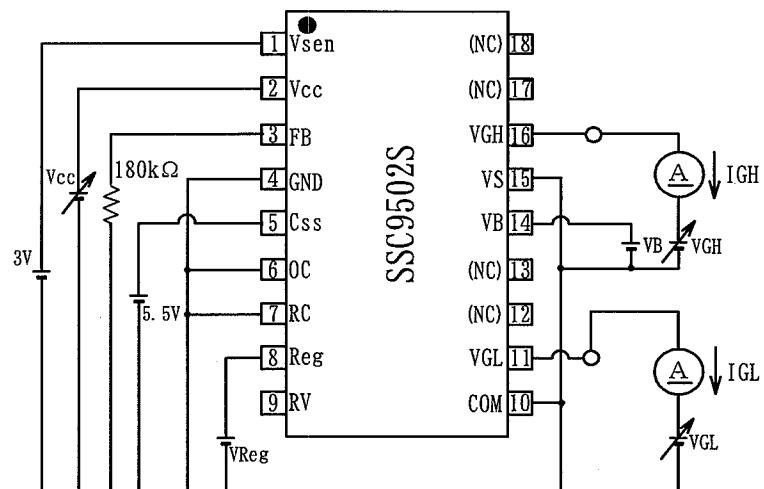
検査回路 7 Measurement Circuit 7



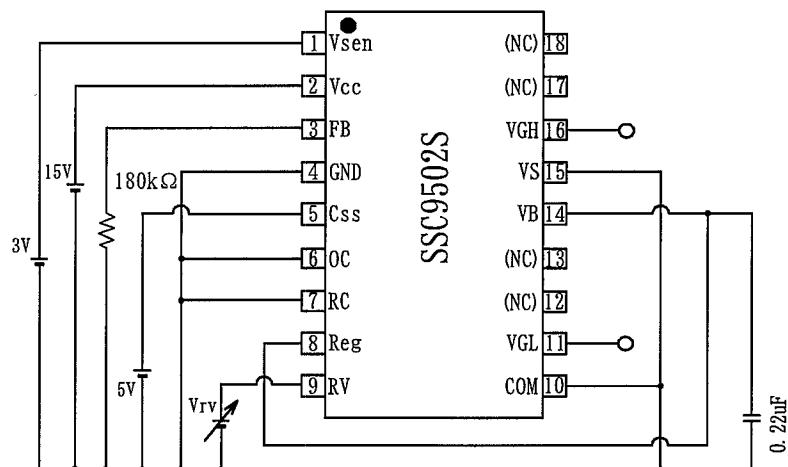
検査回路 8 Measurement Circuit 8



検査回路 9 Measurement Circuit 9

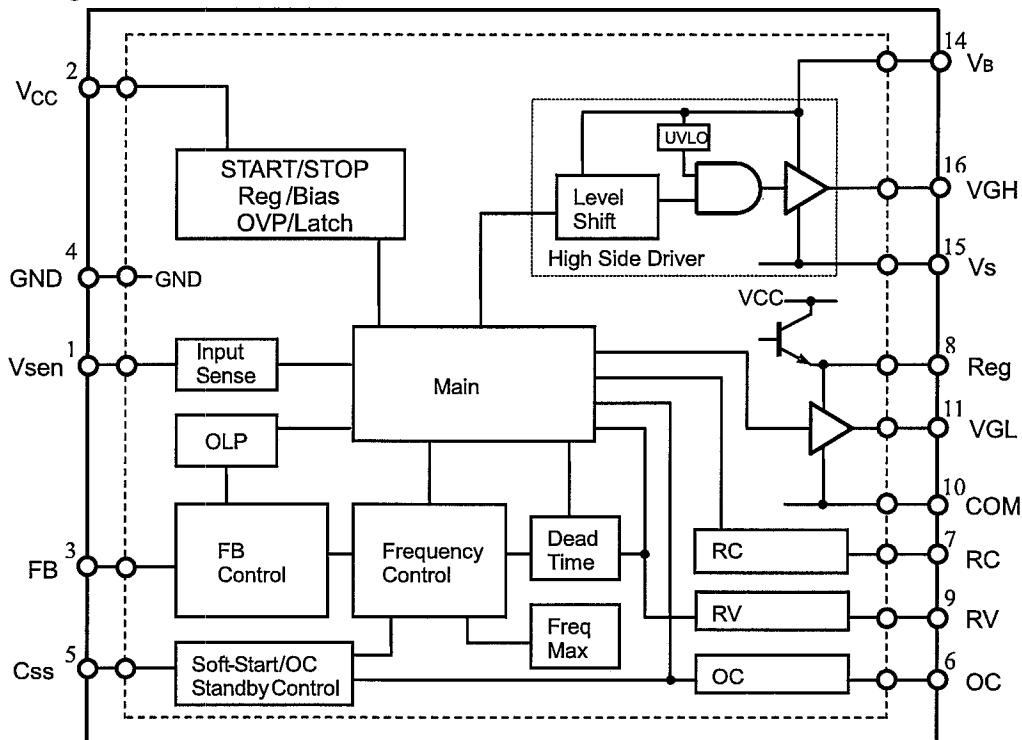


## 検査回路 10 Measurement Circuit 10



## 5 ブロックダイアグラム

Block diagram

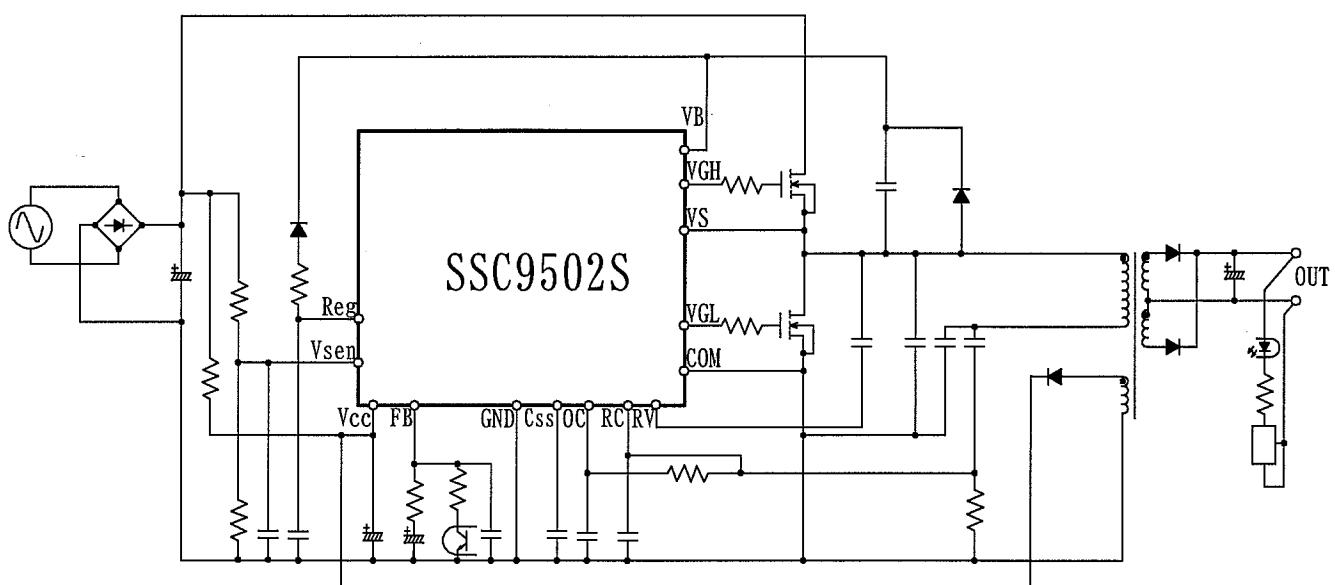


## 6 各端子機能

Function of terminal

端子番号 Terminal	記号 Symbol	名 称 Description	機 能 Functions
1	Vsen	入力(AC ライン)電圧検出端子 Detection of input AC line voltage terminal	入力(AC ライン)電圧検出端子 Detection of input AC line voltage
2	Vcc	電源端子 Power supply terminal	制御部電源端子 Supply voltage for control
3	FB	FB 端子 Feed back terminal	定電圧制御／過負荷検出端子 Control for output/detection of over load
4	GND	制御部グランド端子 Ground for control terminal	制御部グランド Ground for control
5	Css	Css 端子 Soft start capacitor terminal	ソフトスタート用コンデンサ接続端子 Terminal for connection of capacitor for soft start
6	OC	OC 端子 Over current detection terminal	過電流検出端子 Detection of over current
7	RC	RC 端子 Resonance current detection terminal	共振電流検出端子 Detection of resonance current
8	Reg	Reg 端子 Internal regulator terminal	ゲートドライブ回路用電源入力 Supply voltage output for gate drive circuit
9	RV	RV 端子 Resonance voltage terminal	電圧共振検出端子 Detection of resonance voltage
10	COM	パワー部グランド端子 Ground for power terminal	パワー部グランド Ground for power
11	VGL	ローサイドゲートドライブ端子 Low-side gate drive terminal	ローサイドゲートドライブ Low-side gate drive
12, 13 17, 18	NC	NC	非接続 None
14	Vb	ハイサイドゲートドライブ電源端子 High-side gate drive supply terminal	ハイサイドゲートドライブ電源入力 Supply voltage for High-side gate drive
15	Vs	ハイサイドドライバフローティンググランド端子 High-side drive floating ground terminal	ハイサイドドライバフローティンググランド High-side drive floating ground
16	VGH	ハイサイドゲートドライブ端子 High-side gate drive terminal	ハイサイドゲートドライブ High-side gate drive

7 応用回路例  
Example application circuit

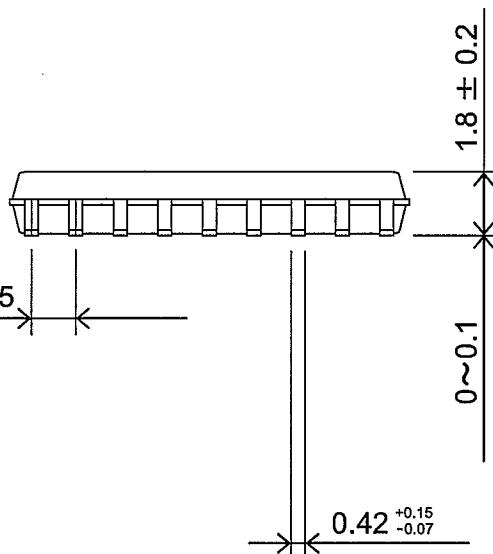
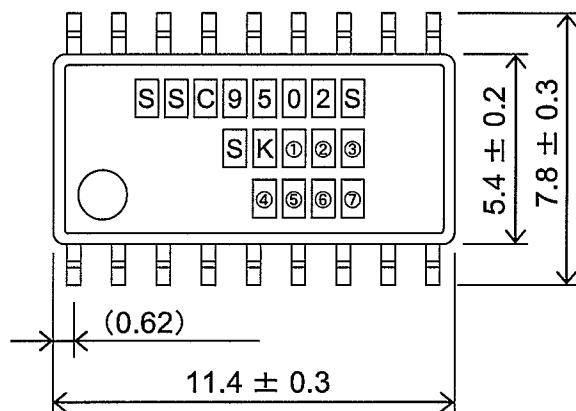
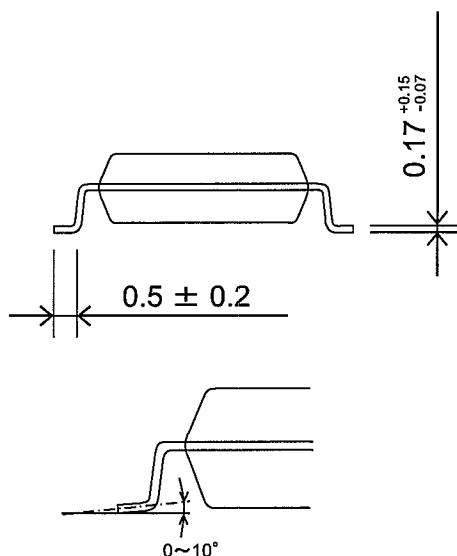


## 8 外形

## Package information

## 8-1 外形、寸法および材質

Package type, physical dimensions and material



上段. 品名表示 : SSC9502S  
Type symbol : SSC9502S

中段・下段

『SK』 + 『ロット番号 ①～⑦』  
『SK』 + 『Lot number ①～⑦』

- ・① 西暦年号下一桁  
The last digit of year
- ・② 製造月  
Month
  - 1～9月 : 「1～9 (アラビア数字)」  
1 to 9 for Jan. to Sep.
  - 10月 : 「O (アルファベット)」  
O for Oct.
  - 11月 : 「N」  
N for Nov.
  - 12月 : 「D」  
D for Dec.
- ・③ 製造日  
day
  - 1～10日 : 1
  - 1～10day
  - 11～20日 : 2
  - 11～20day
  - 21～31日 : 3
  - 21～31day

- ・④～⑦  
弊社管理記号  
letter Sanken registration symbol

単位 : mm  
Dimensions in mm

製品重量 : 約 0.26g

Weight : Approx. 0.26g

端子材質 : 42 アロイ

Material of terminal : 42 Alloy

端子の処理 : 半田メッキ

Treatment of terminal : Solder plating

## 8-2 外観

## Appearance

本体は、汚れ、傷、亀裂等なく美麗であること。

The body shall be clean and shall not bear any stain, rust or flaw.

## 8-3 標示

## Marking

表示は本体に品名及びロット番号を明瞭かつ容易に消えぬようレーザーで捺印すること。

The type number and lot number shall be marked on the body with laser enough to be read and firmly enough to not be erased easily.

## 9 梱包仕様

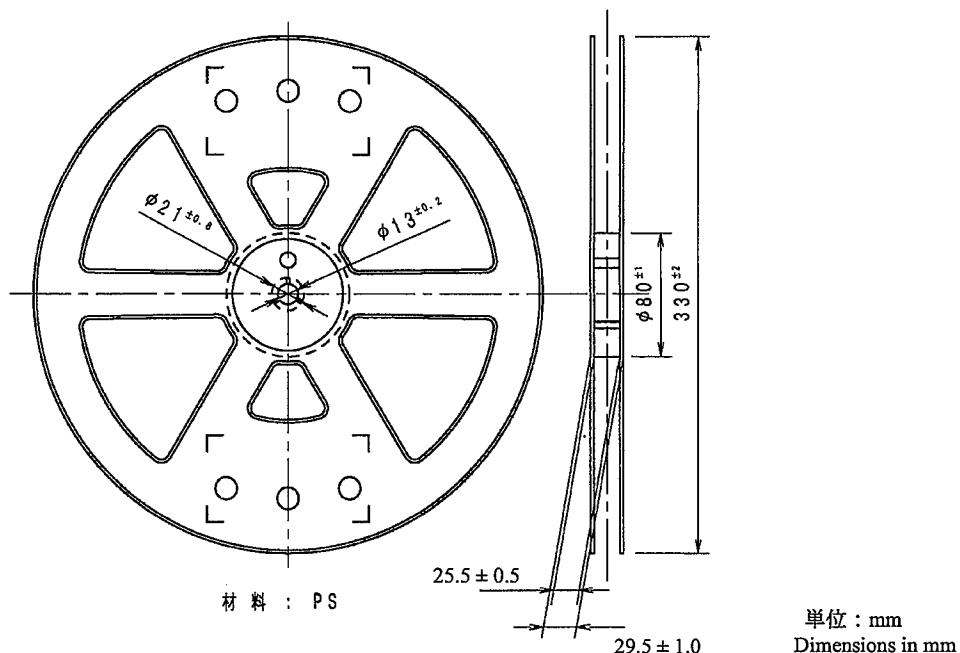
## Packing specifications

## 9-1 最小荷姿

## Minimum type of packing

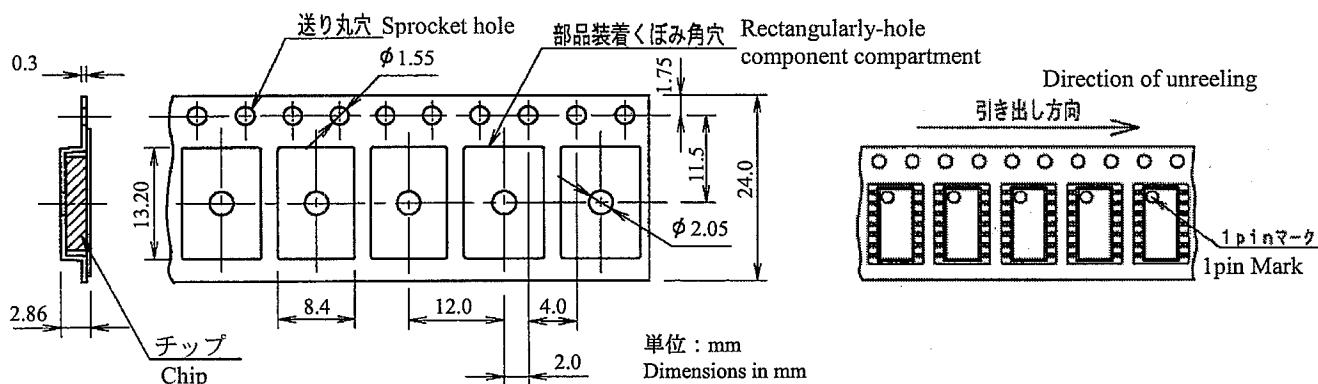
## (1) リール寸法図

## Reel Drawings



## (2) キャリアテープ寸法図

## Carrier Tape Drawings



## (3) 数量

Quantity

2000 個／リール

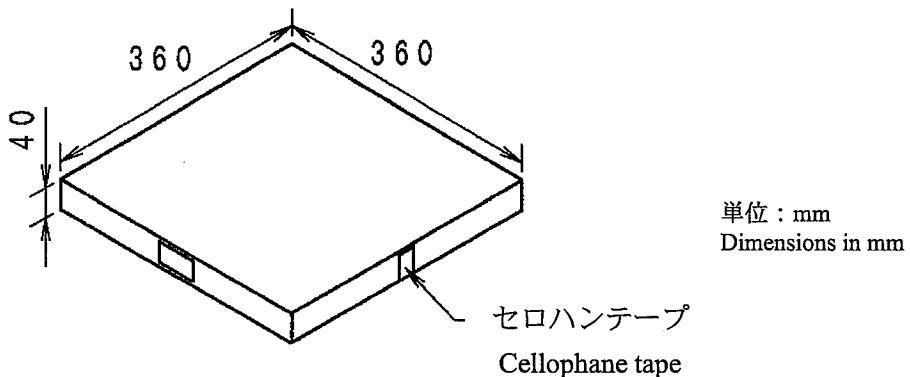
2000pcs per reel

## 9-2 単位每荷姿

Reel packing

## (1) 内箱

Inner box



## (2) 収納数 上記リールを 1 リール収納

Capacity : 1 reel per box

## 9-3 単位每荷姿

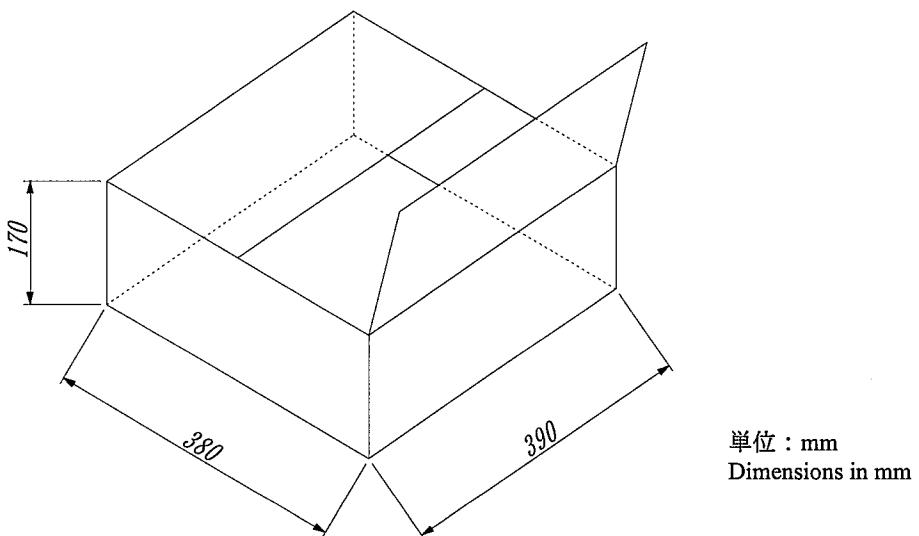
Reel packing

## (1) 外箱

Outer box

## (2) 収納数 上記内箱を 3 箱収納

Capacity : 3 inner box per outer box ( Maximum quantity of products : 6000 pcs )



10 使用上の注意  
Cautions and warnings

## ⚠ 使用上の注意 CAUTION/ WARNING

保管環境、特性検査上の取り扱い方法によっては信頼度を損なう要因となりますので、注意事項に留意されますようお願いいたします。

Since reliability can be affected adversely by improper storage environment and handling methods during Characteristic tests, please observe the following cautions.

### 10-1 保管上の注意事項

#### Cautions for Storage

- 保管環境は、常温(5~35°C)、常湿 (40~75%) 中が望ましく、高温多湿や温湿度変化の大きな場所を避けてください。  
Ensure that storage conditions comply with the standard temperature (5 to 35°C) and the standard relative humidity (around 40 to 75%) and avoid storage locations that experience extreme changes in temperature or humidity.
- 腐食性ガス等の有毒ガスが発生しない塵埃の少ない場所で直射日光を避けてください。  
Avoid locations where dust or harmful gases are present and avoid direct sunlight.
- 長期保管したものは、使用前に半田付け性やリードの錆等について再点検してください。  
Reinspect for rust in leads and solderability that have been stored for a long time.

### 10-2 特性検査、取り扱い上の注意事項

#### Cautions for characteristic Tests and Handling

- 受入検査等で特性検査を行う場合は、測定器からのサージ電圧の印加、端子間ショートや誤接続等に十分ご注意ください。また定格以上の測定は避けてください。  
When characteristic tests are carried out during inspection testing and other standard tests periods, protect the devices from surge of power from the testing device, shorts between the devices and the heatsink.

### 10-3 半田付け方法

#### Soldering

- 半田付けの際は、下記条件以内でできるだけ短時間に作業をするよう、ご配慮ください。  
When soldering the products, please be sure to minimize the working time, within the following conditions.

- 260°C      10s      (フロー、2回) (Flow 2 times)
- 380°C      3.5s      (半田ごて)      (Soldering iron)

## 10-4 静電気破壊防止のための取扱注意

Considerations to protect the Products from Electrostatic Discharge

- デバイスを取り扱う場合は、人体アースを取ってください。人体アースはリストストラップ等を用い、感電防止のため、 $1 M\Omega$  の抵抗を人体に近い所へ入れてください。  
When handling the devices, operator must be grounded. Grounded wrist straps be worn and should have at least  $1 M\Omega$  of resistance near operators to ground to prevent shock hazard.
- デバイスを取り扱う作業台は導電性のテーブルマットやフロアマット等を敷きアースを取ってください。  
Workbenches where the devices are handled should be grounded and be provided with conductive table and floor mats.
- カーブトレーサーなどの測定器を使う場合、測定器もアースを取ってください。  
When using measuring equipment such as a curve tracer, the equipment should also be grounded.
- 半田付けをする場合、半田ごてやディップ槽のリーク電圧がデバイスに印加されるのを防ぐため、半田ごての先やディップ槽をアースしてください。  
When soldering the devices, the head of a soldering iron or a solder bath must be grounded in other to prevent leak voltage generated by them from being applied to the devices.
- デバイスを入れる容器は、弊社出荷時の容器を用いるか、導電性容器やアルミ箔等で、静電対策をしてください。  
The devices should always be stored and transported in our shipping containers or conductive containers, or be wrapped up in aluminum foil.

## 10-5 その他

## Others

- 本書に記載されている動作例及び回路例は、使用上の参考として示したもので、これらに起因する当社もしくは第三者の工業所有権、知的所有権、その他の権利の侵害問題について当社は一切責任を負いません。  
● Application and operation examples described in this document are quoted for the sole purpose of reference for the use of the products herein and Sanken can assume no responsibility for any infringement of industrial property rights, intellectual property rights or any other rights of Sanken or any third party which may result from its use.
- 本書に記載されている製品をご使用の場合は、これらの製品と目的物との組み合わせについて使用者の責任に於いて、検討・判断を行って下さい。  
When using the products herein, the applicability and suitability of such products for intended purpose object shall be reviewed at the user's responsibility.
- 当社は品質、信頼性の向上に努めていますが、半導体製品では、ある確率での欠陥、故障の発生は避けられません。部品の故障により結果として、人身事故、火災事故、社会的な損害を発生させないよう、使用者の責任に於いて、装置やシステム上で十分な安全設計及び確認を行って下さい。  
Although Sanken undertakes to enhance the quality and reliability of its products, the occurrence of failure and defect of semiconductor products at a certain rate is inevitable.  
Users of Sanken products are requested to take, at their own risk preventative measures including safety design of the equipment or systems against any possible injury, death, fires or damages to the society due to device failure or malfunction.
- 本書に記載されている製品は、一般電子機器（家電製品、事務機器、通信端末機器、計測機器など）に使用されることを意図しております。  
高い信頼性が要求される装置（輸送機器とその制御装置、交通信号制御装置、防災・防火装置、各種安全装置など）への使用をご検討及び、一般電子機器であっても長寿命を要求される場合につきましては、必ず当社販売窓口へのご相談及び納入仕様書への記載をお願いします。  
極めて高い信頼性が要求される装置（航空宇宙機器、原子力制御、生命維持のための医療機器など）には当社の文書による合意がない限り使用しないで下さい。  
Sanken products listed in this document are designed and intended for the use as components in general purpose electronic equipment or apparatus (home appliances, office equipment, telecommunication equipment, measuring equipment, etc.).  
Whenever Sanken products are intended to be used in the applications where high reliability is required (transportation equipment and its control systems, traffic signal control systems or equipment, fire/crime alarm systems, various safety devices, etc.), and whenever long life expectancy is required even in general purpose electronic equipment or apparatus, please contact your nearest Sanken sales representative to discuss and obtain written consent of your specifications.  
The use of Sanken products without the written consent of Sanken in the applications where extremely high reliability is required (aerospace equipment, nuclear power control systems, life support systems, etc.) is strictly prohibited.
- 本書に記載された製品は耐放射線設計をしておりません。  
Anti radioactive ray design is not considered for the products listed herein.