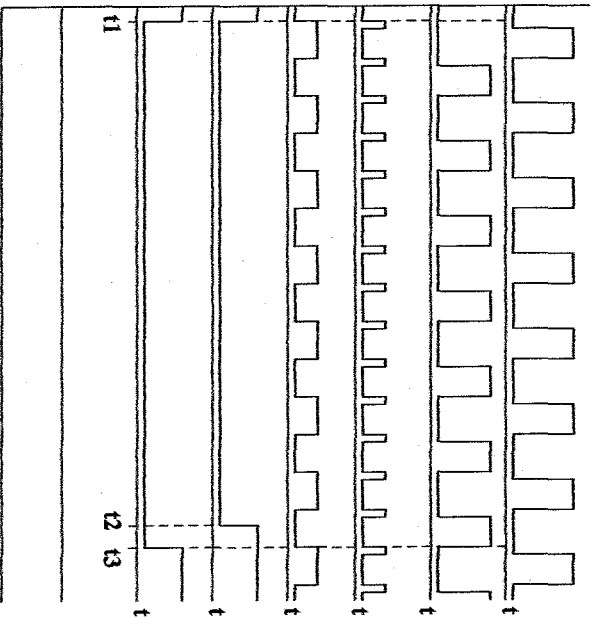
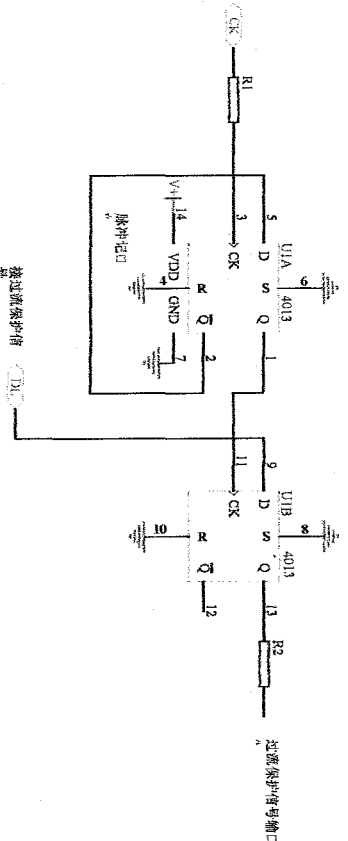


接3525
4号输入时钟信号
4号输入时钟信号



3525
1 1脚输入时钟信号
3525
1 4脚输入时钟信号
3525
4脚输出时钟信号
4013 1脚输出脉冲
4013 9脚来的过流保护信号
4013
13脚过流保护信号输出，到3525
25 1C号脚关断端

接电路工作脉冲的宽度如下，当来自3525 4号输入时钟（该脉冲宽度=3525的死区时间）输入到4013的D端或接U1A的3脚进行脉冲计数，3脚置1，3脚置1，3脚置1，3脚置1！
1脚置1，如此循环操作，再把该信号输入到U1B的时钟端，当U1B的D端在口被接成逻辑0，且时钟脉冲时，必须等待到它的CK脉冲也置1，它的Q端才置1，根据该脉冲宽度接U1B的D端置1，这样CK端还是0，那么我们可以观察到3脚置1，保护信号来了，将U1B的D端置1，这样CK端还是0，那么我们可以观察到3脚置1，它的Q端才置1，输出信号为3525脉冲个数，那么我们可以观察到从1--10个脉冲之间，3525的1脚和4脚所发出的脉冲个数是相等的，从而避免了过流保护，其保护信号为U1B的1脚。

A B C D

1 2 3

Title		Revision	
Size	Number	Sheet of	Drawn By
A4		11-Mat-2009	
Date	File	Doc/Document/Mat/Doc/adb	
			4