

有高侧电流感应的高亮度LED驱动控制器

概述

CL6808是一款高侧电流感应的高亮度LED驱动控制器，设计运用于高效驱动由高于LED正向导通电压的电源供电的单个或多个串联LED。该装置的运作是在8V到40V之间，提供了一个外部可调的高达1A的输出电流。根据电力供应的电压和外部元件，可以提供高达32瓦的输出功率。

CL6808包括输出开关和一个高侧的输出电流传感电路，可利用外部电阻器来设定的平均输出电流或由精心设计的直流电压或PWM信号来加载DIM脚来调节输出电流。在DIM脚上加低于0.4V的电压将关断输出电流和开关动作，使该芯片进入低功耗待机状态。CL6808的封装为SOT89-5。

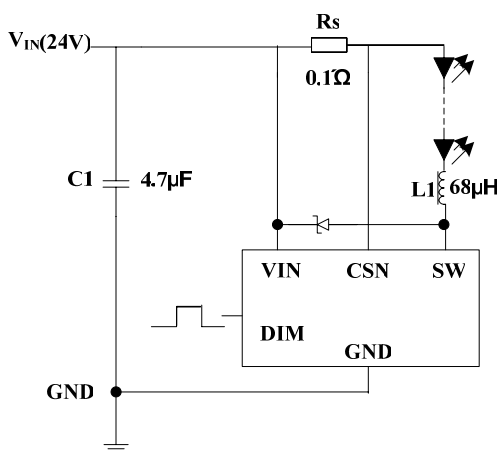
特点

- ◆ 简单的低零件计数
- ◆ 宽输入电压范围： 8 V至40 V
- ◆ 高达1 A的输出电流
- ◆ 开关控制及亮度的直流电压控制和PWM控制由单脚实现
- ◆ 最大为1MHz的开关频率
- ◆ 输出电流的准确性： 5 % 典型
- ◆ 内建的LED开路保护
- ◆ 高效率（高达95 % ）
- ◆ 高侧电流感应
- ◆ 迟滞控制；无需补偿
- ◆ 可调常数的LED电流

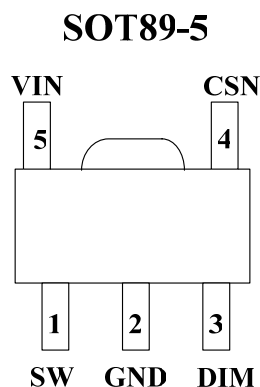
应用

- ◆ LED替换低压卤素灯应用
- ◆ 汽车照明
- ◆ 低压照明工业
- ◆ LED后备照明
- ◆ 发亮标志
- ◆ 紧急照明系统
- ◆ 液晶电视背光

典型应用图



管脚分布图



管脚描述

管脚号	管脚名	描述
1	SW	开关输出。SW是内部N型MOS管的漏端
2	GND	信号与功率地直接接地。
3	DIM	逻辑调光输入，输入高电路使能，输入低电路关断。
4	CSN	电流检测输入
5	VIN	输入电平端，需加旁路电容

最大额定值（注释1）

符号	符号说明	范围	单位
V_{IN}	输入电平	-0.3~40	V
SW	内部MOS管漏端	-0.3~40	V
CSN	电流检测输入端(相对 V_{IN})	+0.3~(-5.0)	V
DIM	逻辑调光输入	-0.3~6	V
P_{DMAX}	功耗(注释2)	内部限定	W
P_{TR}	热阻, SOT23-5 θ_{JA}	45	$^{\circ}C/W$
T_J	工作时结温范围	-40 to 150	$^{\circ}C$
T_{STG}	存储温度	-55 to 150	$^{\circ}C$
	ESD耐压(注释3)	2	kV

推荐工作范围

符号	符号说明	范围	单位
V_{IN}	V_{DD} 输入电平	0 ~ 30	V
T_{OPT}	工作温度	-40 to +85	$^{\circ}C$

注释 1: 超出最大范围器件可能损毁。推荐工作范围内器件可以工作，但不保证其特性。电气特性表明的直流和交流特性是在特定条件下测得，其特性可以保证。此特性假定器件在推荐工作范围内工作。未示出特性不保证其性能。典型值是最佳性能点。

注释 2: 在严格温度条件下，最大功耗需降档。其由 T_{JMAX} ， θ_{JA} ，和环境温度 T_A 来决定，最大允许功耗为 $P_{DMAX} = (T_{JMAX} - T_A) / \theta_{JA}$ 和最大额定值给出的偏低者。

注释 3: 人体模式，100pF电容通过1.5k Ω 电阻放电

电气特性 (注释4, 5)

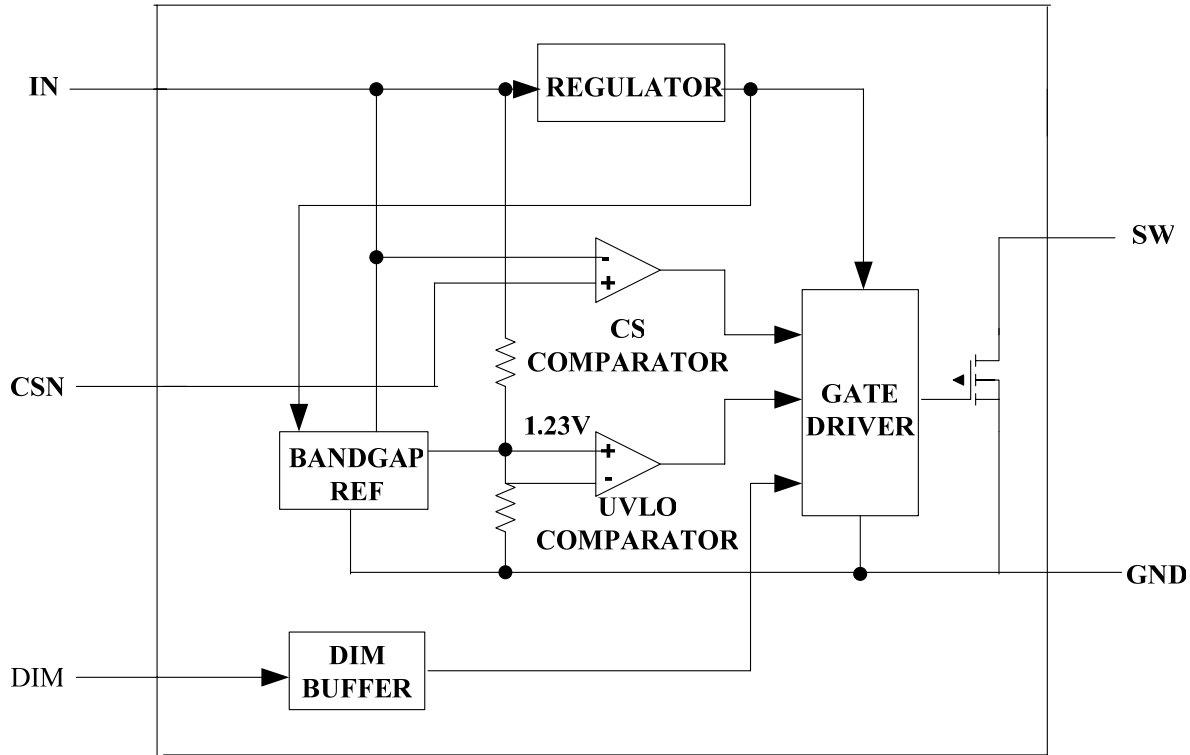
$V_{IN}=V_{EN}=3.6V$, 若非特别注释, 默认环境温度 $25^{\circ}C$

符号	符号说明	条件	最小值	典型值	最大值	单位
V_{IN}	输入电源电压		8		40	V
V_{UVLO}	欠压保护	V_{IN} 上升时	6.5	7	7.5	V
$V_{UVLO, HYS}$	UVLO滞回值	V_{IN} 下降时		500		mV
F_{SW}	最高开关频率				1	MHz
电流检测						
V_{CSN}	平均电流采样阈值电压	$V_{IN}-V_{CSN}$	95	100	105	mV
V_{CSN_hys}	采样阈值迟滞			± 15		%
	可选			± 30		%
I_{CSN}	CSN 端输入电流	$V_{IN}-V_{CSN}=100mV$		8		μA
工作电流						
I_{OFF}	静态输入电流 (输出关断)			75		μA
I_{OP}	静态输入电流 (输出开关)			1.8		mA
DIM输入						
V_{DIM_H}	DIM 输入电平高		2.5			V
V_{DIM_L}	DIM输入电平低				0.5	V
V_{DIM_DC}	直流亮度控制		0.5		2.5	V
f_{DIM}	最大DIM 频率				20	kHz
D_{PWM_LF}	低频调光时的占空比	$f_{DIM} < 500Hz$	0.01		1	
	亮度控制范围			100:1		
D_{PWM_HF}	高频调光时的占空比	$f_{DIM} > 10KHz$	0.2		1	
	亮度控制范围			5:1		
I_{DIM_H}	DIM端高漏电流	$V_{DIM} = 5V$	-1		+1	μA
I_{DIM_L}	DIM端低漏电流	$V_{DIM} = 0$		10	1	μA
输出开关						
R_{SW}	SW导通电阻	$I_{SW}=1A$		0.5		Ω
I_{SWmean}	SW连续电流				1.2	A
I_{LEAK}	SW漏电流			0.5	5	μA

注释4: 典型参数在 $25^{\circ}C$ 下测得并被当作正常值

注释5: 数据表中的最大最小值为设计、测试及统计分析所保证

结构框图



工作说明

该器件是由电感L1、电流采样电阻RS构成的自振荡连续模式降压转换器。当 V_{IN} 上电时，L1和RS上的电流为零，此时无电流流过电流采样电路，CS比较器的输出为高，这将打开MN并将SW点拉低。因此将会有电流从 V_{IN} 通过RS、L1、LED流到地，当 $(V_{IN}-V_{CSN}) > 115mV$ 时，CS比较器的输出为低，并关断MN，这样流过RS的电流又将降低当 $(V_{IN}-V_{CSN}) < 85mV$ 时，MN再次开启，如此反复。流过WLED的平均电流为

$$\left(\frac{85+115}{2} mV \right) / R_S = 100mV / R_S$$

高端电流采样模式和板上电流采样电路最小化了外围器件数目，在采用1%的采样电阻的情况下，可控制WLED的电流在 $\pm 5\%$ 的精度范围内，

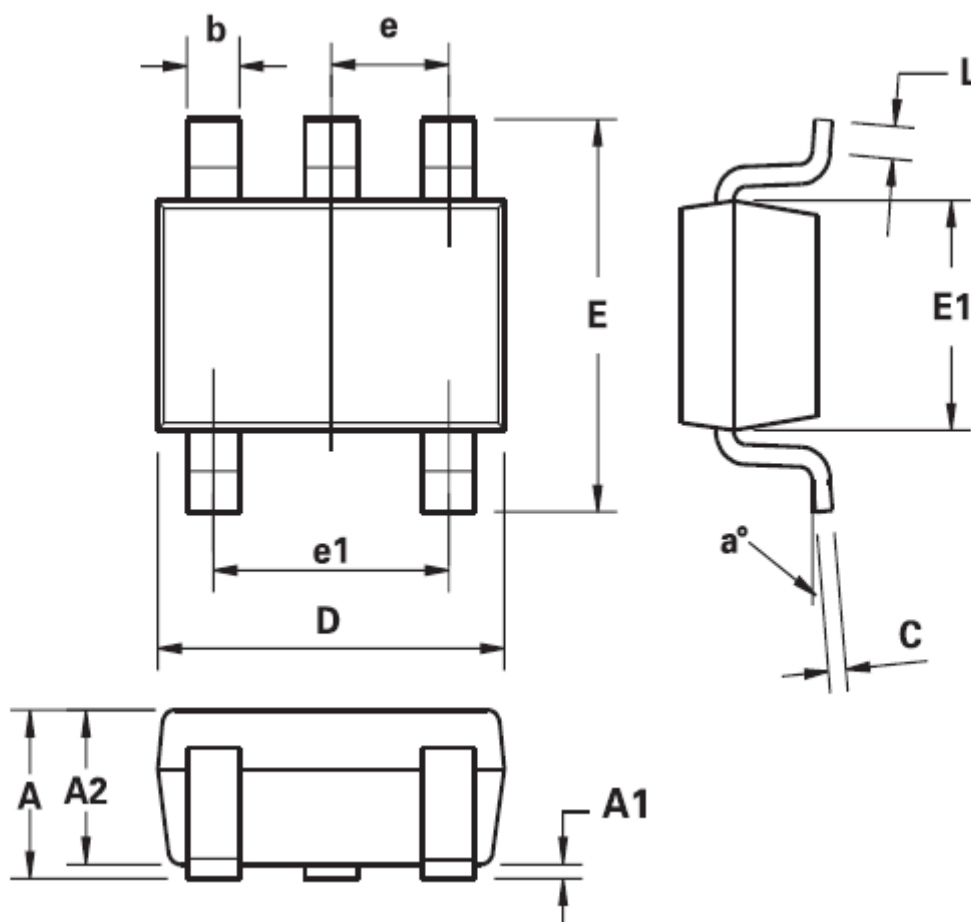
CL6808允许用DIM端进行PWM调光，低于0.3V的逻辑电平可以关断芯片，高于2.5V的逻辑电平可以开启芯片。

DIM端也可以加上一个直流电平来进行直流调光（调光值在低于设定值的范围内）。

高亮LED通常需要温度补偿来实现稳定工作，因为LED通常距离芯片较远，所以CL6808内部的温度补偿机制就可以应付。当需要采用温度补偿时，可通过温度采样电路将温度信号反馈致DIM端，进行温度补偿。

封装说明

SOT89-5封装



符号	毫米	
	最小值	最大值
A	0.90	1.45
A1	0.00	0.15
A2	0.90	1.30
b	0.20	0.50
C	0.09	0.26
D	2.70	3.10
E	2.20	3.20
E1	1.30	1.80
e	0.95 REF	
e1	1.90 REF	
L	0.10	0.60
a°	0°	30°

- 此处描述的信息有可能有所修改，恕不另行通知
- 芯联半导体不对由电路或图表描述引起的与的工业标准, 专利或第三方权利相关的问题负有责任。应用电路图仅作为典型应用的示例用途，并不保证其对专门的大规模生产的实用性。
- 当该产品及衍生产品与瓦圣纳协议或其他国际协议冲突时，其出口可能会需相关政府的授权。
- 未经芯联半导体刊印许可的任何对此处描述信息用于其他用途的复制或拷贝都是被严厉禁止的。
- 此处描述的信息若芯联半导体无书面许可不能被用于任何与人体有关的设备，例如运动器械，医疗设备，安全系统，燃气设备，或任何安装于飞机或其他运输工具。
- 虽然芯联半导体尽力去完善产品的品质和可靠性，当半导体产品的失效和故障仍在所难免。因此采用该产品的客户必须要进行仔细的安全设计，包括冗余设计，防火设计，失效保护以防止任何次生性意外、火灾或相关损毁。