

开关电源原理及其应用

维修技术培训资料

站长 编著

第一部分：功率电子器件

第一节：功率电子器件及其应用要求

功率电子器件大量被应用于电源、伺服驱动、变频器、电机保护器等功率电子设备。这些设备都是自动化系统中必不可少的，因此，我们了解它们是必要的。

近年来，随着应用日益高速发展的需求，推动了功率电子器件的制造工艺的研究和发展，功率电子器件有了飞跃性的进步。器件的类型朝多元化发展，性能也越来越改善。大致来讲，功率器件的发展，体现在如下方面：

1. 器件能够快速恢复，以满足越来越高的速度需要。以开关电源为例，采用双极型晶体管时，速度可以到几十千赫；使用 MOSFET 和 IGBT，可以到几百千赫；而采用了谐振技术的开关电源，则可以达到兆赫以上。
2. 通态压降（正向压降）降低。这可以减少器件损耗，有利于提高速度，减小器件体积。
3. 电流控制能力增大。电流能力的增大和速度的提高是一对矛盾，目前最大电流控制能力，特别是在电力设备方面，还没有器件能完全替代可控硅。
4. 额定电压：耐压高。耐压和电流都是体现驱动能力的重要参数，特别对电力系统，这显得非常重要。
5. 温度与功耗。这是一个综合性的参数，它制约了电流能力、开关速度等能力的提高。目前有两个方向解决这个问题，一是继续提高功率器件的品质，二是改进控制技术来降低器件功耗，比如谐振式开关电源。

总体来讲，从耐压、电流能力看，可控硅目前仍然是最高的，在某些特定场合，仍然要使用大电流、高耐压的可控硅。但一般的工业自动化场合，功率电子器件已越来越多地使用 MOSFET 和 IGBT，特别是 IGBT 获得了更多的使用，开始全面取代可控硅来做为新型的功率控制器件。

第二节：功率电子器件概览

一. 整流二极管：

二极管是功率电子系统中不可或缺的器件，用于整流、续流等。目前比较多地使用如下三种选择：

1. 高效快速恢复二极管。压降 0.8-1.2V，适合小功率，12V 左右电源。
2. 高效超快速二极管。0.8-1.2V，适合小功率，12V 左右电源。
3. 肖特基势垒整流二极管 SBD。0.4V，适合 5V 等低压电源。缺点是其电阻和耐压的平方成正比，所以耐压低（200V 以下），反向漏电流较大，易热击穿。但速度比较快，通态压降低。

目前 SBD 的研究前沿，已经超过 1 万伏。

二. 大功率晶体管 GTR

分为：

单管形式。电流系数：10-30。

双管形式——达林顿管。电流倍数：

100-1000。饱和压降大，速度慢。下图虚线部分即是达林顿管。

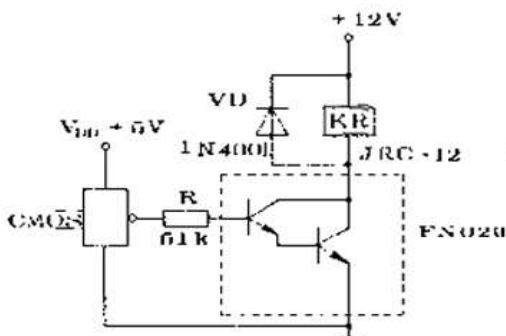


图 1-1：达林顿管应用

实际比较常用的是达林顿模块，它把 GTR、续流二极管、辅助电路做到一个模块内。在较早期的功率电子设备中，比较多地使用了这种器件。图 1-2 是这种器件的内部典型结构。

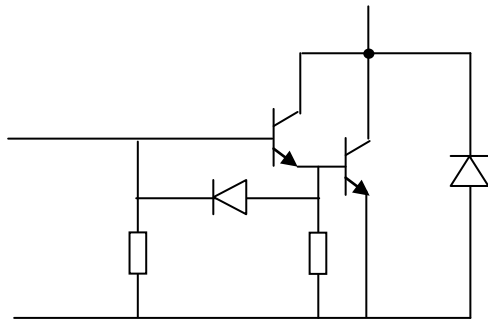


图 1-2：达林顿模块电路典型结构

两个二极管左侧是加速二极管，右侧为续流二极管。加速二极管的原理是引进了电流串联正反馈，达到加速的目的。

这种器件的制造水平是 1800V/800A/2KHz、600V/3A/100KHz 左右（参考）。

三. 可控硅 SCR

可控硅在大电流、高耐压场合还是必须的，但在常规工业控制的低压、中小电流控制中，已逐步被新型器件取代。

目前的研制水平在 12KV/8000A 左右（参考）。

由于可控硅换流电路复杂，逐步开发了门极关断晶闸管 GTO。制造水平达到 8KV/8KA，频率为 1KHz 左右。

无论是 SCR 还是 GTO，控制电路都过于复杂，特别是需要庞大的吸收电路。而且，速度低，因此限制了它的应用范围拓宽。

集成门极换流晶闸管 IGCT 和 MOS 关断晶闸管之类的器件在控制门极前使用了 MOS 栅，从而达到硬关断能力。

四. 功率 MOSFET

又叫功率场效应管或者功率场控晶体管。

其特点是驱动功率小，速度快，安全工作区宽。但高压时，导通电阻与电压的平方成正比，因而提高耐压和降低高压阻抗困难。

适合低压 100V 以下，是比较理想的器件。

目前的研制水平在 1000V/65A 左右（参考）。商业化的产品达到 60V/200A/2MHz、500V/50A/100KHz。是目前速度最快的功率器件。

五. IGBT

又叫绝缘栅双极型晶体管。

这种器件的特点是集 MOSFET 与 GTR 的优点于一身。输入阻抗高，速度快，热稳定性好。通态电压低，耐压高，电流大。

目前这种器件的两个方向：一是朝大功率，二是朝高速度发展。大功率 IGBT 模块达到 1200-1800A/1800-3300V 的水平（参考）。速度在中等电压区域（370-600V），可达到 150-180KHz。

它的电流密度比 MOSFET 大，芯片面积只有 MOSFET 的 40%。但速度比 MOSFET 低。

尽管电力电子器件发展过程远比我们现在描述的复杂，但是 MOSFET 和 IGBT，特别是 IGBT 已经成为现代功率电子器件的主流。因此，我们下面的重点也是这两种器件。

第三节：功率场效应管 MOSFET

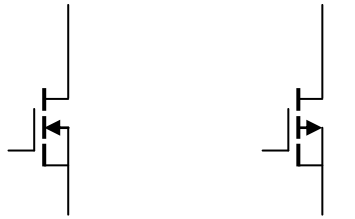
功率场效应管又叫功率场控晶体管。

一. 原理:

半导体结构分析略。本讲义附加了相关资料，供感兴趣的同事可以查阅。

实际上，功率场效应管也分结型、绝缘栅型。但通常指后者中的 MOS 管，即 MOSFET (Metal Oxide Semiconductor Field Effect Transistor)。

它又分为 N 沟道、P 沟道两种。器件符号如下：



N 沟道

P 沟道

图 1-3: MOSFET 的图形符号

MOS 器件的电极分别为栅极 G、漏极 D、源极 S。

和普通 MOS 管一样，它也有：

耗尽型：栅极电压为零时，即存在导电沟道。无论 V_{GS} 正负都起控制作用。

增强型：需要正偏置栅极电压，才生成导电沟道。达到饱和前， V_{GS} 正偏越大， I_{DS} 越大。

一般使用的功率 MOSFET 多数是 N 沟道增强型。而且不同于一般小功率 MOS 管的横向导电结构，使用了垂直导电结构，从而提高了耐压、电流能力，因此又叫 VMOSFET。

二. 特点:

这种器件的特点是输入绝缘电阻大（1 万兆欧以上），栅极电流基本为零。

驱动功率小，速度高，安全工作区宽。但高压时，导通电阻与电压的平方成正比，因而提高耐压和降低高压阻抗困难。

适合低压 100V 以下，是比较理想的器件。

目前的研制水平在 1000V/65A 左右（参考）。

其速度可以达到几百 KHz，使用谐振技术可以达到兆级。

三. 参数与器件特性:

无载流子注入，速度取决于器件的电容充放电时间，与工作温度关系不大，故热稳定性好。

(1) 转移特性:

I_D 随 U_{GS} 变化的曲线，成为转移特性。从下图可以看到，随着 U_{GS} 的上升，跨导将越来越高。



图 1-4: MOSFET 的转移特性

(2) 输出特性（漏极特性）：

输出特性反应了漏极电流随 V_{DS} 变化的规律。

这个特性和 V_{GS} 又有关联。下图反映了这种规律。

图中，爬坡段是非饱和区，水平段为饱和区，靠近横轴附近为截止区，这点和 GTR 有区别。

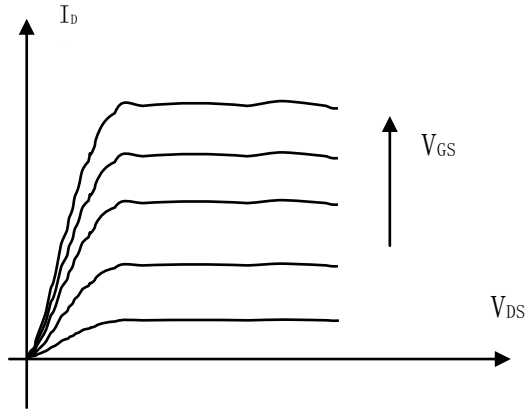


图 1-5: MOSFET 的输出特性

$V_{GS}=0$ 时的饱和电流称为饱和漏电流 I_{DSS} 。

(3) 通态电阻 R_{on} :

通态电阻是器件的一个重要参数，决定了电路输出电压幅度和损耗。

该参数随温度上升线性增加。而且 V_{GS} 增加，通态电阻减小。

(4) 跨导:

MOSFET 的增益特性称为跨导。定义为:

$$G_{fs} = \Delta I_D / \Delta V_{GS}$$

显然，这个数值越大越好，它反映了管子的栅极控制能力。

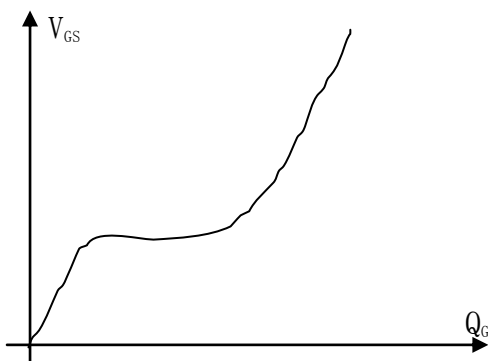
(5) 栅极阈值电压

栅极阈值电压 V_{GS} 是指开始有规定的漏极电流 (1mA) 时的最低栅极电压。它具有负温度系数，结温每增加 45 度，阈值电压下降 10%。

(6) 电容

MOSFET 的一个明显特点是三个极间存在比较明显的寄生电容，这些电容对开关速度有一定影响。偏置电压高时，电容效应也加大，因此对高压电子系统会有一定影响。

有些资料给出栅极电荷特性图，可以用于估算电容的影响。以栅源极为例，其特性如下:



可以看到：器件开通延迟时间内，电荷积聚较慢。随着电压增加，电荷快速上升，对应着管子开通时间。最后，当电压增加到一定程度后，电荷增加再次变慢，此时管子已经导通。

图 1-6: 栅极电荷特性

(8) 正向偏置安全工作区及主要参数

MOSFET 和双极型晶体管一样，也有它的安全工作区。不同的是，它的安全工作区是由四根线围成的。

最大漏极电流 I_{DM} : 这个参数反应了器件的电流驱动能力。

最大漏源极电压 V_{DSM} : 它由器件的反向击穿电压决定。

最大漏极功耗 P_{DM} : 它由管子允许的温升决定。

漏源通态电阻 R_{on} : 这是 MOSFET 必须考虑的一个参数，通态电阻过高，会影响输出效率，增加损耗。所以，要根据使用要求加以限制。

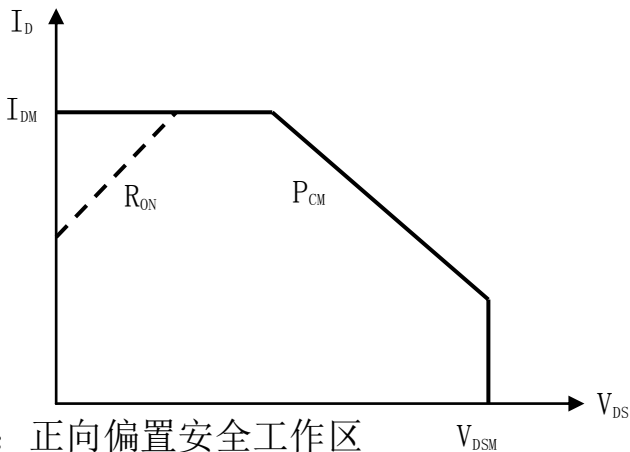


图 1-7: 正向偏置安全工作区

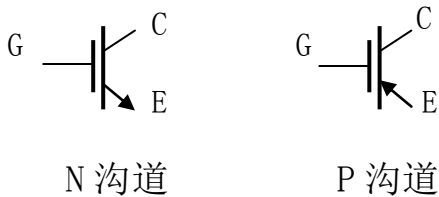
第四节: 绝缘栅双极晶体管 IGBT

又叫绝缘栅双极型晶体管。

一. 原理:

半导体结构分析略。本讲义附加了相关资料，供感兴趣的同事可以查阅。

该器件符号如下:



N 沟道

P 沟道

图 1-8: IGBT 的图形符号

注意，它的三个电极分别为门极 G、集电极 C、发射极 E。

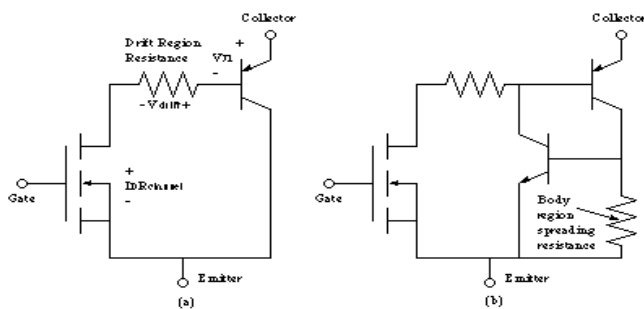


Fig 3: (a) Simple equivalent circuit for the IGBT; (b) more complete equivalent circuit showing the transistors which make up the parasitic thyristor

图 1-9: IGBT 的等效电路图。

上面给出了该器件的等效电路图。实际上，它相当于把 MOS 管和达林顿晶体管做到了一起。因而同时具备了 MOS 管、GTR 的优点。

二. 特点:

这种器件的特点是集 MOSFET 与 GTR 的优点于一身。输入阻抗高，速度快，热稳定性好。通态电压低，耐压高，电流大。

它的电流密度比 MOSFET 大，芯片面积只有 MOSFET 的 40%。但速度比 MOSFET 略低。

大功率 IGBT 模块达到 1200-1800A/1800-3300V 的水平（参考）。速度在中等电压区域（370-600V），可达到 150-180KHz。

三. 参数与特性:

(1) 转移特性

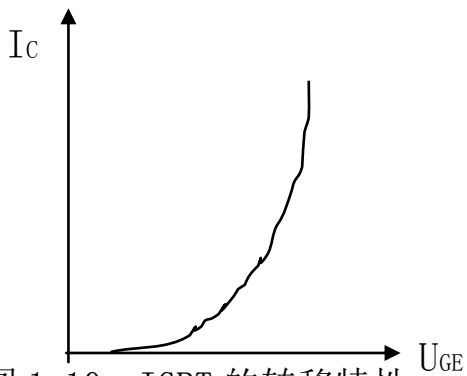


图 1-10: IGBT 的转移特性

这个特性和 MOSFET 极其类似，反映了管子的控制能力。

(2) 输出特性

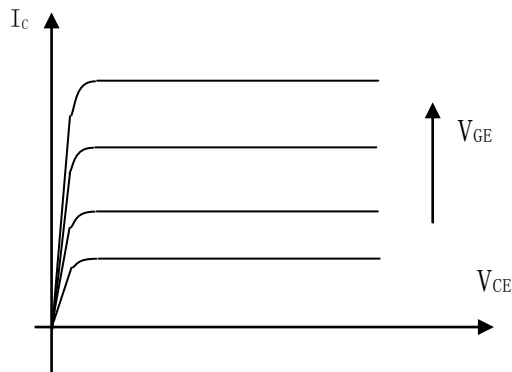


图 1-11: IGBT 的输出特性

它的三个区分别为:

靠近横轴: 正向阻断区，管子处于截止状态。

爬坡区: 饱和区，随着负载电流 I_c 变化， U_{CE} 基本不变，即所谓饱和状态。

水平段: 有源区。

(3) 通态电压 V_{on} :

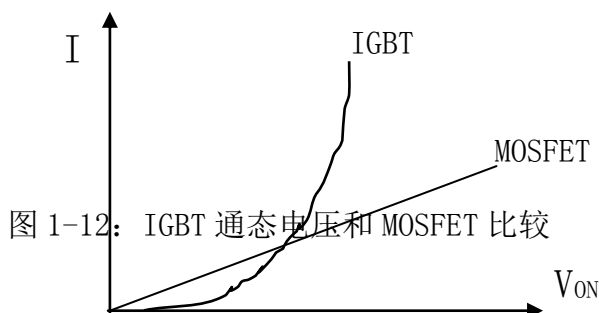


图 1-12: IGBT 通态电压和 MOSFET 比较

所谓通态电压，是指 IGBT 进入导通状态的管压降 V_{DS} ，这个电压随 V_{GS} 上升而下降。由上图可以看到，IGBT 通态电压在电流比较大时， V_{on} 要小于 MOSFET。

MOSFET 的 V_{on} 为正温度系数，IGBT 小电流为负温度系数，大电流范围内为正温度系数。

(4) 开关损耗：

常温下，IGBT 和 MOSFET 的关断损耗差不多。MOSFET 开关损耗与温度关系不大，但 IGBT 每增加 100 度，损耗增加 2 倍。

开通损耗 IGBT 平均比 MOSFET 略小，而且二者都对温度比较敏感，且呈正温度系数。两种器件的开关损耗和电流相关，电流越大，损耗越高。

(5) 安全工作区与主要参数 I_{CM} 、 U_{CEM} 、 P_{CM} ：

IGBT 的安全工作区是由电流 I_{CM} 、电压 U_{CEM} 、功耗 P_{CM} 包围的区域。

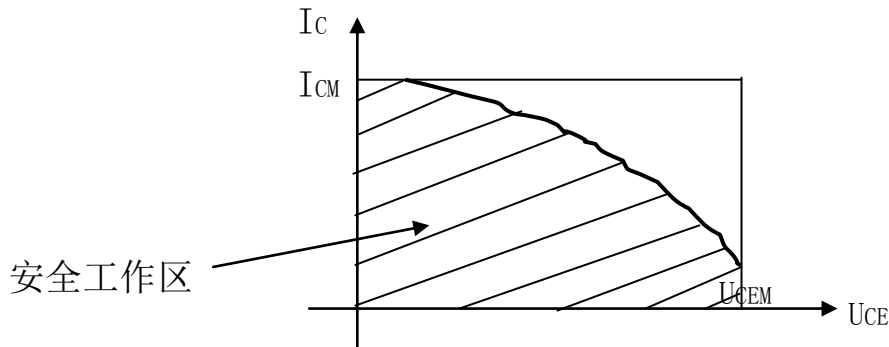


图 1-13：IGBT 的功耗特性

最大集射极间电压 U_{CEM} ：取决于反向击穿电压的大小。

最大集电极功耗 P_{CM} ：取决于允许结温。

最大集电极电流 I_{CM} ：则受元件擎住效应限制。

所谓擎住效应问题：由于 IGBT 存在一个寄生的晶体管，当 I_C 大到一定程度，寄生晶体管导通，栅极失去控制作用。此时，漏电流增大，造成功耗急剧增加，器件损坏。

安全工作区随着开关速度增加将减小。

(6) 栅极偏置电压与电阻

IGBT 特性主要受栅极偏置控制，而且受浪涌电压影响。其 di/dt 明显和栅极偏置电压、电阻 R_g 相关，电压越高， di/dt 越大，电阻越大， di/dt 越小。

而且，栅极电压和短路损坏时间关系也很大，栅极偏置电压越高，短路损坏时间越短。

第二部分：开关电源基础

第一节：开关电源的基本控制原理

一. 开关电源的控制结构：

一般地，开关电源大致由输入电路、变换器、控制电路、输出电路四个主体组成。

如果细致划分，它包括：输入滤波、输入整流、开关电路、采样、基准电源、比较放大、震荡器、V/F 转换、基极驱动、输出整流、输出滤波电路等。

实际的开关电源还要有保护电路、功率因素校正电路、同步整流驱动电路及其它一些辅助电路等。

下面是一个典型的开关电源原理框图，掌握它对我们理解开关电源有重要意义。

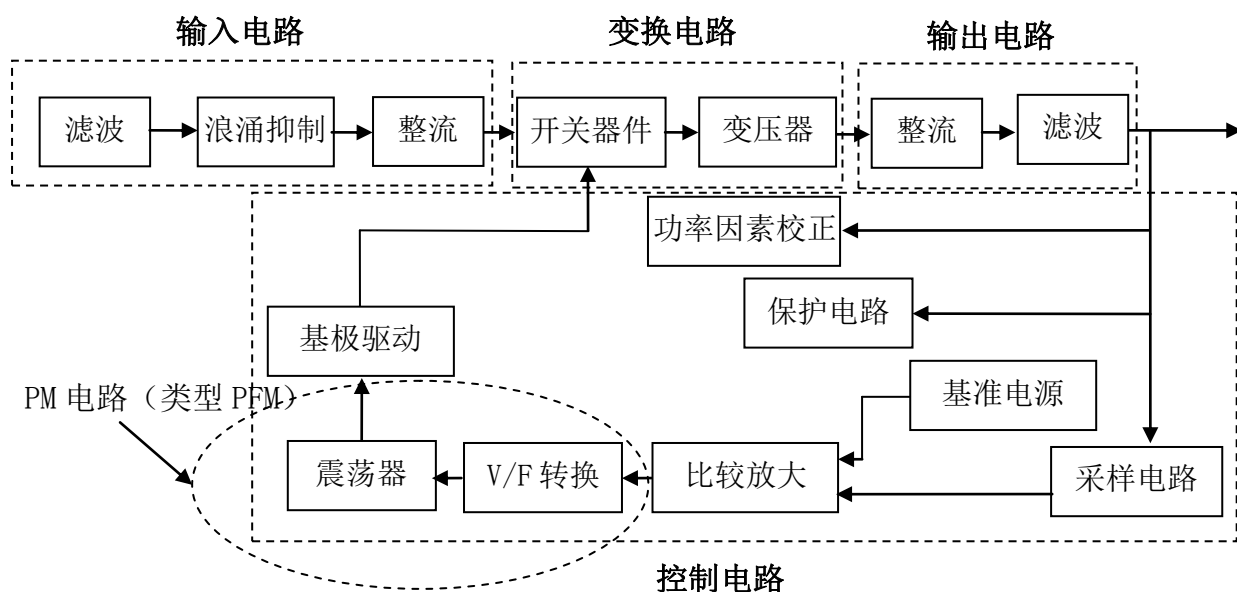


图 2-1：开关电源的基本结构框图

根据控制类型不同，PM（脉冲调制）电路可能有多种形式。这里是典型的 PFM 结构。

二. 开关电源的构成原理：

（一）输入电路：

线性滤波电路、浪涌电流抑制电路、整流电路。

作用：把输入电网交流电源转化为符合要求的开关电源直流输入电源。

1. 线性滤波电路：

抑制谐波和噪声。

2. 浪涌滤波电路：

抑制来自电网的浪涌电流。

3. 整流电路：

把交流变为直流。

有电容输入型、扼流圈输入型两种，开关电源多数为前者。

（二）. 变换电路：

含开关电路、输出隔离（变压器）电路等，是开关电源电源变换的主通道，完成对带有功率的电源波形进行斩波调制和输出。

这一级的开关功率管是其核心器件。

1. 开关电路

驱动方式：自激式、他激式。

变换电路：隔离型、非隔离型、谐振型。

功率器件：最常用的有 GTR、MOSFET、IGBT。

调制方式：PWM、PFM、混合型三种。PWM 最常用。

2. 变压器输出

分无抽头、带抽头。半波整流、倍流整流时，无须抽头，全波时必须要有抽头。

（三）. 控制电路：

向驱动电路提供调制后的矩形脉冲，达到调节输出电压的目的。

基准电路：提供电压基准。如并联型基准 LM358、AD589，串联型基准 AD581、REF192 等。

采样电路：采取输出电压的全部或部分。

比较放大：把采样信号和基准信号比较，产生误差信号，用于控制电源 PM 电路。

V/F 变换：把误差电压信号转换为频率信号。

振荡器：产生高频振荡波。

基极驱动电路：把调制后的振荡信号转换成合适的控制信号，驱动开关管的基极。

(四) . 输出电路：

整流、滤波。

把输出电压整流成脉动直流，并平滑成低纹波直流电压。输出整流技术现在又有半波、全波、恒功率、倍流、同步等整流方式。

第二节：各类拓补结构电源分析

一. 非隔离型开关变换器

(一) . 降压变换器

Buck 电路：降压斩波器，入出极性相同。

由于稳态时，电感充放电伏秒积相等，因此：

$$(U_i - U_o) * t_{on} = U_o * t_{off},$$

$$U_i * t_{on} - U_o * t_{on} = U_o * t_{off},$$

$$U_i * t_{on} = U_o (t_{on} + t_{off}),$$

$$U_o / U_i = t_{on} / (t_{on} + t_{off}) = \Delta$$

即，输入输出电压关系为：

$$U_o / U_i = \Delta \text{ (占空比)}$$

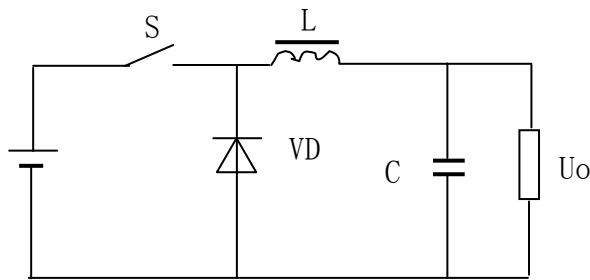


图 2-2：Buck 电路拓补结构

在开关管 S 通时，输入电源通过 L 平波和 C 滤波后向负载端提供电流；当 S 关断后，L 通过二极管续流，保持负载电流连续。输出电压因为占空比作用，不会超过输入电源电压。

(二) . 升压变换器

Boost 电路：升压斩波器，入出极性相同。

利用同样的方法，根据稳态时电感 L 的充放电伏秒积相等的原理，可以推导出电压关系：

$$U_o / U_i = 1 / (1 - \Delta)$$

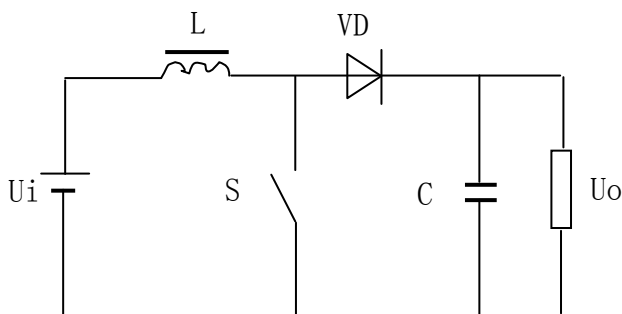


图 2-3：Boost 电路拓补结构

这个电路的开关管和负载构成并联。在 S 通时，电流通过 L 平波，电源对 L 充电。当 S 断时，L 向负载及电源放电，输出电压将是输入电压 $U_i + U_L$ ，因而有升压作用。

(三) . 逆向变换器

Buck-Boost 电路：升/降压斩波器，入出极性相反，电感传输。

电压关系： $U_o/U_i = -\Delta / (1-\Delta)$

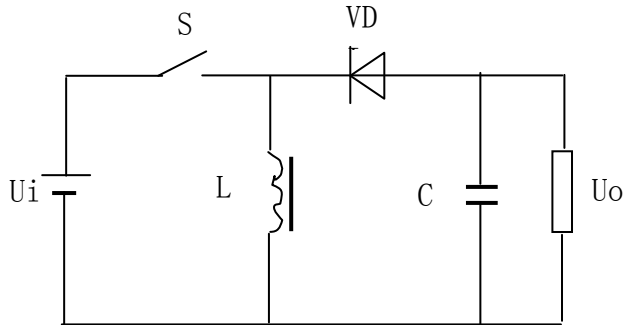


图 2-4: Buck-Boost 电路拓补结构

S 通时，输入电源仅对电感充电，当 S 断时，再通过电感对负载放电来实现电源传输。所以，这里的 L 是用于传输能量的器件。

(四) . 丘克变换器

Cuk 电路：升/降压斩波器，入出极性相反，电容传输。

电压关系： $U_o/U_i = -\Delta / (1-\Delta)$ 。

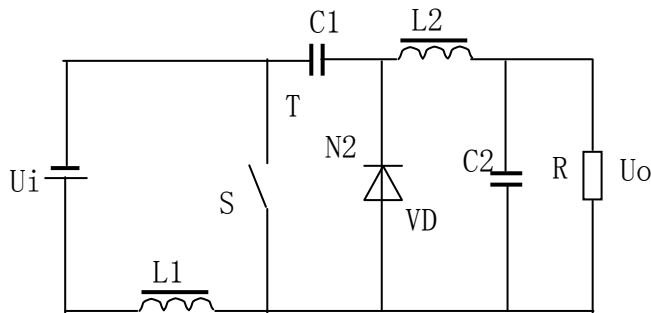


图 2-5: Cuk 变换器电路拓补结构

当开关 S 闭合时， U_i 对 L1 充电。当 S 断开时， $U_i + EL1$ 通过 VD 对 C1 进行充电。再当 S 闭合时，VD 关断，C1 通过 L2、C2 滤波对负载放电，L1 继续充电。

这里的 C1 用于传递能量，而且输出极性和输入相反。

二. 隔离型开关变换器

1. 推挽型变换器

下面是推挽型变换器的电路。

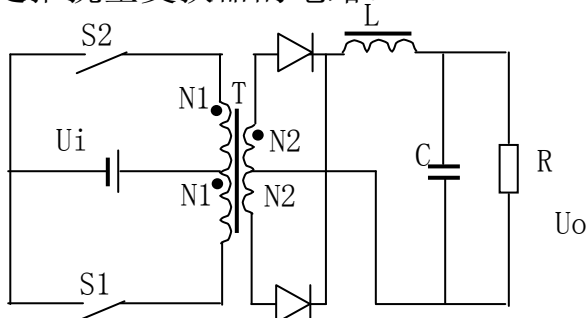


图 2-6：推挽型变换电路

S1 和 S2 轮流导通，将在二次侧产生交变的脉动电流，经过全波整流转换为直流信号，再经 L、C 滤波，送给负载。

由于电感 L 在开关之后，所以当变比为 1 时，它实际上类似于降压变换器。

2. 半桥型变换器

图 2-6 给出了半桥型变换器的电路图。

当 S1 和 S2 轮流导通时，一次侧将通过电源-S1-T-C2-电源及电源-C1-T-S2-电源产生交变电流，从而在二次侧产生交变的脉动电流，经过全波整流转换为直流信号，再经 L、C 滤波，送给负载。

同样地，这个电路也相当于降压式拓补结构。

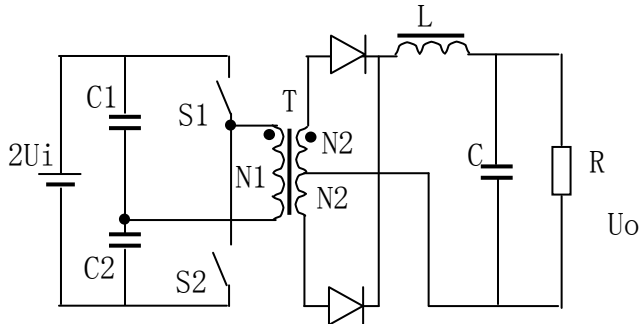


图 2-7：半桥式变换电路

3. 全桥型变换器

下图是全桥变换器电路。

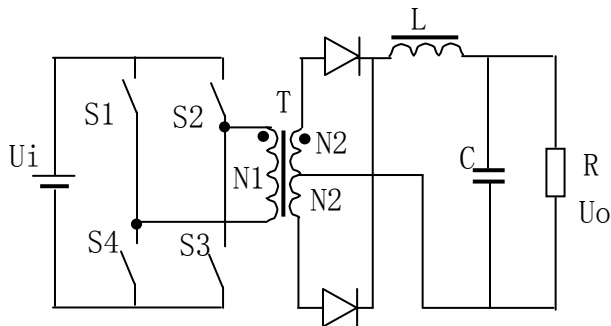


图 2-8：全桥式变换电路

当 S1、S3 和 S2、S4 两两轮流导通时，一次侧将通过电源-S2-T-S4-电源及电源-S1-T-S3-电源产生交变电流，从而在二次侧产生交变的脉动电流，经过全波整流转换为直流信号，再经 L、C 滤波，送给负载。

这个电路也相当于降压式拓补结构。

4. 正激型变换器

下图为正激式变换器。

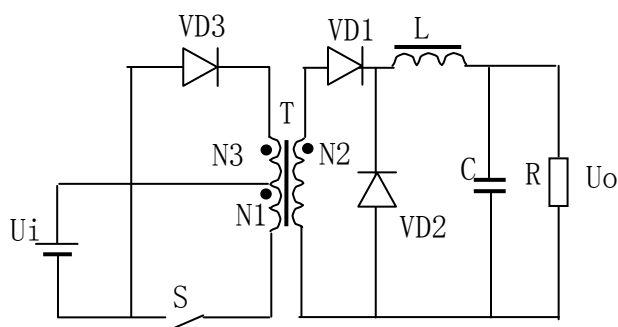


图 2-9：正激型变换器电路

当S导通时，原边经过输入电源-N1-S-输入电源，产生电流。当S断开时，N1 能量转移到N3，经N3-电源-VD3 向输入端释放能量，避免变压器过饱和。VD1 用于整流，VD2 用于S断开期间续流。

5. 隔离型 Cuk 变换器

隔离型 Cuk 变换器电路如下所示：

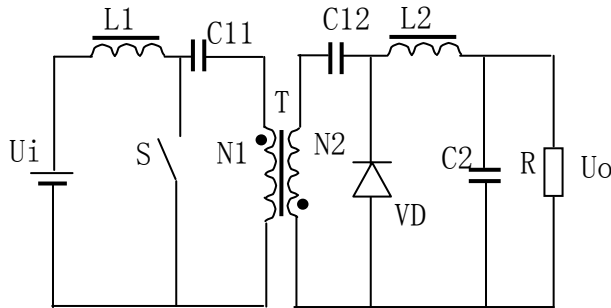


图 2-10：隔离型 Cuk 变换器

当S导通时， U_i 对 $L1$ 充电。当S断开时， $U_i + E_{L1}$ 对 $C11$ 及变压器原边放电，同时给 $C11$ 充电，电流方向从上向下。副边感应出脉动直流信号，通过 VD 对 $C12$ 反向充电。在S导通期间， $C12$ 的反压将使 VD 关断，并通过 $L2$ 、 $C2$ 滤波后，对负载放电。

这里的 $C12$ 明显是用于传递能量的，所以 Cuk 电路是电容传输变换电路。

6. 电流变换器

能量回馈型电流变换器电路如下图所示。

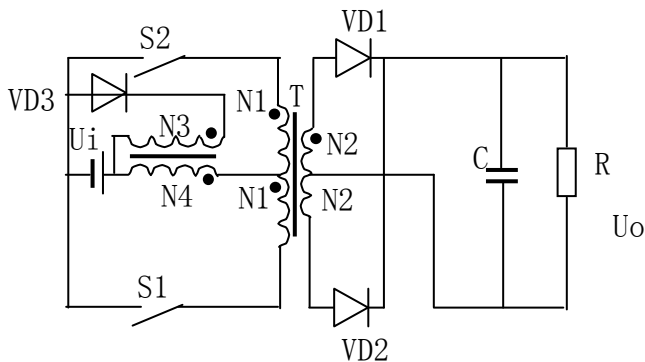


图 2-11：能量回馈型电流变换器电路

该电路与推挽电路类似。不同的是，在主通路上串联了一个电感。其作用是在 $S1$ 、 $S2$ 断开期间，使得变压器能量转移到 $N3$ 绕组，通过 $VD3$ 回馈到输入端。

(上图怀疑 $N3$ 同名端反了。)

下面是升压型变换器的电路图：

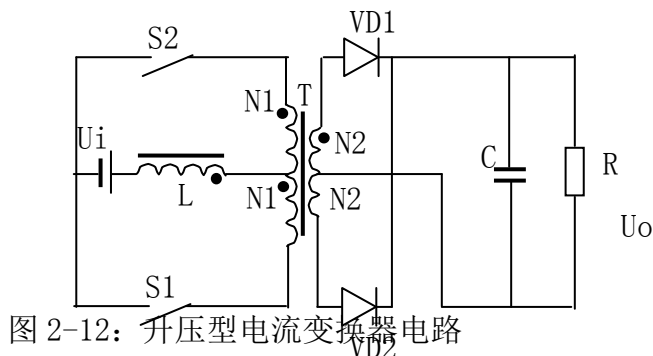


图 2-12：升压型电流变换器电路

该电路也与推挽电路类似，并在主通路上串联了一个电感。在开关导通期间，L 积蓄能量。当一侧开关断开时，电感电动势和 U_i 叠加在一起，对另一侧放电。因此，L 有升压作用。

三. 准谐振型变换器

在脉冲调制电路中，加入 R、L 谐振电路，使得流过开关的电流及管子两端的压降为准正弦波。这种开关电源成为谐振式开关电源。

利用一定的控制技术，可以实现开关管在电流或电压波形过零时切换，这样对缩小电源体积，增大电源控制能力，提高开关速度，改善纹波都有极大好处。所以谐振开关电源是当前开关电源发展的主流技术。又分为：

1. ZCS——零电流开关。开关管在零电流时关断。
 2. ZVS——零电压开关。开关管在零电压时关断。
- 具体关于这个技术的简单介绍，见后面相关内容。

四. 开关电源的分类总结

开关电源的分类

(一). 按控制方式：

脉冲调制变换器：驱动波形为方波。PWM、PFM、混合式。

谐振式变换器：驱动波形为正弦波。又分 ZCS（零电流谐振开关）、ZVS（零电压谐振开关）两种。

(二). 按电压转换形式：

1. AC/DC：一次电源。

即整流电源。

2. DC/DC：二次电源。

1) Buck 电路：降压斩波器，入出极性相同。

2) Boost：升压斩波器，入出极性相同。

3) Buck-Boost：升/降压斩波器，入出极性相反，电感传输。

4) Cuk：升/降压斩波器，入出极性相反，电容传输。

(三). 按拓补结构：

1. 隔离型：有变压器。

2. 非隔离型：无变压器。

第三节：谐振式电源与软开关技术

本节讨论谐振式开关电源的有关知识。

§ 2-3-1. 电路的谐振现象

为了更好地理解谐振式电源，这里回忆一下电路谐振的条件及其特点。

一、串联电路的谐振

一个 R、L、C 串联电路，在正弦电压作用下，其复阻抗：

$$Z=R+j(\omega L-1/\omega C)$$

一定条件下，使得 $X_L=X_C$ ，即 $\omega L=1/\omega C$ ， $Z=R$ ，此时的电路状态称为串联谐振。

明显地，串联谐振的特点是：

1. 阻抗角等于零，电路呈纯电阻性，因而电路端电压 U 和电流 I 同相。
2. 此时的阻抗最小，电路电流有效值达到最大。
3. 谐振频率： $\omega_0=1/\sqrt{LC}$ 。
4. 谐振系数或品质因素：

$$Q=\omega_0 L/R=1/\omega_0 C R=(\sqrt{L/C})/R。$$

由于串联谐振时，L、C 电压彼此抵消，因此也称为电压谐振。从外部看，L、C 部分类似于短路。

而此时 U_c 、 U_L 是输入电压 U 的 Q 倍。 Q 值越大，振荡越强。
这里的 $Z_0 = \sqrt{L/C}$ ，我们称为特性阻抗，它决定了谐振的强度。

5. 谐振发生时， C 、 L 中的能量不断互相转换，二者之间反复进行充放电过程，形成正弦波振荡。

二、并联电路的谐振

一个 R 、 L 、 C 并联电路，在正弦电压作用下，其复导纳：

$$Y = 1/R - j(1/\omega L - \omega C)$$

一定条件下，使得 $Y_L = Y_C$ ，即 $1/\omega L = \omega C$ ， $Y = 1/R$ ，此时的电路状态称为并联谐振。

明显地，串并谐振的特点是：

1. 导纳角等于零，电路呈纯电阻性，因而电路端电压 U 和电流 I 同相。
2. 此时的导纳最小，电路电流有效值达到最小。
3. 谐振频率： $\omega_0 = 1/\sqrt{LC}$ 。
4. 由于并联谐振时， L 、 C 电流彼此抵消，因此也称为电流谐振。从外部看， L 、 C 部分类似于开路， L 、 C 各自有效电流却达到最大。

5. 谐振发生时， C 、 L 中的能量不断互相转换，二者之间反复进行充放电过程，形成正弦波振荡。

§ 2-3-2. 谐振式电源的基本原理

谐振式电源是新型开关电源的发展方向。它利用谐振电路产生正弦波，在正弦波过零时切换开关管，从而大大提高了开关管的控制能力，并减小了电源体积。同时，也使得电源谐波成分大为降低。另外，电源频率得到大幅度提高。PWM 一般只能达到几百 K，但谐振开关电源可以达到 1M 以上。

普通传统的开关电源功率因素在 0.4-0.7，谐振式电源结合功率因素校正技术，功率因素可以达到 0.95 以上，甚至接近于 1。从而大大抑制了对电网的污染。

这种开关电源又分为：

1. ZCS——零电流开关。开关管在零电流时关断。
2. ZVS——零电压开关。开关管在零电压时关断。

在脉冲调制电路中，加入 L 、 C 谐振电路，使得流过开关的电流及管子两端的压降为准正弦波。下面是这两种开关的简单原理图。

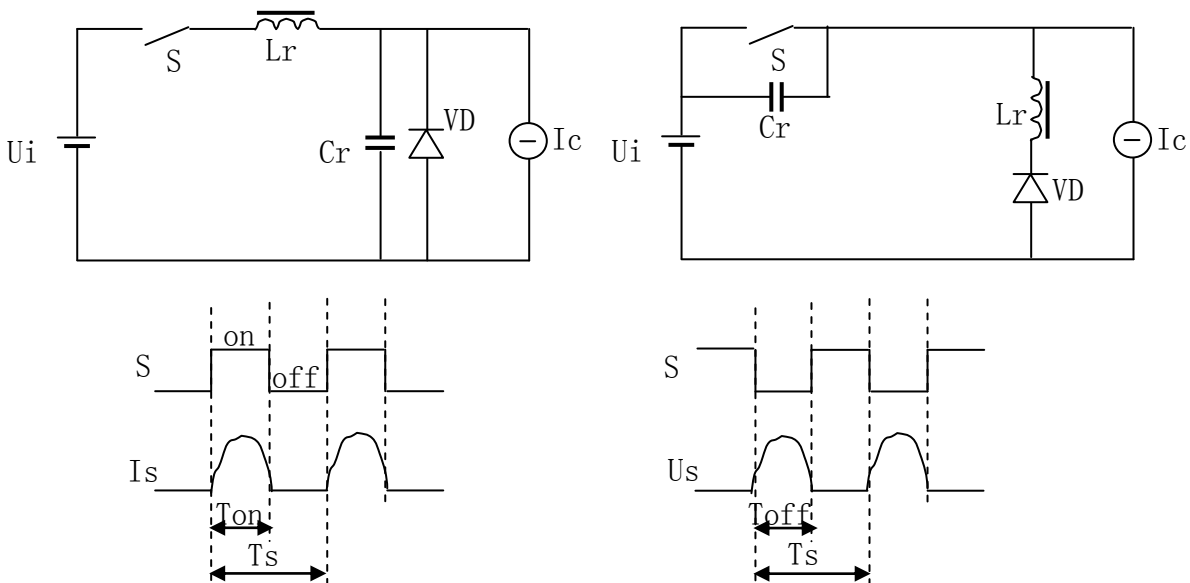


图 2-13：电流谐振式开关电路

电压谐振式开关电路

ZCS 电流谐振开关中， L_r 、 C_r 构成的谐振电路通过 L_r 的谐振电流通过 S ，我们可以控制开关在电流过零时进行切换。这个谐振电路的电流是正弦波，而 U_s 为矩形波电压。

ZVS 电压谐振开关中， L_r 、 C_r 构成的谐振电路的 C_r 端谐振电压并联到 S ，我们可以控制开关在电压过零时进行切换。这个谐振电路的电压是正弦波，而 I_s 接近矩形波。

以上两种电路，由于开关切换时，电流、电压重叠区很小，所以切换功率也很小。

以上开关电源是半波的，当然也可以设计成全波的。所以又有半波谐振开关和全波谐振开关的区分。

§ 2-3-3. 谐振开关的动态过程分析

实际上，谐振开关中的所谓“谐振”并不是真正理论上的谐振，而是 L 、 C 电路在送电瞬间产生的一个阻尼振荡过程。下面，我们对这个过程做一些分析，以了解谐振开关的工作原理。

一、零电流开关

实际的零电流开关谐振部分拓补又分 L 型和 M 型。如下面两组图形所示：

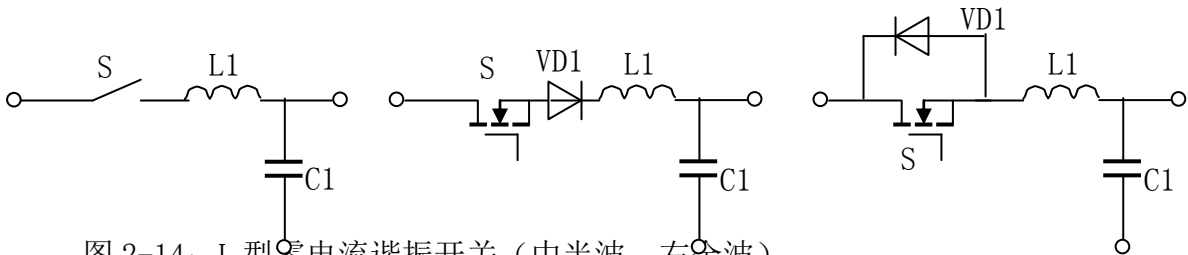


图 2-14: L 型零电流谐振开关 (中半波, 右全波)

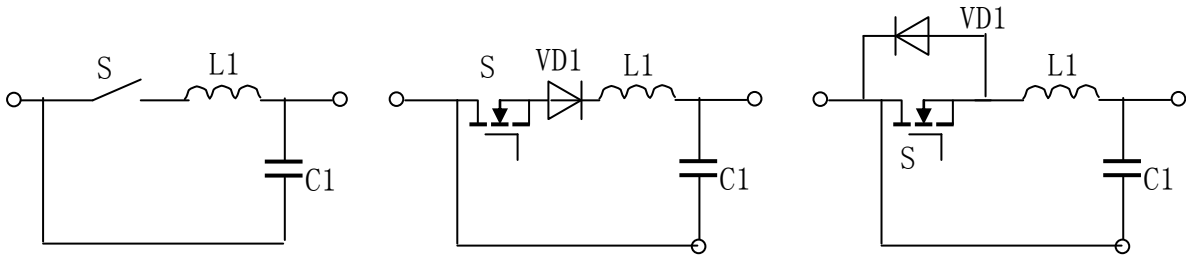


图 2-15: M 型零电流谐振开关 (中半波, 右全波)

这里的 L_1 用于限制 di/dt , C_1 用于传输能量，在开关导通时，构成串联谐振。用零电流开关替代 PWM 电路的半导体开关，可以组成谐振式变换器电路。按照 Buck 电路的拓补结果，可以得到如下电路：

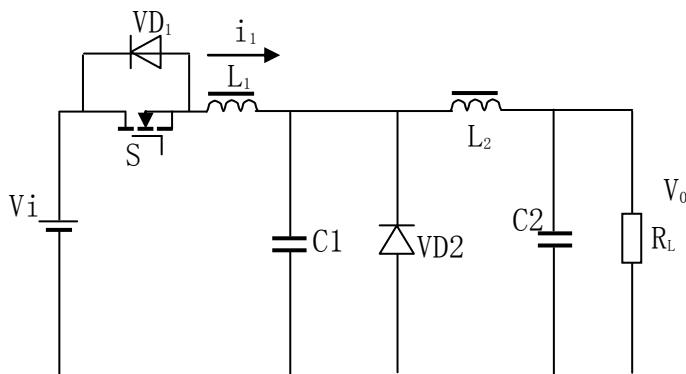


图 2-16: Buck 型准谐振 ZCS 变换器 (L 型)

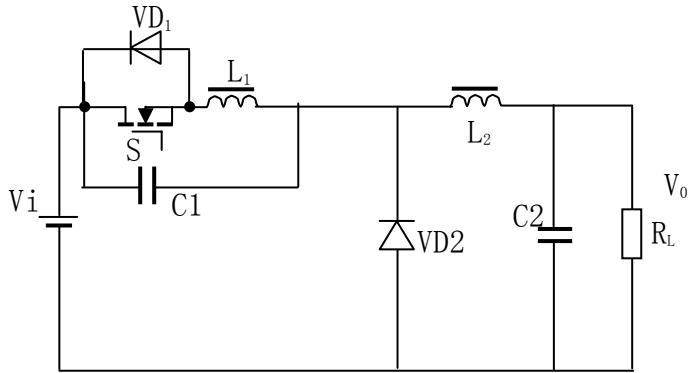


图 2-17: Buck 型准谐振 ZCS 变换器 (M 型)

这里, 我们分析一下 L 型电路的工作过程。

假定这是一个理想器件组成的电源。L2 远大于 L1, 从 L2 左侧看, 可以认为流过 L2、C2、RL 的输出电流是一个恒流源, 电流 I_0 。谐振角频率:

$$\omega_0 = 1 / \sqrt{L_1 C_1}$$

特性阻抗:

$$Z_0 = \sqrt{L_1 / C_1}$$

动态过程如下:

1. 线性阶段 (t_0-t_1):

在 S 导通前, VD2 处于续流阶段。此时 $V_{VD2}=V_{C1}=0$ 。S 导通时, L1 电流由 0 开始上升, 由于续流没有结束, 此时初始 $V_{L1}=V_i$ 。

由 $V_{L1}=V_i=L_1 di/dt$, 且 L1 初始电流为 0, 有:

$$i_1 = V_i (t-t_0) / L_1 \text{-----式 1}$$

到 t_1 时刻, 达到负载电流 I_0 , 因此:

此阶段持续时间:

$$T_1 = t_1 - t_0 = L_1 I_0 / V_i$$

由式 1, 可以看出, 此阶段 i_1 是时间的线性函数。

2. 谐振阶段 (t_1-t_2):

在电流 i_1 上升期间, 当 i_1 小于 I_0 时, 由于 i_1 无法供应恒流 I_0 , 续流过程将维持。当 $i_1=I_0$ 时, 将以 i_1-I_0 对 C1 充电, VD2 开始承受正压, VD2 电流下降并截止。L1、C1 开始串联谐振, i_1 因谐振继续上升。

$$i_{C1} = C_1 dV_{C1} / dt = i_1 - I_0$$

$$V_{L1} = L_1 di_1 / dt = V_i - V_{C1}$$

因而:

$$i_1 = I_0 + i_{C1} = I_0 + V_i / Z_0 * \sin \omega_0 (t-t_1) \text{-----式 2}$$

其中, i_{C1} 为谐振电流。

$$V_{C1} = V_i - V_{L1} = V_i - V_i \cos \omega_0 (t-t_1) = V_i [1 - \cos \omega_0 (t-t_1)] \text{---式 3}$$

谐振到 t_a 时刻, 谐振电流归零。如为半波开关, 则开关自行关断; 如果是全波开关, 开关关断后, 将通过 VD1 进行阻尼振荡, 将电容能量馈送回电源, 到时刻 t_b 电流第二次为 0。本阶段结束, 这时的时刻为 t_2 。

V_{C1} 在 i_1 谐振半个周期, $i_1=I_0$ 时, 达最大值。 i_1 第一次过零 (t_a) 时, S 断开。如为半波开关, 则谐振阶段结束。如为全波开关, C1 经半个周期的阻尼振荡到电流为 0 (t_b) 时, 将放电到一个较小值。

从式 2、3, 可以看出谐振阶段 t_a 前, i_1 、 V_{C1} 是时间的正弦函数; 如为全波开关, 还有一段时间的阻尼振荡波。

3. 恢复阶段 (t₂-t₃) :

由于 VC1 滞后 1/4 个谐振周期, 因而在 t₂ 后, 因 L2 的作用还将继续向负载放电, 直至 V_{C1}=0。这阶段, 如考虑电流方向性:

$$I_0 = -C_1 dV_{C1} / dt$$

$$\text{故: } V_{C1} = V_{C1(t_2)} - I_0 (t - t_2) / C_1 \text{-----式 4}$$

因此, 这个阶段的 V_{C1} 是时间的线性函数, 电压从 V_{C1(t₂)} 逐步下降到零。如为半波开关, 则开关分压也将线性上升到输入电源值。

4. 续流阶段 (t₃-t₄) :

当电容放电到零后, VD2 因反压消失而导通, 对 L2 及负载进行续流, 以保持电流 I₀ 连续。

此时, 我们可以根据电路的要求, 选择在适当时间再次开通 S, 重新开始线性阶段。根据以上导出的各公式, 可以得到如下的波形图:

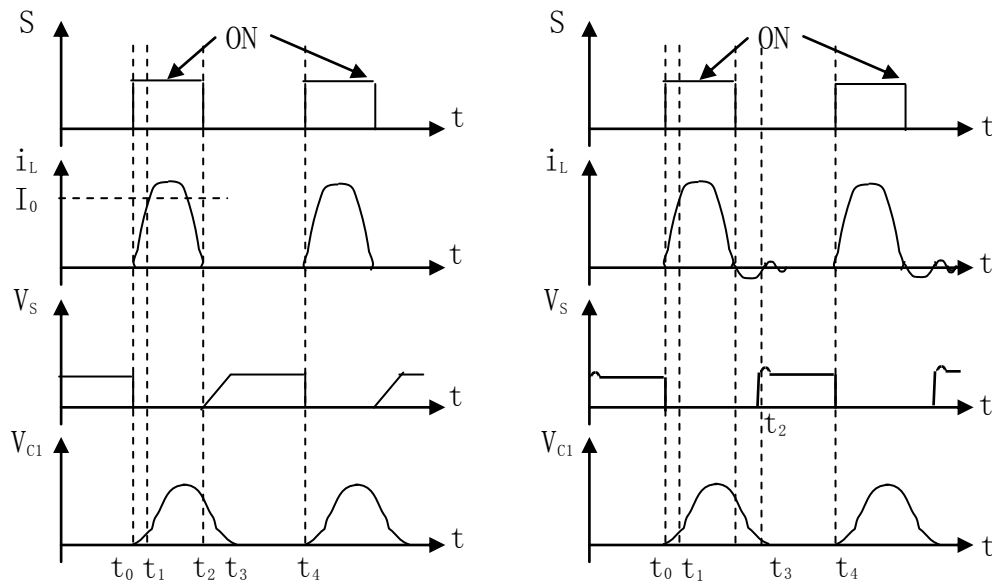


图 2-18: 半波 ZCS 开关波形

全波 ZCS 开关波形

从以上分析可以看出, ZCS 谐振开关变换器的开关管总是在电流为 0 时进行切换。实际情况与理想分析有所不同, V_{C1} 将有所超前。

M 型电路分析方法类似, 不再赘述。

二、零电压开关

ZCS 在 S 导通时谐振, 而 ZVS 则在 S 截止时谐振, 二者形成对偶关系。分析过程大体类似, 此处从略。

综合以上分析过程, 我们可以看出, 该拓补谐振结构只能实现 PFM 调节, 而无法实现 PWM。原因是脉冲宽度仅受谐振参数控制。要实现 PWM, 还需要增加辅助开关管。这在本节“四、软开关技术及常见拓补简介”中将予以介绍。

§ 2-3-4. 软开关技术及常见软开关拓补简介

软开关技术实际上是利用电容与电感的谐振, 使开关器件中的电流或电压按正弦或准正弦规律变化。当电流过零时, 使器件关断, 当电压过零时, 使器件开通, 实现开关的近似零损耗。同时, 有助于提高频率, 提高开关的容量, 减小噪声。

相对于软开关, 普通开关电源的转换器也叫硬开关。

按控制方式, 软开关可以分为: 脉冲宽度脉冲频率调制式 (PFM)、脉冲频率调制式 (PWM)、脉冲移相式 (PS) 三种。

一、PWM 变换器

PWM 控制方式是指在开关管工作频率恒定的前提下，通过调节脉冲宽度的方法来实现稳定输出。这是应用最多的方式，适用于中小功率的开关电源。

1. 零电流开关 PWM 变换器

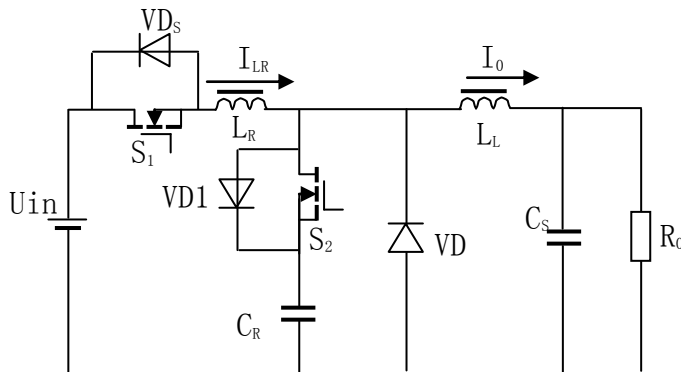


图 2-19: Buck 型 ZCS-PWM 变换器

上图是增加辅助开关控制的 Buck 型零电流开关变换器。其工作过程与前面过程略有差异：

1) 线性阶段 (S₁、S₂ 导通)：开始时，在 L_R 作用下，S₁ 零电流导通。随后，因 U_{in} 作用，I_{LR} 线性上升，并到达 I_{LR}=I_o。

2) 正向谐振阶段 (S₁、S₂ 导通-关断)：当 I_{LR}=I_o 时，因 C_R 开始产生电压，VD 在零电流下自然关断。之后，L_R 与 C_R 开始谐振，经过半个谐振周期，I_{LR} 再次谐振到 I_o，U_{CR} 上升到最大值，而 I_{CR} 为零，S₂ 关断，U_{CR} 和 I_{LR} 将被保持，无法继续谐振。

3) 保持阶段 (S₁ 导通、S₂ 关断)：此状态保持时间由 PWM 电路要求而定，保持期间，U_{in} 正常向负载以 I_o 供电。

4) 反向谐振阶段 (S₁ 导通-关断、S₂ 导通)：当需要关断 S₁ 时，可以控制重新打开 S₂，此时在 L_R 作用下，S₂ 电流为 0。谐振再次开始，当 I_{LR} 反向谐振到 0 时，S₁ 可在零电流零电压下完成关断。

5) 恢复阶段 (S₁ 关断、S₂ 导通)：此后，U_{CR} 在 I_o 作用下，衰减到 0。

6) 续流阶段 (S₁ 关断、S₂ 导通-关断)：U_{CR} 衰减到 0 后，VD 自然导通开始续流。由于 VD 的短路作用，S₂ 可在此后至下一周期到来前以零压零电流方式完成关断。

可见，S₁ 在前四个阶段（线性、谐振、保持）均导通，恢复及续流时关断。S₂ 的作用主要是隔断谐振产生保持阶段。S₁、S₂ 的有效控制产生了 PWM 的效果，并利用谐振实现了自身的软开关。

该电路的开关管及二极管均在零电压或零电流条件下通断，主开关电压应力低，但电流应力大（谐振作用）。续流二极管电压应力大，而且谐振电感在主通路上，因而负载、输入等将影响 ZCS 工作状态。

2. 零电压开关 PWM 变换器

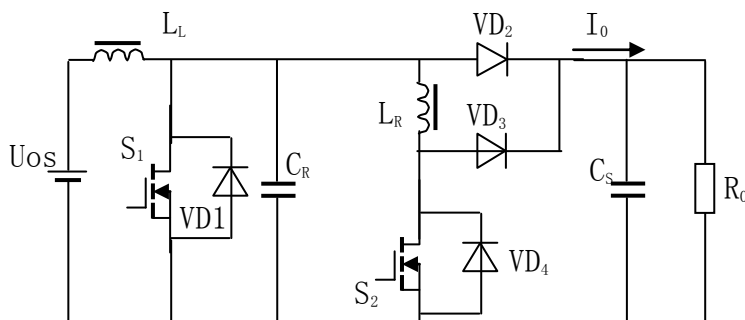


图 2-20: Boost 型 ZVS-PWM 变换器

上面是 Boost 型零电压谐振变换器。在每次 S1 导通前，首先辅助开关管 S2 导通，使谐振电路起振。S1 两端电压谐振为 0 后，开通 S1。S1 导通后，迅速关断 S2，使谐振停止。此时，电路以常规 PWM 方式运行。同样，我们可以利用谐振再次关断 S1， C_R 使得主开关管可以实现零关断。S1、S2 的配合控制，实现软开关下的 PWM 调节。

该电路实现了主开关管的零电压导通，且保持恒频率运行。在较宽的输入电压和负载电流范围内，可以满足 ZVS 条件二极管零电流关断。期缺点是辅助开关管不在软件开关条件下运行，但和主开关管相比，它只处理少量的谐振能量。

3. 有源钳位的零电压开关 PWM 变换器

下图为有源钳位的 ZVS 开关 PWM 变换器，这是个隔离型降压变换器。其中， L_R 为变压器的漏电感， L_M 是变压器的激磁电感。 C_R 为 S1、S2 的结电容。这个电路巧妙地利用电路的寄生 L_R 、 C_R 产生谐振而达到 ZVS 条件。同时， C_R 有电压钳位作用，防止 S1 在关断时过压。

这里的辅助开关 S2 同样是通过控制谐振时刻，来配合 S1 进行软开关。该电路具体工作过程从略。

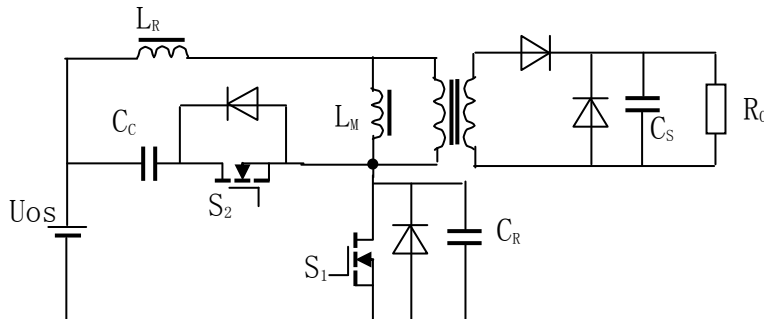


图 2-21: 有源钳位 ZVS-PWM 正激变换器

(这个开关的课堂讲解略)。

二、PFM 变换器

PFM 是指通过调节脉冲频率（开关管的工作频率）来实现稳压输出的。它控制电路相对简单，但由于它工作频率不稳定，因此一般用于负载及输入电压相对稳定的场合。

1. Buck 零电流开关变换器

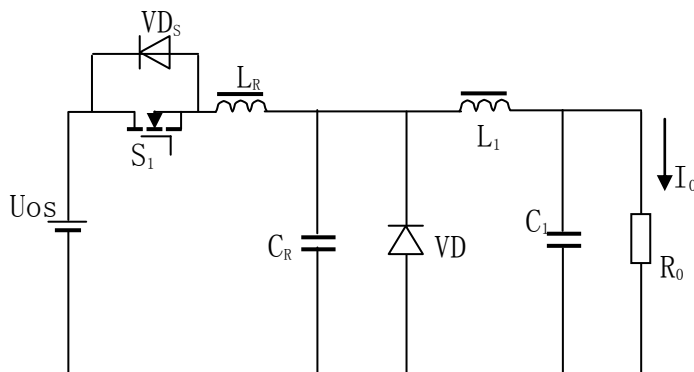


图 2-22: Buck 型 ZCS 准谐振变换器

该电路就是前面动态过程分析讲的典型 ZCS 降压型拓补结构。我们可利用谐振电流过零来实现 S1 通断，脉宽事实上受谐振电路参数控制，但我们可以控制 S1 开通时刻（即频率）来实现 PFM。

2. Buck 零电压开关变换器

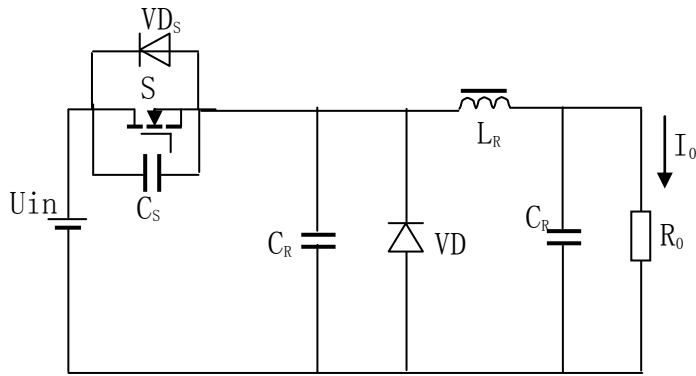


图 2-23: Buck 型 ZVS 准谐振变换器

这个电路是一个 Buck 型电路结构它利用。它直接利用输出电感作为谐振电感，和 C_R 产生谐振。过程是：

- 1) 线性阶段 (S 导通)：S 导通时，输入电压 U_{in} 将对 C_R 充电，并提供输出恒流 I_0 。开始时，由于续流过程没有结束，VD 将维持一段时间向 L_R 提供电流。
- 2) 谐振阶段 1 (S 导通-关断)：随着 C_R 电压的上升，VD 逐步承受反压关断。 L_R 、 C_R 开始谐振，输入电源既要提供负载恒定电流，又要提供谐振电流。由于电源钳位作用，VD 无法恢复续流。谐振中，可以选择某一时刻关断 S，关断时两端电压为 0。
- 3) 谐振阶段 2 (S 关断)：此后， L_R 、 C_R 、 C_S 共同谐振。当 C_R 电压谐振到过零时，VD 重新导通续流。
- 4) 谐振阶段 3 (S 关断-导通)：续流期间， L_R 、 C_S 继续谐振。当 C_S 电压过零时，可以重新开通 S。

这个电路是利用 S 的关断时刻来达到 PFM 调节的。

三、PS 软开关变换器

脉冲移相软开关变换器用于桥式变换器。桥式变换器必须是在对角开关管同时导通时，才输出功率。我们可以通过调整对角开关管的重合角度，来达到调节电压的目的。在中、大功率电源中，经常使用这种变换器。

1. 移相全桥零电压零电流变换器

下图是移相式 PS-FB-ZVZCS-PWM (移相-全桥-零电压零电流-脉宽调制) 变换器电路拓补结构图。

C_{1C} 、 C_{2C} 是开关管结电容或并联电容， L_R 为变压器的漏电感， L_S 为串联的饱和电感， C_b 为阻断电容。VD₁-VD₄ 用做续流二极管。

原理简述：这是一个全桥软开关变换器，我们可以让 S_3 、 S_4 在移相时滞后，则我们把 S_1 、 S_2 称为超前桥臂， S_3 、 S_4 称为滞后桥臂。 S_1 、 S_2 可以在 L_R 、 L_S 、 C_{1C} 、 C_{2C} 、副边耦合电感等的谐振作用下，实现零电压开关。在电流过零时，由于阻断电容、饱和电感作用，使得零电流有一定保持时间，在此期间， S_3 、 S_4 实现零开关。

如果把 L_S 、 C_b 去掉，在 S_3 、 S_4 两端并联两个谐振电容，就构成了移相全桥零电压变换器。

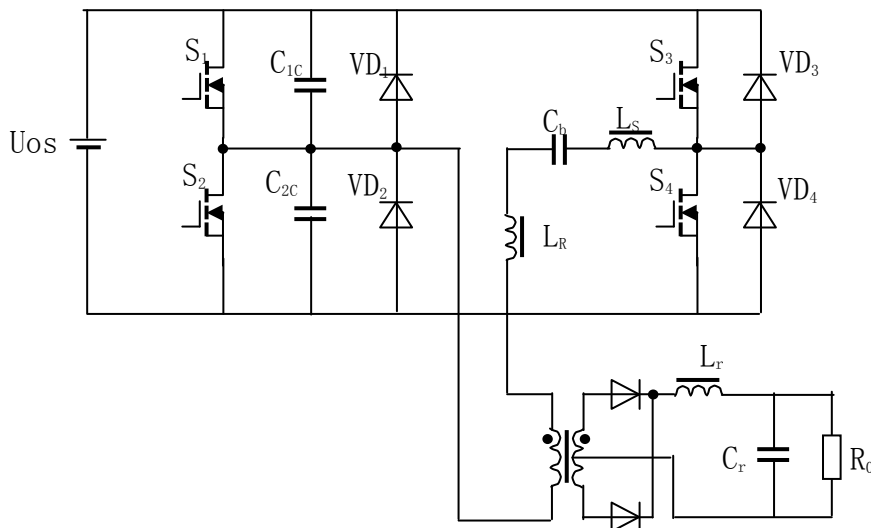


图 2-24：移相全桥零电压零电流变换器

2. 不对称移相全桥零电压零电流变换器

下图中，超前臂外接了旁路电容和反并二极管，而滞后臂则没有。所以称为不对称移相全桥变换器。这个电路同样是通过谐振在零压时开关 S1、S3，而在零电流开关 S2、S4。

这个电路和对称全桥的区别是，对称全桥由于滞后桥臂有续流二极管和电容，因此在电流过零后，将形成反向流通渠道，因此要有比较大的电感来维持电流过零的时间，以完成对滞后桥臂的开关。而不对称全桥则因为滞后桥臂没有了通路，因此过零后能保持在零电流，以便完成滞后臂的开关。

同时，由于对称全桥电路原边串联了比较大的电感，因而电源效率会有一定损失。而不对称电路可以不串较大电感，所以损耗降低，电源效率得以提高。

下面是该电路的工作过程要点分析如下：

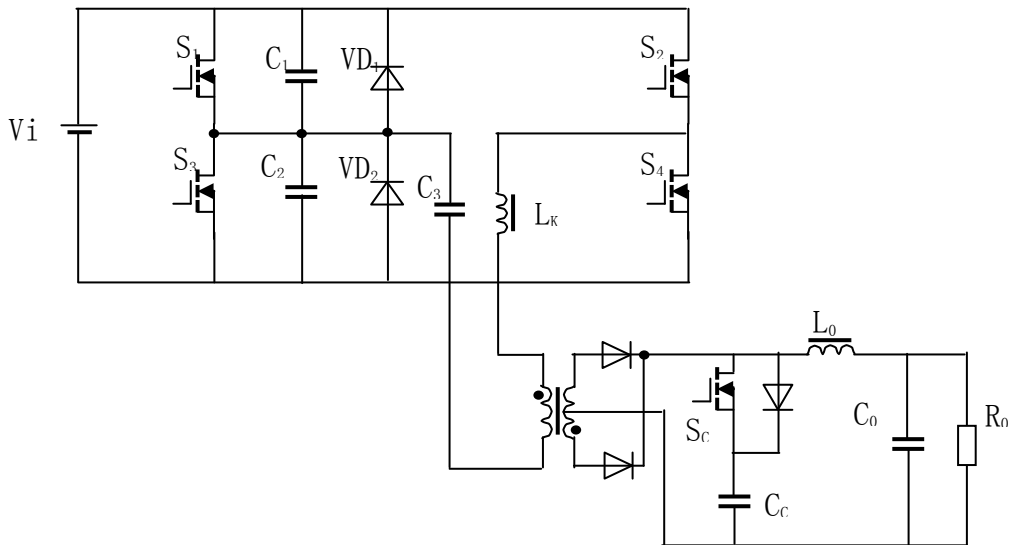


图 2-25：不对称移相全桥零电压零电流变换器

- 1) 先看对角导通，如 S1、S4 开通时，原边能量正常向副边传输，C2、Cc 充电。
- 2) 当 S1 关断时，C1 充电，C2 放电，原边电流方向不变。由于 C1 上升是渐进的，所以 S1 属于零压关断。
- 3) 当 C2 放电过零，VD2 开始反向导通时，可以控制 S3 导通，因此 S3 为零压导通。
- 4) S3 导通上升沿触发一单稳态脉冲，控制辅管 Sc 导通。此时，Cc 电压被瞬间接到变压器副边。从而在原边产生一瞬间高压，此较高电压将加快原边电流迅速复位归零。
- 5) 当电流回零后，辅管关断。此时副边又被钳制在近似短路的低电压，原边电压也迅速降低。使得 C3 电压反向加到 S4 上，促使 S4 在零电流下关断。
- 6) 此时，在 Lk 作用下，同时可以零电流开通 S2。电流换向成功，进入下半个周期。
- 7) 副边在原边换向的同时，也完成换向，且由于 Cc 的存在，抑制了整流管的反向尖峰电压。

第四节：其它软开关技术应用及发展概况

其实，为了提高对输入电压、负载变化的适应能力，降低开关管电压、电流应力，减少开关损耗等目的，其它改进型的软开关类型还有很多，也有许多问题需要讨论，远

远不是这些篇幅所能探讨的。这里只简单浏览相关典型软开关电路，感兴趣者可查阅相关专业资料。

一. 半桥不对称 PWM 变换器

与全桥变换器不同，在合适的控制方案下，半桥电路也可以组成不对称 ZVS 变换器，但无法构成 ZVZCS 电路。它可以实现开关管的零压切换，且在宽负载和输入电压范围实现恒频 PWM 调节。

二. 有源与无源软开关

一般的软开关，分为有源和无源两种。传统的软开关要附加有源器件（如开关）及控制电路，近几年逐步开始开发无源软开关，从而促进了电路的简化和开关电源的成本降低。

这项技术的关键是用简单的电路结构来实现 dv/dt 、 di/dt 的降低，从而有效地完成 ZVS、ZCS 控制，以消除电路中的有源部分。

三. DC/DC 变换器

DC/DC 变换器实际上就是前面讲到的各类变换器。只是去掉开关电源的输入电路及部分输出整流器件，形成简单的 DC/DC 转换模块。这类器件目前取得了较大范围的应用，使得用户可以简单地构件自己的电源系统。

这种器件的研发，成为开关电源的一个重要分支。

四. 软开关逆变器

借用软开关的概念，在全桥电路上适当改进，可以构成软开关全桥有源逆变器电路。所以，软开关技术的应用不仅仅限于开关电源本身，其它类似功率变换电路也可以借用这个技术，而实现功率器件的软开关，从而降低损耗，提高效率。典型的如变频器、电机保护器。

五. 三电平电路

在大功率高电压变换电路中，管子的电压应力必须尽量降低。因此，研发了所谓三电平电路。通过增加“变换电感”和电容器件，达到降低电压应力的目的。这个方案可以使开关管电压应力降低到输入直流电压的一半。

六. 其它电路及发展方向

变换器电路实际还有很多问题需要讨论，我们在有限的时间内不可能完全涉及。

变换器目前的发展大体有如下两个主要趋势：

- 1、朝高功率密度、大电流发展。以满足高功率电源需要。
- 2、朝低压发展，以满足低损耗系统的需要。目前在 1VDC 电源方向展开了一系列研究。

第三部分：不二越开关电源

第一节：不二越开关电源集成控制芯片

目前，集成开关电源控制芯片技术已经十分成熟，为开关电源的制造带来极大便利，并促进了成本的下降。

这类芯片含有：MOS 智能开关、电源管理电路、半桥或全桥逆变器、PWM 专用 SPIC、线性集成稳压器、开关集成稳压器等。

不二越电源使用的电源控制芯片是：M51995AFP。下面我们介绍这种芯片。

§ 3-1-1. 芯片管脚排列及说明

这个芯片是 M51995AP 的扩展。
M51995AP 的管脚排列见图 19，各引脚定义如下：

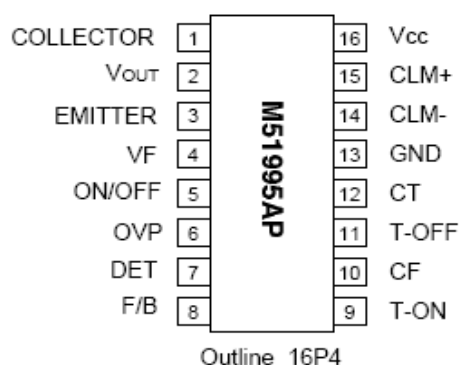


图 3-1：M51995AP 管脚排列图

COLLECTOR：图腾柱输出集电极
Vout：图腾柱输出
EMITTER：图腾柱输出发射极
VF：VF 控制端
ON/OFF：工作使能端
OVP：过压保护端
DET：检测端
F/B：电压反馈端
T-ON：计时电阻 ON 端
CF：计时电容端
T-OFF：计时电阻 OFF 端
CT：断续方式工作检测电容端
GND：芯片地
CLM-：负压过流检测端
CLM+：正压过流检测端

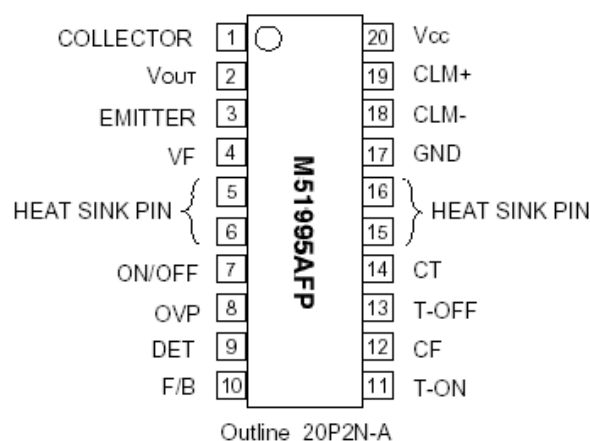


图 3-2：M51995APF 管脚排列图

可以看出，除了 5、6、15、16 四个脚提供两对热沉控制端以外，其余都是相同的。

§ 3-1-2. 芯片基本特性：

一、芯片特性：

M51995A 是 MITSUBISHI 公司推出的专门为 AC/DC 变换而设计的离线式开关电源初级 PWM 控制芯片。该芯片内置大容量图腾柱电路，可以直接驱动 MOSFET。M51995A 不仅具有高频振荡和快速输出能力，而且具有快速响应的电流限制功能。它的另一大特点是过流时采用断续方式工作，具备过流及短路保护功能。

芯片的主要特征如下：

500kHz 工作频率；

输出电流达 2A，输出上升时间 60 μ s，下降时间 40 μ s；

起动电流小，典型值为 90 μ A；

起动和关闭电压间压差大：起动电压为 16V，关闭电压为 10V；

改进图腾柱输出方法，穿透电流小；

过流保护采用断续方式工作；

用逐脉冲方法快速限制电流；

具备欠压、过压锁存电路。

二、推荐使用条件：

电源：12-36V。

工作频率：小于 500KHz。

振荡频率设置电阻：Ron：10-75K，Roff：2-30K。

三、特性图及简介：

这里，有选择地介绍该器件的主要特性。

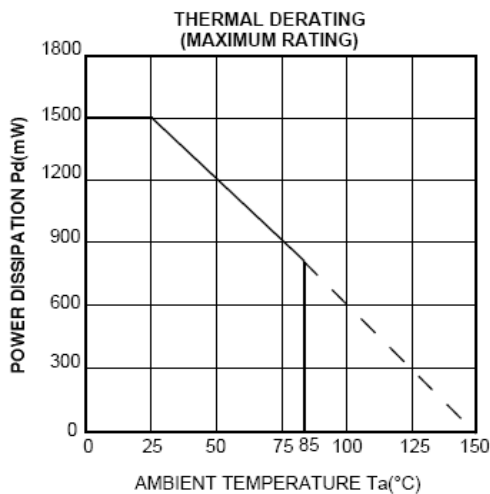


图 3-3：功率/温度曲线

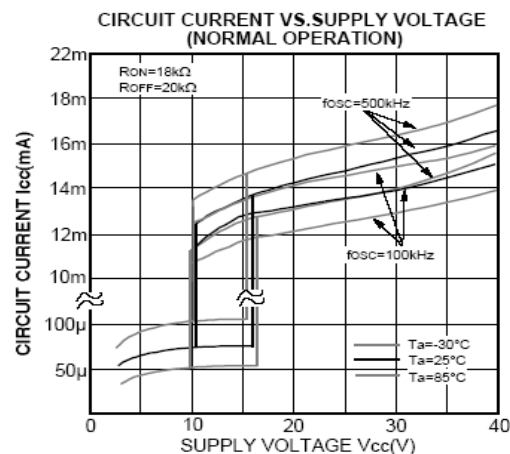


图 3-4：Icc/Vcc 曲线（正常工作）

1. 功率/温度特性：

它由功率上限、温度上限、及负温度特性的斜线组成。低温区（25 度以下），主要受最大功耗限制，高温区（85 度以上）受最高允许温度限制。25-85 度区域，呈负温度特性。芯片使用应控制在这个范围内。

2. Icc/Vcc 特性：

Icc、Vcc 指电源电流、电压的关系。该特性具有滞回特性，即开启电压比关闭电压高。前者为 16V，后者为 10V。而且，频率越高，芯片电流相对越大。

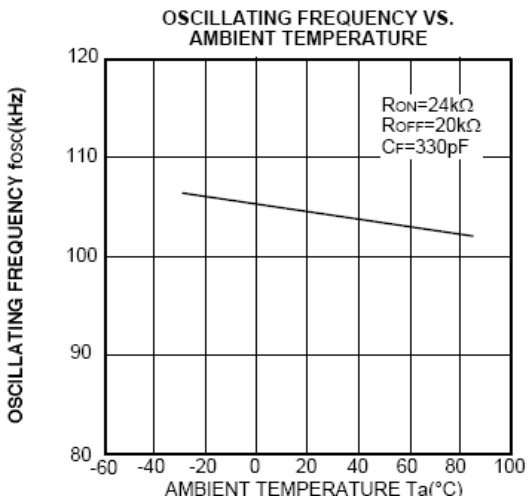


图 3-5: 振荡频率/温度曲线

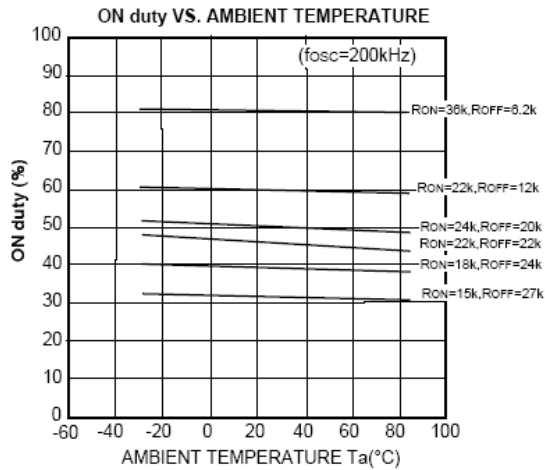


图 3-6: 占空比/温度曲线

3. 振荡频率/温度特性

该芯片内置了一个振荡元件需要外接的振荡电路，该电路频率将随温度变化而呈现负温度特性。

4. 占空比/温度特性

占空比随温度变化不大，略成负温度特性。

实际上，温度会影响很多器件的特性，对精密电路，这种影响是必须考虑的。

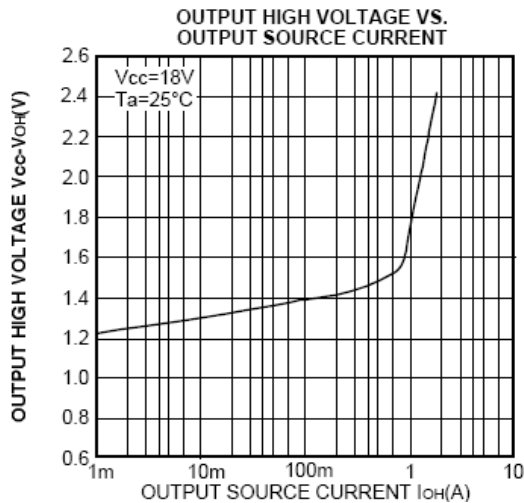


图 3-7: 输出高电平/拉电流曲线

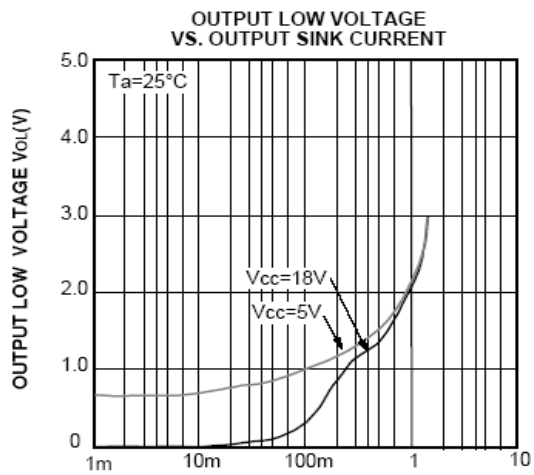


图 3-8: 输出低电平/灌电流曲线

5. 输出高电平/拉电流特性

这是芯片工作在灌电流/低电平状态的特性。该器件额定电流为 2A。

6. 输出低电平/灌电流特性

这是芯片工作在拉电流/高电平状态的特性。

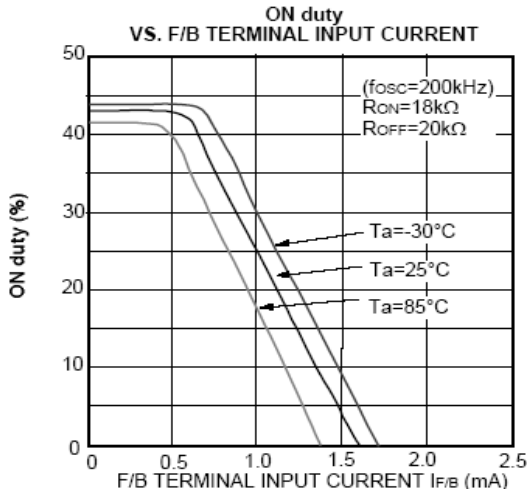


图 3-9：占空比/F/B 输入电流曲线

7. 占空比/F/B 输入电流特性

这个特性反应了电源反馈电流和占空比的关系。在小电流区，占空比基本不受反馈电流的影响，但在 0.5mA 以上，二者呈线性关系。反馈信号越强，占空比越低。利用这个特性，可以有效地实现反馈调节过程。

§ 3-1-3. 芯片工作原理分析

一. 芯片原理图：

M51995A 的原理框图如图 3-10 所示。它主要由振荡器、反馈电压检测变换、PWM 比较、PWM 锁存、过压锁存、欠压锁存、断续工作电路、断续方式和振荡控制电路、驱动输出及内部基准电压等部分组成。

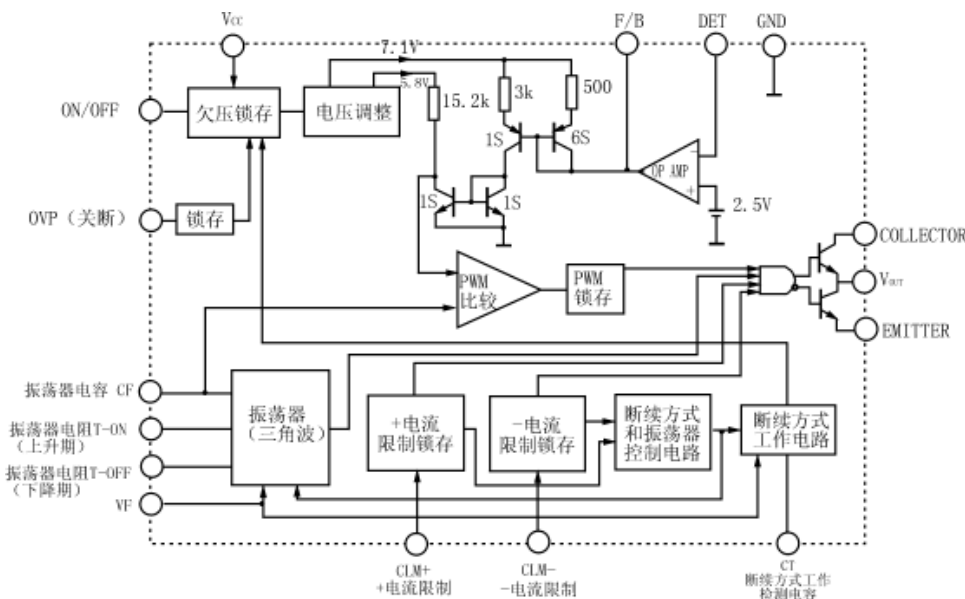


图 3-10：
M51995A 的原理
框图
二、芯片应用原
理分析：

(一) 振荡器

1. 振荡器原理：
振荡电路的等效电路如图 22 所示。CF 电压由于恒电流源的充放电而呈三角波。

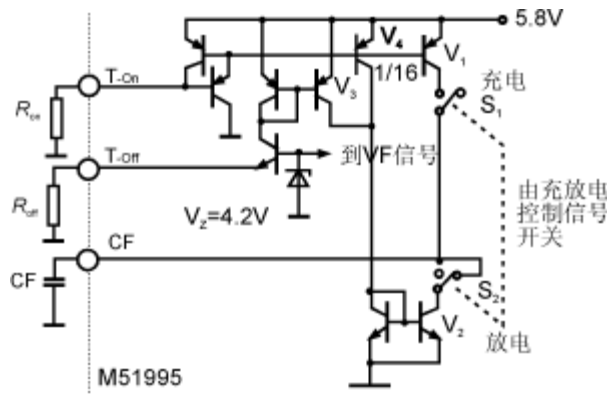


图 3-11：振荡器等效电路

Ron：充电电阻，Roff：放电电阻，Cf：计时电容

如图 3-11，当开关 S1 闭合时，将对 CF 进行充电。充电电流由 Ron 控制，调整过程是：当 Ron 电阻增大时——输入级基极电流减小——造成 V1 基极电流减小——从而减小 V1 集电极电流（充电电流）；反之，Ron 减小时，CF 充电电流增大。

当开关 S1 断开，S2 接通电容 CF 时，CF 经 V2 放电。放电电流取决于 V2 的导通深度，而 V2 的导通深度决定于其基极电位，基极电位又受对管的集电极控制。过程是：当放电电阻 Roff 增大时——比较晶体管集电极电流减小，电位上升——使得 V3 基极电流减小——V3 集电极电流也随之减小，V3 两端压降增大——此时，V2 对管集电极电位下降——V2 基极电位下降——V2 集电极电流，即放电电流减小。反之，Roff 减小时，CF 放电电流将增加。

图中，V2、V3 对管的集电极连接到基极，实际上变成了二极管。V4 则是 V2 的对管的有源负载，并和 V3 共同提供 V2 基极偏置电流。

振荡器开关的 S1、S2 由内部充放电控制信号来控制。

2. 振荡器相关计算与分析：

在断续方式和振荡器控制电路不工作时，有关数据核算关系为：

占空时间

$$\approx \frac{(V_{OSCH} - V_{OSCL}) \times R_{ON} \times C_F}{V_{T-ON}} \text{ (s)}$$

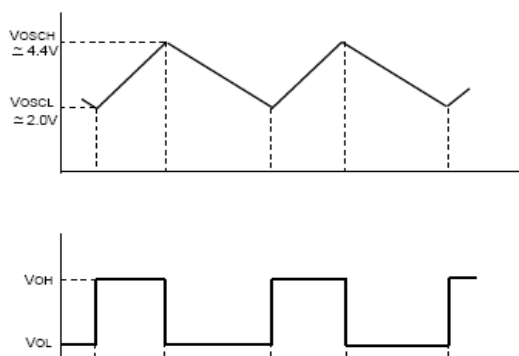
死区时间

$$\approx \frac{(V_{OSCH} - V_{OSCL}) \times C_F}{\frac{V_{T-OFF}}{R_{OFF}} + \frac{V_{T-ON}}{16 \times R_{ON}}} \text{ (s)}$$

实际振荡

周期为二者之和。

其中， $V_{T-ON} \approx 4.5V$ ， $V_{T-OFF} \approx 3.5V$ ， $V_{OSCH} \approx 4.4V$ ， $V_{OSCL} \approx 2.0V$ 。



芯片输出脉宽为三角波的上升时间，而输出关断时间（死区时间）则为三角波的下降时间。

图 3-12: 振荡器波形图

当发生过流时，断续方式和振荡控制电路开始工作，此时 T-off 端电压依赖于 VF 控制端电压，振荡器死区时间将延长。

$$\text{占空时间} \approx \frac{(V_{OSCH} - V_{OSCL}) \times R_{OFF} \times C_F}{V_{T-ON}} \text{ (s)}$$

$$\text{死区时间} \approx \frac{(V_{OSCH} - V_{OSCL}) \times C_F}{\frac{V_{VF} - V_{VF0}}{R_{OFF} \times C_F} + \frac{V_{T-ON}}{16 \times R_{ON} \times C_F}} \text{ (s)}$$

实际振荡周期为二者之和。

其中， $V_{T-ON} \approx 4.5V$ ， $V_{OSCH} \approx 4.4V$ ， $V_{OSCL} \approx 2.0V$ ， $V_{VF0} \approx 0.4V$ 。

当 $V_{VF} - V_{VF0} < 0$ ，取 $V_{VF} - V_{VF0} = 0$ ；当 $V_{VF} - V_{VF0} > 3.5V$ ，取 $V_{VF} - V_{VF0} = 3.5V$ ；在 $0 - 3.5V$ 范围内，取实际值。所以当 $UVF > 3.5V$ 时振荡器的工作和没有发生过流时一样。

此时的振荡波形，除启动时，三角波从零开始以外，稳态时与图 3-12 类似。

下面，给出了振荡频率/CF、占空比/Roff 的曲线关系。

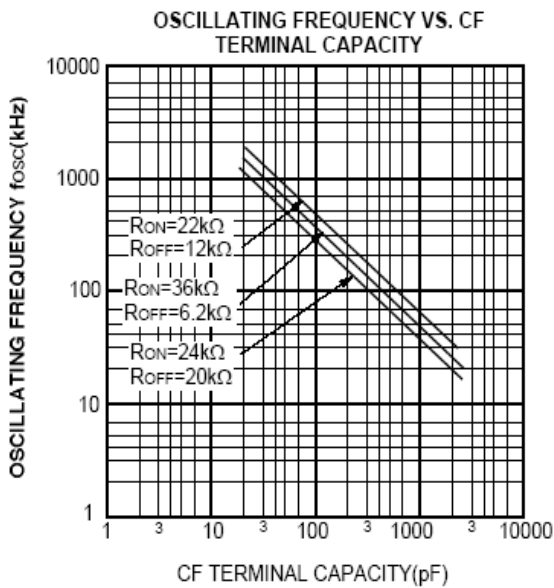


图 3-13: 振荡频率/CF 曲线

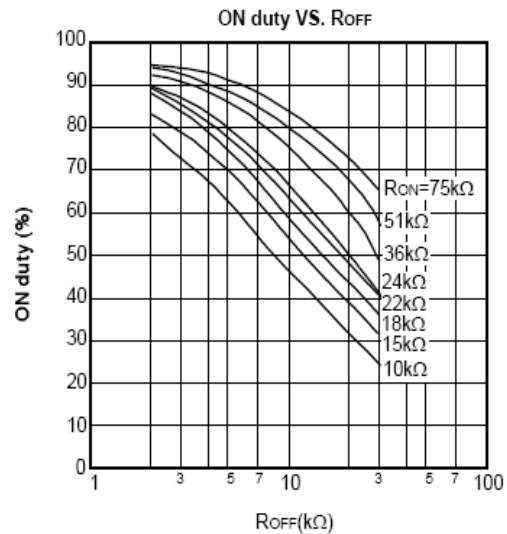


图 3-14: 占空比/Roff 曲线

3. VF 端的应用方法:

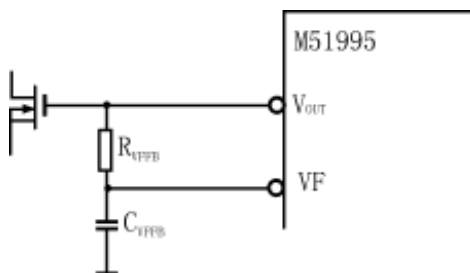


图 3-15：正激式变换器中 VF 端的应用

通常使 VF 端电压正比于变换器的输出电压，这样当发生过流而使输出电压变低时，VF 也变低，使得 Cf 放电电流减小，死区时间（放电时间）也相应变长，从而进一步降低占空比。

当然，这个 VF 端反馈电压也可以通过隔离变压器的相关绕组分压后获得。

(二) PWM 比较锁存部分

图 3-16 为 PWM 比较和锁存部分的电路图：

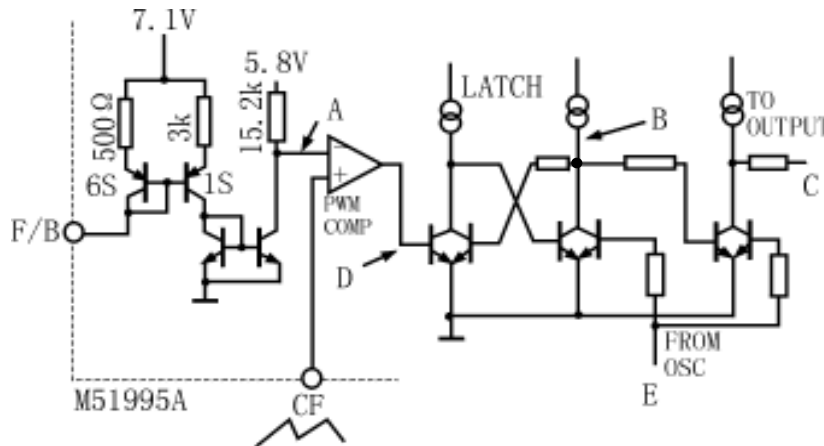


图 3-16：PWM 比较和锁存

F/B：电压反馈端，E 点 OSC 应该是振荡电路产生的矩形波，高电平时对应充电，低电平对应放电。

从图可以看出，A 点电位与 F/B 波动规律相同，A 点电位与振荡三角波比较后锁存，并与从振荡器输出的控制信号逻辑组合后输出。各点波形如图 3-17 所示。故 B、C、D、E 各点的逻辑关系为：

D 点在三角波高出 A 点反馈时为高电平，低于 A 点时为低电平。

$B = D \cdot E^*$ ，可以得到 B 点波形。

$C = B^* \cdot E^*$ ，从而得到 C 点输出波形。

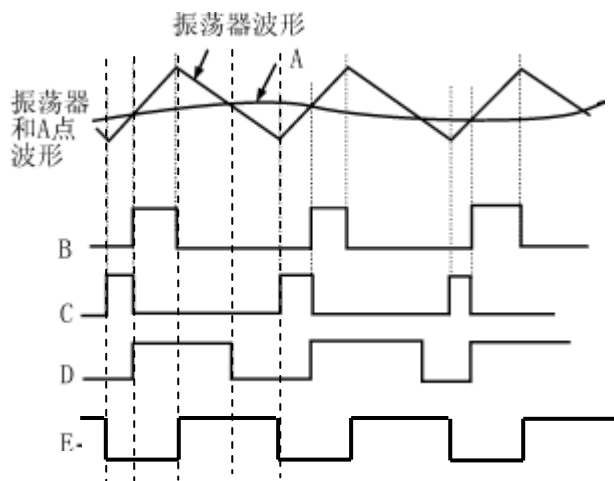


图 3-17：PWM 比较和锁存部分各点波形

从图中可以看出，电源输出越低，反馈电压 $V_{F/B}$ 越高 ($I_{F/B}$ 小)，C 点波形脉冲越宽，该信号经过反向后，送芯片输出开关管基极。这样电源输出开关管得到的基极激励信号正好与电源输出构成负反馈关系，实现了对电源输出的调节。

(三) 输出电路

芯片输出电路应该有优良的灌电流和拉电流能力，以便驱动 MOS-FET。图腾柱电路恰好满足了这一点，但它的穿透电流比较大。这样将引起 IC 电流的增大，增加芯片损耗，并增加噪声电压。该芯片通过改进的图腾柱电路，穿透电流由常规的 1A 左右降低到了 100mA。

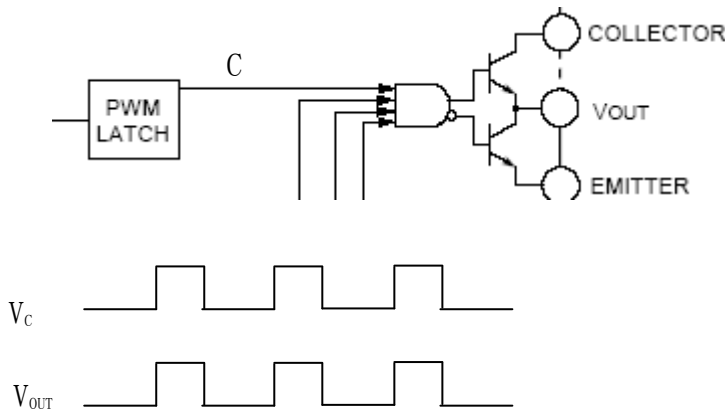


图 3-18：输出电路

从逻辑关系看，输出电路是在比较和锁存电路的 C 点输出高电平期间开通（芯片输出高电平，电源开关管导通），从而触发电源电路输出的。因此，当电源电压变低时，F/B 反馈电压越高 ($I_{F/B}$ 小)，C 脉冲越宽，输出时间越长，从而使电源电压回升；反之亦然。

(四) 电流限制电路

在图 3-17 中，如果 A 点波形和三角波的上升沿相交之前电流限制端 CLM+ 或 CLM- 的电压超过阈值 (+200mV/-200mV)，过流信号将使输出截止并且这个截止状态持续到下一个周期。实际上该信号控制的状态在接下来的死区时间里被复位，所以电流限制电路在每个周期都可以起作用，被称为“逐脉冲电流限制”。

实际应用电路为了消除寄生电容引起的噪声电压的影响，需要使用 RC 组成的低通滤波器，如图 3-19 所示。

具体电流极限电路波形见图 3-20。

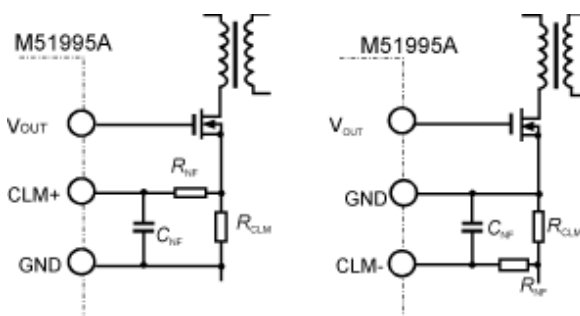


图 3-19: CLM+ (pin14)/CLM- (pin15) 的连接

建议 R_{NF} 电阻采用范围 10-100 欧，以保证 CLM 端合适的输入电流。

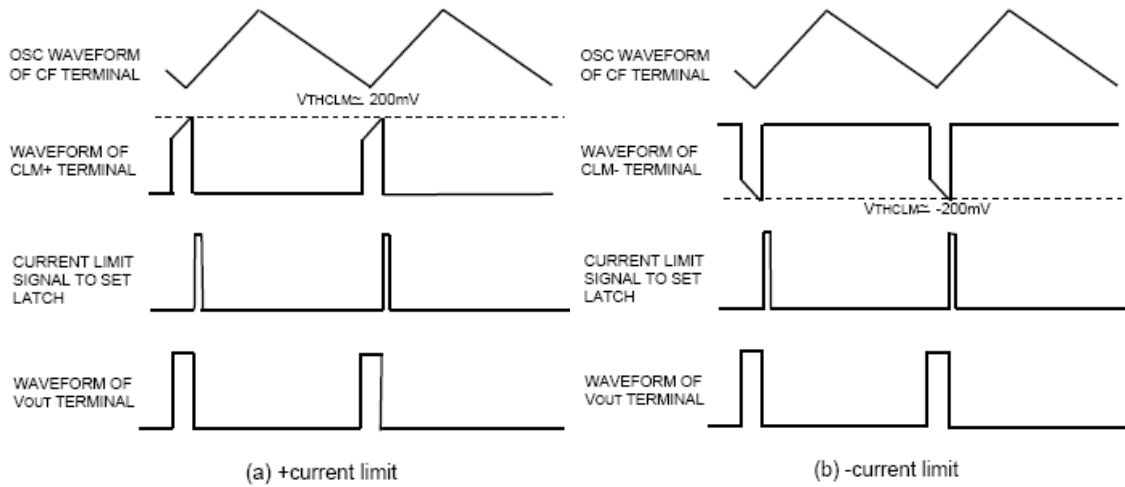


图 3-20: 电流限制电路波形图

(五) 断续方式和振荡控制电路

当 CLM 端达到阈值时，电流限制电路将以脉冲形式发出电流限制信号，在 V_{out} 输出高电平期间，电流限制锁存电路输出高电平，用于控制下级电路。同时，断续方式和振荡控制电路开始工作，即输出高电平。图 3-21 为时序图。

另一种情况就是 VF 端反馈电压低于 3VDC 时，该电路启动工作。

图 3-22 给出的是非断续时的时序图。对照两个图形，可以看出该电路的工作方式。

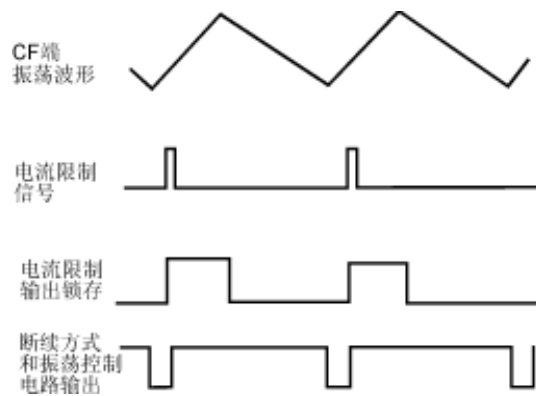


图 3-21: 断续方式和振荡控制电路时序

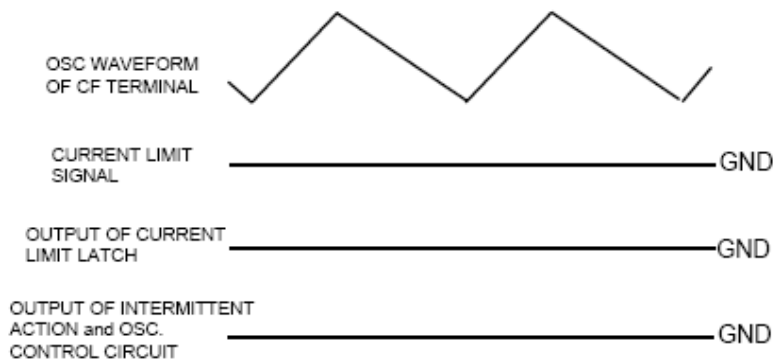


图 3-22：非断续方式下电路各点信号时序

(六) 断续方式工作电路

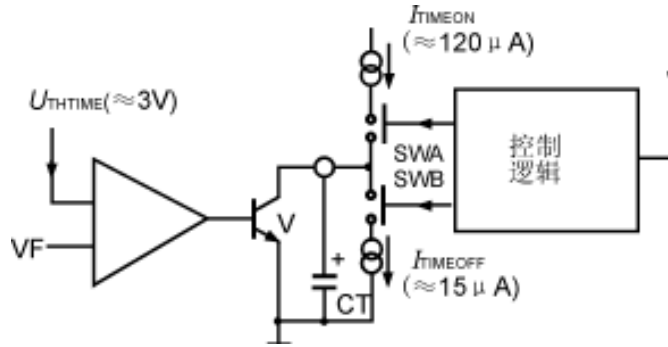
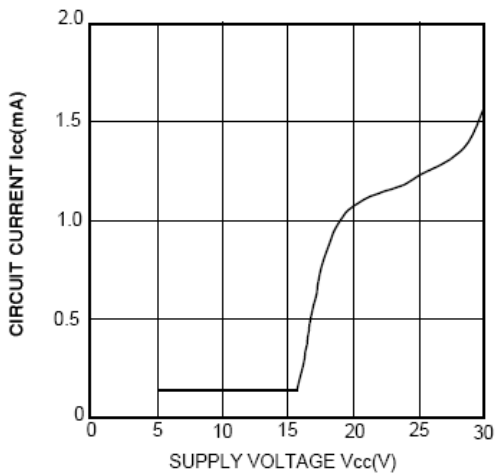


图 3-23：断续方式工作电路图

在断续方式和振荡控制电路输出为高电平或 VF 端电压（间接反映 V_{out} ）下降到低于约 3V 的临界值时，断续方式电路开始工作。

图 3-23 为断续方式电路的原理图。当 VF 端电压高于 U_{THTIME} （来自断续方式和振荡控制电路）时，晶体管 V 导通，CT 端电位接近于 GND；当 VF 端电压低于 U_{THTIME} （过载断续情况）时，晶体管 V 截止，CT 将被充放电。SWA 闭合而 SWB 断开时，CT 被 $120\mu A$ 的电流充电，SWB 闭合而 SWA 断开时，CT 被 $15\mu A$ 的电流放电，所以 CT 端呈三角波。只有在 CT 端电压上升期才会产生输出脉冲。CT 端的三角波频率要远远低于开关振荡频率。这样功率电路中包括次级整流二极管在内的元器件可被有效保护，以防过流引起的过热。

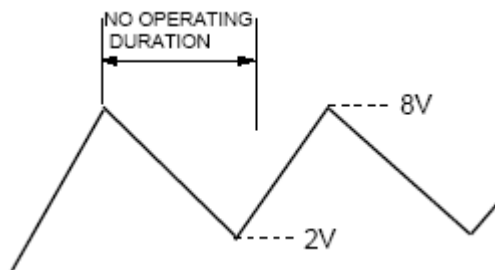


仅为正常工作的 1/10 左右。
3-25 是 CT 端在断续工作时的波形
断续方式不用时，CT 接地。

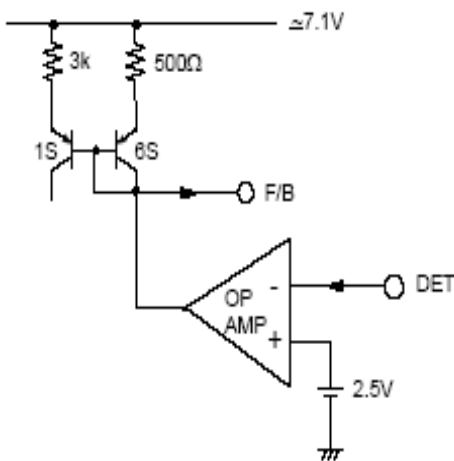
图 3-25：CT 端断续时的波形图

图 3-24：断续方式下， V_{cc}/I_{cc} 特性图

图 3-24 给出的是断续时的 V_{cc}/I_{cc} 特性图。在断续方式时，由于保护电路的作用， I_{cc} 非常小，图形图。



(七) 电压检测电路

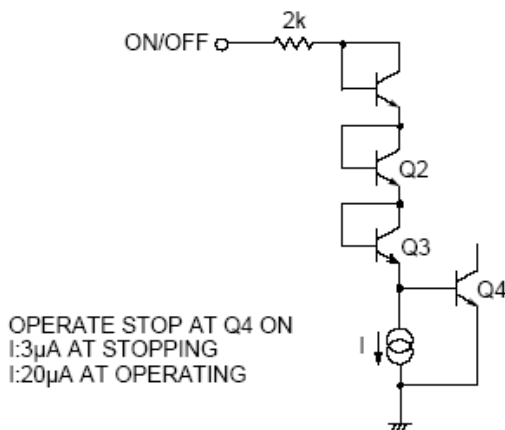


DET 端可被用来控制输出电压。DET 端和 F/B 端之间的电路与并联型可调电压基准芯片 431 非常相似，DET 端电压高于 2.5V 时运放具有吸收电流能力，低于 2.5V 时输出为高阻。DET 和 F/B 端具有反相特性，它们之间应接以串接的电阻和电容以利相位补偿。由于两点电位不同，绝不要只接电阻。加电容则不同，因为电容有隔直能力。

图 3-26：检测电路等效图

DET 端不用时，可以接地。

(八) ON/OFF 电路部分



ON/OFF 端子用来开关芯片工作。由于 Q4 基极接了恒流源，它具有迟滞特性，所以，即使外电路信号变化缓慢，也不会出现误动作。在过压保护 (OVP) 及 OFF 状态下，芯片的工作电流均由起动电路提供。ON/OFF 端为低电平时芯片才工作，阈值电压为 2.4V。

图 3-27：ON/OFF 电路。

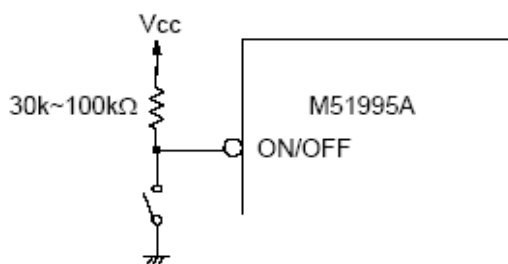


图 3-28：ON/OFF 外部电路

图 3-29 是芯片关断期间的 V_{cc}/I_{cc} 特性图，此时，可以通过选择偏置电阻 R1，来适当降低芯片电

图 3-28 是建议的外部连接方法。图中的开关可以用晶体管或光耦管代替。如果无须控制芯片工作时，ON/OFF 端可以直接接地。

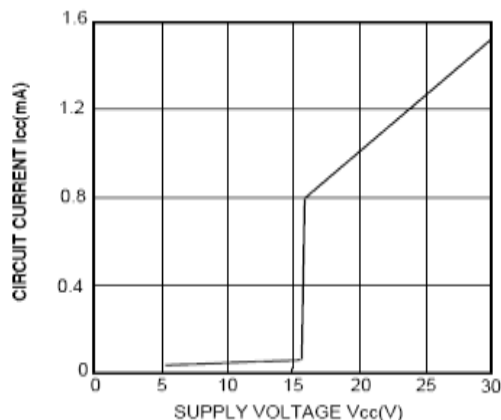


图 3-29：适当选压 V_{cc} 。

图 3-29: OFF 时的 V_{cc}/I_{cc} 特性

(九) 过压保护 (OVP) 电路

OVP 端子用来实现过压保护, 并具有迟滞特性。Q2、Q3 构成正反馈电路。当 OVP 端高于 750mV 的阈值电压时芯片进入过压保护状态 (OVP), 芯片被停止。为了复位, 须使 OVP 端电压低于阈值或使 VCC 低于 OVP 复位供电电压 (典型值为 9V)。

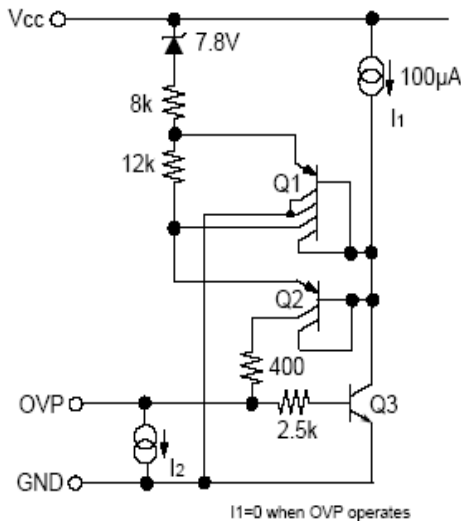


图 3-30: OVP 电路

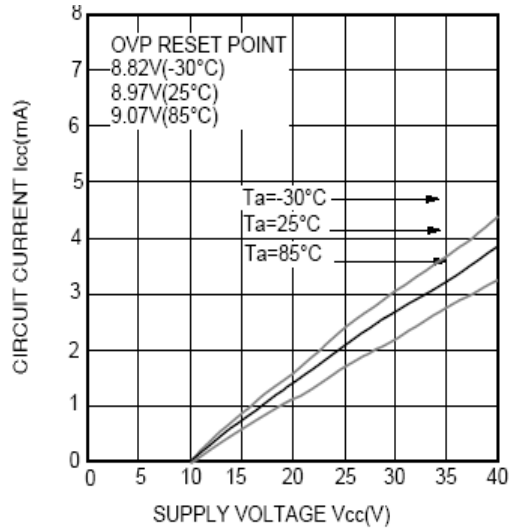


图 3-31: OVP 作用时 V_{cc}/I_{cc} 特性

恒流源 I2 在 OVP 不操作时, 大约为 150 微安, 操作时减少到 2 微安。但必须输入大于 I2 约 800 微安到 8mA 的电流, 才能触发 OVP 工作。在 OVP 作用期间, I_{cc} 应该至少提供 20 微安电流, 这可以靠适当设置 R1 偏置来实现。

图 3-31 是 OVP 作用时 V_{cc}/I_{cc} 特性。

OVP 电流在不作用时, 就是 I2; 当作用时, 约等于 $I_2 + I_{c2}$ 。如果需要 OVP 电位一直保持, 则在 OVP 和地之间不要接电容。

该芯片的具体应用还有许多需要注意的问题, 我们将结合机器人的具体电路来讨论。

§ 3-1-4. 典型应用实例

图 3-32 和 3-33 分别为 M51995AP 在正激、反激变换器中的应用。

在正激式变换器中，交流输入经全波整流和平滑滤波后进行开关变换。次级为多组输出，而稳压控制则是对主输出（Vout1）来进行的。隔离变压器原边上半绕组用于在开关管不通时，提供泄放通路。采样和误差放大采用 431 基准芯片和光耦以提高输出精度和隔离初级和次级电压。Ron 推荐为 10k 到 75k，Roff 推荐为 2k 到 30k；电源电压推荐为 12V 到 17V；流过 R1 起动电阻的起动电流推荐 300 μ A 以上以稳定起动。

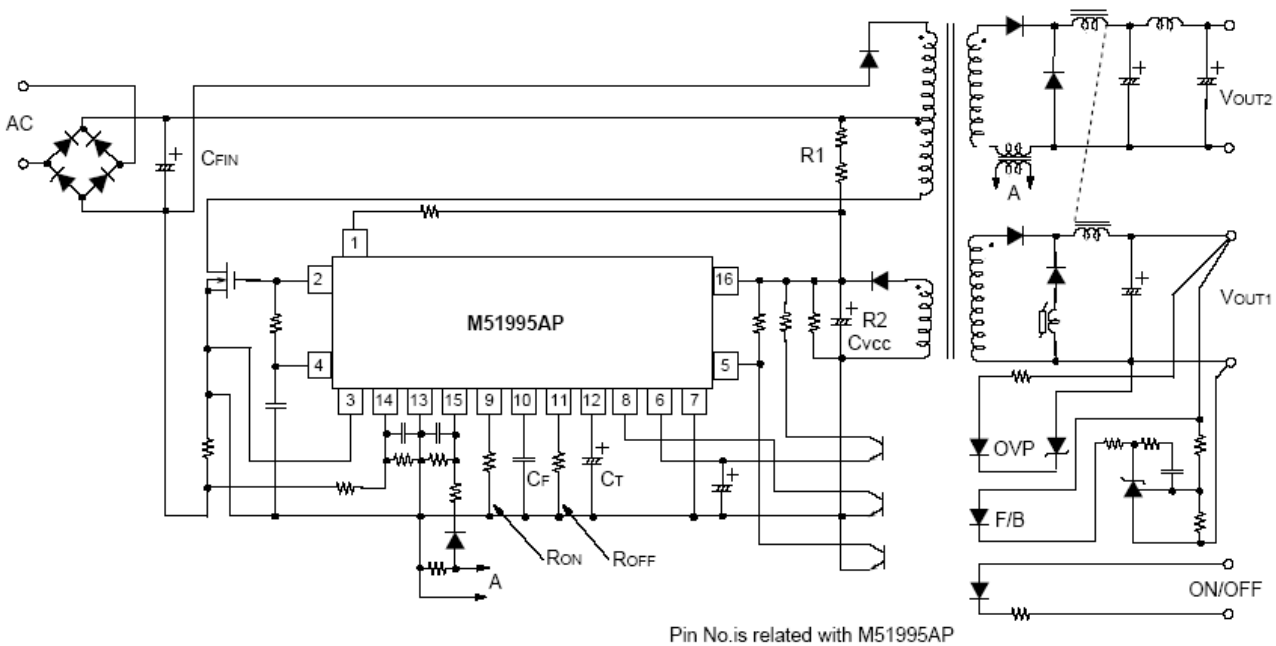


图 3-32: M51995AP 在正激式变换器中的应用

图中，F/B 为电压反馈，基准电源 431 及主通道、反馈通道的增益决定了输出幅度。OVP 为过压保护反馈，保护点取决于稳压管。过流检测使用电流互感器 A。电源可由右下部外部信号进行开关。

下图是反激型开关电源实例。

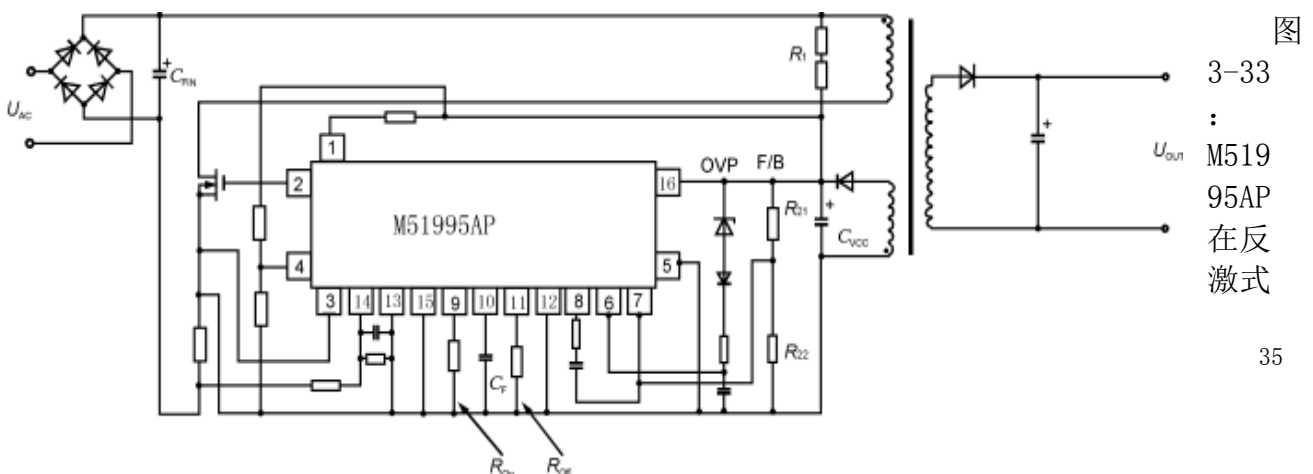


图 3-33 : M51995AP 在反激式

第二节：不二越电源电路分析

§ 3-2-1. 不二越电源电路原理图

该电路实际上是一个比较简单的普通 PWM 开关电源电路。脉冲宽度的自动调节取决于反馈电平与振荡器三角波的比较。

它是一个正激式隔离开关电源电路。隔离变压器包括三个绕组，即原边、副边及第三绕组。第三绕组为芯片提供启动电路电源。

从整个电路结构看，它使用了最简单的单管结构。开关管使用了 MOSFET 器件，开关管型号：2SK1939（2501），富士电机产品，N 沟道，电压 600V，8A，功率 100W。

电路使用线性光电耦合器从输出端引回 F/B 电压及 OVP 过压反馈，F/B 电压基准为基准电源器件。同时引入了过流保护电路等。

可以看出，它是一个非谐振式的变换器，即常规的硬开关。

图 3-34、图 3-35 是该电源的原理图。

电源输出电压为 5VDC。

各控制环节的设计和前面对芯片的分析相似，下面具体分析各单元电路结构及原理。

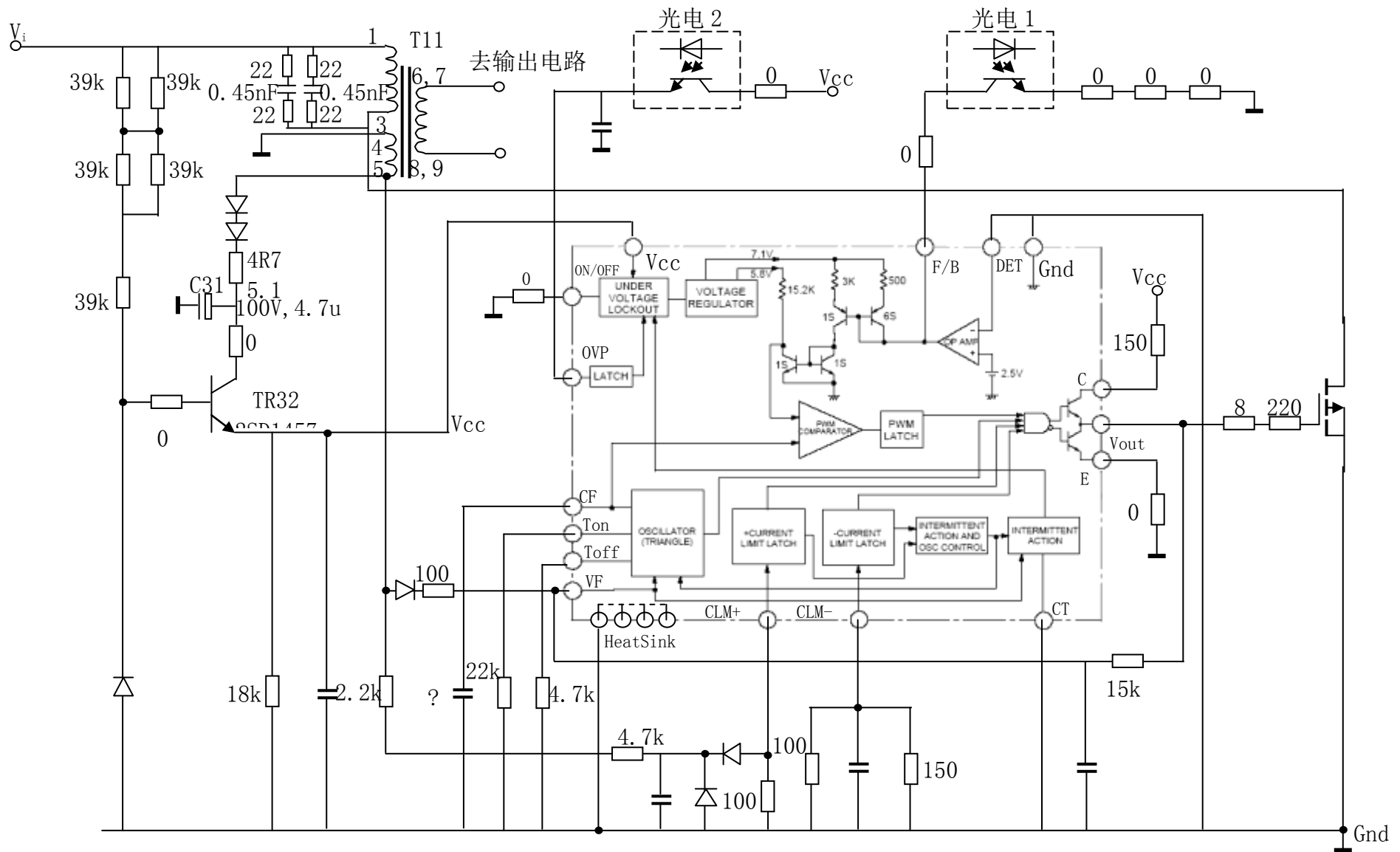


图 3-35：不二越机器人开关电源原理图（控制电路、变换器部分）

§ 3-2-2. 电路分解分析

一、输入电路

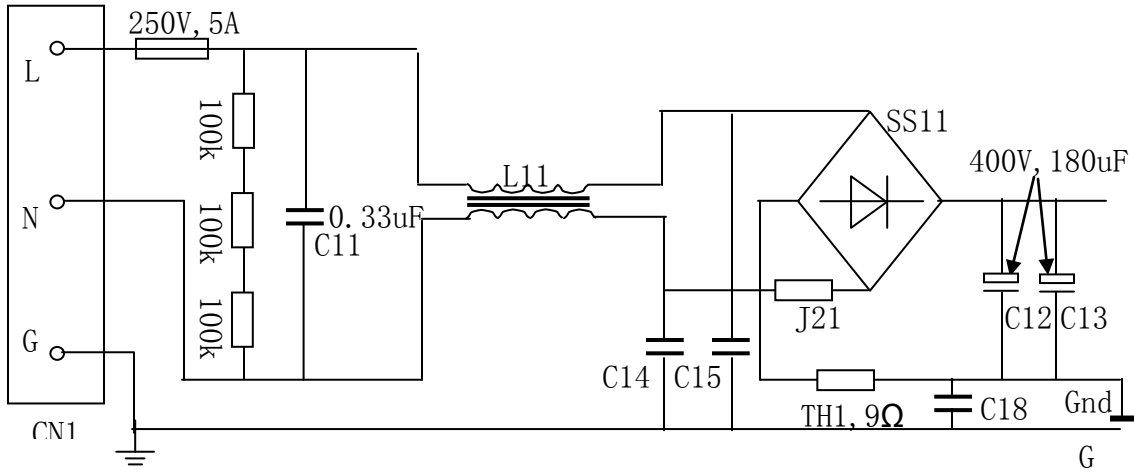


图 3-36: 不二越电源输入电路

该电路包含滤波、浪涌抑制及全波整流电路。

输入电路各电容 C11、C12、C13 用于滤波，滤除高频噪声；电抗器 L11 用于浪涌抑制；电容 C14、C15、C18 用于去耦。

输入 220VAC 电压经过全波整流，产生变换器所需要的直流电压，及提供控制电路必须的工作电源。

J21 为短路线，TH 为过流电阻，当发生过流时，器件熔断。

二、起动电路

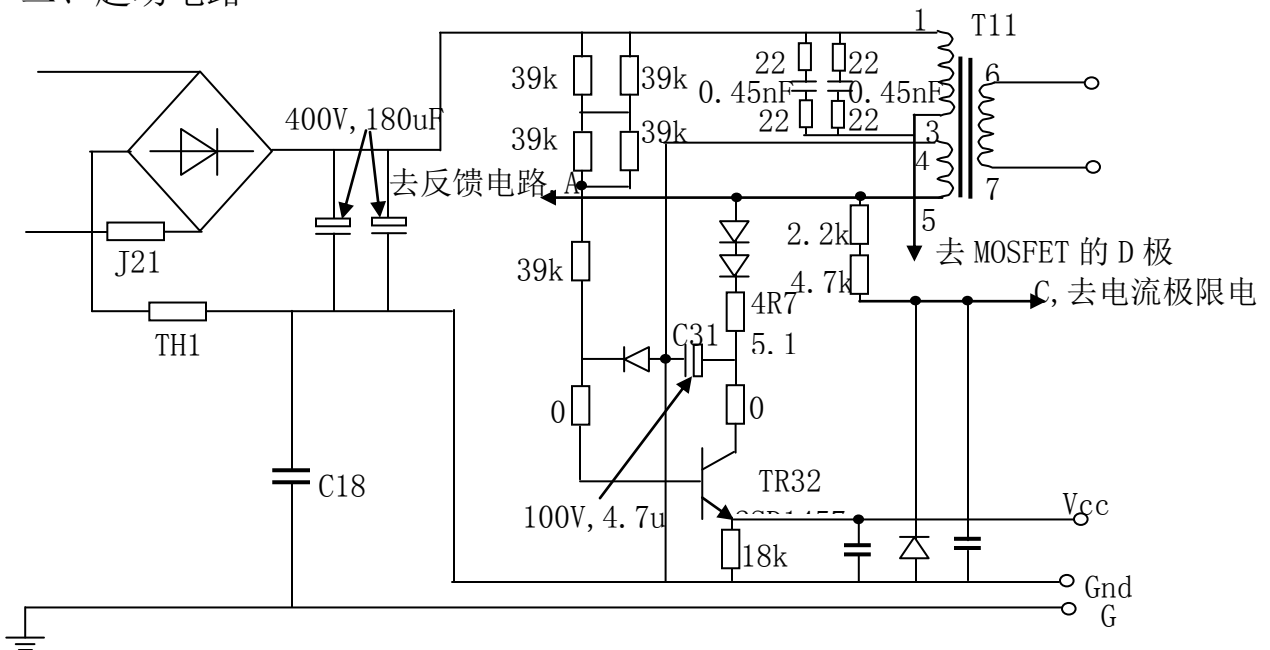


图 3-37: 不二越电源启动电路

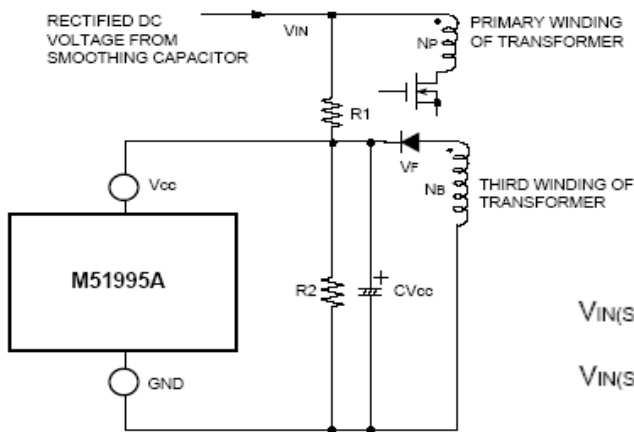
启动电路是由输入整流电源提供芯片 Vcc 电源的电路。一般可以从隔离变压器原边或者第三边提供。典型值为 12-17V，输出电压一般为 Vcc-2V。

这里的隔离变压器 T11 的 1、3 绕组为原边主绕组，4、5 为辅助绕组，6、7 为副边输出绕组。D1457 为 NPN 硅三极管。电源去耦电容建议为 10—47uF，启动电流不少于 300uA。

该电路由第三边（辅助绕组）供电，与常规的芯片启动电路有较大差别。C31 及前面的两个二极管用于获得相对稳定的集电极直流偏压，基极偏置取自输入电路的直流电压。A、C 点用于提供其它辅助控制的上偏电源。

图中发射极下偏置 18K 电阻实际上是通过 0 欧电阻接到芯片 7 脚，并通过 7 脚并联 0 欧电阻到 5 脚（热沉端）接地的。

推荐的启动电路典型结构为：



左图中，同样是由第三边提供 Vcc。R1、R2 共同决定了电路启动电压，而关断电压还和第三边变比有关。

$$V_{IN(START)} \approx R1 \cdot I_{CCL} + \left(\frac{R1}{R2} + 1\right) \cdot V_{CC(START)} \dots$$

$$V_{IN(STOP)} \approx (V_{CC(STOP)} - V_F) \cdot \frac{N_P}{N_B} + \frac{1}{2} V_{INRIP(P-P)}$$

图 3-38：推荐的典型启动电路

I_{CCL} 是芯片启动电流 (90μ A)，V_{CC(START)}、V_{CC(STOP)} 分别是芯片启动及关闭电压 (16V/10V)，N_P/N_B 是变比 (第三边/原边)，V_{INRIP(P-P)} 是输入电压峰峰值。

三、振荡电路

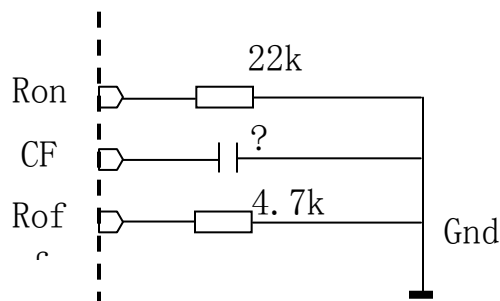


图 3-39：芯片振荡器外电路

Ron: 充电电阻, Roff: 放电电阻, CF 充放电电容。

原板电容值没有标记, 因此我们无法计算时间振荡频率。否则我们可以利用前面介绍的公式来大致估算该频率值。芯片的上限频率是 500KHz, 电路原理前面已经详细分析, 此处不再赘述。

四、电源反馈比较和锁存电路

下图是电源反馈部分的比较及锁存电路。

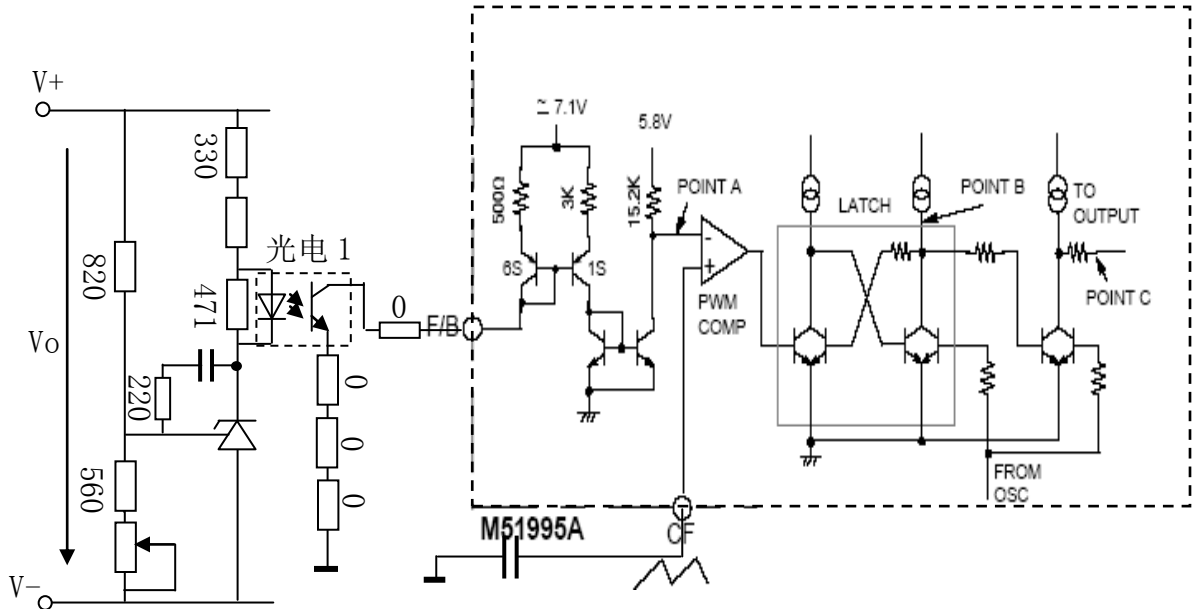


图 3-40: 电源反馈比较及锁存电路

该电路的 F/B 端为电源实际输出反馈端。输出电压 V_o 经分压采样, 控制基准电源。基准电源的高低决定了线性光电耦合器的输出电流大小。从 F/B 端看, $I_{F/B}$ 和 V_{OUT} 是成线性关系的, 这样就实现了电路的反馈调节。

综合前面对芯片的介绍, 其调节操作过程类似。

五、过流、过压保护电路

下面展示了 OVP 过压保护、VF 振荡电路反馈、检测端 DET、电压反馈端 F/B 等的外部接线方法。

电源反馈比较锁存电路在“四”中已经分析, 这里为了展示电路关联关系, 同样给了出来。

1. VF 反馈端:

控制芯片输出 V_{out} 经过阻容滤波, 反馈回 VF 端, 用于过流保护, 作用和前面芯片分析中所分析相同。不同的是, 它同时从第三边引出反馈, 整流后送 VF 端, 作用和从 V_{out} 端引出是一样的。

2. OVP 过压保护端:

OVP 为过压检测端，它取决于反馈电路中光电流的大小。因为它直接影响光电输出级的导通程度（ U_{ce} ），从而直接影响到 OVP 电位（ $V_{OVP}=V_{CC}-I_{RC}R_C-U_{ce}$ ）。由后面的输出电路可以看出，这个保护点取决于一个稳压管的稳压值。当输出电压高于保护值时，OVP 点电位高于门槛电平 750mV，芯片进入保护状态。

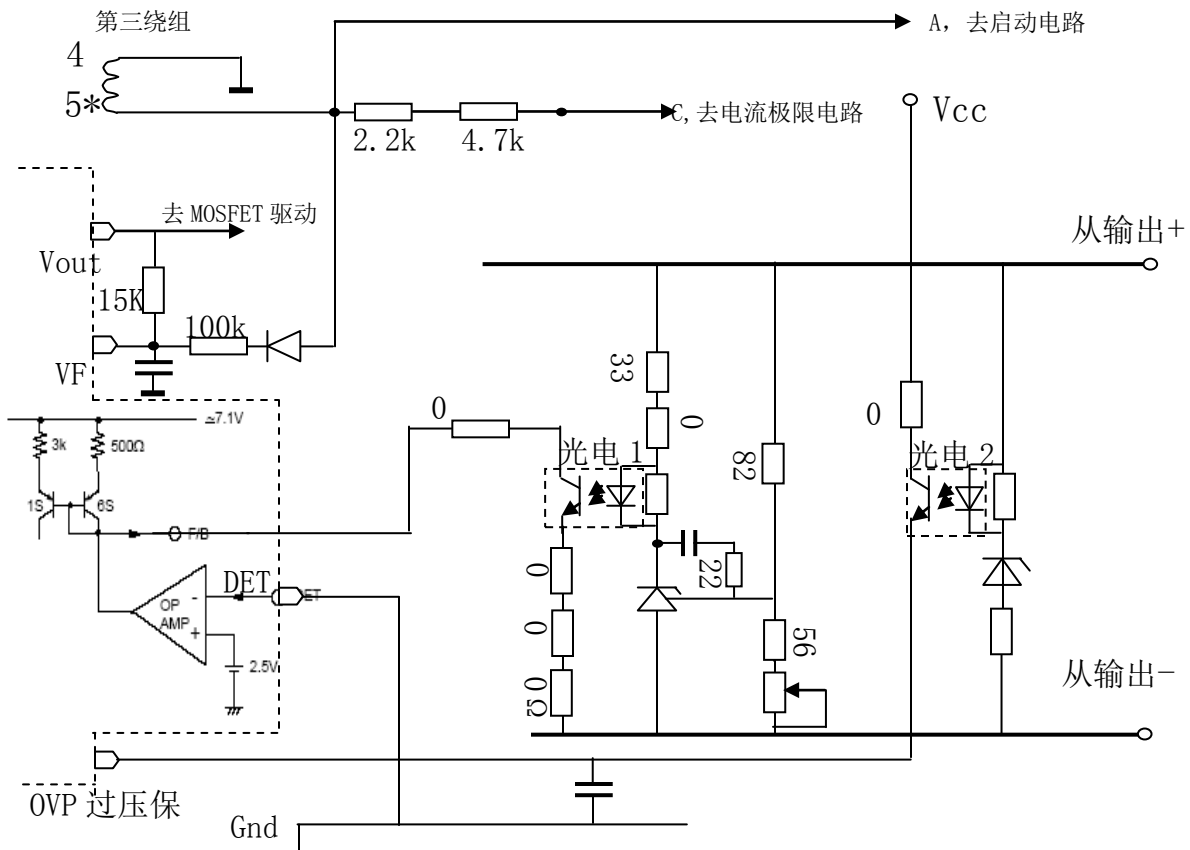


图 3-41: 过流、过压保护电路

3. 检测端 DET:

该端被直接接地，因此 F/B 端不受此点控制。

DET 被用于检测输出电压。如果 DET 不接地，则在它超过 2.5VDC 时，将 F/B 电位钳制在 0VDC，从而使得占空比为 0，电源处于保护状态。当它低于 2.5VDC 时，电源正常工作。

六、电流极限保护电路

下图是电流极限保护电路。

由于隔离变压器原边开关管是单向驱动的，所以只做正极限保护即可。变压器第三边绕组单向脉动信号经过二极管整流及 RC 滤波，送 CLM+ 端，做为正极限过流保护。

负电流极限被直接接地，不起作用。

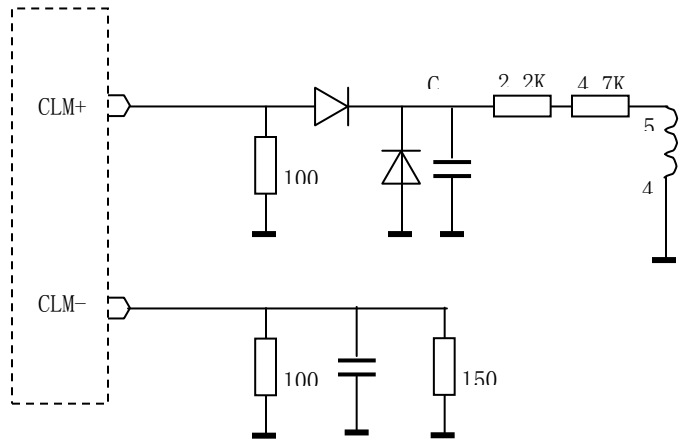


图 3-42: 电流极限保护电路

常规情况下，CLM+或 CLM-的电压超过阈值（+200mV/-200mV）时，过流信号将使输出截止，并且这个截止状态持续到下一个周期。下个周期将重新恢复，形成所谓“逐脉冲电流控制”。

七、通断控制电路及热沉端

ON/OFF 端（7 脚）为低电平时芯片才工作，阈值电压为 2.4V。本电路被直接接地，不进行控制。

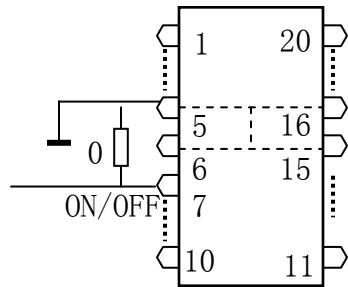


图 3-43: 通断控制及热沉端电路

热沉端也被直接接地，以获取较好的热稳定性。芯片的 5、6、15、16 脚内部是短接的，四个热沉端通过 5 脚接地。

八、断续检测控制电路

断续电路的相关分析参见前面有关内容。

本电源 CT 端（14 脚）被接地，即断续电路不起作用。

九、芯片输出及隔离电路

电源变换器部分是一个简单的单开关降压型隔离变换器。开关管规格：2SK1939（2501），富士电机产品，MOS，N 沟道，电压 600V，8A，功率 100W。

器及电解电容用于滤波，加上两个二极管的续流作用，可以获得尽可能连续的电流。

从输出电路看，这是一个 Buck（降压）式开关电源。实际输出为 5VDC。

电源输出电压由光电 1、基准电源器件及电位器部分来控制，调节电位器可以在一定范围内调整输出电压。具体电源基准的使用方法，后续课程将予以介绍。

光电 2、稳压管部分用于获得反馈 OVP 信号，稳压管的稳压值决定了 OVP 保护动作点。

十一、不二越电源的等效变换器电路

综合上面分析，可以得到不二越电源的变换器等效电路如下：

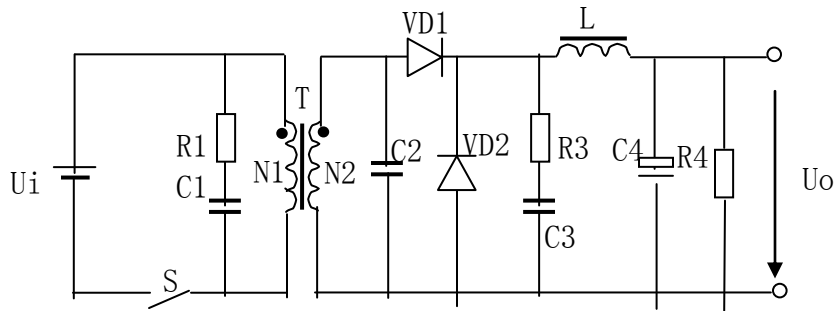


图 3-46：不二越电源的变换器等效电路

这是一个单管隔离降压变换器，而且是一个传统的硬开关电路。为防止变压器磁饱和及快速恢复，原边使用了简单的 R_1C_1 释放电路。副边 VD_1 整流， VD_2 续流， C_2 去耦， L 、 C_4 滤波， R_3C_3 、 R_4 为辅助泄放通路。

第三边由于用于芯片启动电路，没有画出。

从前面章节讲解的内容来看，我们发现，这个电源实际上是简单的普通通用电源。

第四部分：其它电源控制芯片及其应用电路

第三部分中，结合不二越机器人，我们分析了 M51995 芯片及其应用电路。实际上，目前流行的开关电源控制芯片有很多，许多厂商都生产了自己的系列芯片。适当了解这些芯片及其应用方法，对我们全面掌握开关电源这门技术是必要的。

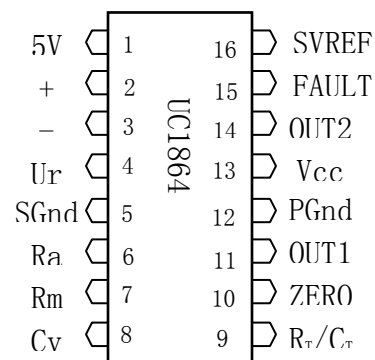
第一节：UC1864、UC3842 芯片及其应用

UC 系列开关电源芯片是 Unitor de 公司产品。

§ 4-1-1. UC1864 芯片

一. 管脚排列

该芯片采用 16 脚封装，管脚排列如图 4-1 所示。



5V: 内部 5V 引出端。

+: 误差放大器同相输入端。

-: 误差放大器反相输入端。

Ur: E/A (误差放大器) 输出端。

SGnd: 信号地。

Ra、Rm、Cv: 压控振荡器的外接阻容端。

Cv 为振荡电容，Rm 决定最小频率，Ra 决定最大频率/最小频率。

图 4-1: UC1864 管脚

R_T/C_T: 瞬时定时器的外接阻容端。

ZERO: 零点比较器的零点检测信号输入端。

OUT1: 输出端 1。

OUT2: 输出端 2。

PGnd: 电源地。

Vcc: 输入电源端，通常取 12-20VDC。

FAULT: 保护电路输入端。

SVREF: 软启动及基准电压端。

其实，UC1861-UC1868 是 Unitor de 公司设计的 ZVS、ZCS 控制芯片，彼此之间的差别在输出电压、欠压锁定阈值等的不同。其管脚定义都是一致的。

二. 主要性能特点

1. 脉冲宽度固定而频率可调 (PFM)。二输出端可以并联使用。

2. ZVS 型控制器。
3. 压控振荡器，频率 10kHz-1MHz，一般使用 50-500kHz。
4. 有过压、过流、欠压等保护，保护时拉低两个输出成低电平。
5. 通电软启动功能。
6. 精度 1%。
7. 低启动电流，典型值 150uA。
8. 双输出，1A，FET 驱动。

三. 工作原理

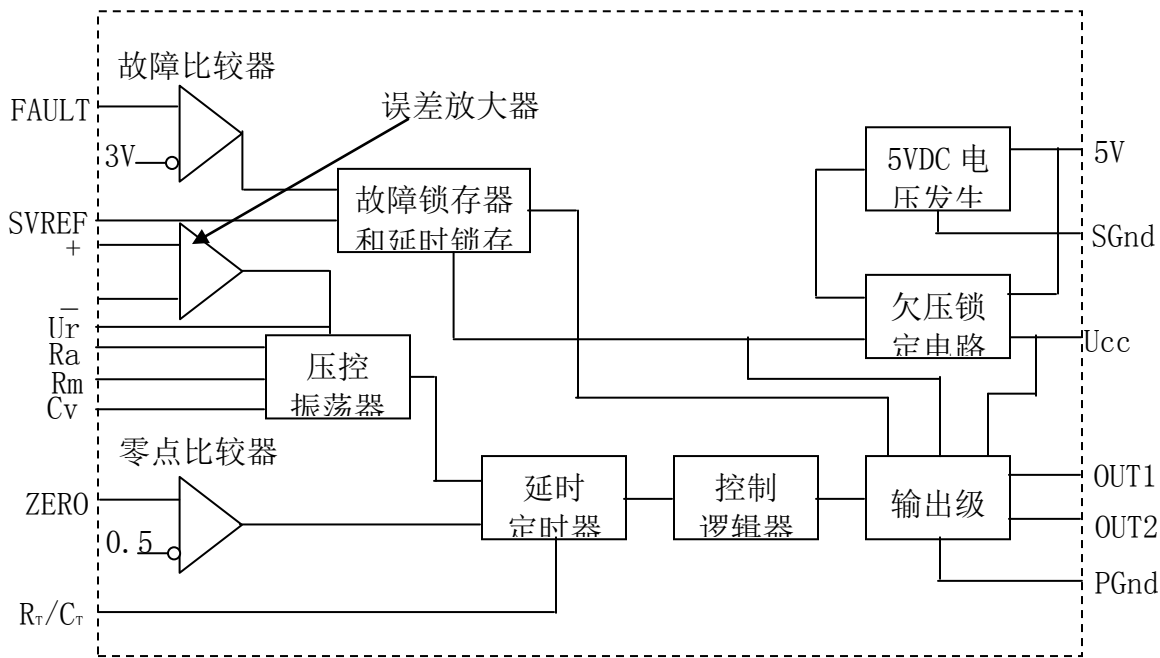


图 4-2: UC1864 内部结构原理图

芯片内部包括误差放大器、压控振荡器、控制逻辑器、输出级、欠压锁定器、5VDC 电压发生器、故障比较器、故障锁存器、延迟锁存器、零点比较器等。

误差放大器：同相端接反馈电压信号，反相端接 SVREF 软基准电源（5VDC）。误差放大器输出 U_r 作为压控振荡器的控制电压，用来调节振荡频率。

压控振荡器：振荡频率中心值和 U_r 成负线性关系。 R_a 决定了最大/最小频率比值， R_m 决定最小频率， C_v 为振荡电容。

零点比较器：信号 ZERO 电压取自开关管的压降，在其下降沿通过 0.5VDC 时，控制关断输出级。

故障比较器：故障比较器、故障锁存器、延迟锁存器构成故障保护电路。在外电路故障信号超过 3V 时，开始保护，使输出为低电平。不用时，FAULT 脚可以接地。

欠压锁定电路：用于芯片启动或者故障发生后重新启动时的软启动操作。欠压锁定阈值电压为 8V（通）/7V（断），具有滞回特性。在启动时，如果 V_{cc} 低于阈值，则强制输出为低电平。当 V_{cc} 高于阈值时，5VDC 发生器开始工作，电路开始进入工作状态。

输出级：有两个输出级。图腾柱输出，1A。这两个输出可以并联使用，使峰值电流达到 2A。

四. 应用实例

这里给出 UC1864 的应用实例原理图。

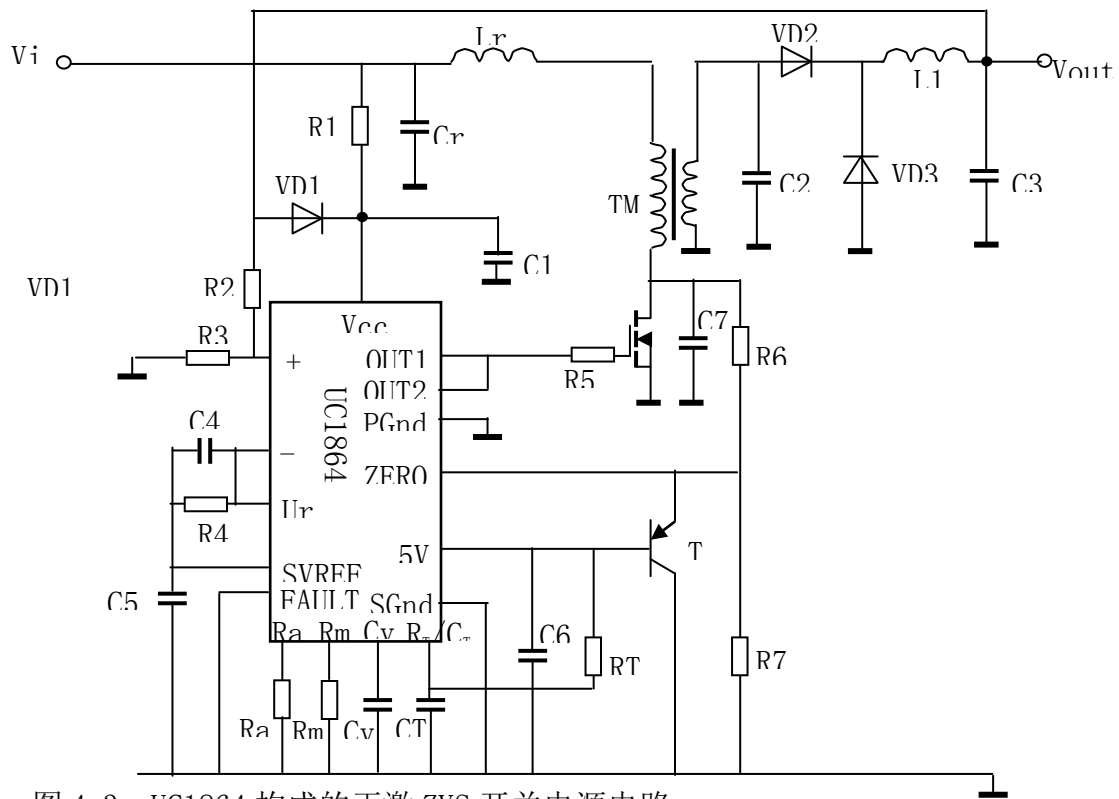


图 4-3: UC1864 构成的正激 ZVS 开关电源电路

这是一个谐振式 ZVS 正激隔离电源电路。隔离变压器前的 L_r 、 C_r 元件为谐振元件，二者构成 M 型并联谐振。输出电路经过 VD2 半波整流，L1、C3、C2 滤波，送负载使用。输出 L1、C3 滤波前的二极管 VD3 为续流二极管。

芯片的两个输出被并联，共同驱动 MOSFET 开关管。

故障端被接地，没有使用。

输出电压被引回误差比较器输入+端，作为反馈信号。Vcc 上方的二极管 VD1 限制了反馈信号最大值不能超过 $V_{cc}+0.7VDC$ 。Ur 并联到-端，成为跟随电路，-端前面的电容 C4 具有微分作用。

MOS 开关管 DS 之间压降被 R6、R7 分压后取回做 ZERO 信号，以控制开关管的零压关断。由于谐振电感 Lr 的作用，开关管的开通是在零电流下完成的。开关管的并联电容 C7 用于钳位。

晶体管 T 用于在过压时（采样点超过 $5+0.7VDC$ ），瞬时把 ZERO 点电位拉到 0.3VDC，使开关管关断。

§ 4-1-2. UC3842 芯片

一. 管脚排列

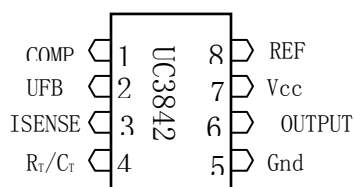


图 4-4: UC3842 管脚图

COMP: 误差放大器输出。

UFB: 反馈电压输入端。它与内部 2.5VDC 基准电源比较，产生误差电压来控制调节脉冲宽度。

ISENSE: 接电感电流传感器。当采样电压大于 1VDC 时，缩小脉冲宽度，使电源处于断续工作状态。

R_T/C_T : 定时阻容端。频率 $f=1.8/(C_T R_T)$ 。

Gnd: 地。

OUTPUT: 输出端。

Vcc: 电源。10-13VDC，关闭电压 10VDC。

REF: 内部基准电源输出， $5VDC\pm 0.1VDC$ ，50mA。

二. 主要特性

用于 20-50W 的小功率开关电源，管脚少，电路简单。

1. 单输出级，可以驱动 MOS、晶体管。
2. PWM 芯片。
3. 工作频率 500kHz。
4. 低启动和工作电流，启动电流小于 1mA，工作电流 15mA。
5. 大电流图腾柱输出，1A。
6. 带欠压封锁保护。

三. 芯片原理

内部框图如图 4-5。

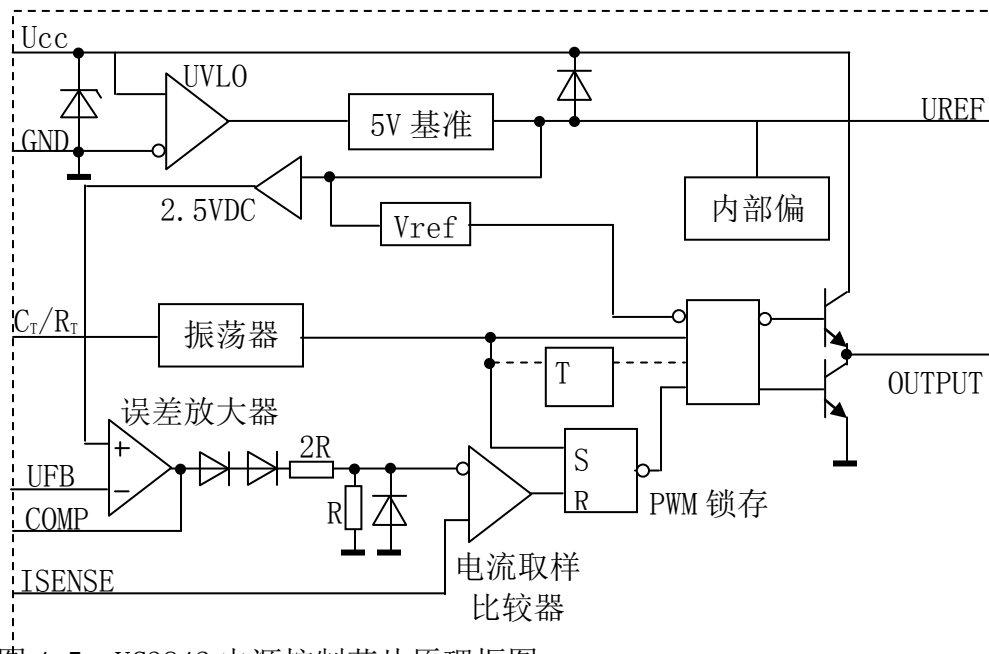


图 4-5: UC3842 电源控制芯片原理框图

内部包括振荡器、误差放大器、电流比较器、PWM 锁存、5VDC 基准电源、输出电路等。

5VDC 基准电源：内部电源，经衰减得到 2.5VDC 作为误差比较器的比较基准。该电源还可以提供外部 5VDC/50mA。

振荡器：产生方波振荡。 R_T 接在 4、8 (REF) 脚之间， C_T 接 4、5 (GND) 之间。频率 $f=1.8/(C_T R_T)$ 。最大 500kHz。

误差放大器：由 UFB 端输入的反反馈电压和 2.5VDC 做比较，误差电压 COMP 用于调节脉冲宽度。COMP 端引出接外部 RC 网络，以改变增益和频率特性。

输出电路：图腾柱输出结构，电路 1A，驱动 MOS 管及双极型晶体管。

电流取样比较器：3 脚 ISENSE 用于检测开关管电流，可以用电阻或电流互感器采样，当 $V_{ISENSE} > 1VDC$ 时，关闭输出脉冲，使开关管关断。这实际上是一个过流保护电路。

欠压锁定电路 UVLO：开通阈值 16VDC，关闭阈值 10VDC。具有滞回特性。

PWM 锁存电路：保证每一个控制脉冲作用不超过一个脉冲周期，即所谓逐脉冲控制。

另外， U_{CC} 与 GND 之间的稳压管用于保护，防止器件损坏。

四. 应用电路

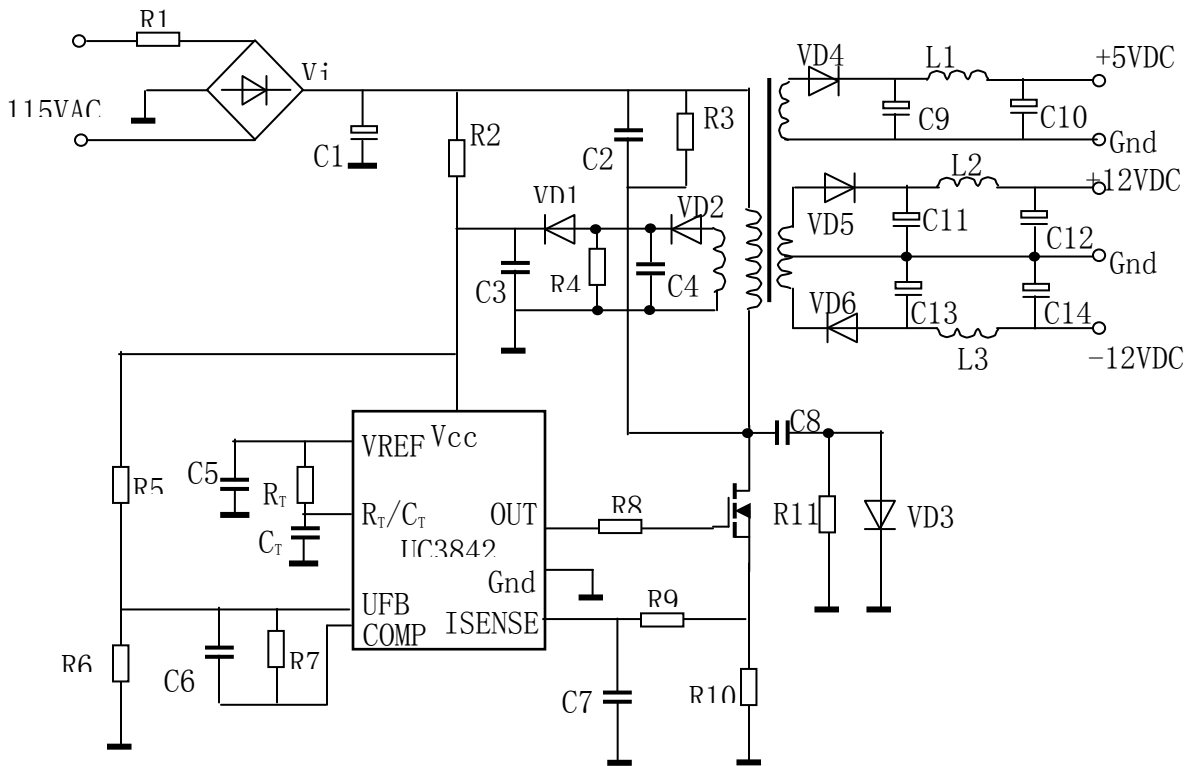


图 4-6: UC3842 控制的反激式开关电源

这是一个反激式开关电源原理图，控制芯片即 UC3842。

这个电源的输出电压等级有三种：5VDC、+12VDC、-12VDC。

该电路变换器同样是一个降压型硬开关电路。由单管驱动隔离变压器主绕组，C2、R3 可以提供变压器原边泄放通路。输出经整流、滤波送负载。

Vcc 电源由 R2 从原边电压 Vi 提供。Vcc 同时也作为辅助反馈绕组的反馈电压。

电路振荡器频率由 R_T 、 C_T 决定。按规定， C_T 接 R_T/C_T 与地之间， R_T 接 R_T/C_T 与 VREF 之间。频率 $f=1.8/(C_T R_T)$ 。

反馈比较电路信号是从辅助绕组经过 VD1、VD2、C3、C4 等整流滤波后得到的 Vcc 分压提取的。C6、R7 构成信号的有源滤波。

开关管电流被 R10 取样后，经 R9、C7 滤波，送 ISENSE 端，当超过阈值 1VDC 时，确认过载，关断电源输出。

芯片输出部分由 Vout 驱动单 MOSFET 管，C8、VD3 对开关管有电压钳位作用。

可以看出，这个电路是个极为典型的普通硬开关电路。UC3842 和 M51995 属于同一类控制芯片。

第二节：TL494 芯片及个人计算机电源

§ 4-2-1. TL494 芯片

这是一个应用极为广泛的控制器件，在个人 PC 电源中，基本使用的都是这个芯片。它是由 TI 公司生产的。

一. 芯片管脚定义

TL494 是 16 脚芯片。

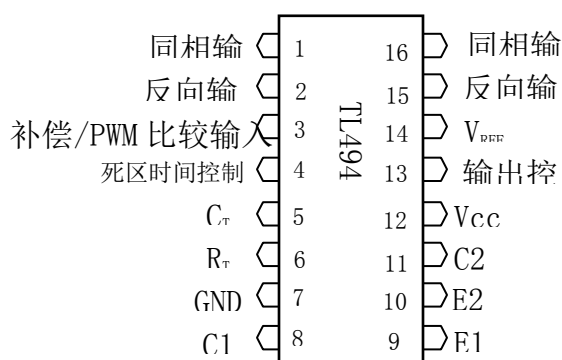


图 4-7：TL494 管脚排列

1 脚/同相输入：误差放大器 1 同相输入端。

2 脚/反相输入：误差放大器 1 反相输入端。

3 脚/补偿/PWM 比较输入：接 RC 网络，以提高稳定性。

4 脚/死区时间控制：输入 0-4VDC 电压，控制占空比在 0-45%之间变化。同时该脚也可以作为软启动端，使脉宽在启动时逐步上升到预定值。

5 脚/C_T：振荡器外接定时电阻。

6 脚/R_T：振荡器外接定时电容。振荡频率： $f=1/R_T C_T$ 。

7 脚/GND：电源地。

8 脚/C1：输出 1 集电极。

9 脚/E1：输出 1 发射极。

10 脚/E2：输出 2 发射极。

11 脚/C2：输出 2 集电极。

12 脚/V_{CC}：芯片电源正。7-40VDC。

13 脚/输出控制：输出方式控制，该脚接地时，两个输出同步，用于驱动单端电路。接高电平时，两个输出管交替导通，可以用于驱动桥式、推挽式电路的两个开关管。

14 脚/V_{REF}：5VDC 电压基准输出。

15 脚/反相输入：误差放大器 2 反相输入端。

16 脚/同相输入：误差放大器 2 同相输入端。

二. 基本特性

1. 具有两个完整的脉宽调制控制电路，是 PWM 芯片。
2. 两个误差放大器。一个用于反馈控制，一个可以定义为过流保护等保护控制。
3. 带 5VDC 基准电源。
4. 死区时间可以调节。
5. 输出级电流 500mA。
6. 输出控制可以用于推挽、半桥或单端控制。
7. 具备欠压封锁功能。

三. 结构原理

图 4-8 给出了 TL494 的内部原理框图。

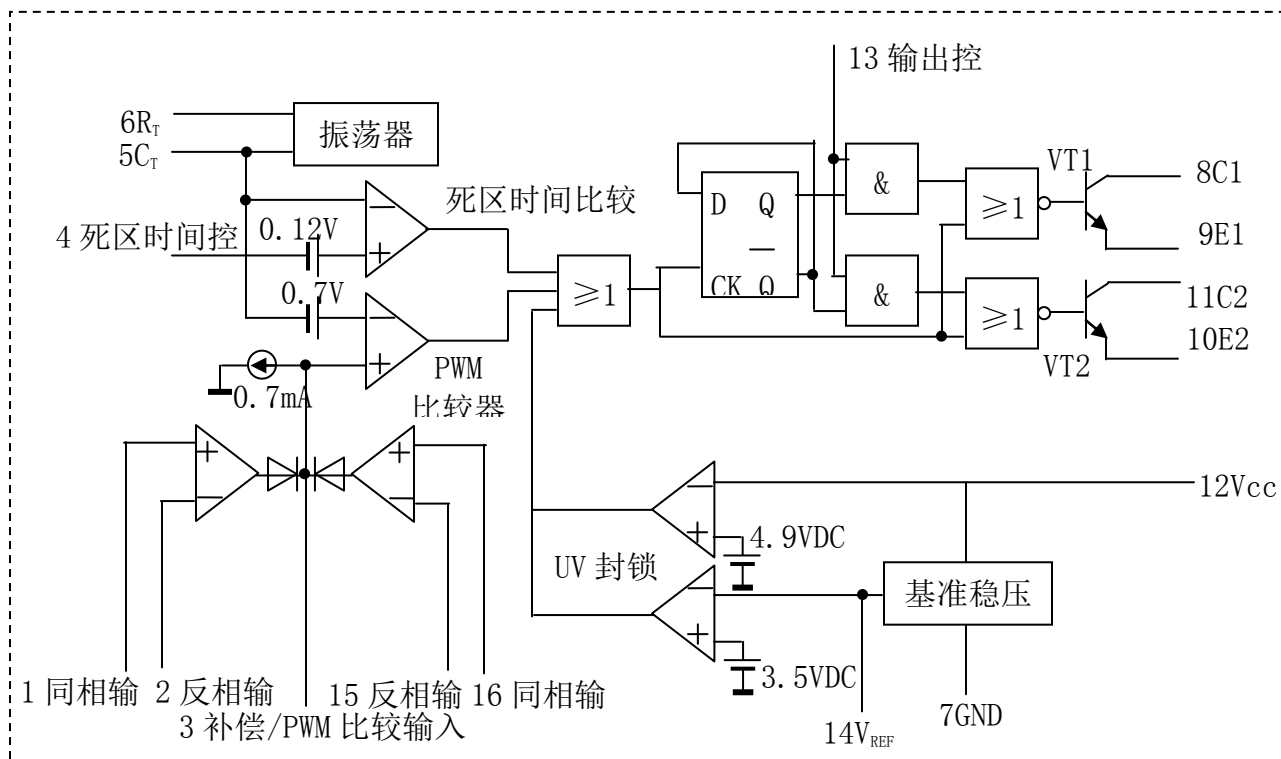


图 4-8: TL494 内部原理框图

芯片内部电路包括振荡器、两个误差比较器、5VDC 基准电源、死区时间比较器、欠压封锁电路、PWM 比较器、输出电路等。

1. 振荡器:

提供开关电源必须的振荡控制信号，频率由外部 R_T 、 C_T 决定。这两个元件接在对应端与地之间。取值范围： R_T : 5-100k, C_T : 0.001-0.1 μ F。

振荡频率： $f=1/R_T C_T$ 。

形成的信号为锯齿波。最大频率可以达到 500kHz。

2. 死区时间比较器：

这一部分用于通过 0-4VDC 电压来调整占空比。当 4 脚预加电压抬高时，与振荡锯齿波比较的结果，将使得 D 触发器 CK 端保持高电平的时间加宽。该电平同时经过反相，使输出晶体管基极为低，锁死输出。4 脚电位越高，死区时间越宽，占空比越小。

由于预加了 0.12VDC，所以，限制了死区时间最小不能小于 4%，即单管工作时最大占空比 96%，推挽输出时最大占空比为 48%。

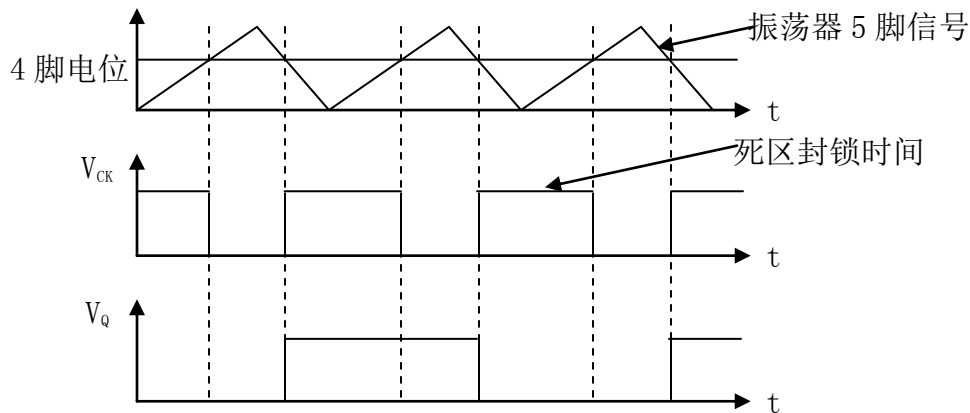


图 4-9：死区时间比较器单独起作用时的波形

图 4-9 给出了死区时间比较器单独作用时的工作相关波形。

3. PWM 比较器及其调节过程：

由两个误差放大器输出及 3 脚（PWM 比较输入）控制。

当 3 端电压加到 3.5VDC 时，基本可以使占空比达到 0，作用和 4 脚类似。但此脚真正的作用是外接 RC 网络，用做误差放大器的相位补偿。

常规情况下，在误差放大器输出抬高时，增加死区时间，缩小占空比；反之，占空比增加。作用过程和 4 脚的死区控制相同，从而实现反馈的 PWM 调节。0.7VDC 的电压垫高了锯齿波，使得 PWM 调节后的死区时间相对变窄。

如果把 3 脚比做 4 脚，则 PWM 比较器的作用波形和图 4-9 类似。然而，该比较器的占空比调节，要在死区时间比较器的限制范围内起作用。

单管工作方式时， V_{ck} 直接控制输出，输出开关频率与振荡器相同。当 13 脚电位为高时，封锁被取消，触发器的 Q、 $Q_{\bar{}}$ 端分别控制两个输出管轮流导通，频率是单管方式的一半。

*手册里给出的芯片原理示意图中，逻辑上是不完整的。特别是输出控制电路，双管轮流工作的逻辑及占空比调节没有准确表述，分析时要注意。

4. 5VDC 基准电源:

这个 5VDC 基准电源用于提供芯片需要的偏置电流。如 13 脚接高电平时，及误差放大器等可以使用它。基准电源精度 5%，电流能力 10mA，温度范围 0-70 度。

5. 误差放大器:

两个误差放大器用于电源电压反馈和过流保护。

这两个放大器以或的关系，同时接到 PWM 比较器同相输入端。反馈信号比较后的输出，送 PWM 比较器，以和锯齿波比较，进行 PWM 调节。

由于放大器是开环的，增益达到 95dB。加之输出点 3 被引出，使用时，设计者可以根据需要灵活使用。

6. UC 封锁电路:

用于欠压封锁，当 V_{cc} 低于 4.9VDC，或者内部电源低于 3.5VDC 时，CK 端被钳位为高电平，从而使输出封锁，达到保护作用。

7. 输出电路:

输出电路有两个输出晶体管，单管电流 500mA。其工作状态由 13 脚（输出控制）来决定。

当 13 脚接低电平时，通过与门封锁了 D 触发器翻转信号输出，此时两个晶体管状态由 PWM 比较器及死区时间比较器直接控制，二者完全同步，用于控制单管开关电源。当然，此时两个输出也允许并联使用，以获得较大的驱动电流。

当 13 脚接高电平时，D 触发器起作用，两个晶体管轮流导通，用于驱动推挽或桥式变换器。

§ 4-2-2. 个人计算机电源电路

与一般开关电源相同，个人计算机电源也分为输入电路、变换器、输出电路及控制电路四个主体部分。

传统的计算机电源电路使用两个 GTR 作为功率开关器件，并构成半桥电路拓补。控制电路与变换器，变换器与输出电路都采用了变压器隔离。

图 4-10 是一个典型的计算机电源的原理图。

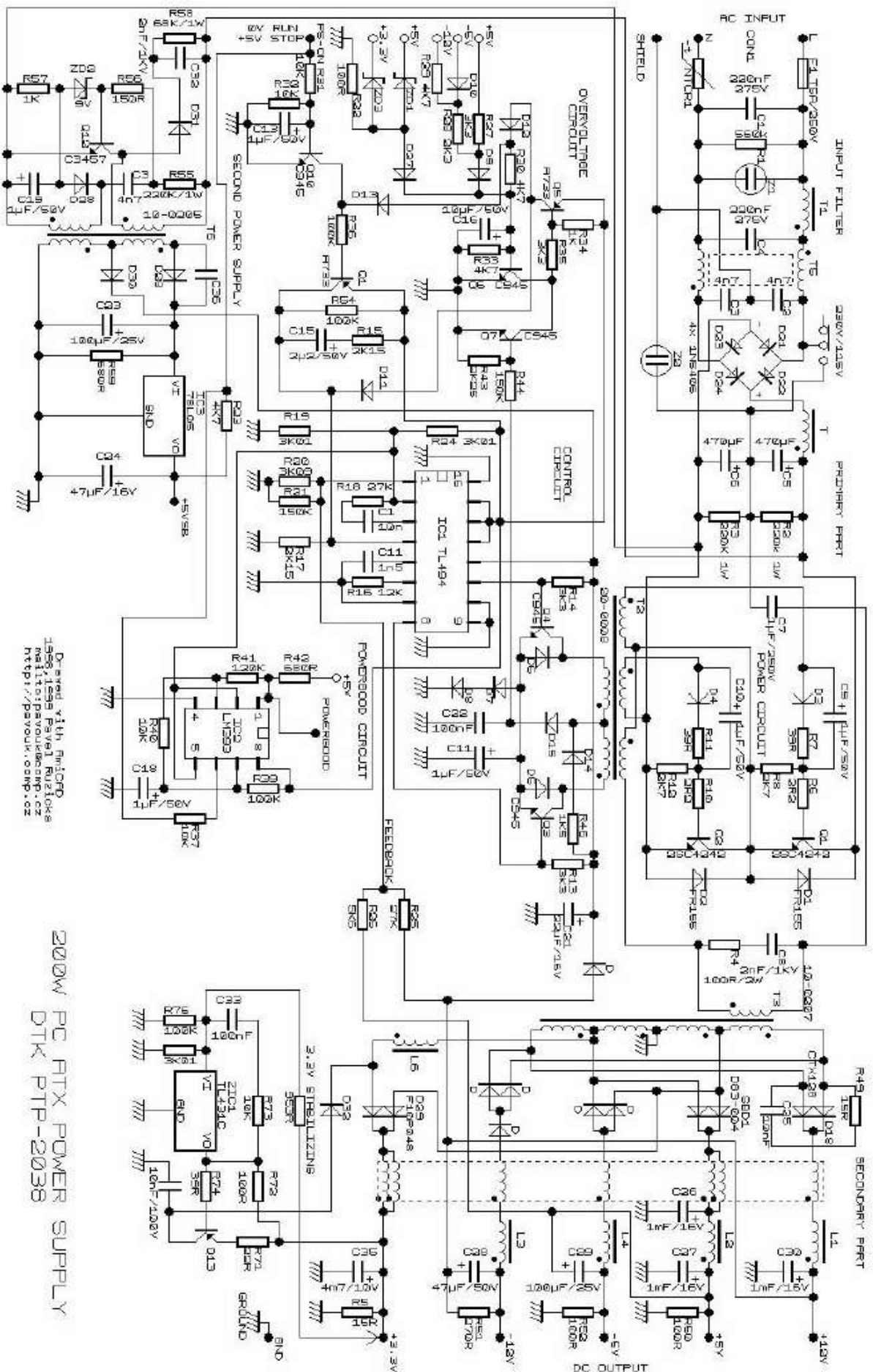


图 4-10 个人计算机电源电路原理

一. 输入电路

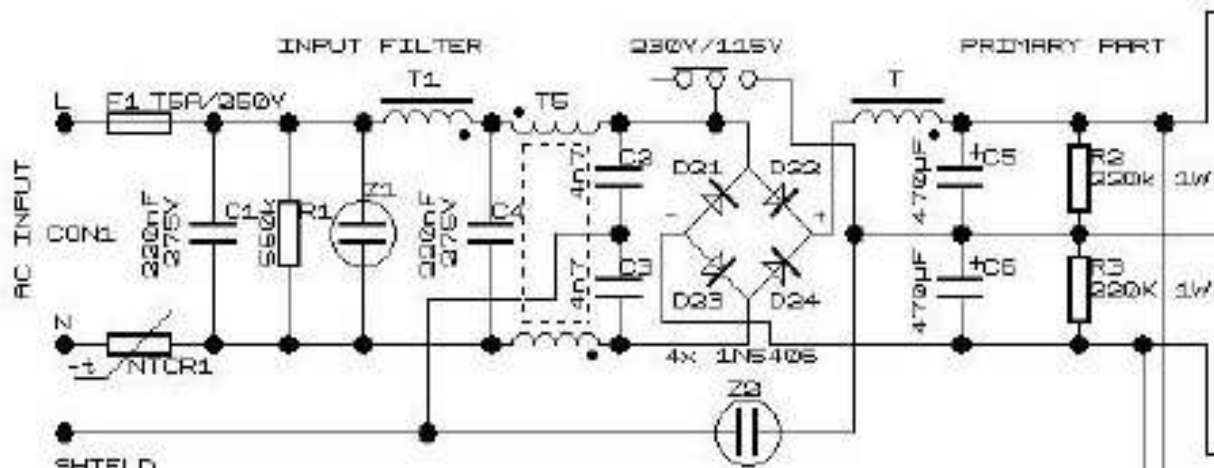


图 4-11: 个人计算机电源的输入电路

输入电路从 220VAC 电源接入, 经过 C1、R1、T1、C4、T6、C2、C3 等过滤环节, 以抑制高频谐波干扰及浪涌。T1、T6 还有降压作用。

4 管全波桥进行整流, 输出直流电压。经过 T 平波, 送变换器电路。C5、C6 的中间引出线用于变换器半桥开关电路的公用主通路, C5、C6、R2、R3 同时提供半桥开关交替工作时必须的电流通道。这一部分实际属于后面的变换器电路。

NTCR1 为负温度系数热敏电阻, 用于温度补偿。压敏电阻 Z1、过流电阻 Z2 分别用于过压、过流保护。

上部开关 230/115V 用于 230V 和 115V 进口电源转换。

二. 变换器电路

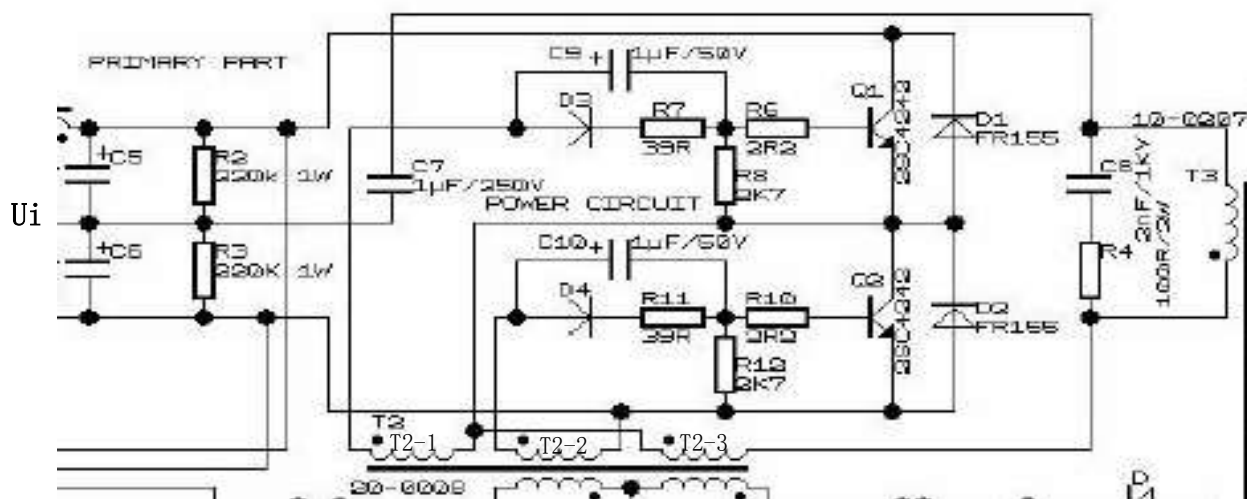


图 4-12: 计算机电源的变换器电路

上图是电源的变换器部分。参照原来我们介绍的半桥式拓补结构（如图 4-13），我们发现，这实际上是个半桥式隔离变换器。

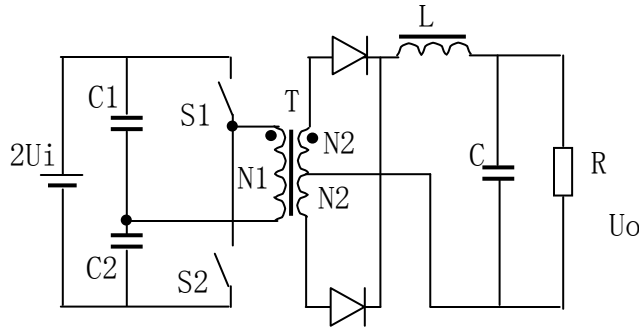


图 4-13：半桥式隔离开关变换器

其换流过程是：半周 1 为 $U_i - Q_1 - T_2 - 3 - T_3 - C_7 - C_6 - U_i$ ，半周 2 为 $U_i - C_5 - C_7 - T_3 - T_2 - 3 - Q_2 - U_i$ 。由这个过程可知， C_5 、 C_6 、 C_7 两个半周中，轮流处于充放电状态。 R_2 、 R_3 作为 C_5 、 C_6 的并联电阻，也参与换流过程。

两个管子的基极偏置由脉冲变压器 T_2-1 、 T_2-2 分别提供，这两个脉冲变压器是由控制电路控制的。脉冲变压器的电压脉冲经过整流，再经 R_6/R_7 、 R_{10}/R_{11} 分压，送晶体管基极。

C_9 、 C_{10} 用于二极管两侧电压钳位，保护二极管不被损坏。 D_1 、 D_2 用于两管同时关断期间的续流，防止损坏晶体管。 C_8 、 R_4 用于变压器泄放通路，防止管子全部关断时过压。

三. 输出电路

图 4-14 给出了电源的输出电路。

（一）、主输出通路及+5V、-5V、+12V、-12V

该电路 T_3 为变压器原边，受半桥变换器电路控制。变压器中心抽头被接地，A、B、C、D 依次提供+12V、+5V、-5V、-12V 等的交流输入电源。通过不同变比的隔离变压器付边抽头，产生了+5V、-5V、+12V、-12V、3.3V 等多等级电源输出。

这些电源全部采用双管全波整流。虚线内为平波电抗器， L_1-C_{30} 、 L_2-C_{37} 、 L_3-C_{38} 、 L_4-C_{39} 、 C_{36} 等用于滤波。

C_{25} 、 R_{49} 用于变压器副边去耦。

+12VDC、+5VDC 输出被引回，作为电压反馈信号，送回控制电路，构成负反馈，以实现 PWM 调节。

（二）、+3.3V 电路

+3.3VDC 电源依靠独立的反馈调节电路来实现稳压。

由于 L6 绕组是反激的，其整流桥前端交流输入电压为：

$$U_{i3.3} = U_{BC} - U_{L6} - U_{f3.3}$$

其中 $U_{f3.3}$ 是来自于 Q13 集电极的反馈信号经隔离二极管 D32 后获得。

3.3V 输出信号经过 953R、R76 分压，控制 TL431 基准电源输入。TL431 输出用于基极电阻 R74 前的电平钳位，作为比较基准。R72 提供基准电源及基极偏置电流。R73、C33 用于 431 芯片的相位补偿。Q13 集电极电位经过去耦电容（10nF）及隔离二极管 D32，送回整流桥前端，正好形成负反馈，达到稳压的目的。

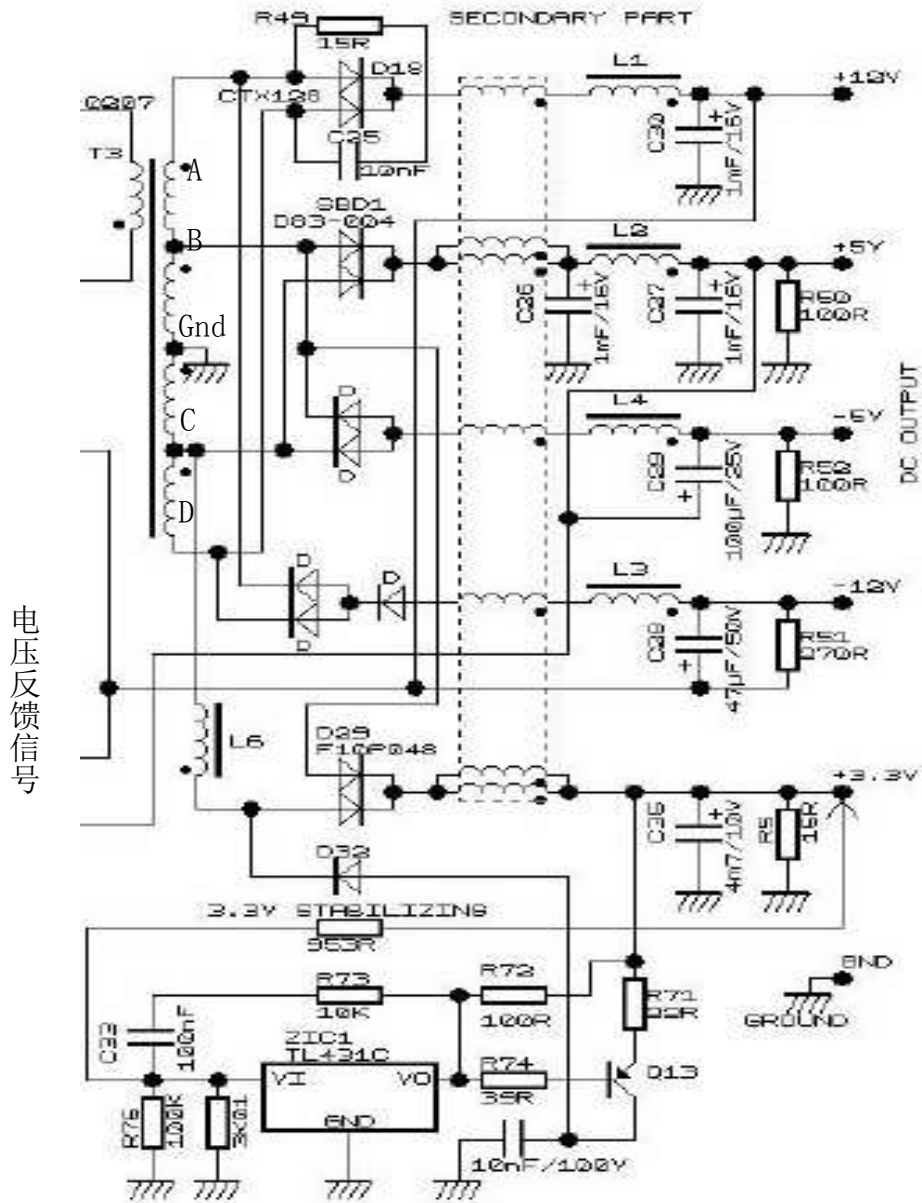


图 4-14：计算机电源的输出电路

四. 控制电路

这个电路（图 4-15）使用了两个集成芯片，TL494 和 LM393。TL494 是电源控制芯片，LM393 为双比较器芯片。下面分解分析各单元的原理。

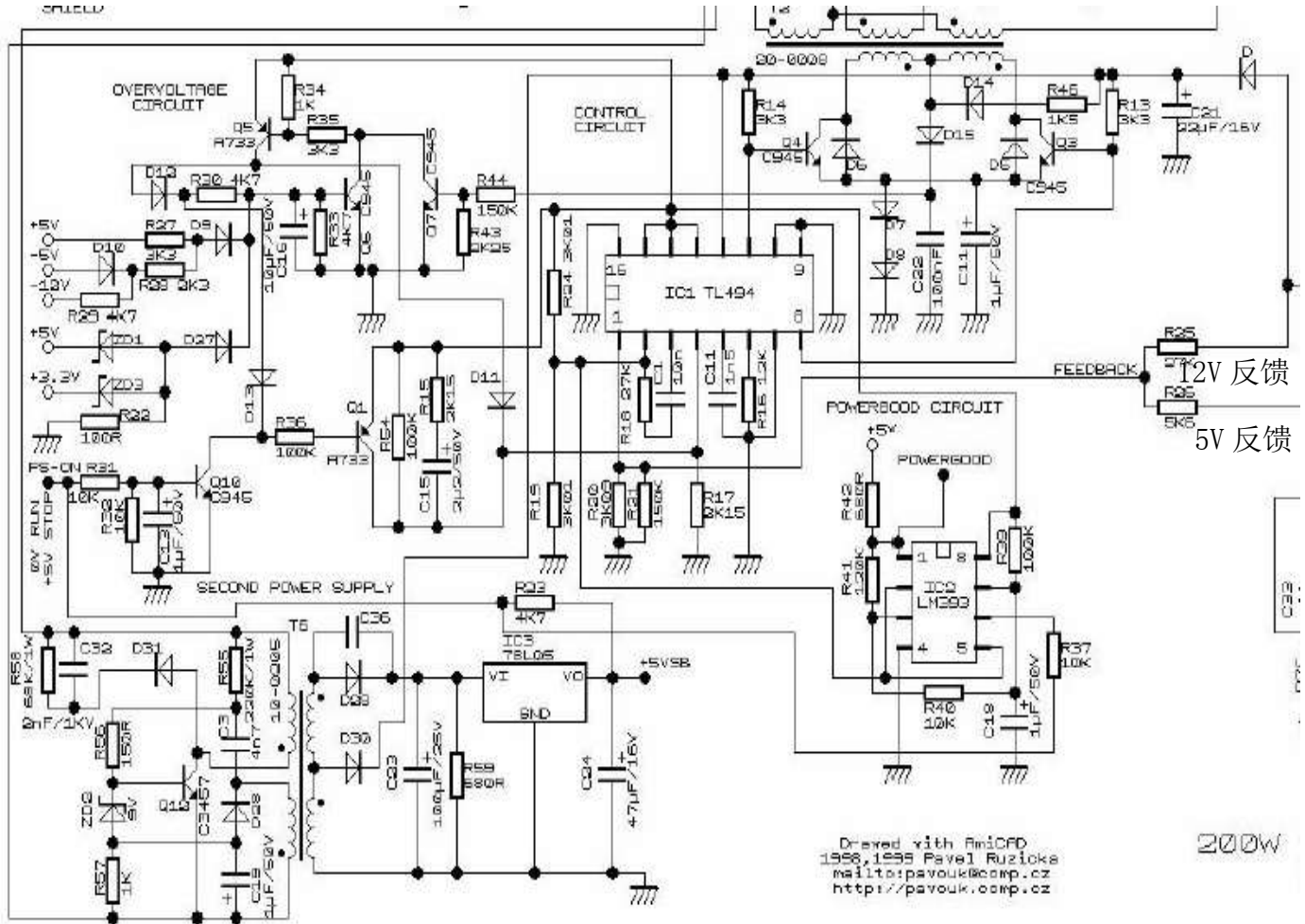


图 4-15: 计算机电源的控制电路

(一) 启动电路

变压器 T6 的输入电源为输入电路的输出直流 U_i ，变压后，从中心抽头引出，经 D30 整流，送 12 脚 V_{cc} 。同时 +12VDC 输出经过隔离二极管 D、电容 C21 去耦，送回 12 脚 V_{cc} 。

T6、D30 仅能提供电源启动时的芯片偏置。一旦开始工作，电源将由 +12VDC 经 D、C21 供电。因此，这是一个自激型电源电路。

(二) 振荡电路

通过芯片 TL494 的 5 脚外接电容 C11 (1.5nF) 和 6 脚外接电阻 R16 (12k)，确定了该电源的振荡频率为：

$$f=1/R_1C_1=1/(12 \times 10^3 \times 1.5 \times 10^{-9}) \approx 55.6 \text{KHz}。$$

(三) 电压反馈电路

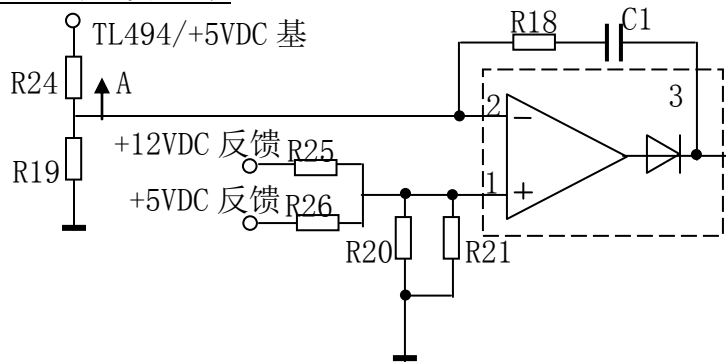


图 4-16: 电压反馈电路

根据局部电路，加以整理，得到上面的电压反馈电路。可以看出，系统从+12V、+5V 分别引回反馈信号，做加法运算后送比较器 1 的同相端，作为反馈。

补偿端 3 和反相端 2 之间外接了 R18-C1，构成 PI 调节器。

输出反馈电压越高，上面电路的 3 脚输出越高，使得芯片输出死区越宽，从而降低占空比，进而降低电源电压；反之亦然。这样就实现了电源电压的负反馈调节过程。

(四) 输出控制电路

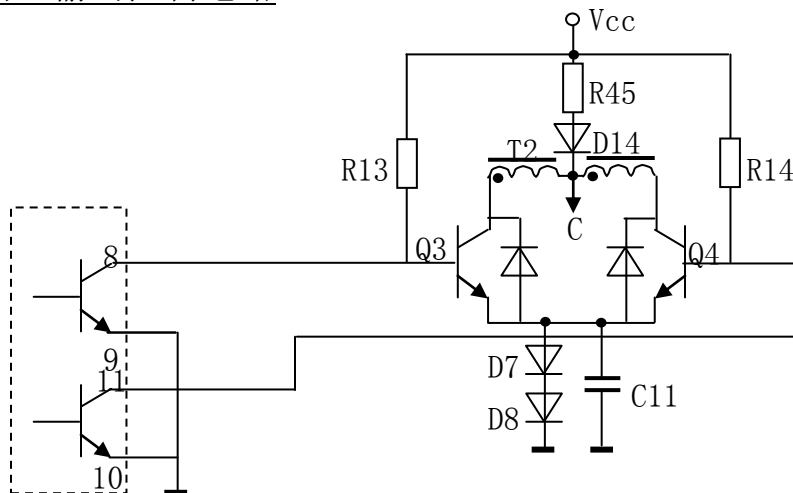


图 4-17: 电压反馈电路

TL494 的 13 脚输出控制被直接接到芯片+5VDC 参考电源，输出电路工作在双管驱动方式。

8、11 脚为芯片两个输出的集电极，接外部晶体管 Q3、Q4 的基极。R13、R14 即作为 Q3、Q4 的基极偏置，也是芯片输出晶体管的上拉电阻。

Q3、Q4 分别驱动脉冲变压器 T2 的两个原边绕组，对应的两个副边绕组 T2-1、T2-2 驱动变换器的两个半桥晶体管。

Q3、Q4 的两个并联二极管用于电路断电时的续流，防止高压损坏晶体管。

D7、D8 构成直流通路，是偏置电路的一部分，并有电平移动作用；由于发射极被垫高，使得 Q3、Q4 可以可靠关断。C11 用于构成交流通路，可提高交流增益，同时对二极管两端有电压钳位作用，避免损坏二极管。

(五) 过压保护电路

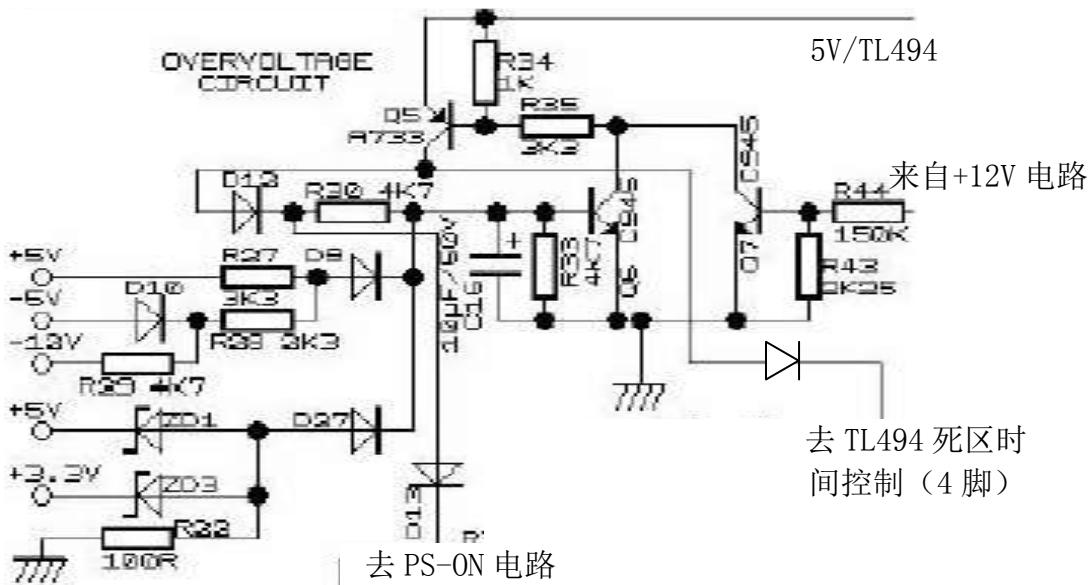


图 4-18: 过压保护电路

图中，+5V、-5V、+3.3V、-12V 在左侧构成加法电路结构，经 D9、D27 隔离后，送三极管 Q6 基极。ZD1、ZD3 用来设置比较门槛。如果出现过压，Q6 将饱和导通，把 Q5 基极拉到地电位，Q5 饱和导通。此时，一个高电平（约 4VDC）通过 Q5 管被送到 TL494 死区时间控制端（4 脚），TL494 输出因死去接近 100%而被封锁。

+12V 经过 D、D15、R45、D14 被送到 Q7 基极前端，当过压时，Q7 饱和导通，促使 Q5 基极为低电平，Q5 也饱和导通。这样，+5V 电源就通过 Q5 送到 TL494 死区时间控制端（4 脚），使芯片输出封锁。

D12、R30 把 Q5 集电极电位引回 Q6 基极，有正反馈作用，可以加快晶体管的翻转速度，使电源在过压时快速反应。

D13 被用于向 PS-ON 电路提供一个偏置。

(六) 第二电源电路

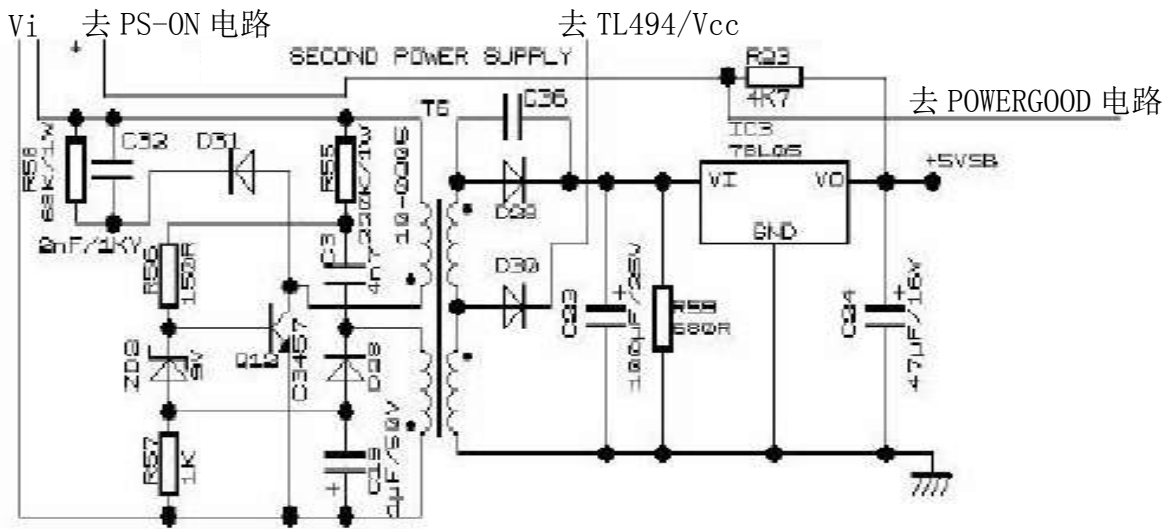


图 4-19: 第二电源电路

第二电源无论整个电源是否开启，只要市电有输入，就处于工作状态。T6 的原边电路实际上是个振荡器，其振荡经 T6 变压器变压后输出。

当送电时，Q12 集电极通过 T6 原边，基极通过 R55、R56 获得偏置，而进入导通状态。T6 辅助绕组电动势上正、下负，电流（向下）逐步增加，并经 C3、R56、Q12 基极对 C3 反向充电。Q12 进入饱和状态。随着 T6 的电流达到最大值，并开始减小，大多数开始反向。这时，T6 电动势上负下正，和电容反向充电后的上负下正电压叠加，加到 Q12 基极，使其截止。接着，C3 开始向 T6 辅助绕组放电，T6 电流减小逐步过零，电动势又变成上正下负，Q12 基极电位重新抬高直至饱和导通。

D28、C19、R57 及 D31、C32、R58 用于变压器绕组的释放回路，稳压管用于抬高 Q12 基极翻转电压，以调节翻转周期。

输出分两路：一路经过 D30 整流后送 TL494 做 Vcc 电源，一旦 TL494 启动，其本身 5VDC 开始工作，作为芯片所需要的 5V 偏置。另一路经 D29 送后面的三端电源器件 78L05，生成 5VDC 电源。

C36 用于保护二极管 D29。其后是标准的三端电源电路。

辅助电源如果丢失，计算机休眠后主板将无法唤醒电源重新启动。

(七) PS-ON 电路

这部分用于计算机的唤醒。当主板休眠时，PS-ON 为 3.6V，当主板唤醒时，该点被主板继电器接地。

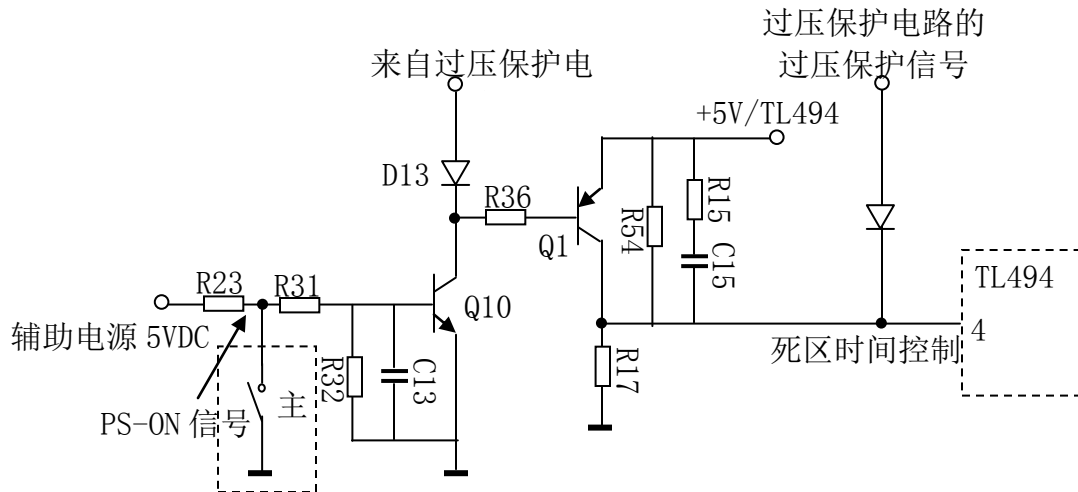


图 4-20: PS-ON 电路

当计算机休眠时，PS-ON 信号为 3.6V，Q10、Q1 饱和导通，TL494 的 4 脚电位约为 4.7V。此时，占空比接近于零，输出被禁止。

计算机要唤醒时，PS-ON 被接地。Q10、Q1 截止。TL494 的死区时间控制端（4 脚）为地电位，允许占空比接近最大值，电源输出被开放。

(八) POWERGOOD 电路

LM393 是一个双比较器电路。管脚排列：

- 1: 比较器 1 输出。 2: 比较器 1 反相端。 3: 比较器 1 同相端。
- 4: 接地 Gnd。 5: 比较器 2 同相端。 6: 比较器 2 反相端。
- 7: 比较器 2 输出。 8: 电源 Vcc。

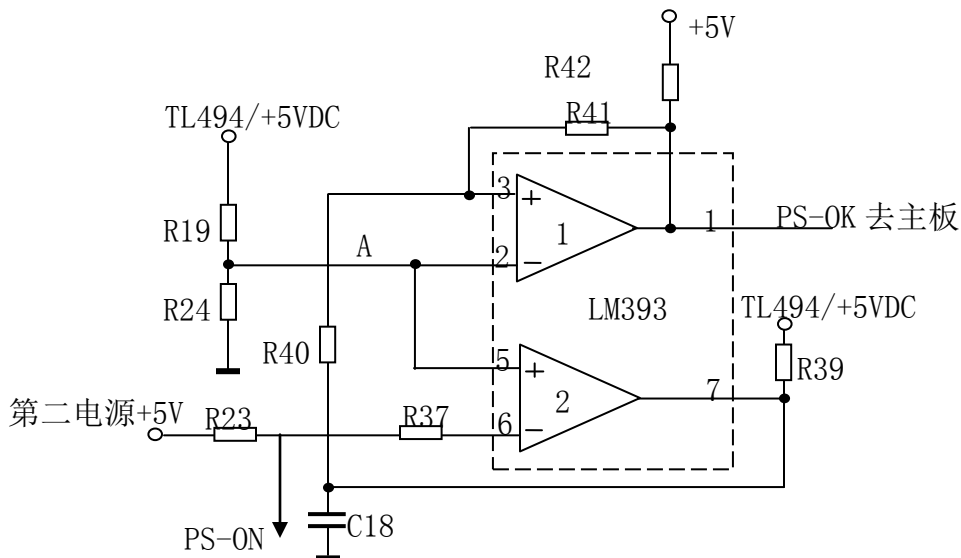


图 4-21: POWERGOOD 电路

常规情况下，PS-ON接地，开环运放2的输出7被置为高电平。该高电平经R40被引回比例放大器1的同相输入端，使其输出PS-OK为高电平。这个高电平被送主板，表示电源系统正常。

在系统待机时，主板PS-ON断开，+5V信号使得放大器2输出低电平，该低电平送放大器1的同相端，放大器1也输出低电平。PS-OK为低，主机停止工作，并进入待命状态。

如果是刚唤醒计算机系统，C18的作用是使PS-OK的建立滞后于电源系统几百毫秒，这样保证计算机系统在电源系统先工作正常后，再接收到PS-OK信号，恢复工作。

(九) 其它辅助控制电路

误差放大器2的同相输入端被接地，反相输入端接VREF(+5VDC)，这样TL494的误差放大器2强制输出低电平。由于片内误差放大器输出端二极管的隔离作用，误差放大器2实际上不起作用。

第三节：单片开关电源及其应用

TOPSwitch单片电源电路是美国动力(PI)公司的产品，在仪器仪表、笔记本电脑、移动电话、音像设备等系统中获得广泛应用。

这个器件集成了功率开关管(MOSFET)、控制电路、振荡器等于一体。它仅采用三端器件，以最简单的接线方式，构成电源系统。从而极大地简化了150W以下电源系统的设计。

§ 4-3-1. TOPSwitch-I、TOPSwitch-II 系列单片电源

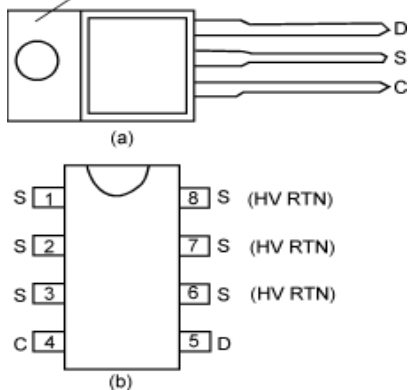
一. TOPSwitch-I、TOPSwitch-II 系列单片电源器件

单片开关电源具有单片集成化、最简外围电路、最佳性能指标、能构成无工频变压器开关电源等显著优点。美国动力公司在世界上率先研制成功的三端隔离式脉宽调制单片开关电源集成电路，被誉为“顶级开关电源”。

TOPSwitch-I系列是美国动力公司1994年推出的第一代产品。包括：TOP100-TOP104、TOP200-TOP204/TOP214、TOP209/TOP210。

TOPSwitch-II 则是在 1997 年推出的第二代产品。第二代产品在电路性能，特别是输出功率上获得大幅度的提高。

小散热片在内部与S脚连通



这两个系列的封装是一致的，实际上它是一个三端器件。三个脚分别是 D、S、C，即漏极、源极、控制极。封装形式有 T0-220 的三端器件式和 DIP-8、SMD-8 的八脚双列式两种基本形式。如左图。八脚封装的 1-3、6-8 通常并联后作为 S，所以也相当于三端器件。

这三个脚的含义是：

(a) T0-220 封装 (b) DIP-8 封装和 SMD-8 封装

图 4-22: TOPSwitch 的封装

源极 S: 连接内部 MOSFET 的源极，同时也是 TOP 开关及开关电源初级电路的公共接地点及基准点。

漏极 D: 是内部 MOSFET 的漏极，也是内部电流的检测点。该点内部有一电流源提供芯片偏置电流。

控制极 C: 误差放大电路和反馈电流输入端。其作用是：1) 提供自动重启电容连接点并决定重启频率。2) 通过调节其输入电流，可以调整占空比。3) 为芯片提供正常工作的偏置电流。4) 提供旁路和补偿功能的电容连接点。

下面的介绍中，我们以 TOPSwitch-II 为主。

二. TOPSwitch-II 产品的分类及特点

(一)、产品分类

TOPSwitch-II 与第一代产品相比，它不仅在性能上进一步改进，而且输出功率得到显著提高，现已成为国际上开发中、小功率开关电源及电源模块的优选集成电路，其产品分类见表 1。

表 1: TOPSwitch-II 的产品分类及最大输出功率 P_{OM} (单位: W)

TO-220 封装 (Y)			DIP-8 封装 (P) / SMD-8 封装 (G)		
产品型号	固定输入 (110/115/230V, AC, ±15%)	宽范围输入 (85V~265V, AC)	产品型号	固定输入 (110/115/230V, AC, ±15%)	宽范围输入 (85V~265V, AC)
TOP221Y	12	7	TOP221P/221G	9	6
TOP222Y	25	15	TOP222P/222G	15	10
TOP223Y	50	30	TOP223P/223G	25	15
TOP224Y	75	45	TOP224P/224G	30	20
TOP225Y	100	60			
TOP226Y	125	75			
TOP227Y	150	90			

(二)、性能特点

1. 将脉宽调制 (PWM) 控制系统的全部功能集成到三端芯片中。内含脉宽调制器、功率开关场效应管 (MOSFET)、自动偏置电路、保护电路、高压启动电路和环路补偿电路, 通过高频变压器使输出端与电网完全隔离, 真正实现了无工频变压器、隔离式开关电源的单片集成化, 使用安全可靠。

2. 输入交流电压和频率的范围极宽。作固定电压输入时可选 110V / 115V / 230V 交流电, 允许变化 ±15%; 在宽电压范围输入时, 适配 85V~265V 交流电, 但 P_{OM} 值要比前者降低 40%。

3. 典型频率 100KHz, 允许值 90-110KHz, 占空比调节范围: 1.7-67%。

4. TOPSwitch-II 只有 3 个引出端, 可以同三端线性集成稳压器相媲美, 能以最简方式构成无工频变压器的反激式普通型或精密型开关电源。开关频率的典型值为 100kHz, 允许范围是 90kHz~110kHz, 占空比调节范围是 1.7%~67%。

5. 外围电路简单, 成本低廉。芯片本身功耗很低, 温度范围 0-70 摄氏度, 最高结温 135 摄氏度。电源效率可达 80% 左右, 比线性集成稳压电源提高了近一倍。

三. TOPSwitch-II 的工作原理

TOPSwitch-II 的内部框图如图 4-23 所示。主要包括 10 部分:

1. 控制电压源

由控制电压 UC 向并联调整器和门驱动级提供偏压, 而控制端电流 IC 则能调节占空比。

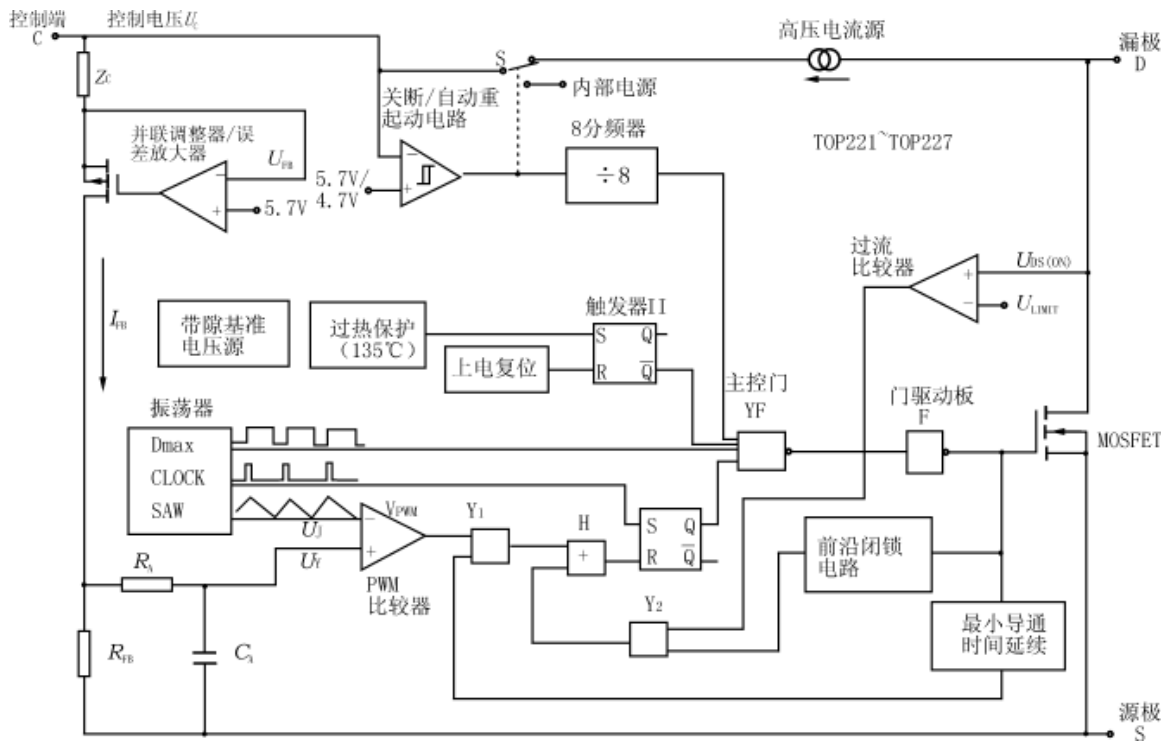


图 4-23: TOPSwitch-II 内部原理框图

2. 带隙基准电压源

给内部提供各种基准电压。

3. 振荡器

产生锯齿波 (SAW)、最大占空比信号 (Dmax) 和时钟信号 (CLOCK)。

4. 并联调整器 / 误差放大器

5. 脉宽调制器

通过改变控制端电流 I_c 的大小，连续调节脉冲占空比，实现脉宽调制并能滤掉开关噪声电压。

6. 门驱动级和输出级

内含耐压为 700V 的功率开关管 MOSFET。

7. 过流保护电路

利用 MOSFET 的漏—源通态电阻 $R_{DS(ON)}$ 来检测过电流，当 I_D 过大时令 MOSFET 关断，起到过流保护作用。

8. 过热保护及上电复位电路

当芯片结温 $T_j > 135^\circ\text{C}$ ，关断输出级。

9. 关断 / 自动重新启动电路

当调节失控时，立即使芯片在低占空比下工作。倘若故障已排除，就自动重新启动电源恢复正常工作。

10. 高压电流源

提供偏流用。

事实上，TOPSwitch-I 也包括这样的十个部分。

TOPSwitch-II 的工作原理是利用反馈电流 I_C 来调节占空比 D ，达到稳压目的。如：当输出电压 $U_0 \uparrow$ 时，经过光耦反馈电路使得 $I_C \uparrow \rightarrow D \downarrow \rightarrow U_0 \downarrow$ ，最终使 U_0 不变。

四. TOPSwitch-II 单片电源的应用

下面这个图，显示了单片开关电源的典型应用方法。

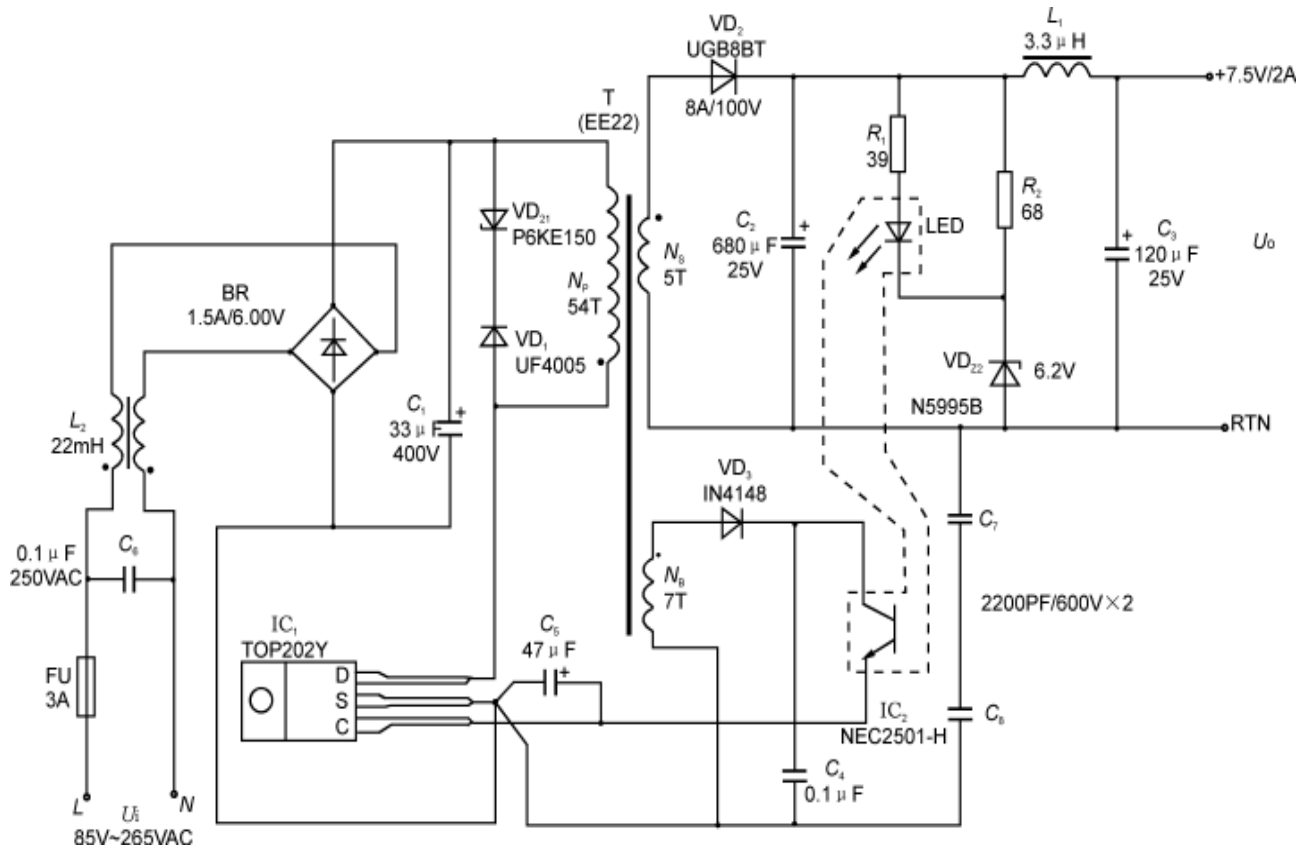


图 4-24: 15W-TOPSwitch-II 单片电源的应用

该电路交流输入电压范围 $U_i=85V \sim 265V, AC$ ，输入电网频率 $f=47Hz \sim 440Hz$ ，电压调整率 $S_V=\pm 0.5\%$ ，负载调整率 $S_I=\pm 1\%$ ，电源效率达 80%，输出纹波电压的最大值为 $\pm 50mV$ 。

该电源采用带稳压管 ($VDZ2$) 的光耦反馈工作方式。电路中共使用两片集成电路， IC_1 为 TOP202Y 型单片开关电源， IC_2 是日本产 NEC2501

—H型线性光耦合器。C6与L2构成交流输入端的电磁干扰(EMI)滤波器。C6能滤除由初级脉动电流产生的串模干扰，L2可抑制初级绕组中产生的共模干扰。C7和C8为安全电容，能滤除由初、次级绕组之间耦合电容所产生的共模干扰。宽范围电压输入时，85V~265V交流电经过整流器BR、C1整流滤波后，获得直流输入电压 U_i 。由VDZ1和VD1构成的漏极钳位保护电路可将由高频变压器漏感产生的尖峰电压钳位到安全值以下，并能减小振铃电压。VDZ1选用P6KE150型瞬态电压抑制器(TVS)，其钳位电压为150V，钳位时间仅1ns，峰值功率是5W。VD1需采用UF4005型1A/600V的超快恢复二极管(FRD)，其反向恢复时间 $t_{rr}=30\text{ns}$ 。

次级电压经VD2，C2，L1，C3整流滤波后产生+7.5V的输出电压。R2和VDZ2与输出端并联，构成开关电源的假负载，可提高空载或轻载时的负载调整率。反馈绕组电压经过VD3整流、C4滤波后，得到反馈电压，再经过光敏三极管给TOP202Y提供一个偏置电压。VD2选择UGB8BT型超快恢复二极管，为降低功耗，还可选肖特基二极管。光耦合器IC2和稳压管VDZ2还构成了TOP202Y的外部误差放大器，能提高稳压性能。当输出电压 U_o 发生变化时，由于VDZ2具有稳压作用，就使光耦中LED的工作电流 I_F 发生变化，进而改变TOP202Y的控制端电流 I_c ，再通过调节输出占空比，使 U_o 保持稳定，这就是其稳压原理。R1为LED的限流电阻，并能决定控制环路的增益。C5是控制端旁路电容，除对环路进行补偿之外，还决定着自动重新启动频率。高频变压器选用EE22型铁氧体磁芯，初级电感量 $L_P=620\mu\text{H}\pm 10\%$ ，漏感量 $L_{P0}\leq 11\mu\text{H}$ 。

§ 4-3-2. TOPSwitch-FX 系列单片电源

一. 芯片简介

Power Integrations (PI) 公司在2000年3月发布了新的TOPSwitch-FX开关电源IC系列，它为设计高度集成的电源提供了更大的灵活性，采用的EcoSmart节能技术可以帮助工程师生产出符合环保要求的更加“绿色”的电子产品。器件输出功率最高达75W，可广泛应用于手机充电器、PC待机电源、机顶盒、DVD和LCD显示器等不同领域。

二. 引脚:

TOPSwitch-FX 在 TOPSwitch-II 三个引脚的基础上增加了二个引脚, 其中一个是多功能引脚 (M), 另一个是频率引脚 (F)。

(一) 多功能引脚 (Multi-Function):

TOPSwitch-FX 使多功能可以通过单一的可编程引脚 (Multi-Function) 来实现。

1. 这个引脚可以利用一个电阻同时设置欠压、过压以及前馈的保护功能。当整流后的 DC 电压值超过了设置的过压阈值时, 将强迫 TOPSwitch-FX 的功率 MOSFET 关断, 增加了对浪涌电压的防护能力。欠压检测可以防止关闭电源时出现瞬变的电压尖峰。执行电压前馈可以减少输出电压纹波。

2. 这个引脚还可以允许用几种方式进行 TOPSwitch-FX 的远程 ON/OFF 控制。

3. 此外, 这个引脚还可以用来在外部编程设置精确的电流限值。

(二) 频率引脚 (FREQUENCY):

只在 TO-220 封装下提供, 它与控制脚 (CONTROL) 短接时, 可使正常的开关频率 130kHz 缩小到一半, 即 65kHz。这对于噪声敏感的视频应用或高效率待机工作模式都是有利的。

三. 器件的新功能

TOPSwitch-FX 还集成了一些新的功能, 其中有:

1. 新增多功能引脚, 保护功能加强。
2. 新增频率引脚, 有利于控制噪声和提高待机效率。
3. 软启动 (Soft-Start), 可以降低启动时元器件的峰值电流与电压负荷。
4. 频率抖动 (Frequency Jitter), 可降低电磁干扰。
5. 滞后过热保护。

6. 采用多方面的 EcoSmart 节能技术，使能源得到更有效的利用，可实现环保设计。例如，遥控开/关、省略周期 (Cycle Skipping) 和频率减半等功能可以显著地降低能耗，特别是在待机和空载的条件下。这种特性使得很多电子产品可以达到甚至超过如 Energy Star、Blue Angel、Energy 2000 之类的通用节能标准。

这个芯片尽管增加了许多新的功能，但仅仅 8 个月，即被新版本的 TOPSwitch-GX 替代。因此，该芯片不做课程重点，我们这里重点介绍 TOPSwitch-GX 芯片。

§ 4-3-3. TOPSwitch-GX 系列单片开关电源

以往芯片存在一些不足：纹波电压较大、空载和轻载损耗大、高温工作时输出功率受限、启动时元件承受较大的尖峰电压和电流以及设计不够灵活等。针对这些不足之处，Power Integrations 公司优化了芯片的内部布局，改进了电路功能，于 2000 年 11 月新推出了 TOPSwitch 家族的第四代芯片：TOPSwitch-GX 系列。

TOPSwitch-GX 系列增加了许多新功能，从而有效地降低了电源系统成本，提高了电源性能，改善了设计灵活性并扩展了电源输出功率。如其中的 TOP250 型芯片，最大输出功率可达 290W，该芯片极大地扩展了开关电源芯片在大功率领域内的应用范围。

一. TOPSwitch-GX 系列的功能特点

TOPSwitch-GX 系列新增的主要功能及其优点如下：

1. 更宽的输出功率范围，最大可达 290W。
2. 可减少外围器件的损耗。
3. 在极低压或过压时能实现完全软启动，进一步减小了器件在启动时的电压、电流应力。
4. 外部可编程精确地设定限制电流，减小了变压器铁芯体积，提高了电源效率。

5. 更大的占空比, 能提供更大的输出功率并减小了输入电容。
6. 在 Y、R、F 型式封装中将电压检测管脚与限流管脚分开封装, 提高了设计的灵活性。
7. 欠压保护, 不会造成误关断。
8. 有过压保护, 可以限制浪涌电流。
9. 采用线电压前馈, 减小了低压时的输出电压纹波, 限制了高压时的最大占空比 (D_{max}) 。
10. 有 $\pm 3\%$ 的频率抖动, 减小了电磁干扰 (EMI), 并降低了 EMI 滤波器的损耗。
11. 空载、轻载时可降低工作频率, 使输出电路无需加假负载, 从而显著地减少了能量损耗。
12. 高达 132kHz 的工作频率, 减小了变压器和电源的体积。
13. 在视频应用时可选择半频 (66kHz) 运行 (只限于 Y、R、F 封装), 有利于控制噪声。
14. 温度范围更宽的滞后热关断, 允许电源在高温下输出更大的功率, 并有效地防止装置过热。

TOPSwitch-GX 系列的这些优点使其可广泛地应用于手提电脑、PDA、集线器、交换器、路由器、台式电脑、小型服务器、机顶盒、数码电视、打印机、DVD、UPS、电视游戏机、音频放大器等装置中。

二. 器件管脚功能描述

(一) 管脚排列

TOPSwitch-GX 系列有 TOP242—TOP250 的 9 种不同容量型号, 又分为 Y、P、G、R、F 等 5 种封装形式。根据封装形式不同, TOPSwitch-GX 系列芯片新增的管脚数也不同。P、G 型封装与第三代芯片 TOPSwitch-FX 系列一样只有 D、S、C、M 四个管脚, 而 Y、R、F 型封装则有六个管脚: D、S、C、F、X、L。图 4-25 为 Y/R/F 型封装芯片引脚图, Y、R、F 型封装的管脚功能如下。

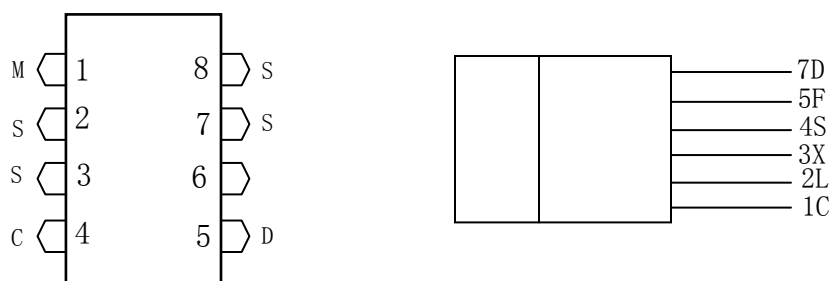


图 4-25: TOPSwitch-GX 引脚图

(二) 管脚功能说明

器件的六个引脚说明如下：

1. 漏极管脚 (D)：高压功率 MOSFET 漏极输出。通过此脚从高压开关电源输入内部启动偏置电流。

2. 控制管脚 (C)：用于调节占空比的误差放大器电流输入脚。在正常操作期间通过连接至内部分流调节器来提供内部偏置电流，也可以作为电源的旁路和自动重启/补偿电容的连接点。

3. 源极管脚 (S)：内部 MOSFET 的源极。将其连接至输出 MOSFET 源极时可得到高压功率回馈。

4. 电压检测管脚 (L)：作为欠压保护 (UV)、过压保护 (OV)、减少 D_{max} 的线性前馈及远程开/关等 4 项功能的控制脚。

1) 当脚 L 与脚 S 短接时，各项功能均不起作用；

2) 当 L 脚串联电阻接至电源母线时，可实现 UV、OV 及随母线电压减少 D_{max} 的 3 项功能；

3) 当脚 L 通过电阻与脚 C 相连，并外接一级开关信号放大电路时可以实现远程控制开/关的作用。

5. 外部限流管脚 (X)：用于外部电流限制值设置的输入脚。

1) 当串联电阻接至地线时为外部可编程精确设定限流值；

2) 当串电阻接至电源母线时可随母线电压调节限流值。

6. 频率管脚 (F)：用于选择开关频率的输入脚。在多数应用场合下将脚 F 连接至源极管脚 S，此时开关频率为 132kHz。在一些特殊应用

场合如对噪音敏感的音频设备中，将脚 F 连接至控制管脚 C 时开关频率降为 66kHz 以减小干扰。

三. 器件类型及参数

下表是 GX 系列的器件类型及相关数据。

输出功率表				
产品	固定输入 110/115/230 VAC $\pm 15\%$		宽范围输入 85-265 VAC	
	密封式	敞开式	密封式	敞开式
TOP242P 或 G	9 W	15 W	6.5 W	10 W
TOP242R	21 W	22 W	11 W	14 W
TOP242Y 或 F	10 W	22 W	7 W	14 W
TOP243P 或 G	13 W	25 W	9 W	15 W
TOP243R	29 W	45 W	17 W	23 W
TOP243Y 或 F	20 W	45 W	15 W	30 W
TOP244P 或 G	16 W	28 W	11 W	20 W
TOP244R	34 W	50 W	20 W	28 W
TOP244Y 或 F	30 W	65 W	20 W	45 W
TOP245P 或 G	19 W	30 W	13 W	22 W
TOP245R	37 W	57 W	23 W	33 W
TOP245Y 或 F	40 W	85 W	26 W	60 W
TOP246P 或 G	21 W	34 W	15 W	26 W
TOP246R	40 W	64 W	26 W	38 W
TOP246Y 或 F	60 W	125 W	40 W	90 W
TOP247R	45 W	70 W	28 W	43 W
TOP247Y 或 F	85 W	165 W	55 W	125 W
TOP248R	43 W	75 W	30 W	48 W
TOP248Y 或 F	105 W	205 W	70 W	155 W
TOP249R	44 W	79 W	31 W	53 W
TOP249Y 或 F	120 W	250 W	80 W	180 W
TOP250R	45 W	82 W	32 W	55 W
TOP250Y 或 F	135 W	290 W	90 W	210 W

可以看出，GX 系列从 6.5W 到 290W，有比较宽的功率选择范围。

总体分类：

按输入：固定输入为 110/115/230VAC，宽输入为：85-265VAC。

按模块外形：密封式和敞开式，后者功率相对更高。

按封装形式：有 Y、P、G、R、F 等 5 种封装形式。

其它更具体的模块使用特性及应用要领，需要时我们可以查阅相关手册。

由于许多新的特性和宽的选择范围，这个系列的器件目前是 PI 公司推广的主流开关电源器件。

四. 内部功能原理:

下图是器件的内部原理框图。

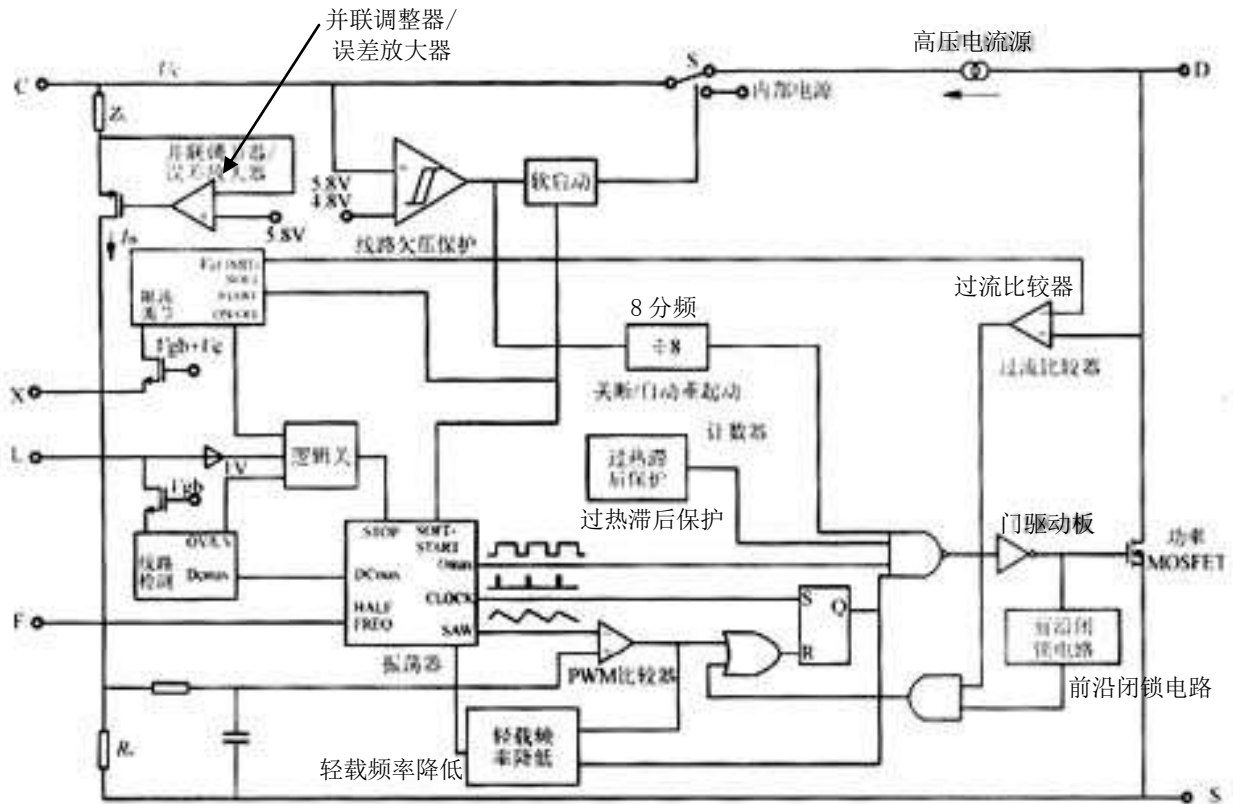


图 1 TOPSwitch-GX 的内部电路图(Y 封装)

图 4-26: TOPSwitch-GX 的内部原理框图

电路主要包含 18 部分:

1. 控制电压源。
2. 带隙基准电压源。
3. 频率抖动振荡器。
4. 并联调整器/误差放大器。
5. 脉宽调制器, 含 PWM 比较器和触发器。
6. 过流保护电路。
7. 门极驱动和输出极。
8. 具有滞后特性的过热保护电路。
9. 高压电流源。

所示电路为单端反激式开关电源，利用了 TOPSwitch—GX 的某些特性来降低系统成本，减小电源尺寸，提高效率。此电路采用通用的 85~265V 交流输入，输出 12V 直流电压，功率 70W。考虑到密封适配器的工作环境，选用热损耗最小的 TOP249Y。

电阻 R9 和 R10 从外部将限流值设定为仅略高于低电压工作时的满载峰值电流，从而允许使用更小的变压器磁芯，同时可以避免启动和输出负载瞬态的磁芯饱和。电阻 R9 和 R10 还能使限流值随电压升高而降低，从而限制高输入电压时的最大过载功率，并使次级无需任何保护电路。电阻 R11 实现欠压和过压检测。当 R11=2MΩ 时，电源在直流电压达到 100V 之后才开始工作。在关断交流输入时，欠压检测防止 C1 放电时的输出干扰，并在输入直流电压降到 40V 以下时关断 TOPSwitch—GX。过压门限值被设定为 DC450V，当超过此值时，例如发生电涌时，器件在电涌期间停止工作，从而使器件可以经受 700V 高压的冲击。

电容 C11 与 VR1 并联以降低齐纳箝位损耗，VR1、D1 组成缓冲吸收电路，吸收功率器件在关断过程中由于变压器漏感产生的电压尖峰过冲。电路的工作频率为 132kHz，可用 PQ26/20 磁芯提供 70W 功率。为了调节输出，用光耦 (U2) 和次级基准一起，通过电阻分压网络 (U3, R4, R5, R6) 检测输出电压。D3 和 C12 对偏置绕组的输出进行整流和滤波，R8 实现漏感尖峰滤波，使偏置电压在输出负载变化很大时仍能保持恒定，为了改善抵抗共模电涌的能力，偏置绕组的共模电路直接与直流大电容 (C1) 相连。

输入电容能提供 TOPSwitch—GX 所需的最小直流电压，以保证最低额定输入电压和最大输出功率条件下电压受控。由于 GX 的 DCmax 比 TOPSwitch—II 的高，它可以使用更小的输入电容。对 TOPSwitch—GX 而言，通常输入电容可按 $2\mu\text{F}/\text{W}$ 来选取。

* * * * *

其它的典型开关电源芯片还有很多，读者可以查阅相关资料。

第五部分：开关电源其它相关技术及应用

第一节：开关电源的电压基准器件

一. 开关电源基准的获得方式

基准电源器件在开关电源中是一个重要的器件，它主要用于作为反馈的比较基准。

开关电源的比较基准一般有如下三种获得方式：

- 1) 使用芯片内部基准电源。
- 2) 使用稳压管。
- 3) 使用基准电源器件。

第一种方式比较方便，但灵活性往往受到限制；第二种则控制精度比较差。要达到比较精密的控制调节效果，建议采用基准电源器件作为误差比较基准。

二. 基准电源器件的类型及其工作原理

这种基准器件分为串联型和并联型两种。

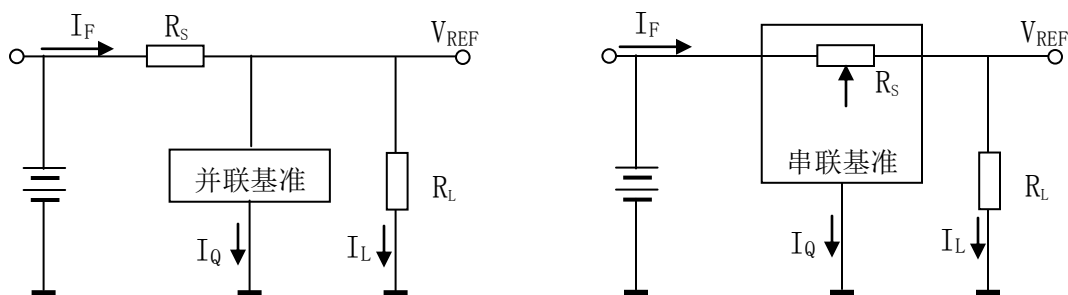


图 5-1：并联基准与串联基准

1. 并联基准

如上左图，并联基准与负载是并联的。

$$U_{REF} = U_{in} - I_F R_S = U_{in} - (I_Q + I_L) R_S$$

当负载电流发生变化时，通过调节 I_Q 来保持 U_{REF} 稳定。

这类器件有：LM358、AD589 等。

2. 串联基准

如上右图，串联基准与负载是串联的。

$$U_{REF} = U_{in} - I_F R_S = U_{in} - (I_Q + I_L) R_S$$

当负载电流发生变化时，通过调节 R_S 来保持 U_{REF} 稳定。

这类器件有：AD581、REF192、TL431 等。

三. TL431 基准电源器件

这个器件在电源中使用率最高，这里简单介绍该器件。

(一) TL431 简介

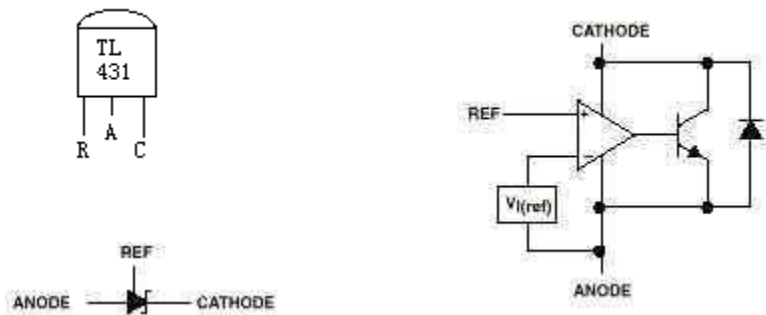


图 5-2: TL431 结构及原理

德州仪器公司 (TI) 生产的 TL431 是一个有良好的热稳定性能的三端可调分流基准源。它的输出电压用两个电阻就可以任意地设置到从 V_{ref} (2.5V) 到 36V 范围内的任何值 (如图 2)。该器件的典型动态阻抗为 0.2Ω 。

图 5-2 左图是该器件的符号。3 个引脚分别为：阴极 (CATHODE)、阳极 (ANODE) 和参考端 (REF)。

由图可以看到， V_I 是一个内部的 2.5V 基准源，接在运放的反相输入端。由运放的特性可知，只有当 REF 端 (同相端) 的电压非常接近 V_I (2.5V) 时，三极管中才会有一个稳定的非饱和电流通过，而且随着 REF 端电压的微小变化，通过三极管的电流将从 1 到 100mA 变化。当然，该图绝不是 TL431 的实际内部结构，所以不能简单地用这种组合来代替它。但如果在设计、分析应用 TL431 的电路时，这个模块图对开启思路，理解电路都是很有帮助的。

(二) TL431 的应用

前面提到 TL431 的内部含有一个 2.5V 的基准电压，所以当在 REF 端引入输出反馈时，器件可以通过从阴极到阳极很宽范围的分流，控制输出电压。如图 5-3 所示的电路，当 R_1 和 R_2 的阻值确定时，两者对 V_o 的分压引入反馈，若 V_o 增大，反馈量增大，TL431 的分流也就增加，从而又导致 V_o 下降。显见，这个深度的负反馈电路必然在 V_I 等于基准电压处稳定，此时 $V_o = (1 + R_1/R_2)V_{ref}$ 。选择不同的 R_1 和 R_2 的值可以得到从 2.5V 到 36V 范围内的任意电压输出，特别地，当 $R_1 = R_2$ 时， $V_o = 5V$ 。

需要注意的是，在选择电阻时必须保证 TL431 工作的必要条件，就是通过阴极的电流要大于 1 mA 。

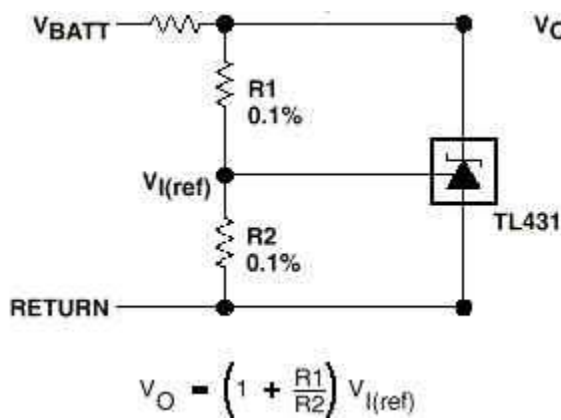


图 5-3：推荐的应用电路及电压输出

图 5-4 是一个最简单的+5VDC 稳压电路。

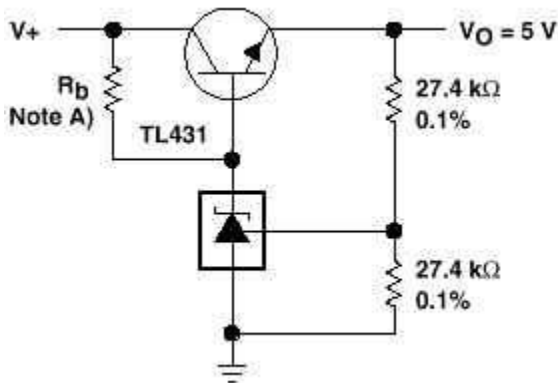


图 5-4：精密 5V 稳压器

当然，这个电路并不太实用，但它很清晰地展示了该器件在应用中的方法。将这个电路稍加改动，就可以得到在很多实用的电源电路，如图 5-4。

一般地，在阴极和参考端之间，可以引进 R、C 串联网路，以做相位补偿。

作为基准器件，TL431 可以在恒压源、恒流源等电路中广泛采用。我们前面讲到的开关电源，就广泛地使用这个器件作为比较基准。

第二节：光电耦合器在数字开关电源中的应用

一 . 关于光电耦合器

对于开关电源，隔离技术和抗干扰技术是至关重要的，随着电子元器件的迅速发展，光电耦合器的线性度越来越高，是目前在单片机和开关电源中用得最多隔离抗干扰器件。

光耦合器亦称光电隔离器或光电耦合器，简称光耦。它是以光为媒介来传输电信号的器件，通常把发光器（红外线发光二极管 LED）与受光器（光敏半导体管）封装在同一管壳内。当输入端加电信号时发光器

发出光线，受光器接受光线之后就产生光电流，从输出端流出，从而实现了“电—光—电”转换。以光为媒介把输入端信号耦合到输出端的光电耦合器，由于它具有体积小、寿命长、无触点，抗干扰能力强，输出和输入之间绝缘，单向传输信号等优点，在数字电路上获得广泛的应用。

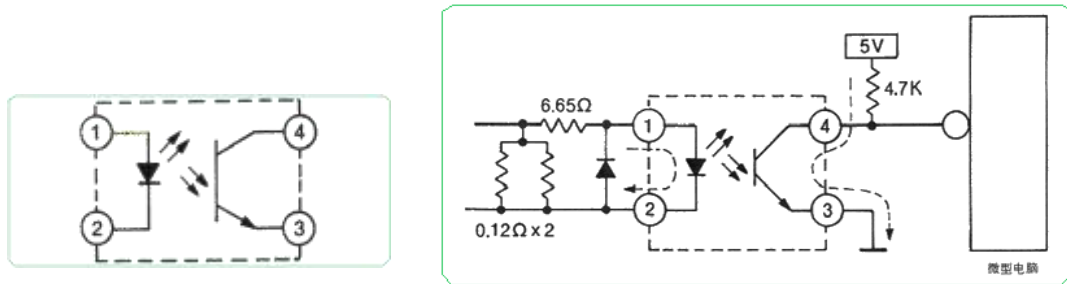


图 5-5：光电耦合器及其典型用法

实际上，光电耦合器有晶体管、达林顿、可控硅、磁效应管等多种输出形式。

通常的光电耦合器由于它的非线性，因此在模拟电路中的应用只限于对较高频率的小信号的隔离传送。普通光耦器只能传输数字（开关）信号，不适合传输模拟信号。近年来问世的线性光耦器能够传输连续变化的模拟电压或模拟电流信号，使其应用领域大为拓宽。

二．光耦合器的性能特点及其抗干扰作用

光耦合器的主要优点是单向传输信号，输入端与输出端完全实现了电气隔离，抗干扰能力强，使用寿命长，传输效率高。它广泛用于电平转换、信号隔离、级间隔离、开关电路、远距离信号传输、脉冲放大、固态继电器 (SSR)、仪器仪表、通信设备及微机接口中。

由于光电耦合器的输入阻抗与一般干扰源的阻抗相比较小，因此分压在光电耦合器的输入端的干扰电压较小，它所能提供的电流并不大，不易使半导体二极管发光。光电耦合器的外壳是密封的，它不受外部光的影响。光电耦合器的隔离电阻很大、隔离电容很小（约几个 pF），所以能阻止电路性耦合产生的电磁干扰。

线性方式工作的光电耦合器是在光电耦合器的输入端加控制电压，在输出端会成比例地产生一个用于进一步控制下一级的电路的电压。它由发光二极管和光敏三极管组成，当发光二极管接通而发光，光敏三极管导通。光电耦合器是电流驱动型，需要一定的电流才能使发光二极管导通，如果输入信号太小，发光二极管不会导通，其输出信号将失真。

在开关电源中，利用线性光耦合器可构成光耦反馈电路，通过调节控制端电流来改变占空比，达到精密稳压目的。

在开关电源中我们是采用电压环进行闭环调节实现输出电压的稳定输出的，光电耦合器作为输入采样、反馈信号、输出驱动的隔离器件。一方面光电耦合器可以起到隔离两个系统地线的作用，使两个系统的电源相互独立，消除地电位不同所产生的影响。另一方面，光电耦合器的发光二极管是电流驱动器件，可以形成电流环路的传送形式，电流环路是低阻抗电路，对噪音的敏感度低，提高了系统的抗干扰能力，起到了电磁兼容和隔离抗干扰的作用，不会因为电路中的高频电流的电磁干扰对控制电路产生干扰。

三. 光耦合器的技术参数

主要有发光二极管正向压降 V_F 、正向电流 I_F 、电流传输比 CTR、输入级与输出级之间的绝缘电阻、集电极-发射极反向击穿电压 $V_{(BR)CE0}$ 、集电极-发射极饱和压降 $V_{CE(sat)}$ 。此外，在传输数字信号时还需考虑上升时间、下降时间、延迟时间等参数。

电流传输比 CTR 是光耦合器的重要参数，通常用直流电流传输比来表示。当输出电压保持恒定时，它等于直流输出电流 I_C 与直流输入电流 I_F 的百分比。其公式为：

$$CTR = (I_O / I_F) \times 100\%$$

采用一只光敏三极管的光耦合器，CTR 的范围大多为 20%~300%（如 4N35），而 PC817 则为 80%~160%，达林顿型光耦合器（如 4N30）可达 100%~5000%。这表明欲获得同样的输出电流，后者只需较小的输入电流。因此，CTR 参数与晶体管的 h_{FE} 有某种相似之处。

普通光耦合器的 CTR- I_F 特性曲线呈非线性，在 I_F 较小时的非线性失真尤为严重，因此它不适合传输模拟信号。线性光耦合器的 CTR- I_F 特性曲线具有良好的线性度，特别是在传输小信号时，其交流电流传输比 ($\Delta CTR = \Delta I_C / \Delta I_F$) 很接近于直流电流传输比 CTR 值。因此，它适合传输模拟电压或电流信号，能使输出与输入之间呈线性关系。这是其重要特性。

四. 线性光耦合器的产品及选取原则

使用光电耦合器主要是为了提供输入电路和输出电路间的隔离，在设计电路时，必须遵循下列原则：所选用的光电耦合器件必须符合国内

和美国的有关隔离击穿电压的标准；由英国埃索柯姆(Isocom)公司、美国摩托罗拉公司生产的4N××系列(如4N25、4N26、4N35)光耦合器，目前在国内应用地十分普遍。鉴于此类光耦合器呈现开关特性，其线性度差，适宜传输数字信号(高、低电平)，可以用于单片机的输出隔离；所选用的光耦器件必须具有较高的耦合系数。

表1 线性光耦合器的产品型号及主要参数

产品型号	CTR/%	$V_{(max)CTR}/V$	国外生产厂家	封装形式
PC816A	80-160	70	Sharp	DIP-4 (基极未引出)
PC817A	80-160	35		
SFH610A-2	63-125	70	Siemens	
NEC2501-H	80-160	40	NEC	
CNY17-2	63-125	70	Motorola, Siemens	DIP-6 (基极引出)
CNY17-3	100-200	70		
SFH600-1	63-125	70	Siemens, Isocom	
SFH600-2	100-200	70		
CNY75GA	63-125	90	Temic	DIP-6 (基极未引出)
CNY75GB	100-200	90		
MOC8101	50-80	30	Motorola, Isocom	
MOC8102	73-117	30		

开关电源则应该选择线性光电耦合器，上表给出了常见的线性光电耦合器及主要数据。

其次，必须正确选择线性光耦合器的型号及参数。

第三，除了必须遵循普通光耦的选取原则外，还必须考虑合理选择CTR值。光耦合器的电流传输比(CTR)的允许范围是50%~200%。这是因为当CTR<50%时，光耦中的LED就需要较大的工作电流($I_F > 5.0\text{mA}$)，才能正常控制单片开关电源IC的占空比，这会增大光耦的功耗。若CTR>200%，在启动电路或者当负载发生突变时，有可能将单片开关电源误触发，影响正常输出。

第三节：电磁兼容技术与噪声

一. 开关电源的电磁干扰

开关电源因具有体积小、重量轻、效率高、工作可靠、可远程监控等优点，而广泛应用于工业、通讯、军事、民用、航空等各个领域。

在很多场合，开关电源，特别是通信开关电源要有很强的抗电磁干扰能力，如对浪涌、电网电压波动的适应能力，对静电干扰、电场、磁

场及电磁波等的抗干扰能力，保证自身能够正常工作以及对设备供电的稳定性。

一方面，因开关电源内部的功率开关管、整流或续流二极管及主功率变压器，是在高频开关的方式下工作，其电压电流波形多为方波。在高压大电流的方波切换过程中，将产生严重的谐波电压及电流。这些谐波电压及电流一方面通过电源输入线或开关电源的输出线传出，对与电源在同一电网上供电的其它设备及电网产生干扰，使设备不能正常工作；另一方面严重的谐波电压电流在开关电源内部产生电磁干扰，从而造成开关电源内部工作的不稳定，使电源的性能降低。还有部分电磁场通过开关电源机壳的缝隙，向周围空间辐射，与通过电源线、直流输出线产生的辐射电磁场，一起通过空间传播的方式，对其它高频设备及对电磁场比较敏感的设备造成干扰，引起其它设备工作异常。

因此，对开关电源，要限制由负载线、电源线产生的传导干扰及有辐射传播的电磁场干扰，使处于同一电磁环境中的设备均能够正常工作，互不干扰。

二. 国内外电磁兼容性标准

电磁兼容性是指设备或系统在其电磁环境中能正常工作且不对该环境中的任何设备构成不能承受的电磁干扰的能力。

要彻底消除设备的电磁干扰及对外部一切电磁干扰信号是不可能的。只能通过系统地制定设备与设备之间的相互允许产生的电磁干扰大小及抵抗电磁干扰的能力的标准，才能使电气设备及系统间达到电磁兼容的要求。国内外大量的电磁兼容性标准，为系统内的设备相互达到电磁兼容性制订了约束条件。

国际无线电干扰特别委员会（CISPR）是国际电工委员会（IEC）下属的一个电磁兼容标准化组织，设六个分会。早在 1934 年就开展 EMC 标准的研究。其中第六分会（SCC）主要负责制定关于干扰测量接收机及测量方法的标准。CISPR16《无线电干扰和抗干扰度测量设备规范》对电磁兼容性测量接收机、辅助设备的性能以及校准方法给出了详细的要求。CISPR17《无线电干扰滤波器及抑制元件的抑制特性测量》制订了滤波器的测量方法。CISPR22《信息技术设备无线电干扰限值和测量方法》规定了信息技术设备在 0.15~1000MHz 频率范围内产生的电磁干扰限值。CISPR24《信息技术设备抗扰度限值和测量方法》规定了信息技

术设备对外部干扰信号的时域及频域的抗干扰性能要求。其中 CISPR16、CISPR22 及 CISPR24 构成了信息技术设备包括通信开关电源设备的电磁兼容性测试内容及测试方法要求，是目前通信开关电源电磁兼容性设计的最基本要求。

IEC 最近也出版了大量的基础性电磁兼容性标准，其中最具有代表性的是 IEC61000 系列标准。它规定电子电气设备的雷击、浪涌（SURGE）、静电放电（ESD）、电快速瞬变脉冲群（EFT）、电流谐波、电压跌落、电压瞬变及短时中断、电压起伏和闪烁、辐射电磁场、由射频电磁场引起的传导干扰抗扰度、传导干扰及辐射干扰等的电磁兼容性要求。

另外，美国联邦委员会制定的 FCC15、德国电气工程师协会制订的 VDE0871、2A1、VDE0871、2A2、VDE0878，都对通信设备的电磁兼容性提出了要求。

我国对电磁兼容性标准的研究比较晚，采取的最主要的办法是引进、消化、吸收，洋为中用是国内电磁兼容性标准制订的最主要方法。1998 年，信息产业部根据 CISPR22、IEC61000 系列标准及 ITU-T0.41 标准，制定了 YD/T983-1998《通信电源设备电磁兼容性限值及测量方法》，详尽规定了通信电源设备包括通信开关电源的电磁兼容性的具体测试项目、要求及测试方法，为通信电源电磁兼容性的检验、达标并通过入网检测明确了设计目标。

国标也等同采用了相应的国际标准。如 GB/T17626.1~12 系列标准等同采用了 IEC61000 系列标准；GB9254-1998《信息技术设备的无线电干扰限值及测量方法》等同采用 CISPR22；GB/T17618-1998《信息技术设备抗扰度限值和测量方法》等同采用 CISPR24。

三. 开关电源的电磁兼容性问题

电磁兼容产生的三个要素为：干扰源、传播途径及受干扰体。

开关电源因工作在开关状态下，其引起的电磁兼容性问题是相当复杂的。从整机的电磁兼容性讲，主要有共阻抗耦合、线间耦合、电场耦合、磁场耦合和电磁波耦合几种。

1. 共阻抗耦合主要是干扰源与受干扰体在电气上存在共同阻抗，通过该阻抗使干扰信号进入受干扰对象。

2. 线间耦合主要是产生干扰电压及干扰电流的导线或 PCB 线，因并行布线而产生的相互耦合。

3. 电场耦合主要是由于电位差的存在，产生的感应电场对受干扰体产生的耦合。

4. 磁场耦合主要是大电流的脉冲电源线附近产生的低频磁场对干扰对象产生的耦合。

5. 而电磁波耦合，主要是由于脉动的电压或电流产生的高频电磁波，通过空间向外辐射，对相应的受干扰体产生的耦合。

实际上，每一种耦合方式是不能严格区分的，只是侧重点不同而已。

在开关电源中，**主功率开关管**在很高的电压下，以高频开关方式工作，开关电压及开关电流均为方波，该方波所含的高次谐波的频谱可达方波频率的 1000 次以上。同时，由于电源**变压器**的漏电感及分布电容，以及主功率开关器件的工作状态并非理想，在高频开或关时，常常产生高频高压的尖峰谐波振荡。该谐波振荡产生的高次谐波，通过开关管与散热器间的分布电容传入内部电路或通过散热器及变压器向空间辐射。用于**整流及续流的开关二极管**，也是产生高频干扰的一个重要原因。因整流及续流二极管工作在高频开关状态，由于二极管的引线寄生电感、结电容的存在以及反向恢复电流的影响，使之工作在很高的电压及电流变化率下，而产生高频振荡。因整流及续流二极管一般离电源输出线较近，其产生的高频干扰最容易通过直流输出线传出。

开关电源为了提高功率因数，均采用了有源功率因数校正电路。同时，为了提高电路的效率及可靠性，减小功率器件的电应力，大量采用了软开关技术。其中零电压、零电流或零电压零电流开关技术应用最为广泛。该技术极大地降低了开关器件所产生的电磁干扰。但是，软开关无损吸收电路多利用 L、C 进行能量转移，利用二极管的单向导电性能实现能量的单向转换，因而，该谐振电路中的二极管成为电磁干扰的一大干扰源。

开关电源中，一般利用**储能电感及电容器**组成 L、C 滤波电路，实现对差模及共模干扰信号的滤波，以及交流方波信号转换为平滑的直流信号。由于电感线圈分布电容，导致了电感线圈的自谐振频率降低，从而使大量的高频干扰信号穿过电感线圈，沿交流电源线或直流输出线向外传播。滤波电容器，随着干扰信号频率的上升，由于引线电感的作用，导致电容量及滤波效果不断下降，直至达到谐振频率以上时，完全失去

电容器的作用而变为感性。不正确地使用滤波电容及**引线**过长，也是产生电磁干扰的一个原因。

开关电源 **PCB 布线**不合理、结构设计不合理、电源线输入滤波不合理、输入输出电源线布线不合理、检测电路的设计不合理，均会导致系统工作的不稳定或降低对静电放电、电快速瞬变脉冲群、雷击、浪涌及传导干扰、辐射干扰及辐射电磁场等的抗扰性能力。

四. 电磁兼容性研究及解决方法

电磁兼容性的研究。一般运用 CISPR16 及 IEC61000 中规定的电磁场检测仪器及各种干扰信号模拟器、辅助设备，在标准测试场地或实验室内，通过详尽的测试分析、结合对电路性能的理解来进行分析研究。

从电磁兼容性的三要素讲，要解决开关电源的电磁兼容性，可从三个方面入手。

- 1) 减小干扰源产生的干扰信号；
- 2) 切断干扰信号的传播途径；
- 3) 增强受干扰体的抗干扰能力。

在解决开关电源内部的电磁兼容性时，可以综合运用上述三个方法，以成本效益比及实施的难易性为前提。

对开关电源产生的对外干扰，如电源线谐波电流、电源线传导干扰、电磁场辐射干扰等，只能用减小干扰源的方法来解决。一方面，可以增强输入输出滤波电路的设计，改善有源功率因数校正（APFC）电路的性能，减少开关管及整流续流二极管的电压电流变化率，采用各种软开关电路拓扑及控制方式等。另一方面，加强机壳的屏蔽效果，改善机壳的缝隙泄漏，并进行良好的接地处理。

而对外部的抗干扰能力，如浪涌、雷击应优化交流输入及直流输出端口的防雷能力。通常，对 1.2/50 μ s 开路电压及 8/20 μ s 短路电流的组合雷击波形，因能量较小，可采用氧化锌压敏电阻与气体放电管等的组合方法来解决。对于静电放电，通常在通信端口及控制端口的小信号电路中，采用 TVS 管及相应的接地保护、加大小信号电路与机壳等的电距离，或选用具有抗静电干扰的器件来解决。快速瞬变信号含有很宽的频谱，很容易以共模的方式传入控制电路内，采用防静电相同的方法并减小共模电感的分布电容、加强输入电路的共模信号滤波（如加共模电容或插入损耗型的铁氧体磁环等）来提高系统的抗扰性能。

减小开关电源的内部干扰, 实现其自身的电磁兼容性, 提高开关电源的稳定性及可靠性, 应从以下几个方面入手: 注意数字电路与模拟电路 PCB 布线的正确区分、数字电路与模拟电路电源的正确去耦; 注意数字电路与模拟电路单点接地、大电流电路与小电流特别是电流电压取样电路的单点接地以减小共阻干扰、减小地环的影响; 布线时注意相邻线间的间距及信号性质, 避免产生串扰; 减小地线阻抗; 减小高压大电流线路特别是变压器原边与开关管、电源滤波电容电路所包围的面积; 减小输出整流电路及续流二极管电路与直流滤波电路所包围的面积; 减小变压器的漏电感、滤波电感的分布电容; 采用谐振频率高的滤波电容器等。

关于传播途径, 有如下问题值得注意。MCU 与液晶显示器的数据线、地址线工作频率较高, 是产生辐射的主要干扰源; 小信号电路是抗外界干扰的最薄弱环节, 适当地增加高抗干扰能力的 TVS 及高频电容、铁氧体磁珠等元器件, 以提高小信号电路的抗干扰能力; 与机壳距离较近的小信号电路, 应加适当的绝缘耐压处理等。功率器件的散热器、主变压器的电磁屏蔽层要适当接地, 综合考虑各种接地措施, 有助于提高整机的电磁兼容性。各控制单元间的大面积接地用接地板屏蔽, 可以改善开关电源内部工作的稳定性。在整流器的机架上, 要考虑各整流器间电磁耦合、整机地线布置、交流输入中线、地线及直流地线、防雷地线间的正确关系、电磁兼容量级的正确分配等。

第四节: 功率因素校正技术简述

对开关电源来讲, 功率因素校正技术是一门新兴的技术, 它对提高开关电源效率发挥了重要的作用。这里我们只简单介绍其概念和基本原理, 不对实际电路进行介绍。感兴趣的读者可以自行查阅相关资料。

一. 校正技术的提出和标准

传统的开关电源, 功率因素为 0.45-0.75, 效率极低, 而且高次谐波含量高。采用了功率因素校正技术的电源, 功率因素可以提高到 0.95-0.99。

开关电源校正的概念起源于 1980 年, 在 80 年代末和 90 年代获得重视和推广。欧洲和日本相继对开关电源的谐波提出了控制标准, 目前有两个沿用的标准: IEC555-2 和 IEC1000-3-2。

由于对电源效率品质和电磁兼容性要求的日益提高，开关电源功率因素校正技术成为开关电源的研究热点之一。

二. 功率因素校正的基本原理

如果输入整流电路之后直接接电阻性负载，则整流后的波形为正弦波，功率因素基本为 1，高次谐波成分很低。

但由于实际电路中 L、C 滤波等的作用，电流、电压造成相差，而且电容的充放电电流、电感的电压等都会造成尖脉冲，从而造成高次谐波的产生和功率因素的明显下降。

我们假想——如果在整流电路和变换器之间插入一级隔离电路，使得输入电路的综合负载接近于电阻性，则功率因素可望得到提高。

三. 功率因素校正电路 (PFC)

实际的功率因素校正电路有两类：

无源校正电路——依靠无源元件电路改善功率因素，减小电流谐波，其电路简单，但体积庞大，现在很少采用。

有源校正电路——在输入电路和 DC/DC 变换器之间插入一个变换器，通过特定控制电路使得电流跟随电压，并反馈输出电压使之稳定，从而使 DC/DC 变换器实现预稳。这个方案电路复杂，但体积明显减小，因而成为 PFC 技术的主要研究方向。

对有源 PFC 技术，原来采用两级变换器，第一级专门作为 PFC 前置级，第二级用于 DC/DC 变换。现在开始研究单级变换器，即把相关可以合并的部分做到同一级中，形式上雷同于一级变换器电路。

四. 集成 PFC 控制器

针对 PFC 技术的研究日益成熟后，陆续又开发了一系列 PFC 集成控制电路。

UC3854、UC3858、TDA16888、FA5331P、FA5332P 等，都是这类控制芯片。

可以说，从控制技术上将，软开关技术、PFC 技术是提高电源品质的双刃剑，有关研究方兴未艾。

<全文完>