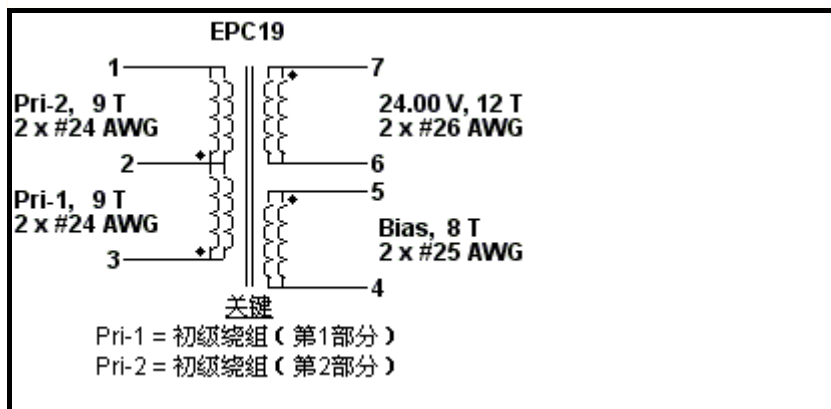
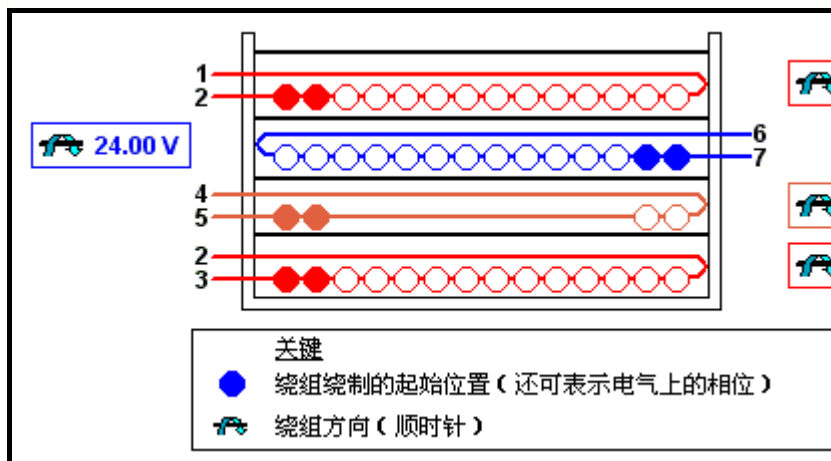


电特性原理图



绕制结构图



绕组说明

初级绕组 (第1部分)

从引脚3开始, 使用材料项[5]绕9圈 (x2线) 在1层中从左向右。在最后一层上, 添加1层胶带 (材料项[3]) 以进行绝缘。

偏置绕组

从引脚5开始, 使用材料项[6]绕8圈 (x2线)。沿与初级绕组相同的旋转方向进行。添加1层胶带 (材料项[3]) 以进行绝缘。

次级绕组

从引脚7开始, 使用材料项[7]绕12圈 (x2线)。使绕组均匀分布在整個骨架上。添加1层胶带 (材料项[3]) 以进行绝缘。

初级绕组 (第2部分)

从引脚2开始, 使用材料项[5]绕9圈 (x2线) 在1层中从左向右。在最后一层上, 添加1层胶带 (材料项[3]) 以进行绝缘。

磁芯装配

装配并固定两半磁芯。材料项[1]。

浸渍

在材料项[4]中均匀浸渍。不要采用真空浸渍。

备注

1. 在磁芯周围使用接地磁屏蔽可改进EMI性能。

材料

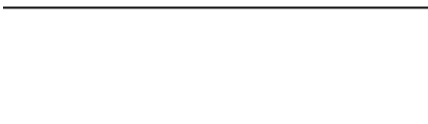
项	说明
[1]	磁芯: EPC19, 3F3 (Ferroxcube)
[2]	骨架: Generic, 5 pri. + 2 sec.
[3]	隔离带: 聚酯薄膜 (1 mil轴向厚)
[4]	浸渍
[5]	磁线: 24 AWG, 可焊接, 双面
[6]	磁线: 25 AWG, 可焊接, 双面
[7]	磁线: 26 AWG, 可焊接, 双面

电特性测试规格

初级绕组（第2部分）

偏置绕组

初级绕组（第1部分）



使绕组均匀分布在整個骨架上。在引脚2结束该绕组。

行绕制。使绕组均匀分布在整個骨架上。在引脚4结束该绕组。

沿与初级绕组相同的旋转方向进行绕制。在引脚6结束该绕组。

使绕组均匀分布在整個骨架上。在引脚1结束该绕组。

) or Equivalent, 开气隙, 使ALG为74 nH/t²

厚度), 宽12.00 mm

涂层
涂层
涂层

参数
绝缘强度, VAC
额定初级电感量, μH
Tolerance, $\pm\%$
最大初级漏感, μH

虽然软件设计已考虑到安全原则，但用户有责任确保其电源设计
此处介绍的产品和应用（包括产品之外的电路和变压器构造）可

条件

60 Hz, 持续1秒钟, 自引脚1,2,3,4,5 到引脚6,7。

于1 V pk-pk、典型开关频率、在引脚1到引脚3之间测量, 此时所有其他绕组均开路。

初级电感量容差

在引脚1到引脚3之间测量, 此时所有其他绕组均短路。

†满足产品适用的所有安全要求。

‡可能属于PI公司的一项或多项美国及国外专利, 或包括在正处于申请状态的美国或国外专利。有关PI专利的:

规格
1500
29
10.0
0.3

完整列表，请参见 www.powerint.com。